Máquina de 4 direcciones

COD OP dirOP1 dirOP2 dirRES dirProxInstr

 $A = (B + C) \times D$

no secuencial

- IO ADD dirB, dirC, dirA, dirI3
- I1 HALT
- I2 DIV dirA, dirE, dirA, dirI1
- I3 MUL dirA, dirD, dirA, dirI2

Máquina de 3 direcciones

COD OP dirOP1 dirOP2 dirRES

$$A = (B + C) \times D$$

CPU necesita registro PC para ejecución secuencial

- IO ADD dirB, dirC, dirA
- I1 MUL dirA, dirD, dirA
- I2 DIV dirA, dirE, dirA
- I3 HALT

Máquina de 2 direcciones

COD OP dirOP1/dirRES dirOP2

CPU con registro PC y nuevas operaciones

Programa

la instruccion almacena unicamente el codOP, y dos operandos

10 MOV dirA, dirB

I1 ADD dirA, dirC

I2 MUL dirA, dirD

14 DIV dirA, dirE

15 HALT

Máquina de 1 dirección

COD OP dirOP2

$$A = (B + C) \times D$$

CPU con registro PC y registro Acumulador y nuevas operaciones

- 10 LOAD dirB
- 11 ADD dirC
- 12 MUL dirD
- 14 DIV dirE
- 15 STORE dirA
- 16 HALT

Máquina de 0 direcciones

COD OP

$$A = (B + C) \times D$$

CPU con registro PC, Pila y nuevas operaciones

- IO PUSH dirE
- I1 PUSH dirD
- I2 PUSH dirC
- I3 PUSH dirB
- I4 ADD
- I5 MUL
- I6 DIV
- I7 POP dirA
- I8 HALT