

Conceptos de Arquitectura de Computadoras		
Evaluación Corta de Teoría 1 – 27/04/21		
1	La Arquitectura Von Neumann establece que la CPU de una computadora posee	
	A	Unidad de Memoria, Unidades de Entrada y Salida y un sistema de interconexión
	B	Unidad Aritmético-Lógica, Unidad de Control, Registros, Unidades de Entrada y Salida
	C	Unidad Aritmético-Lógica, Unidad de Control y Registros
	D	Unidad de Memoria, Unidad Aritmético-Lógica, Unidad de Control y Registros Unidades de Entrada y Salida y un sistema de interconexión
2	Las instrucciones que puede interpretar la unidad de control de una máquina de dos direcciones deben tener en el formato de su código binario	
	A	Operación a realizar, direcciones a dos operandos fuente, dirección a un operando resultado y dirección de la próxima instrucción.
	B	Operación a realizar, direcciones a dos operandos fuente y dirección de la próxima instrucción.
	C	Operación a realizar, dirección a un operando fuente/resultado y dirección a otro operando fuente.
	D	Operación a realizar, dirección a un operando fuente/resultado y dirección de la próxima instrucción.
3	Una subrutina es	
	A	Una secuencia de instrucciones autocontenida que comienza con un rótulo y terminan con un salto incondicional
	B	Una secuencia de instrucciones autocontenida que se invoca con una instrucción de salto con retorno y terminan con una instrucción de retorno
	C	Una secuencia de instrucciones autocontenida que se invoca con una instrucción de salto condicional y terminan con un salto incondicional
	D	Una secuencia de instrucciones autocontenida que se invoca con una instrucción de salto incondicional y terminan con una instrucción de retorno
4	La secuencia de funcionamiento de la operación apilar en una estructura de Pila es	
	A	incrementar el puntero al tope de pila (SP) y luego mover un dato de un registro a una dirección de memoria
	B	mover un dato de un registro a una dirección de memoria y luego incrementar el puntero al tope de pila (SP)
	C	mover un dato de un registro a una dirección de memoria y luego decrementar el puntero al tope de pila (SP)
	D	decrementar el puntero al tope de pila (SP) y luego mover un dato de un registro a una dirección de memoria
5	El Controlador Programable de Interrupciones –PIC- es	
	A	Un dispositivo electrónico utilizado para recibir pedidos de distintas fuentes de interrupción por hardware y presentarlas a una línea de entrada a la CPU.
	B	Un dispositivo electrónico utilizado para responder a pedidos de distintas fuentes de interrupción por hardware sin intervención de la CPU.
	C	Un dispositivo electrónico utilizado para recibir pedidos de distintas fuentes de interrupción por hardware y software y presentarlas a una línea de entrada a la CPU.
	D	Un dispositivo electrónico utilizado para responder a pedidos de distintas fuentes de interrupción por software y presentarlas a una línea de entrada a la CPU.
6	Una interrupción por software es	
	A	Un pedido del Sistema Operativo de un gestor de interrupción específico
	B	Una instrucción del repertorio de instrucciones que tiene como operando un número de vector de interrupción específico
	C	Un pedido del PIC de un gestor de interrupción específico
	D	Un pedido del CDMA de un gestor de interrupción específico
7	¿Dónde se encuentra el gestor de una interrupción por hardware? en:	
	A	El PIC
	B	La CPU
	C	La Memoria Principal
	D	La Pila
8	El módulo de E/S incluye:	
	A	al menos un transductor.
	B	registros para almacenamiento temporal de datos.
	C	registro que permite definir el sentido de la transferencia de datos.
	D	registros para cargar los vectores de interrupciones.
9	La técnica de E/S mediante el uso del controlador de DMA es:	
	A	siempre la mejor opción.
	B	conveniente cuando tenemos periféricos rápidos y gran volumen de datos.
	C	la mejor opción cuando tenemos periféricos lentos y pequeño volumen de datos.
	D	una técnica que ya no se usa hoy en día.
10	Los canales de E/S:	
	A	son una extensión del concepto de DMA.
	B	son utilizados en las máquinas de escritorio actuales.
	C	no tienen la capacidad de ejecutar instrucciones de E/S.
	D	no son usados ya que el procesador controla directamente los periféricos.