TEORÍA MÓDULO 1 - CSO

<u>Sistema Operativo</u>: software que actúa como intermediario entre el usuario de una computadora y su hardware. Como es software necesita procesador y memoria para ejecutarse.

Es el encargado de

- Gestionar el HW
- Controlar la ejecución de los procesos
- Interfaz entre aplicaciones y HW
- Actúa como intermediario entre un usuario de una computadora y el HW de la misma

PERSPECTIVAS			
DESDE EL USUARIO (de arriba hacia abajo)	DESDE EL SISTEMA (de abajo hacia arriba)		
 Abstracción con respecto a la arquitectura El SO oculta el HW y presenta los programas abstracciones más simples de manejar Los programas de aplicaciones son los clientes del SO Comparación: uso de escritorio y uso de comandos Comodidad 	 Administra los recursos de HW de uno o más procesos Provee un conjunto de servicios a los usuarios del sistema Maneja la memoria secundaria y dispositivos de I/O Ejecución simultánea de procesos Multiplexación en tiempo (CPU) y en espacio (memoria) 		

OBJETIVOS

- → Comodidad: fácil uso del HW (PC, router, servidor, etc)
- → Eficiencia: uso más eficiente de los recursos del sistema
- → Evolución: introducción de nuevas funciones al sistema sin interferir con funciones anteriores

COMPONENTES	KERNEL
Shell Gráfico Aplicaciones Kernel Aplicaciones Back Shell CLI	Es una porción de código la cual se encuentra en memoria principal y se encarga de la administración de los recursos Servicios que implementa Manejo de memoria y CPU Administración de procesos Comunicación y Concurrencia Gestión de la E/S
SHELL - GUI /CUI o CLI	HERRAMIENTAS - Editores, compiladores, librerías, etc
1. Administración y planificación del procesador Multiplexación de la carga de trabajo Imparcialidad en la ejecución Manejo de prioridades Que no haya bloqueos	2. Administración de memoria
3. Administración del almacenamiento (File System)Acceso a medios de almacenamiento externos	 4. Administración de dispositivos Ocultamiento de dependencias de HW Administración de accesos simultáneos
5. Detección de errores y respuestas Errores de HW internos y externos (de memoria/CPU o de dispositivos) Errores de SW (aritméticos, acceso no permitido en direc de memorias) Incapacidad del SO para conceder una solicitud de una aplicación	 6. Contabilidad Recoger estadísticas del uso Monitorear parámetros del rendimiento Anticipar necesidades de mejoras futuras Dar elementos si es necesario facturar tiempo de procesamiento
7. Interacción del Usuario (SHELL)	8. ComplejidadSO software extenso y complejo, desarrollado por partes

FUNCIONES PRINCIPALES	PROBLEMAS QUE DEBE EVITAR
 Brindar abstracciones de alto nivel a los procesos de usuario Administrar eficientemente el uso de la CPU y memoria Brindar asistencia para E/S por parte de procesos 	 Que un proceso: Se apropie de la CPU Intente ejecutar instrucciones de E/S Intente acceder a una pos de memoria fuera de su espacio declarado
APOYO DEL HW	PARA EVITAR PROBLEMAS
 Modos de ejecución Interrupción de Clock Protección de la Memoria 	 Gestionar uso de la CPU Detectar intentos de ejecución de instrucciones de E/S ilegales Detectar accesos ilegales a memoria Proteger el vector de interrupciones

1. Modos de ejecución

Define limitaciones en el conjunto de instrucciones que se puede ejecutar en cada modo

El bit en la CPU indica el modo actual

- Modo Supervisor o Kernel (MS)→ se ejecutan instrucciones del Kernel del SO
- Modo Usuario (MU)→ se ejecutan las demás instrucciones del SO y los programas de usuario

Al arrancar el sistema, arranca con el bit en MS. Por lo tanto se debe cambiar a MU mediante una instrucción especial.

La única forma de pasar a MK es cuando hay una interrupción o trap. El bit se pone automáticamente en MK no existe un proceso de usuario que hace el cambio explícitamente.

Si el proceso de usuario intenta por sí mismo ejecutar instrucciones que pueden causar problemas (las privilegiadas), el HW lo detecta como una operación ilegal y produce un trap al SO

☑ Modo kernel:

- ☑ Gestión de procesos: Creación y terminación , planificación, intercambio, sincronización y soporte para la comunicación entre procesos
- ☑ **Gestión de memoria:** Reserva de espacio de direcciones para los procesos, Swapping, Gestión y páginas de segmentos
- ☑ Gestión E/S: Gestión de buffers, reserva de canales de E/S y de dispositivos de los procesos
- ☑ Funciones de soporte: Gestión de interrupciones, auditoría, monitoreo

☑ Modo usuario:

- Debug de procesos, definición de protocolos de comunicación gestión de aplicaciones (compilador, editor, aplicaciones de usuario
- En este modo se llevan a cabo todas las tareas que no requieran accesos privilegiados
- ✓ En este modo no se puede interactuar con el hardware
- ✓ El proceso trabaja en su propio espacio de direcciones

2. Interrupción por Clock

Se debe evitar que un proceso se apropie de la CPU mediante la interrupción por Clock

- Se implementa a través de un clock y un contador
- El kernel le da valor al contador que se decrementa con cada tick de reloj y al llegar a cero puede expulsar al proceso para ejecutar otro
- Instrucciones que modifican al reloj son privilegiadas
- Se le asigna al contador el valor que se quiere que se ejecute un proceso
- Se la usa también para el cálculo de la hora actual, basándose en cantidad de interrupciones ocurridas cada tanto tiempo y desde una fecha y hora determinada

3. Protección de la memoria

Se debe definir límites de memoria a los que se pueda acceder cada proceso (registros base y límite)

- El kernel carga registros por medio de instrucciones privilegiadas. Esta acción solo puede realizarse en MK.
- La memoria principal aloja al SO y a los procesos de usuario
 - Kernel debe proteger
 - Para que los procesos de usuario no puedan acceder donde no les corresponde
 - El espacio de direcciones de un proceso del acceso de otros procesos
- Las instrucciones de E/S se definen como privilegiadas, es decir, deben ejecutarse en MK
- Procesos de usuarios realizan E/S a través de llamadas al SO

- System calls \rightarrow forma en que los programas de usuario acceden a los servicios del SO
- Parámetros asociados a las llamadas pueden pasarse por registros, bloques de memoria o pila
 - o count = read(file, buffer, nbytes);
- Se ejecutan en MK
- Categorías de system calls
 - Control de procesos
 - Manejo de archivos y dispositivos
 - o Mantenimiento de información del sistema
 - Comunicaciones

Process management		
Description		
Create a child process identical to the parent		
Wait for a child to terminate		
Replace a process' core image		
Terminate process execution and return status		

File management		
Call	Description	
fd = open(file, how,)	Open a file for reading, writing or both	
s = close(fd)	Close an open file	
n = read(fd, buffer, nbytes)	Read data from a file into a buffer	
n = write(fd, buffer, nbytes)	Write data from a buffer into a file	
position = lseek(fd, offset, whence)	Move the file pointer	
s = stat(name, &buf)	Get a file's status information	

Directory and file system management			
Call	Description		
s = mkdir(name, mode)	Create a new directory		
s = rmdir(name)	Remove an empty directory		
s = link(name1, name2)	Create a new entry, name2, pointing to name1		
s = unlink(name)	Remove a directory entry		
s = mount(special, name, flag)	Mount a file system		
s = umount(special)	Unmount a file system		
Miscellaneous			
Call	Description		
s = chdir(dirname)	Change the working directory		
s = chmod(name, mode)	Change a file's protection bits		
s = kill(pid, signal)	Send a signal to a process		
seconds = time(&seconds) Get the elapsed time since Jan. 1, 1970			

Directory and file system management		
Call	Description	
s = mkdir(name, mode)	Create a new directory	
s = rmdir(name)	Remove an empty directory	
s = link(name1, name2)	Create a new entry, name2, pointing to name1	
s = unlink(name)	Remove a directory entry	
s = mount(special, name, flag)	Mount a file system	
s = umount(special)	Unmount a file system	

Miscellaneous		
Call	Description	
s = chdir(dirname)	Change the working directory	
s = chmod(name, mode)	Change a file's protection bits	
s = kill(pid, signal)	Send a signal to a process	
seconds = time(&seconds)	Get the elapsed time since Jan. 1, 1970	



- ☑Para activar iniciar la system call se indica:
 - el número de syscall que se quiere ejecutar– los parámetros de esa syscall
- ✓ Luego se emite un aviso al SO (trap/excepción) para pasar a modo Kernel y gestionar la system call
- ☑Se evalúa la system call deseada y se ejecuta

ANEXO ARQUITECTURA DE COMPUTADORAS ightarrow no lo voy a resumir $oldsymbol{Q}_{oldsymbol{T}}$

EVOLUCIÓN HISTÓRICA Los SO evolucionaron con el objetivo de soportar nuevos tipos de HW, brindar nuevos servicios y ofrecer mejoras y alternativas a problemas existentes en la planificación y el manejo de memoria, entre otras Procesamiento en serie Sistemas por Lotes Sencillos (batch) No existía un SO Monitor resistente. Las máquinas utilizadas desde una SW que controla la secuencia de eventos consola que contenía luces, Trabajos se colocan juntos interruptores, dispositivos de o Programas vuelven al monitor entrada e impresoras cuando finaliza la ejecución **PROBLEMAS** No hay interacción con el o Planificación, alto nivel de usuario mientras se ejecutan los especialización, costos trabajos Configuración → carga del compilador, fuente, salvar prog compilado, carga y linkeo Sistema batch Multiprogramación Baja utilización de la CPU La operación de los sistemas batch fue beneficiada debido a que al Dispositivos de E/S mucho más estar las tareas cargadas en el lentos con respecto a la CPU disco, no era necesario ejecutarlas en el orden que fueron cargadas Ante una instrucción de E/S el • El SO mantiene varias tareas en memoria simultáneamente procesador permanece ocioso. Cuando se completa la E/S, se • La secuencia de programas es de continúa la ejecución del programa acuerdo a la *prioridad* que se estaba ejecutando Cuando el proceso necesita realizar una op de E/S, la CPU no permanece ociosa sino que ejecuta

Program A

Run

Time .

Run

(a) Uniprogramming

Wait

otro proceso

Luego de atender la interrupción, el

programa que se estaba ejecutando

control puede o no retornar al

	Tiempo compartido
•	Utiliza la MP para manejar múltiples
	trabajos interactivos
•	El tiempo del procesador es compartido entre múltiples trabajos
•	Varios usuarios pueden acceder
	simultáneamente al sistema utilizado
•	Los procesos usan la CPU por un
	período máximo de tiempo.

ver anexo System Calls

Algoritmos Apropiativos y No Apropiativos

La apropiación está relacionada al recurso CPU

APROPIATIVOS (preemptive)	NO APROPIATIVOS (non preemptive)	
Existen situaciones que hacen que el proceso en ejecución sea expulsado de la CPU por el planificador de corto plazo	Los procesos se ejecutan hasta que el mismo abandone la CPU (por su propia cuenta)	
Round RobinSRTFPrioridades Apropiativo	FCFSSJFPrioridad No apropiativo	
El proceso puede ser expulsado de la CPU según la planificación implementada: Se le termina su quantum (RR), llega a la cola de listos un proceso de mayor prioridad (prioridades), llega a la cola de listos un proceso con menor tiempo restante (SRTF)	El procesos deja el estado de ejecución cuando: termina (Syscall Exit), se bloquea voluntariamente (SysCall wait), solicita una operación de E/S bloqueante (Syscall Read, Write, etc)	

Pasos desde el momento que un proceso realiza un llamado a System Call

- User o Kernel Mode: modo de ejecución en el que se encuentra la CPU
- Hard o Soft: Si el que realiza la operación es el HW o el SW
- Stack utilizado: indica el stack que se está utilizando (Usuario o Kernel)

User o Kernel Mode	Hard o Soft	Stack Utilizado	Descripción
U	S	U	El proceso de Usuario llama a una Syscall por medio de la GlibC
U	S	U	La GlibC pone los parámetros para la syscall en el Stack y eleva una interrupción
U	Н	U	3. Cambia a Kernel Mode
K	Н	U	Coloca el PC y PSW en el stack (puede que se coloquen mas registros, dependiente de la arquitectura)
K	Н	U	 Se coloca en el PC la dirección de la rutina de atención de interrupción que se extrae de la IDT y se continua la ejecución
K	S	U	6. Se sacan los parámetros a la syscall del stack
K	S	U	 De ser necesario se pueden guardar otros mas registros del proceso actual en el Stack o en la PCB, depende de la implementación del SO
K	S	U	Se cambia a kernel stack, guardando la dirección del stack en User Mode en la PCB
K	S	K	9. Se colocan los parámetros para la syscall en el Stack
K	S	K	10. Se ejecuta la Syscall
K	S	K	11. Si la Syscall bloquea el Proceso
			 De ser necesario se guarda mas información sobre el proceso bloqueado (registros, estados, etc.)
			11.2. Se ejecuta el Short Term Scheduller para seleccionar un nuevo proceso
			11.3. Se realiza el context switch
			11.3.1. Se cargan los registros del nuevo proceso
			11.3.2. Se acomoda la dirección del Stack, dejando apuntando a la dirección que el HW dejo

			previo a que el proceso seleccionado sea
			suspendido.
			11.3.3. Se acomodan los datos necesarios en la
			PCB o estructuras utilizadas
K	S	U	12. Se cambia a User Mode
U	S	U	13. Se ejecuta RET
U	Н	U	14. Se sacan de la pila el PSW y PC
U	S	U	15. Continua la ejecución del proceso actual
			•

PROCESOS

Los procesos son programas en ejecución.

tarea ≈ proceso ≈ job

PROGRAMA	PROCESO
 Estático No tiene PC Existe desde que se edita hasta que se borra 	 Dinámico Tiene PC Su ciclo de vida comprende desde que se solicita ejecutar hasta que termina

MODELO	COMPONENTES
 Multiprogramación de 4 procesos Modelo conceptual de 4 procesos secuenciales e independientes Solo un proceso se encontrará activo en cualquier instante 	 Un proceso para poder ejecutarse debe tener una sección de código, una sección de datos (variables globales), stacks (datos temporarios: parámetros, variables temporales y direcciones de retorno)
STACKS	
 Un proceso puede contar con uno o más stacks → modo Usuario y modo Kernel Se crean automáticamente y su medida se ajusta en run-time 	 Formado por stack frames los cuales se hace push y pop al llamar a la subrutina stack frame → posee parámetros de la rutina y datos necesarios para recuperar el stack frame anterior (el PC y el valor del SP en el momento del llamado)
ATRIBUTOS	PCB
 Identificación de: proceso y del proceso padre del usuario que lo "disparó" grupo que lo disparó (si lo hay) desde qué terminal y quien lo ejecutó (en ambientes multiusuario) 	 Process Control Block Estructura de datos asociada al proceso (abstracción) Existe UNA por proceso Es lo primero que se crea al crear un proceso y lo último que se borra cuando termina Contiene info asociada al proceso

	(PID, PPID, valores de registros de la CPU, planificación, ubicación, accounting, E/S),
ESPACIO DE DIRECCIONES	
 Conjunto de direcciones de memoria que ocupa el proceso (stack, text y datos) NO incluye su PCB o tablas asociadas Proceso en MU puede acceder solo a su espacio de direcciones Proceso en MK puede acceder a estructuras internas (PCB del proceso x ej) o espacios de direcciones de otros procesos 	Process identification Processor state information Process control information Process control information User stack Private user address space (programs, data) Shared address space Shared address space Process 2 Process 2 Process identification Process identification Process control information Shared address space (programs, data) Private user address space (programs, data) Shared address space Process 1 Process 2 Process 1 Process 1
CONTEXTO DE DIRECCIONES	CAMBIO DE CONTEXTO
 Incluye toda la información que el SO necesita para administrar el proceso y la CPU para ejecutarlo correctamente Contiene registros de CPU, PC, prioridad, E/S pendientes, etc 	 Se produce cuando la CPU cambia de un proceso a otro Se resguarda el contexto del proceso saliente, que pasa a espera y retornará después a la CPU Se carga el contexto del nuevo proceso y comienza desde la instrucción siguiente a la última ejecutada en dicho contexto Es tiempo NO productivo de la CPU y el tiempo consumido depende del soporte del HW
Acerca del Kernel del SO	
 Conjunto de módulos de SW Se ejecuta en el procesador como cualquier otro proceso El kernel NO es un proceso → el concepto de proceso se asocia únicamente a los programas de usuario Diferentes enfoques de diseño 	

Enfoque 1 kernel como entidad independiente	Enfoque 2 kernel "dentro" del proceso
 El kernel se ejecuta fuera de todo proceso, como una entidad independiente en modo privilegiado. Es una arquitectura utilizada por los primeros SO Cuando un proceso es interrumpido o realiza una System Call, el contexto del proceso se salva y el control se pasa al Kernel del SO (resguardamos todo lo que venía ejecutándose antes de hacer el salto al Kernel) Kernel tiene su propia región de memoria y su propio Stack Al finalizar su actividad, devuelve el control a OTRO proceso 	 El "código" del Kernel se encuentra dentro del espacio de direcciones de cada proceso Kernel se ejecuta en el MISMO contexto que algún proceso de usuario Kernel se puede ver como una colección de rutinas que el proceso utiliza Dentro del proceso se encuentra el código del programa (user) y el código de los módulos de SW del SO (kernel) Cada proceso tiene su propio stack uno en MU, en donde se ejecutará el proceso, y otro en MK, en donde se ejecutará el Kernel del SO Kernel compartido por todos los procesos Cada interrupción es atendida en el contexto del proceso que se encuentra en ejecución. Se cambia a MK, y al terminar de resolver debe volver al MU y saltar a la instrucción que estaba antes de que ocurra la interrupción
ENFOQUE	
En su ciclo de vida, un proceso pasa por diferentes estados	 → New (nuevo) → Ready (listo para ejecutar) → Running (ejecutándose) → Waiting (en espera) → Terminated (terminado)
COLAS en la planificación de procesos	Ejemplos
 Para realizar la planificación, el SO utiliza el PCB de cada proceso como una abstracción del mismo Las PCB se enlazan en colas siguiendo un orden determinado 	 → Cola de procesos → Cola de procesos listos → Cola de dispositivos

Módulos de la planificación	Ejemplos
 Son módulos (SW) del kernel que realizan distintas tareas asociadas a la planificación Se ejecutan ante determinados eventos que así lo requieren: creación/terminación de procesos eventos de sincronización o de E/S Finalización de lapso de tiempo Otras 	 → Scheduler de: ♠ Long term ♠ Short term ♠ Medium term → Dispatcher → Loader
DISPATCHER	LOADER
 Hace el cambio de contexto, cambio de modo de ejecución. "despacha" el proceso elegido por el Short Term, es decir que salta a la instrucción a ejecutar 	 Carga en memoria el proceso elegido por el Long Term
Long Term Scheduler	Medium Term Scheduler
 Controla el grado de multiprogramación (controla la cantidad de procesos en memoria) Puede no existir y que el Short Term absorba esta tarea 	 Si es necesario, reduce el grado de multiprogramación Saca temporalmente de memoria los procesos que sea necesario para mantener el equilibrio del sistema Términos asociados swap out → saca de memoria swap in → vuelve a memoria
Short Term Scheduler	
 Decide a cuál de los procesos en la cola de listos se elige para que use la CPU Términos asociados apropiativo no apropiativo algoritmo de scheduling 	

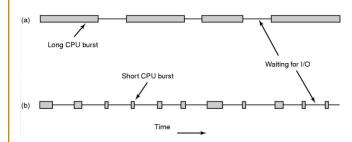
ESTADOS	
NEW	READY
 Un usuario "dispara" el proceso. Un proceso es creado por otro proceso denominado proceso padre En new se crean las estructuras asociadas, y el proceso queda en la cola de procesos para ser cargado en memoria 	 Luego que el long term scheduler eligió al proceso para cargarlo en memoria, el proceso queda en estado listo el proceso sólo necesita que se le asigne CPU Está en la cola de procesos listos
RUNNING	WAITING
 El proceso fue elegido por el short term scheduler para asignarle CPU Por lo tanto, tendrá la CPU hasta que se termine el período de tiempo asignado (Quantum o time slice), termine o se necesite realizar una operación de E/S 	 El proceso necesita que se cumpla el evento esperado para continuar. Este evento puede ser la terminación de una E/S solicitada o la llegada de una señal por parte de otro proceso Sigue en memoria, pero no tiene la CPU Al cumplirse el evento, pasará al estado de listo
TRANSICIONES	
NEW-READY	READY-RUNNING
 Por elección del long term scheduler (carga en memoria) 	 Por elección del short term scheduler (asignación de CPU)
RUNNING-WAITING	WAITING-READY
El proceso se encuentra en espera del evento	Termina la espera y compite nuevamente con la CPU
	 CASO ESPECIAL Cuando el proceso termina su quantum sin haber necesitado ser interrumpido por un evento, pasa al estado ready para competir por CPU El proceso es expulsado de la CPU contra su voluntad Esto se da en algoritmos APROPIATIVOS

EXPLICACIÓN POR ESTADO

- 1. Ejecución en MU
- 2. Ejecución en MK
- 3. Proceso listo para ser ejecutado cuando sea elegido
- 4. Proceso en espera en memoria principal
- 5. Proceso listo, pero el swapper debe llevar al proceso a memoria principal antes que el kernel lo pueda elegir para ejecutar
- 6. Proceso en espera en memoria secundaria
- 7. Proceso retornado desde el MK al usuario. El kernel se apropia, hace un context switch para darle la CPU a otro proceso
- 8. Proceso recientemente creado y en transición: existe pero aun no esta listo para ejecutar, ni está dormido
- 9. Proceso ejecutó la System Call exit y está en estado zombie. Ya no existe más, pero se registran datos sobre su uso, código resultante del exit. Es el estado final

COMPORTAMIENTO DE LOS PROCESOS

Procesos alternan ráfagas de CPU y de I/O



- ullet CPU-Bound ightarrow mayor parte del tiempo utilizando la CPU
- I/O-Bound (E/S) \rightarrow mayor parte dle tiempo esperando por I/O
- La velocidad de la CPU es mucho más rápida que la de los dispositivos de E/S

Planificación

- Necesidad de determinar cual de todos los procesos que están listos para ejecutarse, se ejecutará a continuación en un ambiente multiprogramado
- Algoritmo de Planificación → utilizado para realizar la planificación del sistema

Algoritmos APROPIATIVOS	Algoritmos NO APROPIATIVOS
Existen situaciones que hacen que el proceso en ejecución sea expulsado de la	Los procesos se ejecutan hasta que el mismo abandone la CPU

CPU Se bloquea por E/S o finaliza (resumido antes) No hay decisiones de planificación durante las interrupciones de reloj **CATEGORÍAS** Según el ambiente es posible requerir algoritmos de planificación diferentes con Ejemplos diferentes metas: → Procesos por lotes (batch) Equidad: se otorga una parte justa → Procesos Interactivos de la CPU a cada proceso → Procesos en Tiempo Real Balance: Mantener ocupadas todas las partes del sistema **Procesos Batch Procesos Interactivos** No existen usuarios que esperen No sólo interacción con los usuarios Servidor necesita varios una respuesta en una terminal procesos para dar respuesta a Se pueden utilizar algoritmos no diferentes requerimientos apropiativos Son necesarios algoritmos Metas: apropiativos para evitar que un Maximizar número de trabajos proceso acapare la CPU por hora Metas: Minimizar tiempos entre comienzo y finalización • Responder a peticiones con Tiempo de espera puede verse rapidez afectado Cumplir con expectativas de los Mantener la CPU ocupada la usuarios mayor cantidad de tiempo Ejemplos: RR, Prioridades, Colas posible Multinivel. SRTF Ejemplos: FCFS, SJF Los procesos batch se eiecutan Los procesos interactivos requieren la automáticamente sin la intervención interacción directa del usuario y se directa del usuario y a menudo se utilizan en aplicaciones donde la utilizan para tareas automatizadas entrada y la salida en tiempo real son

POLÍTICA VS MECANISMO

fundamentales.

- Existen situaciones en las que es necesario que la planificación de uno o varios procesos se comporte de manera diferente.
- El algoritmo de planificación debe estar parametrizado de manera que los procesos/usuarios pueden indicar los parámetros para modificar la planificación
- El kernel implementa el mecanismo
- El usuario/proceso/administrador utiliza los parámetros para determinar la política

CREACIÓN DE PROCESOS	Actividad en la creación
 Un proceso es creado por otro proceso Un proceso padre tiene uno o más procesos hijos Se forma un árbol de procesos 	 → Crear la PCB → Asignar PID (único) → Asignar memoria para regiones (stack, text, datos) → Crear estructuras de datos asociadas (Fork → copiar contexto, regiones de datos, text, stack)
RELACIÓN PROCESOS PADRE-HIJO	
 Ejecución El padre puede continuar ejecutándose concurrentemente con su hijo El padre puede esperar a que el/los procesos hijos terminen para continuar la ejecución 	 → Espacio de direcciones Caso Unix → hijo es un duplicado del proceso padre Se crea un nuevo espacio de direcciones copiando el del padre Caso Windows → se crea el proceso y se le carga dentro el programa Se crea un nuevo espacio de direcciones vacío
Creación de procesos	
 UNIX → 2 System Calls (SC) SC fork() → crea un nuevo proceso igual al llamador SC execve() → generalmente usada luego del fork, carga un nuevo programa en el espacio de direcciones 	→ Windows SC CreateProcess() → crea nuevo proceso y carga el programa para ejecución
Terminación de procesos	
 Ante un exit se retorna el control al SO El proceso padre puede esperar recibir un código de retorno (via wait). Este se utiliza cuando se quiere que el padre espere a los hijos 	 → Proceso padre puede terminar la ejecución de sus hijos (kill) ○ La tarea asignada al hijo se terminó ○ Cuando el padre termina su ejecución no permite a los hijos continuar ○ Terminación es cascada

PROCESOS INDEPENDIENTES	PROCESOS COOPERATIVOS
→ Independiente: proceso no afecta ni puede ser afectado por la ejecución de otros procesos	 → Cooperativo: afecta o es afectado por la ejecución de otros procesos Sirve para: Compartir información Acelerar el cómputo (separar una tarea en subtareas que cooperan ejecutandose paralelamente) Planificar tareas de manera tal que se puedan ejecutar en paralelo

MEMORIA

Organización y administración de memoria → factores importantes en el diseño del SO **Programas y datos** → deben estar en el almacenamiento principal para poder ejecutarlos y ser referenciados directamente

Sistema Operativo encargado de:

- Llevar un registro de las partes de memoria que se están utilizando o no
- Asignar en MP a los procesos cuando estos la necesitan
- Liberar espacio de memoria asignada a procesos que han terminado
- Lograr que el programador se abstraiga de la alocación de programas

- Se espera del SO un uso eficiente de la memoria con el fin de alojar el mayor número de procesos
- Brindar seguridad entre los procesos para que unos no accedan a secciones privadas de otros
- Brindar la posibilidad de acceso compartido a determinadas secciones de la memoria (librerías, código común, etc)
- Garantizar la performance del sistema

ADMINISTRACIÓN DE MEMORIA

División lógica de la memoria física para alojar múltiples procesos → garantiza protección. Depende del mecanismo provisto por el HW

Asignación eficiente → contener el mayor número de procesos para garantizar el mayor uso de la CPU por los mismo

REQUISITOS

Reubicación Protección El programador no debe ocuparse de Los procesos no deben referenciar/acceder a conocer dónde será colocado el proceso direcciones de memoria de otros procesos. Solo podrán hacerlo en el caso de que tengan en la memoria RAM. permiso Mientras el proceso se ejecuta puede El chequeo se debe realizar durante la ser sacado o traído a la memoria (swap) ejecución y colocarse en diferentes direcciones. Las referencias a memoria se deben Compartición traducir según ubicación actual del proceso Permitir que varios procesos accedan a la misma porción de memoria. Por ejemplo: rutinas comunes, librerías, espacios explícitamente compartidos Permite un mejor aprovechamiento de la

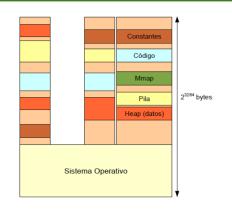
memoria RAM, evitando copias repetidas de instrucciones

ABSTRACCIÓN - ESPACIO DE DIRECCIONES

Rango de direcciones posibles que un proceso puede utilizar para direcciones sus instrucciones y datos

Tamaño → depende de la arquitectura del procesador

Es independiente de la ubicación real del proceso en memoria RAM



DIRECCIONES

LÓGICAS **FÍSICAS** Referencia a una localidad de memoria Referencia a una velocidad en la memoria independiente de la asignación actual física (RAM) → dirección absoluta de los datos en la memoria Representa una dirección en el

"Espacio de Direcciones del Proceso"

En caso de utilizar direcciones lógicas, es necesario algún tipo de conversión a direcciones físicas

Cuando un programa se ejecuta, utiliza direcciones lógicas para acceder a datos en su espacio de direcciones sin necesidad de preocuparse por la ubicación física real de esos datos en la memoria.

Cada proceso que se ejecuta en un sistema operativo tiene su propio espacio de direcciones lógicas, lo que le permite pensar en la memoria como si fuera una secuencia lógica de direcciones, independientemente de la memoria física real.

Las direcciones físicas son direcciones absolutas que se utilizan para acceder directamente a la memoria física y recuperar los datos almacenados en esas ubicaciones.

CONVERSIÓN DE DIRECCIONES

Se utilizan registros auxiliares para la conversión de direcciones.

Ambos valores se fijan cuando el espacio de direcciones del proceso es cargado a memoria

Varían entre procesos → context switch

- ullet REGISTRO BASE o dirección de comienzo del Espacio de Direcciones del proceso de la RAM
- REGISTRO LÍMITE→ dirección final del proceso (tamaño de su Espacio de Direcciones)

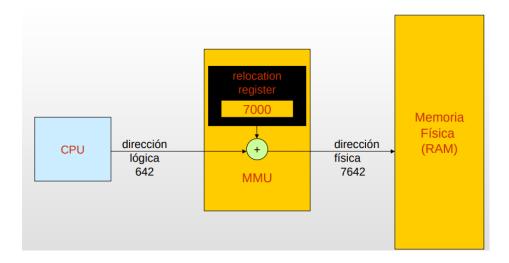
Direcciones lógicas vs Físicas

- Address-binding → si la CPU trabaja con direcciones lógicas, para acceder a MP, se deben transformar en direcciones físicas.
- En el momento de compilación y en tiempo de carga las direcciones lógicas y físicas son idénticas. Para reubicar un proceso es necesario recompilar o recargarlo
- En tiempo de ejecución las direcciones lógicas (virtuales) y físicas son diferentes.
 La reubicación se puede realizar fácilmente. El mapeo entre virtuales y físicas se realiza por HW → MEMORY MANAGEMENT UNIT (MMU)

MMU Memory Management Unit

Es un dispositivo de HW el cual es parte del procesador y que mapea direcciones virtuales a físicas. Re-programar el MMU es una operación privilegiada por lo tanto se realiza en MK.

El valor en el "registro de realoación" es sumado a cada dirección generada por el proceso usuario al momento de acceder a la memoria. Los procesos NUNCA usan direcciones físicas



Mecanismos de asignación de memoria

- Particiones Fijas:
 - Memoria se divide en particiones o regiones de tamaño fijo las cuales pueden ser del mismo tamaño o no
 - Alojan un proceso cada una, cada proceso se coloca de acuerdo a algún criterio en alguna partición (First Fit, Best Fit, Worst Fit, Next Fit)

- Particiones dinámicas:
 - Varían en tamaño y número
 - Alojan un proceso cada una
 - Cada partición se genera en forma dinámica del tamaño justo que necesita el proceso

Ambos mecanismos generan el problema de **FRAGMENTACIÓN**, la cual se produce cuando una localidad de memoria NO puede ser utilizada por no encontrarse en forma contigua

- Particiones Fijas
 - Existe la fragmentación interna → es la porción de la partición que queda sin utilizar
- Particiones dinámicas:
 - Existe la fragmentación externa → huecos que van quedando en la memoria o medida de los procesos finalizan
 - Solución: compactación, pero es costosa

Esquema de Registro Base + Límite

Problemas!

- Necesidad de almacenar el Espacio de Direcciones de forma continua en la mem física
- Los 1eros SO definían particiones fijas en mem, luego evolucionaron a particiones dinámicas
- Fragmentación
- Mantener "partes" del proceso que no son necesarias
- Los esquemas de particiones fijas y dinámicas no se usan

SOLUCIÓN

- PAGINACIÓN
- SEGMENTACIÓN

PAGINACIÓN

La memoria física es dividida lógicamente en *marcos* (pequeños trozos de igual tamaño) Por otro lado, la memoria lógica, es decir el espacio de direcciones, es dividida en *páginas* (trozos de igual tamaño que los marcos)

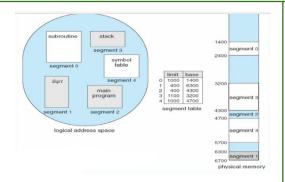
El SO debe mantener una tabla de páginas por cada proceso, donde cada entrada contiene el marco en la que se coloca la página

La dirección lógica se interpreta como un número de página y un desplazamiento dentro de la misma

SEGMENTACIÓN

Es un esquema el cual es similar a la visión de usuario. El programa se divide en partes/secciones.

Este programa es una colección de segmentos, los cuales son unidades lógicas como un programa principal, variables globales o locales, stack, entre otras. La segmentación puede causar fragmentación

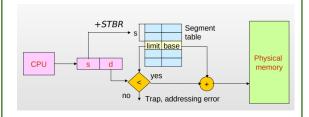


Todos los segmentos de un programa pueden no tener el mismo tamaño Las direcciones lógicas consisten en dos partes

- 1. Selector de segmento
- 2. Desplazamiento dentro del segmento

ARQUITECTURA

- Tabla de segmentos → permite mapear la direc lógica en física.
 Cada entrada contiene base (DF de comienzo del segmento) y limit (longitud del segmento)
- Segment-table base register (STBR): apunta a la ubicación de la tabla de segmentos
- Segment-table length register (STLR): cantidad de segmentos de un programa



Ventajas

- Compartir
- Proteger

SEGMENTACIÓN PAGINADA

- La *paginación* es transparente al programador y elimina la fragmentación externa
- La segmentación es visible al programador, facilita modularidad, estructuras de datos grandes y da mejor soporte a la compartición y protección
- SEGMENTACIÓN PAGINADA: cada segmento es dividido en páginas de tamaño fijo

Se refiere a un esquema de administración de memoria que divide la memoria física en segmentos o bloques de tamaño variable, y cada segmento se asigna a una tarea o proceso. Cada segmento se divide adicionalmente en páginas de tamaño fijo.

 Intel 386 segmentación con paginación para la administración de la memoria con un doble esquema de paginación

