Wydział Elektroniki i Technik Informacyjnych Politechnika Warszawska

Projektowanie układów sterowania (projekt grupowy)

Sprawozdanie z projektu i ćwiczenia laboratoryjnego nr 4, zadanie nr 2

Eva Reszka, Mateusz Roszkowski, Dominika Zając

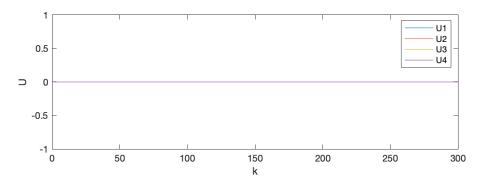
Spis treści

1.	Proj	lekt	2
	1.1.	Sprawdzenie poprawności punktu pracy	2
	1.2.	Wyznaczenie odpowiedzi skokowych procesu	2
	1.3.	Algorytm PID	4
	1.4.	Algorytm DMC w wersji analitycznej	4
	1.5.	Algorytm DMC w wersji klasycznej	4
2.	Ćwie	czenie laboratoryjne	5

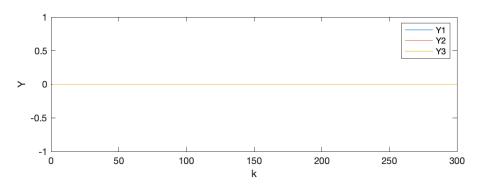
1. Projekt

1.1. Sprawdzenie poprawności punktu pracy

Implementacja zadania znajduje się w pliku zadanie1.m. Zgodnie z założeniami, punkty pracy dla każdego wejścia i wyjścia są równe $U_{pp}=0,\,Y_{pp}=0.$



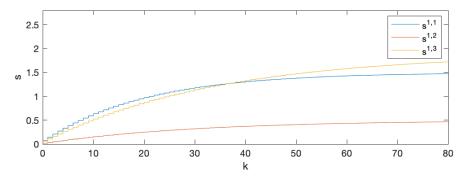
Rys. 1.1. Wejścia w punkcie pracy



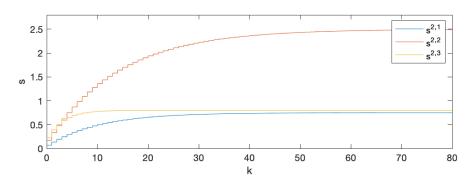
Rys. 1.2. Wyjścia w punkcie pracy

1.2. Wyznaczenie odpowiedzi skokowych procesu

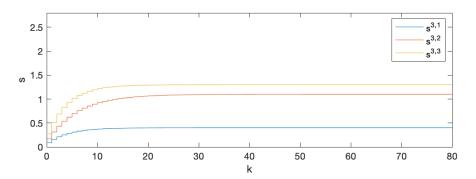
1. Projekt 3



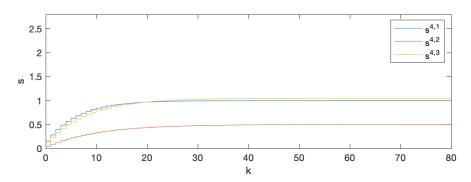
Rys. 1.3. Odpowiedzi skokowe dla $U_1=1\,$



Rys. 1.4. Odpowiedzi skokowe dla $U_2=1\,$



Rys. 1.5. Odpowiedzi skokowe dla $U_3=1\,$



Rys. 1.6. Odpowiedzi skokowe dla $U_4=1\,$

1. Projekt 4

- 1.3. Algorytm PID
- 1.4. Algorytm DMC w wersji analitycznej
- $1.5.\ {\rm Algorytm\ DMC\ w\ wersji\ klasycznej}$

2. Ćwiczenie laboratoryjne