# Transistor

Alexander Heinisch, Dominik Wille 23. Mai 2013

Tutor Durchführung E-Mail Dominik E-Mail Alexander

Sebastian Baum 22. Mai 2013 von 14-18 Uhr dominik.wille@fu-berlin.de matthias.heinisch@gmx.de

# Inhaltsverzeichnis

1	$\mathbf{Phy}$	rsikalische Grundlagen	3	
	1.1	Halbleiter	3	
	1.2	Eigenleitung	4	
	1.3	Störstellenleitung	4	
	1.4	p-n-Grenzschicht	4	
	1.5	Halbleiterdiode	5	
	1.6	Transistor	5	
	1.7	Kenngrößen und Kennlinienfelder	6	
	1.8	Spannungsverstärkung	7	
<b>2</b>	Aufgaben			
	2.1	Aufgabe 1	8	
	2.2	Aufgabe 2	8	
		2.2.1 Aufgabe 2.1	8	
		2.2.2 Aufgabe 2.2	8	
		2.2.3 Aufgabe 2.3	8	
3	Qell	lenangabe	8	

# 1 Physikalische Grundlagen

Ein Transistor (aus dem engl. transfer resistor) ist ein elektronisches Bauelement, welches zum schalten und verstärken von elektrischen Signalen benutzt wird. Er besteht aus einer dreifachen Halbleiterschichtfolge (p-n-p oder n-p-n), wobei zwei dieser Dioden entgegengesetzt geschaltet sind. Die Dioden heißen Emitter, Basis und Kollektor (siehe Abbildung 1.1). Um die Funktionsweise des Transistor besser zu verstehen, wird zunächst näher auf die Halbleiter eingegangen.

#### 1.1 Halbleiter

Halbleiter sind, je nach dem welche Temperatur sie haben, Leiter oder Isolatoren. Ihre Leitfähigkeit ist demnach bei dem absoluten Temperaturnullpunkt von 0 K nahezu Null. Das liegt daran, dass sich durch thermische Anregungen Elektronen von den Atomen lösen und somit Lücken in den Leitungsbändern (die oberste teilbesetzte bzw. leere Schicht der Atomhülle) entstehen. Die Schicht darunter bezeichnet man als Valenzband und ist durch eine "verbotene Zone" von dem Leitungsband getrennt. Demnach sind die Elektronen dieser beiden Bänder quasifrei im Festkörper, während die Elektronen darunter an den Kern gebunden sind (Atomrümpfe als Ionen). Im Vergleich dazu wird in der Folgenden Grafik der Unterschied zwischen Leiter, Halbleiter und Isolatoren in Bezug auf die "verbotene Zone" dargestellt.

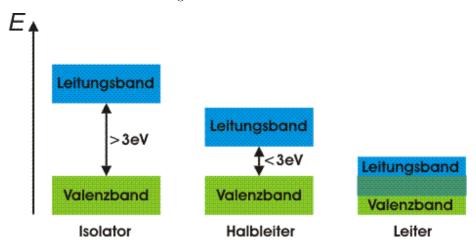


Abbildung 1: Unterschied zwischen Leiter, Halbleiter und Isolatoren

Wie man sieht, ist bei Isolatoren die "verbotene Zone" ziemlich groß und bei Raumtemperatur können keine Elektronen diese Zone passieren. Bei Halbleitern hingegen wird bei Raumtemperatur schon ein kleiner Teil der Elektronen übertragen.

## 1.2 Eigenleitung

Der Übergang der Elektronen von dem Valenzband zum Leitungsband wird über die Boltzmannverteilung für thermische Anregungen beschrieben. Die daraus berechenbare Leitfähigkeit eines Halbleiters wird als Eigenleitung bezeichnet. Jedes Elektron des Leitungsbandes hinterlässt eine Lücke im Valenzband ("Defektelekronen"), wobei die Dichte n der quasifreien Elektronen und die Anzahl p der Lücken sind gleich groß.

Man erhält damit in Abhängigkeit der Temperatur folgende Gleichung:

$$n(T)$$
 bzw.  $p(T) \propto T^{\frac{3}{2}} \cdot e^{-\frac{\Delta E}{2kT}}$  (1)

mit  $\Delta E$  als Abstand zwischen Valenz- und Leitungsband.

#### 1.3 Störstellenleitung

Nun kann man sogenannte Störstellenhalbleiter bauen. Dabei wird ein fünfwertiges Fremdatom (mit fünf freie Elektronen) in ein vierwertiges Kristallgitter gesetzt, wodurch dieses fünfte überschüssige Elektron nicht durch Nachbaratome gebunden wird. Das hat zur Folge, dass schon Raumtemperatur reicht, um das Elektron zu lösen und in einen Energiezustand dicht unterhalb des Leitungsbandes zu heben (n-Halbleiter). Im Falle eines dreiwertigen Fremdatoms wird die Fehlstelle bei einer thermischen Anregung (bei Raumtemperatur) besetzt, womit ein Defektelektron im Valenzband als quasifreier positiver Ladungsträger übrig bleibt (p-Halbleiter).

#### 1.4 p-n-Grenzschicht

Befinden sich nun eine p- und eine n-Schicht in direktem Kontakt, so diffundieren Löcher und Elektronen wegen den thermischen Bewegungen in die jeweils entgegengesetzt polarisierten Gebiete. Durch diese "Wanderungen" werden die Atome an der Grenzzone neutralisiert und der Rest der Schicht wird polarisiert, was wiederum ein elektrisches Feld erzeugt welches der Diffusion entgegen wirkt.

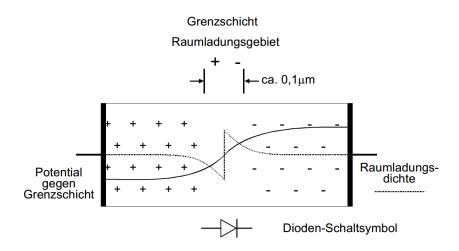


Abbildung 2: p-n-Grenzschicht und Halbleiterdiode

Die Rekombination der Atome in der Grenzzone erzeugt eine hochohmige Sperrschicht. Je nach Polarisation wird durch Anlegen einer äußeren Spannung die Sperrschicht durch einen Ladungsträgermangel verbreitert bzw. durch einen Ladungsträgerüberschuss verringert (Sperrichtung und Durchlassrichtung). Der Stromfluss wird also nur in eine Richtung zugelassen

## 1.5 Halbleiterdiode

Nun kommt es drauf an, wie die äußere Spannung gepolt ist. Wenn man die äußere Spannung mit (+) an n und (-) an p anlegt, verbreitert sich die Sperrschicht, da Ladungsträger aus den Gebieten abgezogen werden (Sperrichtung). Polt man ihn nun um, wird die Sperrschicht abgebaut und die Diode ist in Flussrichtung geschaltet.

Mittels der sogenannten Shockley-Diodengleichung kann man den Strom in Abhängigkeit der äußeren Spannung die Kennlinie der Diode berechnen:

$$I = I_s \left( e^{\frac{e}{kT}U} - 1 \right) \tag{2}$$

 $I_s$  ist der praktisch konstante Strom in Sperrichtung und der Exponent ist die Temperaturspannung. Si oder GaAs Kennlinien weichen u.a. von dieser Gleichung ab und zeigen erst ab einer bestimmten Schwellspannung ein Durchschalten in Flussrichtung.

#### 1.6 Transistor

Wie schon zuvor erwähnt, besteht ein Transistor aus drei Halbleiterschichten, also aus zwei entgegengesetzt geschaltete Halbleiterdioden. Legt man nun bei einem npn-Transistor eine äußere Spannung mit (-) an den Emitter und mit

(+) an den Kollektor an, wird kein Strom fließen. Der Transistor ist im Basis-Kollektor-Übergang in Sperrichtung geschaltet. Wenn an die Basis ebenfalls eine (+) Spannung angelegt wird, wird die Emitter-Basis Diode auf Durchlassrichtung geschaltet, wodurch Elektronen aus dem Emitter in den Basisbereich eintreten können.

Es können Trasistoren so gebaut werden, dass fast 100% der Elektronen in den Kollektorkreis gelangen, wodurch ein relativ kleiner Basis-Steuerstrom einen großen Kollektor-Laststrom regeln kann (Verstärkerfunktion des Transistors).

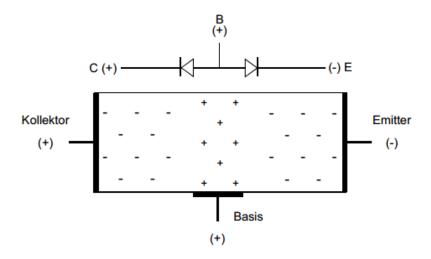


Abbildung 3: Aufbau eines npn-Transistors

#### 1.7 Kenngrößen und Kennlinienfelder

Beschreiben kann man einen Transistor durch drei Ströme und drei Spannungen:  $I_B,I_C,I_E$  und  $U_{EC},U_{BC},U_{EB}$  Es gilt:

$$I_B + I_C + I_E = 0 (3)$$

Dabei sind hine<br/>infließende Ströme positiv und herausfließende Ströme negativ.

Des weiteren gilt für die Spannungen

$$U_{EC} = U_{BC} + U_{EB} \tag{4}$$

Somit sind immer vier der sechs Variablen frei wählbar. Ist der Transistor in Emitterschaltung, so kann man ihn als Stromverstärker auffassen. In einem Vier-Quadranten-Kennlinienfeld wird die Abhängigkeit der vier Variablen dargestellt

Das Kennlienenfeld beinhaltete in diesen Quadranten folgende Inhalte:

- 1. Quadrant: Ausgangswiderstand  $(U_{EC}$  über  $I_C)$  mit Arbeitswiderstand  $R_A=\frac{-1}{m}$  (fallende Gerade mit Steigung m)
- 2.Quadrant: Stromverstärkung  $\beta(I_C \text{ "über}I_B)$
- 3.Quadrant: Eingangswiderstand  $(U_{EB}\ddot{\mathbf{u}}\mathrm{ber}I_B)$
- 4.Quadrant: Spannungsrückwirkung ( $U_{EB}$  über $U_{EC}$ )

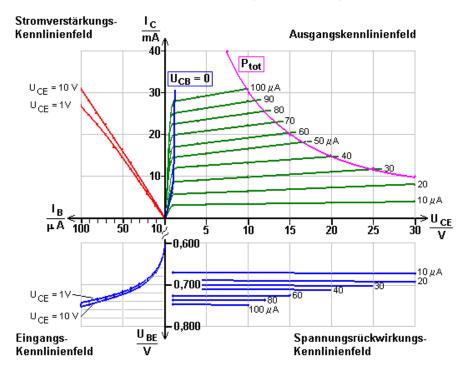


Abbildung 4: Vier-Quadranten-Kennlinien

Hier sieht man im ersten Quadrant, dass der Kollektorstrom nur geringfügig von der Emitter-Kollektor-Spannung abhängt. Das hat zur Folge, dass ein Spannungsabfall am Verbraucher nur zu einer geringen Gegensteuerung der Verstärkung führt.

Der zweite Quadrant gibt Auskunft über die Stromverstärkung, welche den folgenden Relationen folgt:

$$\beta = \frac{I_C}{I_B} \text{ bzw. } = \frac{\Delta I_C}{\Delta I_B}$$
 (5)

Im dritten Quadrant wird eine "normale" Diodenkennlinie in Flussrichtung veranschaulicht, in diesem Fall ist es die Emitter-Basis-Diode.

Im letzten Quadrant wird veranschaulicht den Zusammenhang zwischen Emitter-Kollektor-Spannung und der Basisspannung.

### 1.8 Spannungsverstärkung

Durch einen Arbeitswiderstand  $R_A$  lässt sich der Kollektorstrom begrenzen und die Emitterschaltung stellt einen einfachen Spannungsverstärker dar. Die durch  $R_A$  verursachte Spannungsänderung ist dabei proportional zu der Stromänderung. Das Verhältnis der Spannungsverstärkung v wird dabei beschrieben durch:

$$v = \frac{\Delta U_{EC}}{\Delta U_{EB}} = \frac{R_A \cdot \Delta I_C}{\Delta U_{EB}} \left| \cdot \frac{\Delta I_B}{\Delta I_B} = \frac{\beta \cdot R_A}{r_{EB}} \right|$$
 (6)

Dabei ist  $r_E B$  der differentielle Eingangswiderstand  $\Delta U_{EB}/\Delta I_B$ .

# 2 Aufgaben

# 2.1 Aufgabe 1

Aufnahme und Konstruktion des (statischen) Kennlinienfeldes eines npn-Transistors für eine angenommene Betriebsspannung (Versorgungsspannung) von 12 V. Bestimmung der Stromverstärkung für den statischen Fall. Aufbau einer Verstärkerstufe mit einer Parallel- Gegenkopplung zur Stabilisierung.

## 2.2 Aufgabe 2

#### 2.2.1 Aufgabe 2.1

Dimensionierung der Schaltung: Abschätzung des Arbeitswiderstandes und des Basisvorwiderstandes.

#### 2.2.2 Aufgabe 2.2

Experimentelle Überprüfung der Kollektor- Widerstandsgeraden durch Variation des Basisvorwiderstandes und Bestimmung der Stromverstärkung.

### 2.2.3 Aufgabe 2.3

Experimentelle Überprüfung der Kollektor- Widerstandsgeraden durch Variation des Basisvorwiderstandes und Bestimmung der Stromverstärkung.

# 3 Qellenangabe

- GPII-Skript
- Platzskript

Datum, Dominik Wille	Datum, Alexander Heinisch