Intel 8086 Simulator

Projekt wykonał:

Franciszek Rybski

Informatyka i Ekonometria I rok

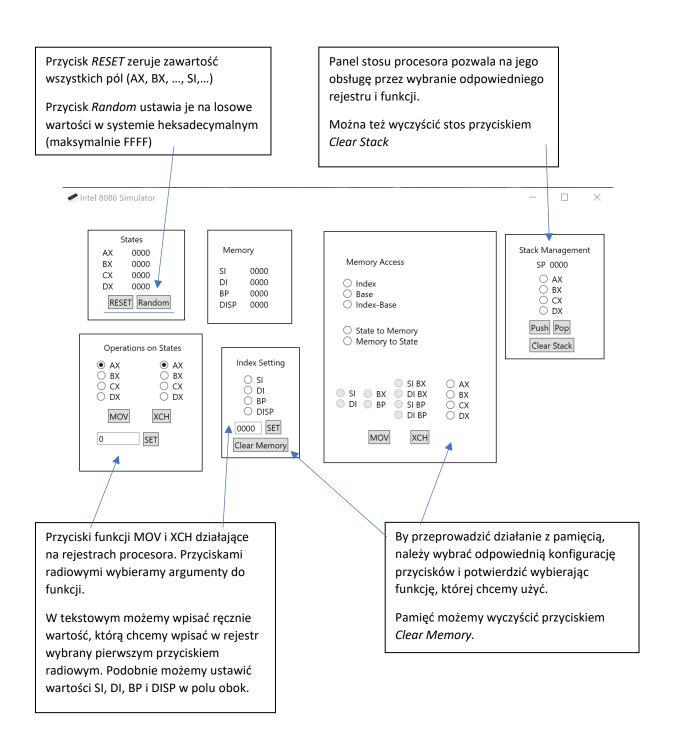
WSEI 2021

12902

1. Ogólne założenia projektu:

Symulator posiada pełną funkcjonalność zgodną z wszelkimi wymaganiami przedstawionymi na zajęciach: modyfikowalne rejestry procesora, obsługa rozkazów MOV i XCH na rejestrach, zasymulowana pamięć 1MB, komunikacja z pamięcią, tryby indeksowania indeksowy, bazowy i indeksowo-bazowy, obsługa rozkazów MOV i XCH również na pamięci (w obie strony: procesorpamięć, pamięć-procesor), symulacja stosu procesora, obsługa rozkazów PUSH i POP. Wszystko obudowane wygodnym GUI. (ocena: BDB)

2. Budowa symulatora:



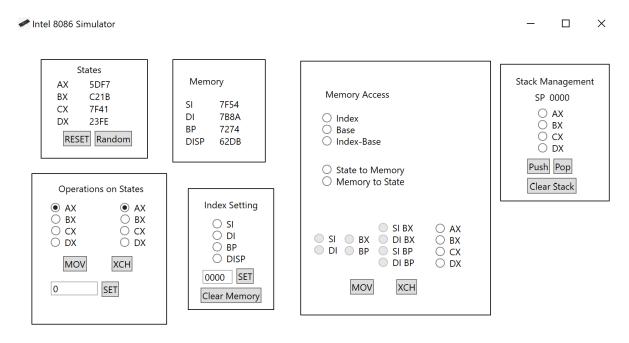
 Przy ewentualnej próbie wpisania do programu błędnych danych jak np. wybór adresu komórki z poza pamięci, czy próby wykonania funkcji POP przy pustym stosie symulator nie wyrzuci żadnych komunikatów, ale również nie wykona niepoprawnych operacji.

3. Wykorzystane technologie:

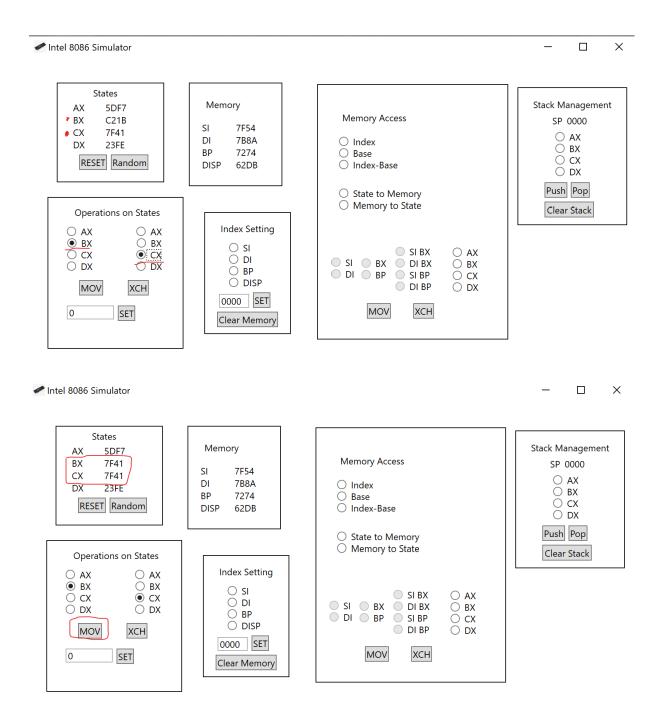
• GUI programu to aplikacja .NET Core 3.1 WPF przy użyciu języka C#

4. Demonstracja działania:

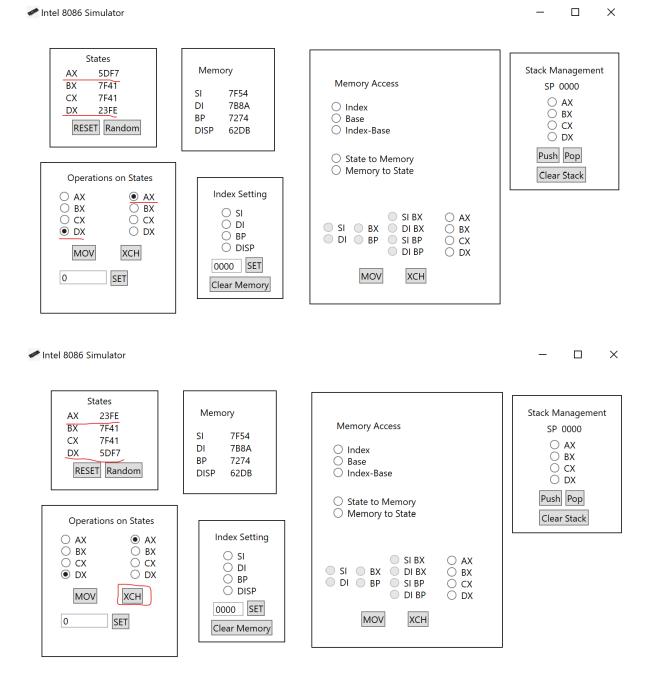
Operacje na stanach:



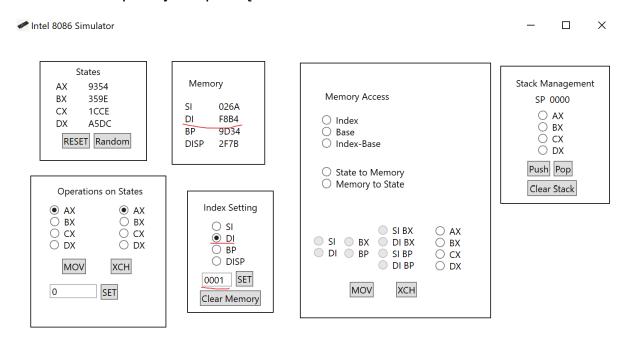
Po wylosowaniu stanów możemy wykonać na nich operacje MOV i XCH. Na następnych zrzutach ekranu zostanie pokazane działanie MOV(BX, CX). Po zaznaczeniu odpowiednich przycisków, rejestrowi BX zostanie nadana wartość z rejestru CX.



W bardzo podobny sposób możemy wykonać operację XCH, jak na załączonych niżej zrzutach – znowu, po zaznaczeniu rejestrów i wciśnięciu przycisku XCH, rejestry, w tym przypadku AX i DX, zamienią się swoją zawartością.

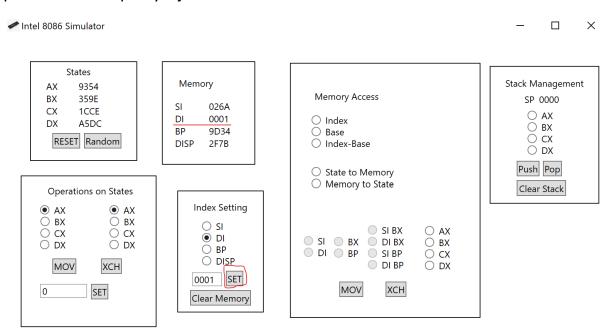


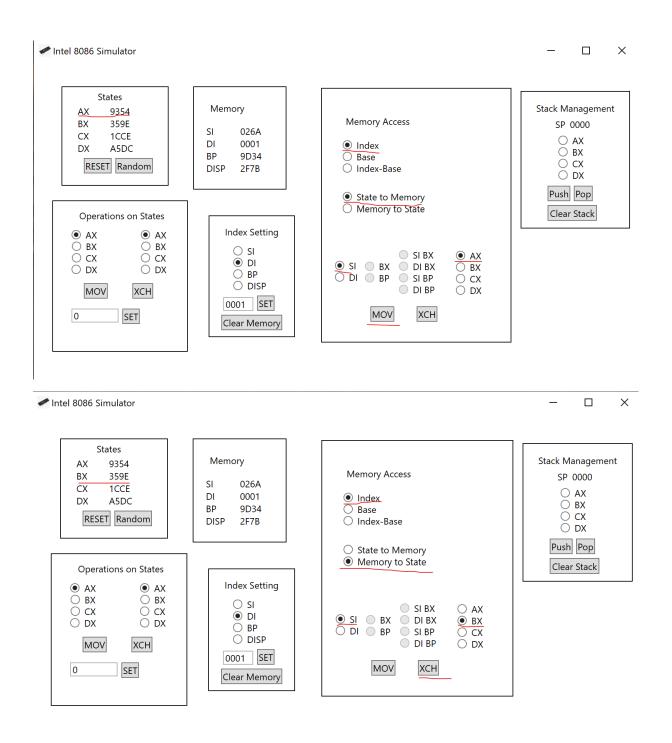
• Operacje na pamięci



Na tej samej zasadzie możemy działać wykorzystując pamięć i indeksowanie jej komórek. W tym symulatorze działa to na zasadzie podobnej do wybierania stanów do wykonania działań. Wybieramy odpowiednie przyciski, najpierw tryb indeksowania, później kierunek działania, później właściwy indeks i na koniec rejestr, który będzie brał udział w działaniu.

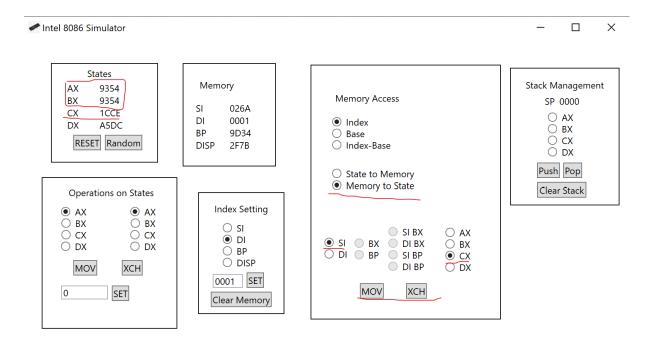
Wartości indeksów mogą być losowane lub wpisywane ręcznie, jak przedstawiono powyżej.



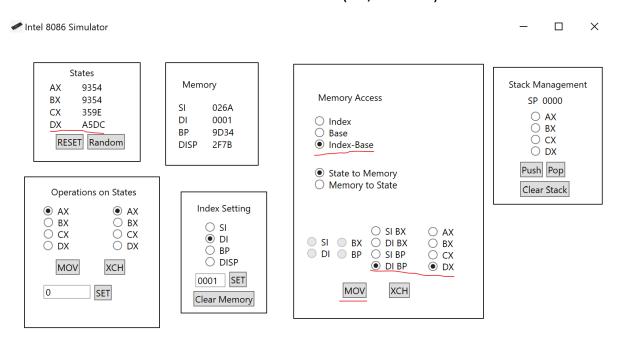


Na zrzutach przedstawione zostało działanie:

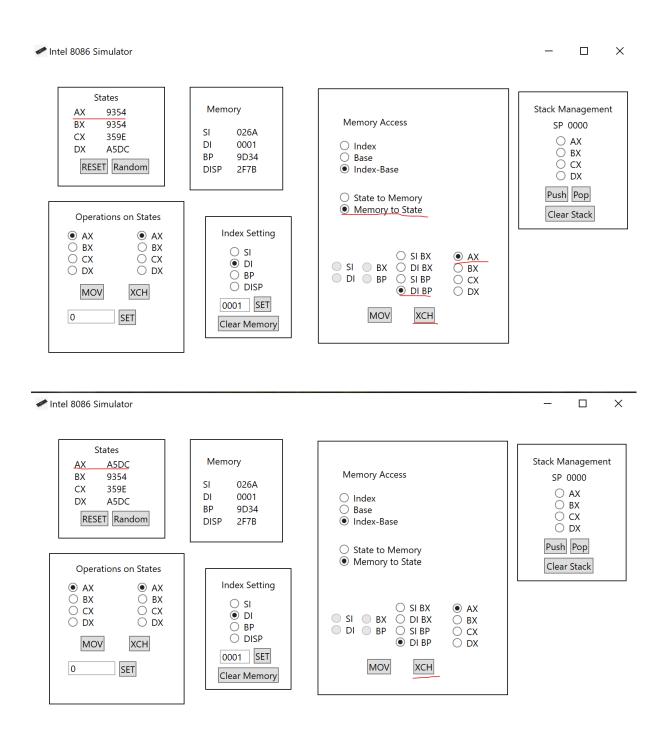
MOV(SI+DISP, AX)



A także działanie: XCH(BX, SI+DISP).



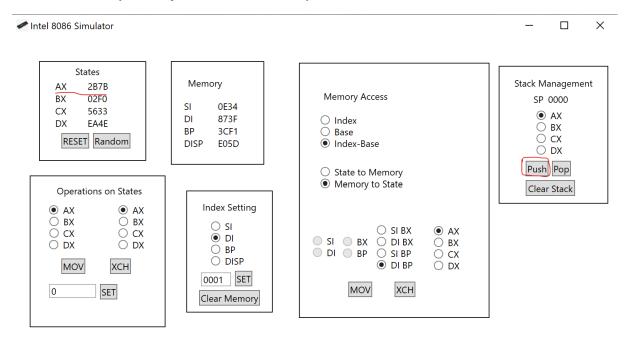
Możemy również przeprowadzić te operacje wykorzystując system indeksowobazowy.



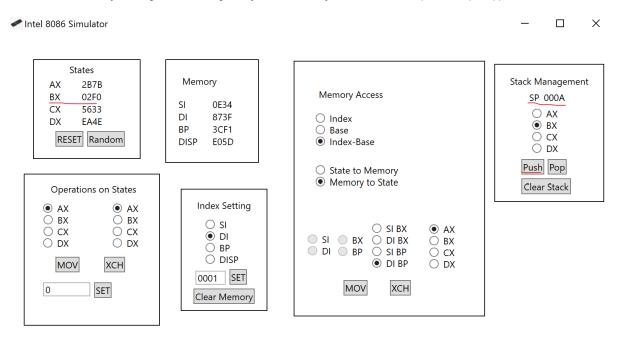
Przedstawione operacje to:

MOV(DI + BP + DISP, DX) I XCH(AX, DI + BP + DISP)

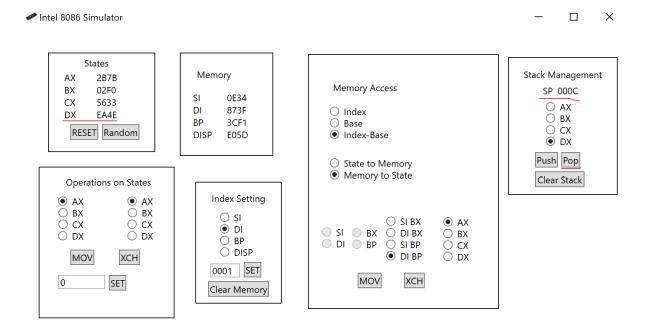
• Symulacja działania stosu procesora:



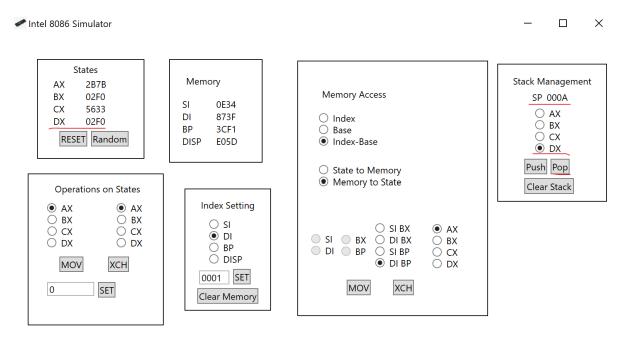
Na stosie możemy wykonać dwie podstawowe operacje: PUSH i POP. Na początek dodajemy kilka razy AX na stos (PUSH(AX)).



Następnie możemy wykonać PUSH(BX). Każdy PUSH dodaje na stos 2B danych, przez co SP rośnie o 2.



Teraz na stosie mamy od góry wartości: BX, AX, AX, AX, AX, AX. Kiedy wykonamy operację POP, wybranemu rejestrowi zostanie przypisana wartość, którą w momencie dodawania na stos miał wpisaną rejestr BX.



Jak widzimy, operacja się powiodła zgodnie z przewidywaniami. SP zmniejszyło się, rejestr DX otrzymał poprawną wartość.

5. Kod źródłowy

 Cały kod znajduje się na repozytorium na platformie GitHub pod adresem:

https://github.com/donFranko99/Intel8086Project