1、 .PHONY 作用 2

2、 make -p 2

3、 gcc使用 2

4、 变量和符号 3

5、 makefile文件搜索 3

5.1、vpath <pattern> <directories> 3

5.2、vpath <pattern> 3

5.3、vpath 3

MakeFile积累总结

Makefile格式

目标（targets）：依赖（prerequisites）

命令（command）

重点（核心）：如果依赖中有一个文件比targets新时，命令就会执行，命令可以是任何shell命令

# [.PHONY 作用](http://blog.csdn.net/wxdcxp/article/details/4826480)

.PHONY来显示的指明一个目标是伪目标，作用（2个）：改善性能，避免冲突

# make -p

查看makefile内建的命令

# gcc使用

预处理：gcc -E xx.c -o xx.i ：将c文件包含的头文件展开

编译：gcc -S xx.I -o xx.s：将i文件编译成s（汇编）文件

汇编：gcc -c xx.s -o xx.o：将s文件生成二进制o文件

链接：gcc xx.o -o xx（任意名字）：将o文件生成可执行文件

# 变量和符号

$@：目标

$^：所有依赖

$<：第一个依赖文件

$$var：shell命令中的变量

$var：makefile中的变量

# makefile文件搜索

## 5.1、vpath <pattern> <directories>

为符合的模式指定搜索路径

## 5.2、vpath <pattern>

清除符合模式的文件搜索目录

## 5.3、vpath

清除所有已被设置好的文件搜索目录

# Shell命令

## 介绍

Makefile中的命令只有在target中才会被执行到，所以要执行的shell命令也必须放在target中

但有一种特例：TEMP=$(shell uname -s)

# Other

## 1、make -C pathdir：执行指定路径下面的makefile