此处都是都是user寄存器使用说明情况，control寄存器说明请参考Xilinx官方文档《pg195-pcie-dma.pdf》

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **名称** | **位宽** | **偏移** | **描述** | **复位值** |
| 复位寄存器 | 32 | 0x00 | 用于复位FPGA逻辑（复位先写0x1，再写0x0） | 0x0 |
| 最后一包使能 | 32 | 0x1C | 用于告诉FPGA此次是最后一包数据，需告诉PC机最后一包数据的实际长度。（只用于上行） | 0x0 |
| 最后一包数据长度 | 32 | 0x20 | FPGA告诉PC机的最后一包数据实际长度（只用于上行，只读），当此寄存器返回值为0，表示长度为8M | 0x0 |
| DDR状态 | 32 | 0x14 | 值为100时表示DDR正常工作，打开板卡时调用查看。 | 0x0 |
| 光纤链接状态 | 32 | 0x00 | 值为100时表示光纤连接成功，打开板卡时调用查看 | 0x0 |
| 光纤通道选择 | 32 | 0x24 | 值0表示通道1，值1表示通道2 | 0x0 |
| DMA大小 | 32 | 0x50 | 值为设置的DMA大小，让FPGA通过此寄存器来给出正确的最后一包数据长度。 | 0x0 |