

作业讲评

张华平 副教授 博士

Email: kevinzhang@bit.edu.cn

Website: http://www.nlpir.org/

@ICTCLAS张华平博士 大数据搜索挖掘实验室 (BDSM@BIT)







第1次作业:

第一章: 1.9 1.10 1.11

第二章: 2.6、2.15、2.21、2.23、2.24

第2次作业:

第三章: 3.11, 3.14, 3.16, 3.24

第3次作业:

第四章: 4.3, 4.4, 4.12





自12FA:0000开始的内存单元中存放以下数据(用十六进制形式表示):03 06 11 A3 13 01,试分别写出12FA:0002的字节型数据、字型数据及双字型数据的值。

12FA:0000- 00 01 02 03 04 05 06 03 06 11 A3 13 01

答案 字节型: 11H 字型: 0A311H

双字型: 0113A311H

(注:写16进制数据时,最高位为A~F(a~f)时,前面需要加上0;此外,末尾加H表示16进制数据)





1.10 把3E2D1AB6H按低字节在前的格式存放在地址00300010H开始的内存中,请问,00300012H地址中字节的内容是多少?从地址00300011H中取出一个字,其内容是多少?

00300010H-10 11 12 13 14 15 16 B6 1A 2D 3E

答案

字节型: 2DH

字型: 2D1AH





1.11 查找资料,分析并总结主板控制芯片组发展趋势。



72.6什么是物理地址、逻辑地址和线性地址, IA-32 CPU中它们之间有什么关系?表示的范围各为多少?

答案

物理地址:实际的数据地址,CPU通过地址总线访问该地址可以读取到该数据。

逻辑地址:通常是指由指令给出来的地址,是一种相对地址,需要经过转换才能得

到物理地址, 32位下与虚拟地址概念相同。

有效地址:通常指段内偏移部分,也称偏移地址。

线性地址: 32位环境下经过分段部件作用后所指向的内存区域地址。线性地址经过分页之后形成的地址为物理地址。

虚拟地址:由段地址+偏移地址(有效地址)共同构成的一种形式上的地址(可以理解为程序中给出的形如CS:EIP之类的格式)

(16位环境下,物理地址的表示范围为220Byte,偏移地址的表示范围均为216Byte, 无线性地址、虚拟地址概念;32位环境下,物理地址、偏移地址和线性地址的表示范围均为232Byte,虚拟地址的表示范围为246 Byte(注:不是248Byte),参考图2-

20)

2.15 若某段选择符为(0000 0000 0010 1011) B, GDTbase=E003F000H, Limit=03FFH, 物理内存部分内容如下:

E003F000 00 00 00 00 00 00 00 -FF FF 00 00 00 9B CF 00

E003F010 FF FF 00 00 00 93 CF 00 - FF FF 00 00 00 FB CF 00

E003F020 FF FF 00 00 00 F3 CF 00 - AB 20 00 20 04 8B 00 80

E003F030 01 00 00 F0 DF 93 C0 FF - FF 0F 00 00 00 F3 40 00

则GDT内有多少个描述符?该段选择符对应的RPL是什么?段描述符所在地址范围是什么?段描述符内容和属性各为什么?段选择符为0000 0000 0010 1011时,高13位为index,此时index=5。

(注: index从0开始,每8个字节为一个描述符, index=5指向的描述符为红框处内容)

因为GDT的Limit=03FFH,故GDT中包含(03FFH+1)/8 = 80H个描述符。

该段选择符对应的RPL为段选择符的最低2位<u>11</u>,故RPL=3。

该段描述符所在的地址范围/即红框处的地址范围: 0E003F<u>028</u>H~

0E003F02FH

该段描述符的内容和属性各位什么: (参考图2-15)

限长: 20ABH

段基址: 80042000H

属性位: 1000 1011 0000 0000 (略)

《汇编语言与接口技术》讲义/张华平



图 2-15 段描述符的格式





- 72.21 已知CPL=0, DPL=2和RPL=2, 试问如下程序段是否可以执行? 为什么?
 - MOV AX, 0042h
 - MOV DS, AX

;DPL=2在段描述符中

答案

RPL=2, DPL=2, CPL=0; DPL≥MAX (CPL, RPL) 能够执行访问。

RPL(Requestor Privilege Level):请求特权级,表示将要访问的段的特权级

DPL(Descriptor Privilege Level):描述符特权级,说明该段的特权级

CPL (Current Privilege Level): 当前特权级



2.24 已知某时刻寄存器中的内容如下所示(16进制):

CS=001BH DS=0023H ES=0023H

SS=0023H FS=0030H GS=0000H

GDTbase=E003F000H Limit=03FFH, 内存中部分地址的内容如下所示(16进制)

E003F000: 00 00 00 00 00 00 00 00-**FF FF 00 00 00 9B CF 00**

E003F010: FF FF 00 00 00 93 CF 00-FF FF 00 00 00 FB CF 00

E003F020: FF FF 00 00 00 F3 CF 00-AB 20 00 20 04 8B 00 80

E003F030: 01 00 00 F0 DF 93 C0 FF-FF 0F 00 00 00 F3 40 00

E003F040: FF FF 00 04 00 F2 00 00-00 00 00 00 00 00 00 00

能否跳转成功?说明理由。

0						
限长 (位 7~0)						
限长 (位 15~8)						
段基址(位7~0)						
段基址(位15~8)						
段基址(位23~16)						
P	DPL		S	ТҮРЕ	A	
G	D	0	AVL	限长 (位 19~1	(位 19~16)	
段基址(位31~24)						
	-		段 段 段基 P DPL G D 0	限长(位 段基址(位 段基址(位 及基址(位 P DPL S G D 0 AVL	限长 (位 15~8)	

图 2-15 段描述符的格式

DPL

图 2-16 访问权限字节的格式

答案 已知指令JMP 000A:00300030:

当前代码段寄存器值为CS=001B, CPL=3; 0001 1011

需要跳转的段基址为000A,RPL=2; 0000 10<u>10</u>

需要跳转的段基址为000A,对应于描述符表的index=1,对应描述符为: FF FF

00 00 00 9B CF 00, 该描述符中DPL=0。

CPL>DPL,检查C位,C=0,非一致代码段,不能跳转。(参考书上69页对程

序的保护/直接转移)

邺节。(多

S=1 且 E=1 时:

北京理工大学

BEIJING INSTITUTE OF TECHNOLOGY

《汇编语言与接口技术》讲义/张华平



- (1) 直接寻址方式。
- (2) 使用EBX的寄存器间接寻址方式。(2)
- (3) 使用EBX的寄存器相对寻址方式。(3)
- (4) 使用比例变址寻址方式。

- (1)MOV EAX, DWORD PTR ARY+3*4
- (2) LEA EBX, ARY+3*4
 MOV EAX, DWORD PTR [EBX]
- (3) MOV EBX, 3*4
- **MOV EAX, DWORD PTR ARY[EBX]**
- (4) MOV EBX, 3 MOV EAX, DWORD PTR [EBX*4+ARY]



- **对 3.14** 写出执行以下二进制运算的指令序列,其中X、Y
 - 、Z、W、R均为存放16位带符号数单元的地址。

$$\mathbf{Z} = (\mathbf{Z} - \mathbf{X}) + \mathbf{W}$$

$$\mathbf{Z} = \mathbf{W} - (\mathbf{X} + \mathbf{10}) - (\mathbf{R} + \mathbf{8})$$

答案

(1) MOV AX, Z

SUB AX, X

ADD AX, W

MOV Z, AX

(2) **MOV AX, W**

ADD X, 10

ADD R, 8

SUB AX, X

SUB AX, R

MOV Z, AX

(3)

MOV AX, W

MULX

ADD Y, 4

DIV Y

MOV Z, AX

MOV R, DX



73.16 编写程序实现下列要求。

- (1) EAX的各位变反。
- (2) AL寄存器低4位置1。
- (3) EAX寄存器的低4位清0。
- (4) ECX寄存器的低4位变反。
- (5) 用TEST指令测试AL寄存器的位0和位6是否同时为0, 若是则CF 清0, 否则CF置1。

答案

- (1) NOT EAX
- (2) OR AL, 0FH
- (3) AND EAX, 0FFFFFF0H
- (4) XOR ECX, 0FH
- (5) TEST AL, 41H

JZ LAB1

STC

JMP

LAB1: CLC

73.24 试分析下面的程序段可实现的功能。

■MOV CL, 4

SHL DX, CL

■MOV BL, AH

■SHL AX, CL

SHR BL, CL

OR DL, BL

答案

实现将DX:AX构成的32位数据左移4位的对

能。

思路: 数代法, 假定DX:AX=12345678H





7 习题4.3 有以下程序片段,试问汇编后符号L1和L2的值各为多少。

■ BUF1

DB

1, 2, 3

■ BUF2

DW

5, 6, 7

■ L1

EQU

\$-BUF2

■ L2

EQU

BUF2-BUF1

答案

L1: 3*2=6.

L2: 3*1=3



77题4.4 下列语句各为变量分配了多少字节?

- (1) M1 DB 60, ?, 60 DUP ('A')
- (2) M2 DB '123'
- (3) M3 DB 123
- (4) M4 DW 123, 0ABH, 0101B
- (5) M5 DD 200, 1 025
- (6) M6 DD N3
- (7) M7 DW N4
- (8) M8 DW N4+2

答案

- (1) 62
- (2) 3
- (3) 1
- (4) 3*2=6
- (5) 4*2=8
- (6) 4
- (7) 2
- (8) 2





刀题4.12 已知数组A 包含20个互不相等组的 双字型整数,数组B包 含30个互不相等的整数, 数,试编制一程序把 在A中而不在B中出现 的整数放于数组C中。

答案:版权来自于

姓名: 陈芳圃 学号 1320180210 班级 07121701

《汇编语言与接口技术》讲义/引

代码都一样,只需要改一下开头数组定义即可。

```
. model flat, stdcall
option casemap:none
includelib msvcrt.lib
printf PROTO C : dword, : vararg
. data
    bArray dword 20, 15, 70, 30, 32, 35, 45, 67, 90, 34, 12, 66
    ITEMSB
              equ ($-bArray)/4-1
                                          : B数组中元素的个数
    aArray dword 14, 15, 67, 70, 89, 99
                                          ;定义a数组
                                          : A数组中元素的个数
    ITEMSA
              equ ($-aArray)/4-1
    cArray dword 12 DUP(?)
                                          : 定义c数组
    szFmt byte 'cArray[%d]=%d', Oah, O
                                        ;输出结果格式字符串
    M1 dword 0
. code
                  ;初始化非常重要
    xor esi, esi
    xor edi, edi
    xor edx, edx
i10:
    mov eax, aArray[esi*4]
    mov ebx, bArray[edi*4]
    cmp eax, ebx
    je i30
                   ;如果eax=ebx
    inc edi
                   :如果edi>b数组个数
    cmp edi, ITEMSB
    ja i20
    jmp i10
i30:
    inc esi
    cmp esi, ITEMSA
                 ;如果esi>a数组个数,结束
    ja i40
```

:如果esi<a数组个数

xor edi, edi ;清零

jmp i10

4. 12

```
i20:
    mov cArray[edx*4], eax
    invoke printf, offset szFmt ,edx, cArray[edx*4]
    mov edx, M1 ;printf会改变edx寄存器的值,所以要实现把edx的值保存起来
    inc edx
    mov M1, edx
    inc esi
    cmp esi, ITEMSA
    ja i40 ;如果esi>a数组个数,结束
    xor edi, edi ;清零
    jmp i10

i40:
    ret
```

程序运行结果如下:

■ Microsoft Visual Studio 调试控制台

```
cArray[0]=14
cArray[1]=89
cArray[2]=99
```

:\Viualstduio项目\HUIBina\Project1\Debug\Project1.exe(进程 15112)已退出,返回代码为: 13。 告要在调试停止时自动关闭控制台,请启用"工具"->"选项"->"调试"->"调试停止时自动关闭控制台" 按任意键关闭此窗口...

化京理工大學 EIJING INSTITUTE OF TECHNOLOGY



感谢您的耐心聆听!



张华平

Email: kevinzhang@bit.edu.cn

微博: @ICTCLAS张华平博士

实验室官网:

http://www.nlpir.org

