

OPL1000

ULTRA-LOW POWER 2.4GHZ WI-FI + BLUETOOTH SMART SOC

电流功耗量测



OPULINKS

<http://www.opulinks.com/>

Copyright © 2018, Opulinks. All Rights Reserved.

OPL1000-Power-Consumption-Measurement-Guide

Date	Version	Contents Updated
2018-08-23	0.1	<ul style="list-style-type: none">Initial Release
2018-12-13	0.2	<ul style="list-style-type: none">Update current testing method without USB cable.

TABLE OF CONTENTS

1. 介绍 2

1.1. 文档应用范围 2

1.2. 缩略语 2

1.3. 参考文献 2

2. 电流功耗量测方法 3

3. DEEP SLEEP MODE 量测 7

3.1. 使用 AT command 触发 Deep Sleep 7

3.2. 使用 AT command 触发 Deep Sleep + 唤醒 9

4. SMART SLEEP MODE 量测 11

4.1. WIFI DTIM 睡眠模式 11

5. TIMER SLEEP MODE 量测 14

LIST OF FIGURES

图 1: DevKit 接入 USB 线接线图3

图 2: Devkit 焊点图.....4

图 3: Devkit 脚位图.....4

图 4: Devkit 不接入 USB 线接线图5

图 5: Devkit 简易开关 (一).....5

图 6: Devkit 简易开关 – 接电方式.....6

图 7: Devkit 简易开关 (二).....6

图 8: Deep Sleep 触发脚位接法7

图 9: Deep Sleep 指令.....8

图 10: Deep Sleep 量测功耗(示意图)8

图 11: Deep Sleep 触发指令9

图 12: Deep Sleep 触发指令电流功耗 (示意图)..... 10

图 13: Smart Sleep 触发指令 12

图 14: Smart Sleep 触发指令电流功耗(示意图)..... 13

图 15: Timer Sleep 触发指令(示意图) 14

1. 介绍

1.1. 文档应用范围

电流功耗量测方法可以量测不同情境下，电流的使用状况。本文最主要使用在量测 Power Save 上，不同的情境所消耗的电流量。透过电流功耗的量测，可以了解到每一种情境下，所使用的电流是否符合目前的设计范围。如果不在设计的预期范围内，可以透过数值找出问题点并加以改善。

1.2. 缩略语

Abbr.	Explanation
USB	Universal Serial Bus
GND	Ground
GPIO	General-purpose input/output

1.3. 参考文献

[1] OPL1000 省电模式介绍 PL1000-Power-Saving-Introduction.pdf

2. 电流功耗量测方法

Devkit 上面有绿圈和粉红圈，可参考图 1。假如绿圈和粉红圈有用焊锡相连时，当 USB 接上 Devkit 时，会通电到绿圈上，然后提供 Chip 电源。在量测 Sleep Mode 时，绿圈和粉红圈必须用焊枪把焊锡分开，可参考图 2，当绿圈和粉红圈分开时，USB 接上 Devkit 时，就只会提供 Flash 电源，并不会通电到 Chip 端。Chip 端的电源将会是由 Power Meter 来提供 3V 的电给 Chip。Power meter 的正电源接到 Devkit 的 VBAT，Power meter 的负电源接到 Devkit 的 GND，可参考图 3 来接线。透过 Power Meter 可以知道 Chip 使用了多少电流量。为了子板上 OPL1000 保持工作状态，我们需要接上 USB 线，保证 Chip_en 和 rst 脚位是高电平状态，如果不接上 USB 线，则需要将 vbat,rst 和 chip_en 三个脚位短接到一起保证芯片的正常工作,可以参考图 4 短接三个脚位

图 1: DevKit 接入 USB 线接线图

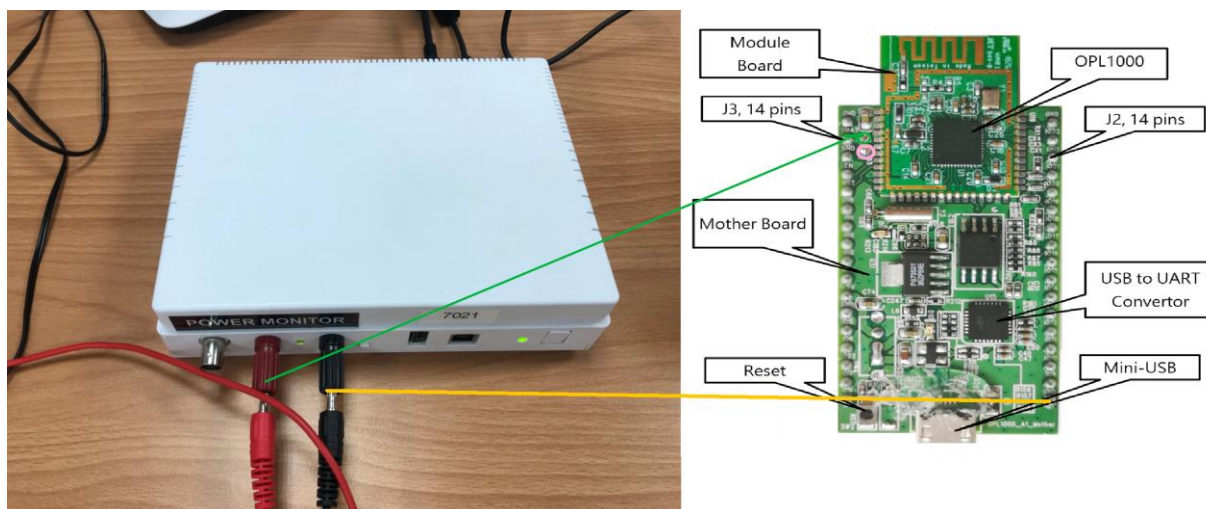
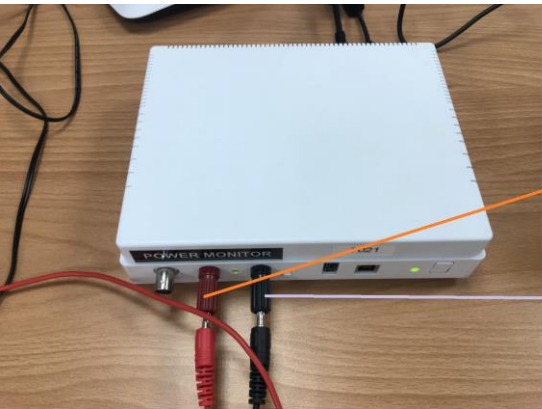


图 2: Devkit 焊点图

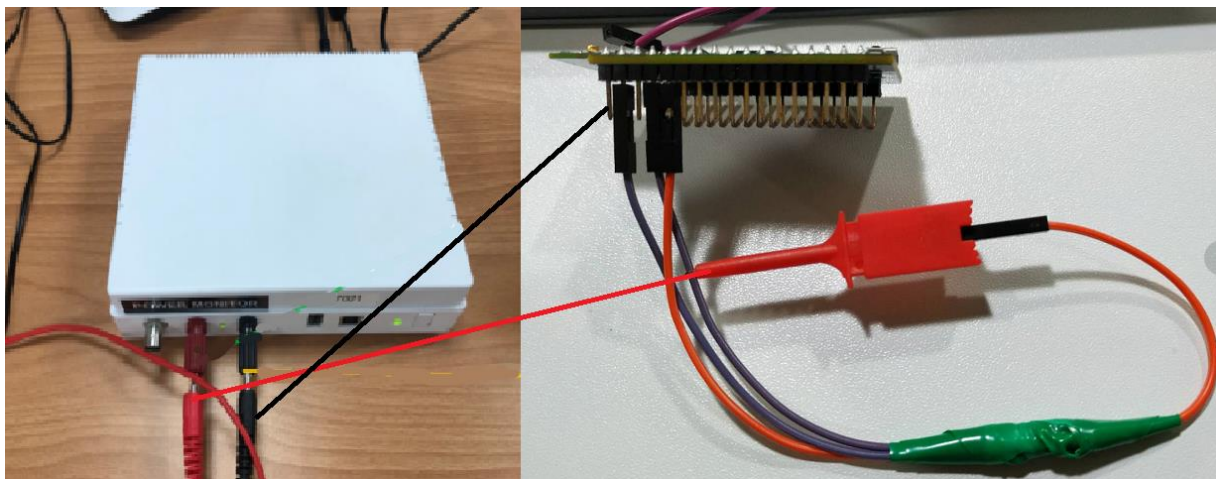


图 3: Devkit 脚位图



J2				ANT	J3			
ICE Mode	PWM	I2C	ADC		Pin No	Pin Name	ADC	SPI
	Yes				pin 14	GND		
					pin 13	+3V3		
M3_CLK					pin 12	GND		
M3_DAT					pin 11	CHIP_EN		
M0_DAT					pin 10	RST_N		
M0_CLK					pin 9	GPIO0(REV)		UART_Prg_Tx
					pin 8	GPIO1(REV)		UART_Prg_Rx
		SDA	Yes		pin 7	GPIO2	Yes	MOSI
		SCLK	Yes		pin 6	GPIO3	Yes	MISO
					pin 5	GPIO4	Yes	CLK
					pin 4	Ex_5V		
					pin 3	GND		
	Yes				pin 2	GPIO5	Yes	CS
					pin 1	GPIO6	Yes	

图 4: Devkit 不接入 USB 线接线图



用户会常常需要测量电流功耗的话，可以做一个简易的快速开关，可以参考图 5。电源的接法，可以参考图 6。

• Chip 的电源靠外部的 Power Meter 来供电，Devkit 上 Flash 的电源，可以靠 USB 来供电。当用户要回复原本的使用方式时，可以参考图 7。把开关接上一个 Jumper，就可以回复成原本的使用方式。

图 5: Devkit 简易开关 (一)

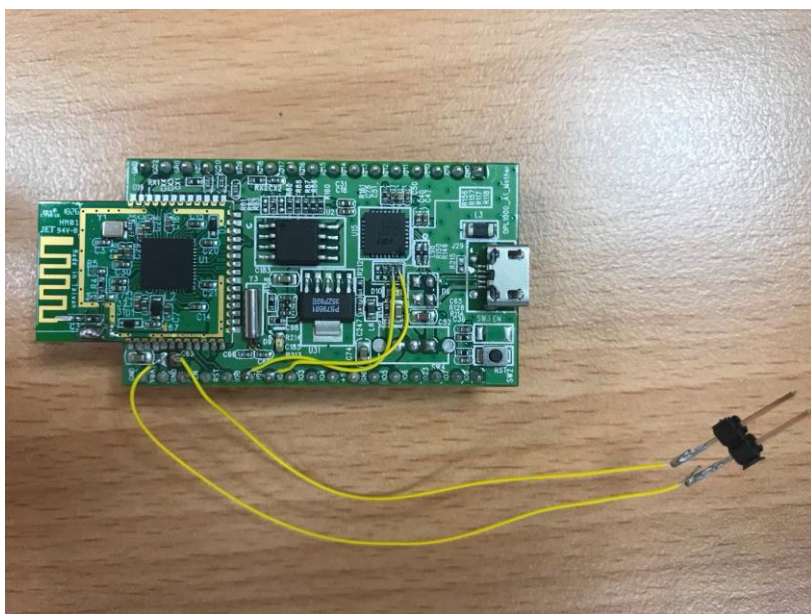


图 6: Devkit 简易开关 – 接电方式

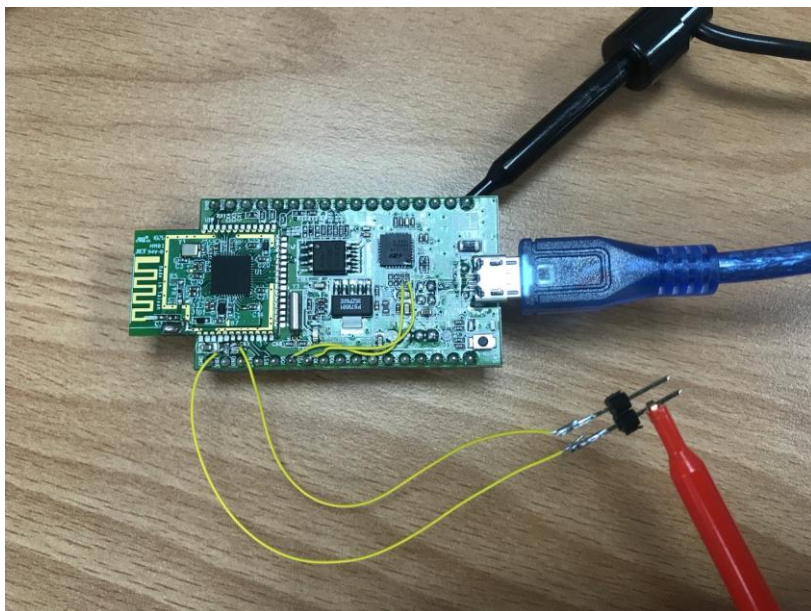
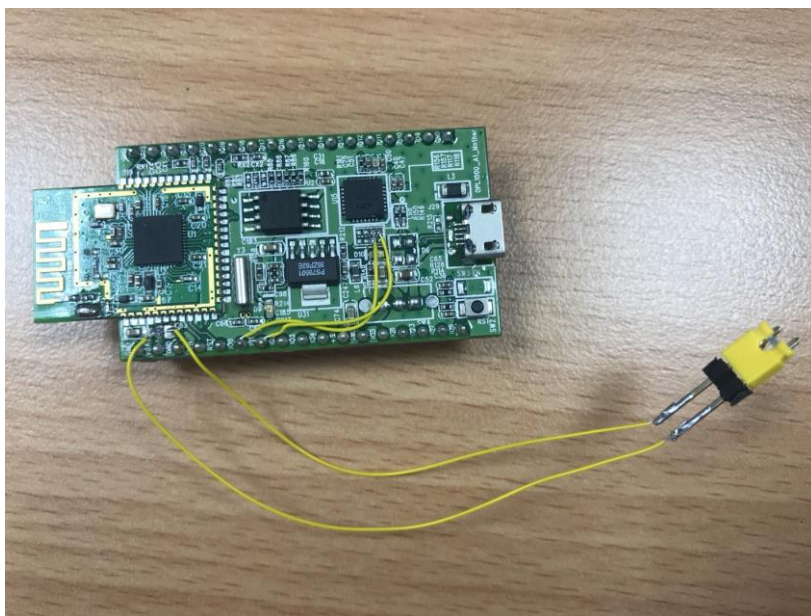


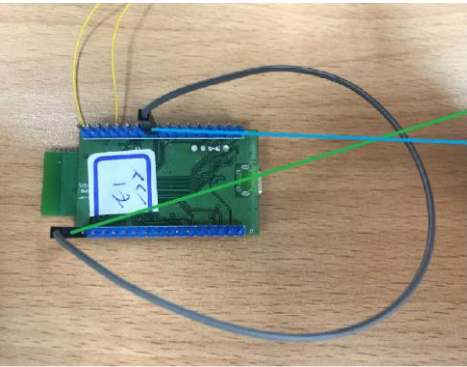
图 7: Devkit 简易开关 (二)



3. DEEP SLEEP MODE 量测

Deep Sleep 可以在沈睡时，可以使用外部的 GPIO 做为触发，把沈睡中的 Devkit 唤醒。所以用户可以在一开始先把讯号线接好，可以参考[错误! 未找到引用源。](#)所示。先把 GPIO 2 和 GND 用一条讯号线，先做个连接。当用户使用 Deep Sleep 时，中途想要唤醒 Devkit，只要把图 8 的黑色讯号线拔除即可以唤醒 Devkit。使 Devkit 回复到原本的工作状态。

图 8: Deep Sleep 触发脚位接法



J2				ANT		J3					
ICE Mode	PWM	I2C	ADC	Pin Name	Pin No	Pin No	Pin Name	ADC	SPI	UART	Flash Prg
	Yes			GND	pin 17	pin 17	GND				
				GPIO22	pin 16	pin 16	+3V				
				GND	pin 15	pin 15	GND				
M3_CLK				GPIO21	pin 14	pin 14	CHIP_EN				
M5_DAT				GPIO20	pin 13	pin 13	RST_N				
M0_DAT				GPIO19	pin 12	pin 12	GPIO0(REV)				UART_Prg_Tx
M0_CLK				GPIO18	pin 11	pin 11	GPIO1(REV)				UART_Prg_Rx
				GPIO17	pin 10	pin 10	GPIO2	Yes	MOSI	TxD	
		SDA	Yes	GPIO16	pin 9	pin 9	GPIO3	Yes	MISO	RxD	
		SCLK	Yes	GPIO15	pin 8	pin 8	GPIO4	Yes	CLK		
				GPIO14	pin 7	pin 7	Ex_5V				
				GPIO13	pin 6	pin 6	GND				
	Yes			GPIO12	pin 5	pin 5	GPIO5	Yes	CS		
				GPIO11	pin 4	pin 4	GPIO6	Yes			
				GPIO10	pin 3	pin 3	GPIO23				
	Yes			GPIO9	pin 2	pin 2	GPIO7	Yes	CS		
				GND	pin 1	pin 1	GPIO8	Yes			

3.1. 使用 AT command 触发 Deep Sleep

假如单纯想要触发 Deep Sleep，在 AT command 打上 at+sleep=3，其中 3 是 Deep Sleep Mode，之后就会进入到 Deep Sleep，可以参考图 9 所示。当看到 OK 的讯息时，可以开始量测电流功耗。量出来的电流功耗图表，可以参考图 10 所示。

图 9: Deep Sleep 指令

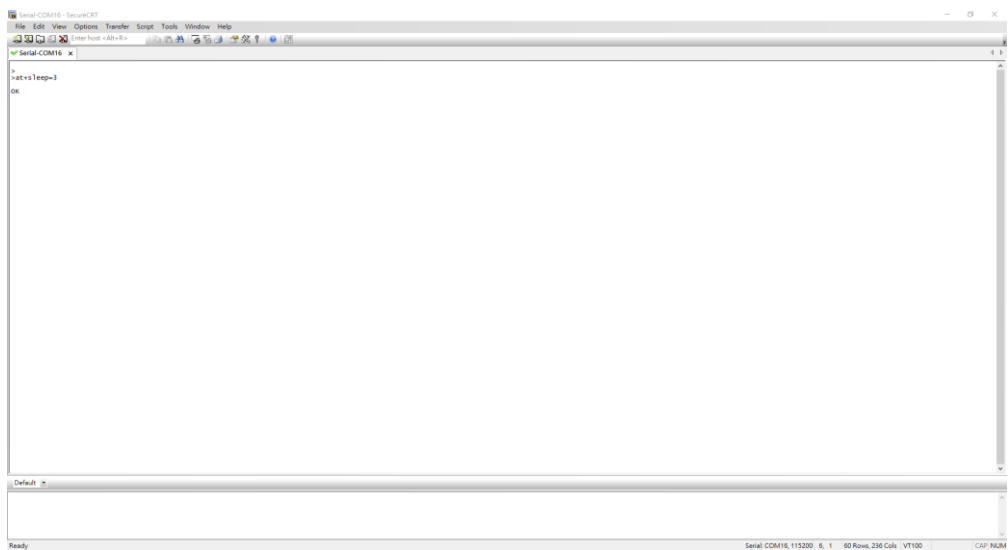


图 10: Deep Sleep 量测功耗(示意图)



3.2. 使用 AT command 触发 Deep Sleep + 唤醒

用户想要触发 Deep Sleep，而且加上外部 GPIO 来触发唤醒 Devkit。可以在 AT command 打上 `at+sleep=3,2`，其中 3 是 Deep Sleep Mode，2 代表的意思是用 GPIO2 来触发唤醒 Devkit，可以参考图 11。之后会先进入到 Deep Sleep，如图 11 上的绿色圈，当用户把讯号线拔除时，会出现如图 11 橘色圈所示。

电流功耗的部份，可以参考图 12 所示。原本 Devkit 的消耗电流都会处在最省电的平均电流，当讯号线拔除之后，Devkit 被唤醒，电流将会回复到 Devkit 一开始的原本工作电流。

图 11: Deep Sleep 触发指令

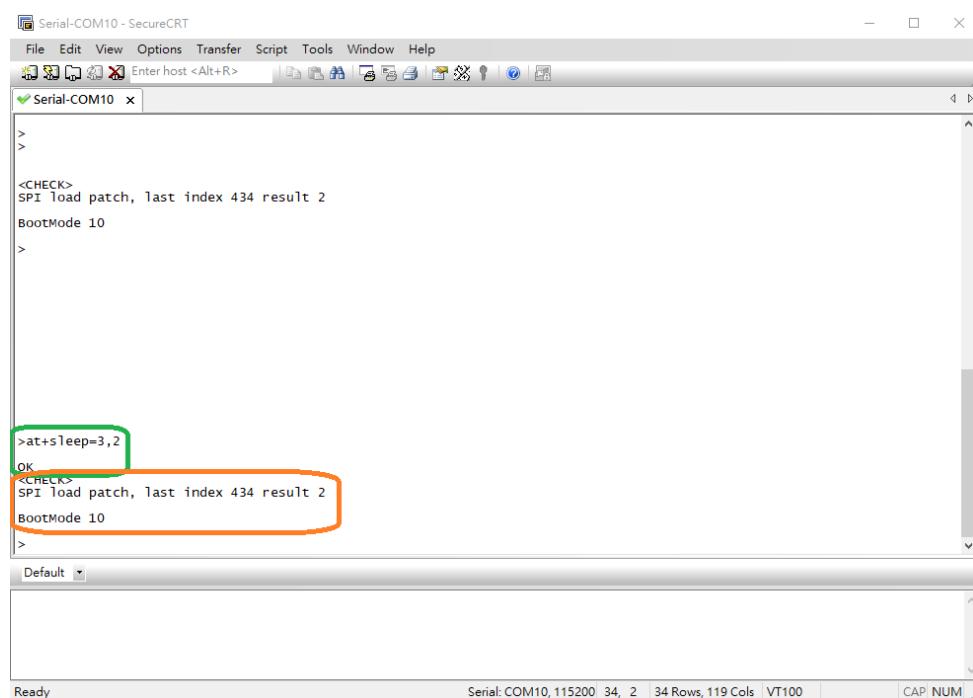
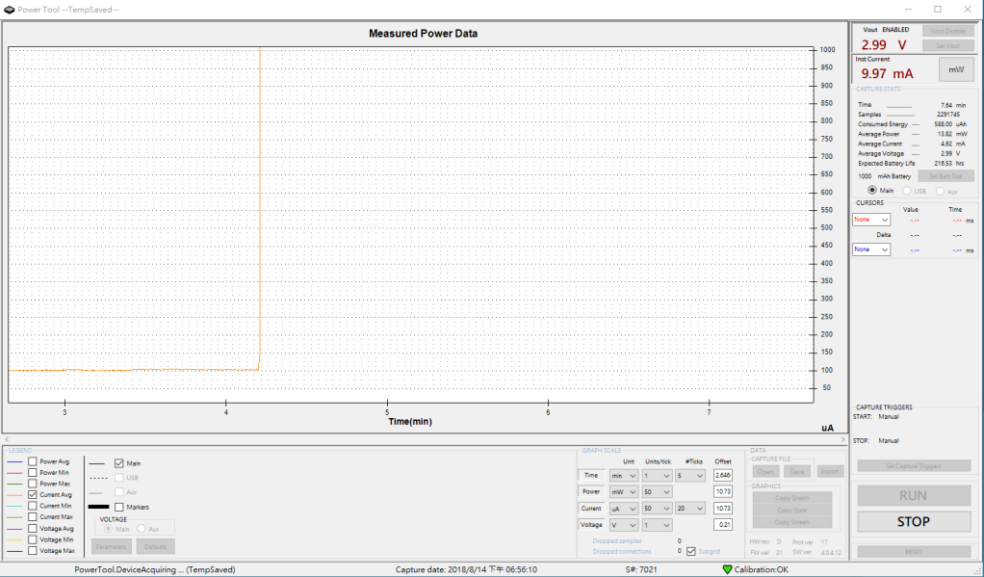


图 12: Deep Sleep 触发指令电流功耗 (示意图)



4. SMART SLEEP MODE 量测

4.1. WIFI DTIM 睡眠模式

用户想要触发 Smart Sleep，可以在 AT command 打上 `at+sleep=1`，其中 1 是 Smart Sleep Mode，可以参考图 13。在 Smart-Sleep 模式下，OPL1000 WIFI 系统本身会自动调整两次 DTIM Beacon 间隔时间的接收长短，关闭或开启 Wi-Fi 模块电路，达到省电效果。

电流功耗的部份，Devkit 会在 WiFi 联机或扫描中时，进入省电模式。图 14 中所呈现的波形可以印证系统本身会关闭及开启 Wi-Fi 模块电路，及其所耗费的最低电流值。

图 13: Smart Sleep 触发指令

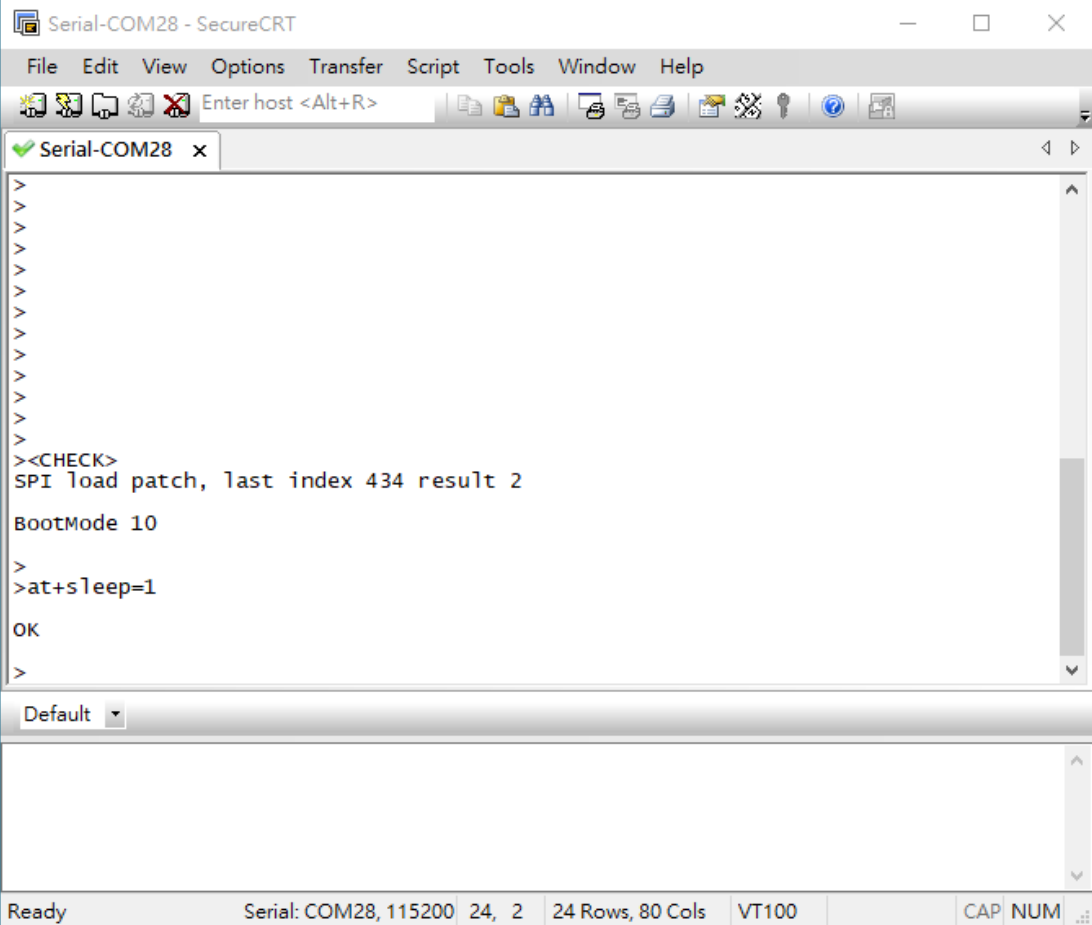
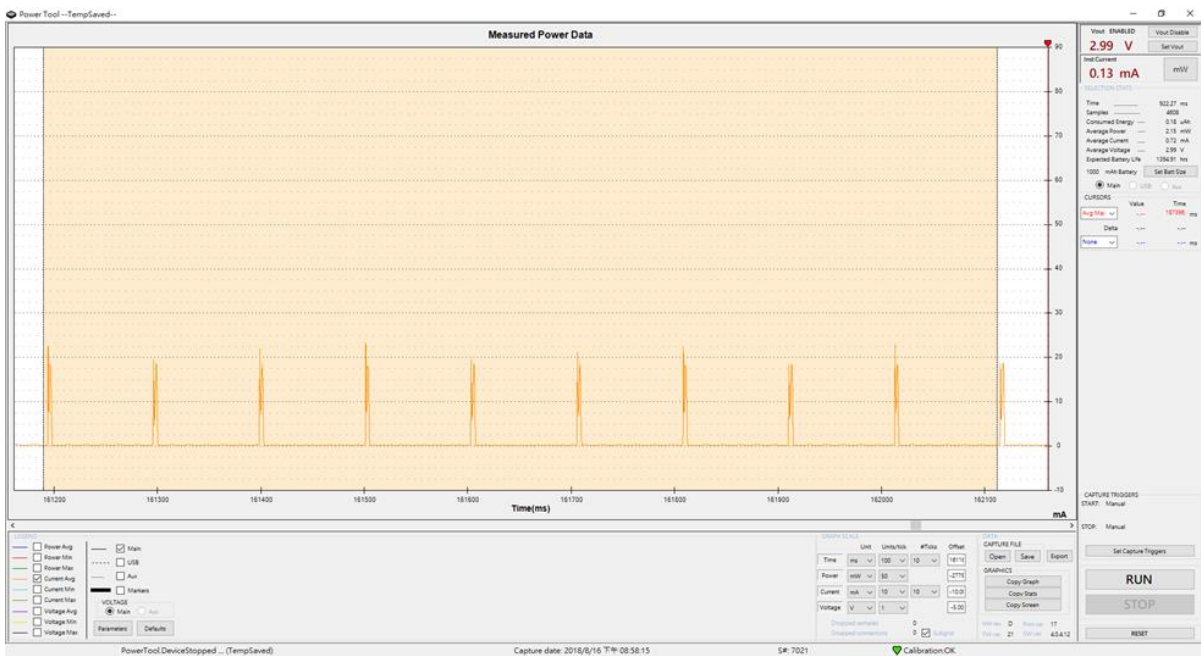


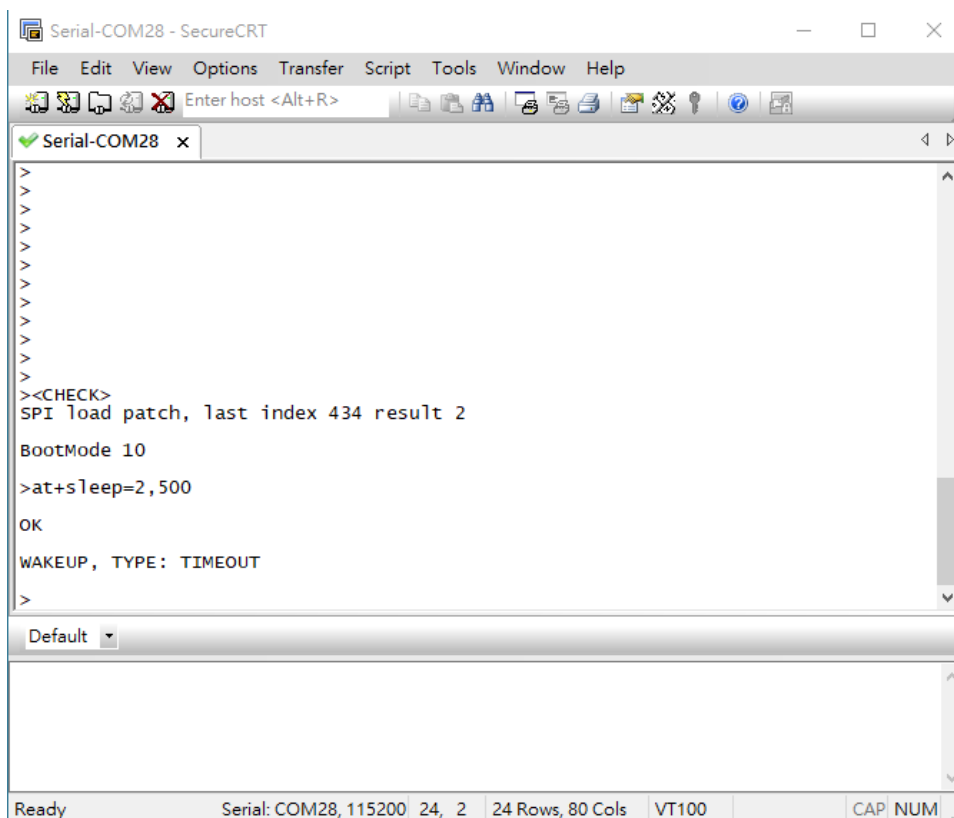
图 14: Smart Sleep 触发指令电流功耗(示意图)



5. TIMER SLEEP MODE 量测

用户想要触发 Timer Sleep，可以参考图 15，可以在 AT command 打上 `at+sleep=2,500`，其中 2 是 Timer Sleep Mode，500 代表的意思是，先进入 Sleep 模式，然后 500 ms 就会唤醒，随后进入 Devkit 的工作模式。在该模式下，芯片会断开所有 Wi-Fi 连接与数据连接，进入睡眠模式，只有系统时钟模块仍然工作，负责芯片的定时唤醒。

图 15: Timer Sleep 触发指令(示意图)



CONTACT

sales@Opulinks.com