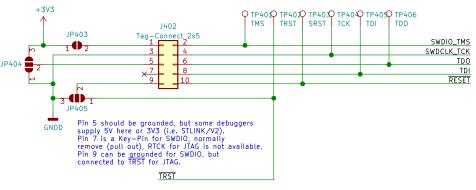


JTAG-Interface



Notes: Freigabe: ungeprüft Prüfer: Autor: VGL, JLO Title: Marienkaefer HEC-Basis-Bord: Microcontroller MTRONIG GmbH&Co.KG DWG: -/-Rev: 0001 File: mcu.sch Date: 2020-12-30 Size: A3

Page: 4/5

Sheet: /Microcontroller/

TODO: o STM32F0xx als Alternativ-Bestückung prüfen/vorsehen, entsprechend Pins beschalten o STM32F30x als Alternativ-Bestückung prüfen/vorsehen, entsprechend Pins beschalten o STM32F7xx als Alternativ-Bestückung prüfen/vorsehen, entsprechend Pins beschalten

