

Exercícios sobre paridade par e ímpar

- 1) A sequência de 7-bits **0100110** foi enviada de um transmissor para um receptor utilizando paridade par, com bit de paridade colocado na posição LSB (bit menos significativo. Se não houve erro na transmissão, qual foi a sequência de bits recebida pelo receptor ?
- 2) Um código de 3-bits utiliza paridade ímpar. Mostre todas as palavras desse código possíveis que podem ser geradas com bit de paridade na posição MSB (bit mais significativo).
- 3) Na tabela abaixo, estão colocados bits de informação (**Bs**) e paridade (**P**). Assumindo que a paridade é ímpar, identifique se há erro e, se houver, qual a posição do bit com erro.

	B1	B2	B3	B4	P
B1	0	1	1	0	1
B2	1	1	0	1	0
B3	0	0	0	1	1
B4	1	1	1	0	0
P	0	0	1	1	