

# DANIEL PAYNO ZARCEÑO

Ingeniero de telecomunicaciones y electrónica

@payno97@gmail.com

+34 638 587 538

Madrid, Spain

daniel-payno-zarceño

dpayno



## SOBRE MÍ

Ingeniero de telecomunicaciones apasionado por la electrónica y la programación, especializado en sistemas empotrados. Me gusta aceptar nuevos retos y contribuir a entornos de trabajo innovadores.

## EXPERIENCIA

### Ingeniero de Hardware y Firmware

#### TycheTools

Agosto 2020 – Abril 2025

Madrid, ES

Empresa especializada en **eficiencia energética** en centros de datos, enfocada en la monitorización ambiental y el control de los sistemas de refrigeración.

- Ingeniería Hardware:** recopilación de requisitos, diseño y fabricación de PCB, *assembly*, creación de prototipos y pruebas. Gestión de compras, comunicación con proveedores y RFQ.
- Ingeniería Firmware:** diseño e implementación de sistemas empotrados, incluida la programación de microcontroladores, protocolos de comunicación y redes de sensores.
- Desarrollo Software:** desarrollo de sistemas basados en Linux utilizando Yocto, e implementación de aplicaciones en C y Python.
- Experiencia en centros de datos:** instalación de redes de sensores, optimización de la refrigeración y gestión del consumo.

### Investigación y desarrollo

#### GreenLSI (Departamento de Ingeniería Electrónica, ETSIT)

Mayo 2020 – Agosto 2020

Madrid, ES

- Investigación y desarrollo de redes Bluetooth Mesh basadas en microcontroladores Nordic nRF52.

## COMPETENCIAS TÉCNICAS

#### Lenguajes de programación:

C/C++ Python Bash Dart

#### Microcontroladores:

Nordic ESP ST AVR PIC ARM

#### Protocolos de comunicación:

I2C SPI UART RS232 RS485 Wi-Fi BLE LoRa  
NFC MQTT Modbus SNMP Raft

#### Herramientas de desarrollo:

Git Linux Makefile Docker Yocto L<sup>A</sup>T<sub>E</sub>X  
Markdown PlatformIO

#### Herramientas de diseño:

KiCad 2D/3D CAD Blender

#### Otros:

API REST NGINX MySQL SQL Django FastAPI LVGL  
Flutter Raspberry Pi Wireshark Jira Agile

## FORMACIÓN

### Máster Universitario en Ingeniería de Sistemas Electrónicos

#### Universidad Politécnica de Madrid, ETSIT

2021 – 2022

Madrid, ES

Trabajo de Fin de Máster: Diseño e implementación de una red de sensores para la monitorización de la calidad del aire (10/10)

Premio al mejor expediente del curso 2021-2022. Patrocinado por Fundetel.

### Grado en Ingeniería de Tecnologías y Servicios de Telecomunicación

#### Universidad Politécnica de Madrid, ETSIT

2015 – 2020

Madrid, ES

Trabajo de Fin de Grado: Diseño e implementación de un controlador MIDI orientado a instrumentos aerófonos (10/10)

## IDIOMAS

Español

● ● ● ● ●

Inglés

● ● ● ● ●

## SOFTSKILLS

- Trabajo en equipo:** experiencia en desarrollo de proyectos con grupos multidisciplinarios.
- Resolución de problemas:** capacidad para analizar situaciones complejas y encontrar soluciones efectivas.
- Adaptabilidad, flexibilidad:** disposición para aprender y adaptarse a nuevas tecnologías y entornos de trabajo.
- Metodologías ágiles, Scrum:** experiencia en la gestión de proyectos utilizando metodologías ágiles.

## OTROS

- Proyectos DIY: impresión 3D, servicios self-hosted Immich InfluxDB  
Home Assistant Grafana
- Diseño de dispositivos electrónicos relacionados con la música.
- Licencia de conducir B y coche propio.