Revision 1.1 Änderungsliste: - Aufteilung der Anschlussklemmen auf zwei Terminalblöcke je Platinenseite aufgrund von Trennstegen im Hutschienengehäuse. $(J1^{-} - > J1, J2; J2 - > J6, J7)$ - Zusätzliche Schottkydioden BAT54S an den Analogeingängen für CP und CTO-CT2 zum Schutz der uC-Pins vor Spannungsspitzen - Veränderte Pin-Belegung und Footprint für J4 und J5: J5 mit zusätzlichem ESP GPIO 15 auf Pin 7 als Programmierschnittstelle J4 jetzt einreihig als serielle Schnittstelle, nur im Bedarfsfall bestückt - Angepasste Pinbelegung auf J6 und J7: 12V von J2, Pin 3 -> J6, Pin 6 - Angepasste Pinbelegung auf J1 und J2: Separate Klemme für N für jedes Schütz - Strombegrenzung an 12V-Schiene bei U8: 4x 100 Ohm paralell -> 25 Ohm statt zuvor 50 Ohm - C16 ist ein polarisierter Tantal-Kondensator: Symbol entsprechend angepasst Sheet: Mains and Power Circuitry Sheet: ATmega4808 and Peripherals Sheet: Analog Section and Low Voltage Outputs RS485 A ♦ RS485_A RS485_B **♦**RS485_B Lock_B< **a**Lock_B Mains Input Connector SSR_L1 SSR_L1 Contactor Relays Lock_RD Lock_R SSR_L2 12V Power Supply SSR L2 Lock_W Lock_WD 3.3V DC Converter ATmega4808 **d**SSR_L3 -12V Voltage Inverter SSR_L3 **Analog Section** ESP32 LEDC DLED -Opamp Buffer RS485 Transceiver Button Button - Comparator Lock Actuator Temperature Sensor Low Voltage I/O Connector **APP** Signal Relays CP **a**CP File: mains_and_power.sch PWM_Out PWM_OutC Signal_Relay Signal_RelayD CTO асто CT1 act1 CT2 аст2 File: atmega4808_and_peripherals.sch File: analog_section_low_voltage.sch PWR FLAG +3.3V+12V -12V GND PWR_FLAG PWR_FLAG PWR_FLAG Sheet: / File: atmevse.sch Title: FGCCS-Ctrl22 Size: A4 Date: 2020-08-11 Rev: 1.1 KiCad E.D.A. kicad (5.1.5)-3 ld: 1/4





