

PEC

Entrega Final Processador

Andrea Querol, Pablo Vizcaino

Maig 17, 2019

1 Instruccions

- **Ruptura de seqüència mode registre:** CALLS no hem pogut acabar de comprovar el seu funcionament.
- **Instruccions especials:**
 - EI, DI, RETI, GETIID, RDS, WRS: funcionen correctament.
 - WRPI, WRVI, WRPD, WRVD, FLUSH: no implementades.

2 Llistat d'accions

- **Interrupcions:** Funcionen correctament
- **Excepcions:** Funcionen correctament les implementades (no hem implementat les de TLB)
- **Mode sistema:** No hem pogut acabar de comprovar el seu funcionament.

Per a provar que les excepcions accés a mode privilegiat i excepció de protecció en mode sistema, hem passat els jocs de provar adjunts amb un '1' al bit M del registre S7. Hem fet aquesta decisió ja que CALLS no l'haviem provat encara.