Unterlagen zur Vorlesung

Hardware und Systemgrundlagen

Prof. Dr. Jürgen Neuschwander



Shannonscher Entwicklungssatz

Realisierungen von Schaltfunktionen durch Multiplexer-Bausteine



Shannonscher Entwicklungssatz

Shannonscher Entwicklungssatz:

Disjunktive Form:

Nur diese Form wird im Kurs betrachtet

$$f(x_1, ..., x_n) = x_i \wedge f(x_1, ..., x_{i-1}, 1, x_{i+1}, ..., x_n) \vee [\overline{x}_i \wedge f(x_1, ..., x_{i-1}, 0, x_{i+1}, ..., x_n)]$$

Konjunktive Form:

$$f(x_1, ..., X_n) = [x_i \lor f(x_1, ..., x_{i-1}, 0, x_{i+1}, ..., x_n] \land [\overline{x}_i \lor f(x_1, ..., x_{i-1}, 1, x_{i+1}, ..., x_n]$$

Die Schaltfunktion wurde nach der Variablen x_i entwickelt. Die neu entstehenden Funktionen, die unabhängig von der Entwicklungsvariablen x_i sind, heißen Restfunktionen.



Shannonscher Entwicklungssatz am Beispiel

$$y = a \ \overline{b} \ c \lor \overline{a} \ \overline{b} \lor b \ c$$

$$= a [1 \ \overline{b} c \lor \overline{1} \ \overline{b} \lor b c] \lor \overline{a} [0 \ \overline{b} \ c \lor \overline{0} \ \overline{b} \lor b c]$$

$$= a [\ \overline{b} \ c \lor b \ c] \lor \overline{a} [\ \overline{b} \lor b \ c]$$

$$= a [\ b \ (c) \lor \overline{b} \ (c)] \lor \overline{a} [\ b \ (c) \lor \overline{b} \ (1)]$$

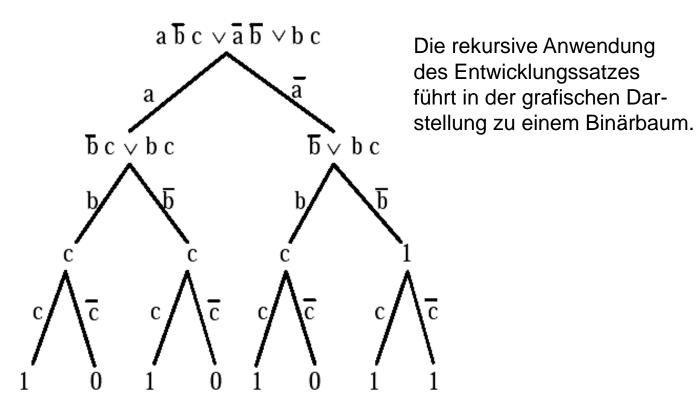
$$= a [\ b \ (c) \lor \overline{b} \ (c)] \lor \overline{a} [\ b \ c \lor \overline{b} \ (c \lor \overline{c})]$$

$$= a [\ b \ (c) \lor \overline{b} \ (c)] \lor \overline{a} [\ b \ c \lor \overline{b} \ (c \lor \overline{c})]$$

$$= a [\ b \ c \lor a \ \overline{b} \ c \lor \overline{a} \ \overline{b} \ c \lor \overline{a} \ \overline{b} \ \overline{c}$$
Optional: Erweiterung, zur DNF Darstellung



Shannonscher Entwicklungssatz am Beispiel



Nachdem die Funktion nach allen Variablen entwickelt wurde, können die Minterme durch Verfolgen der Äste des Baums gefunden werden, die zu einer 1 führen.



Shannonscher Entwicklungssatz am weiteren Beispiel

· Beispiel für die Anwendung des Entwiklungssatzes:

$$y = x_3 \cdot \left[x_2 \cdot \overline{x}_1 \vee \overline{x}_2 \cdot x_1 \right] \vee \overline{x}_3 \cdot \left[0 \vee \overline{x}_2 \cdot x_1 \right] \times x_3$$
 Exteribling walk

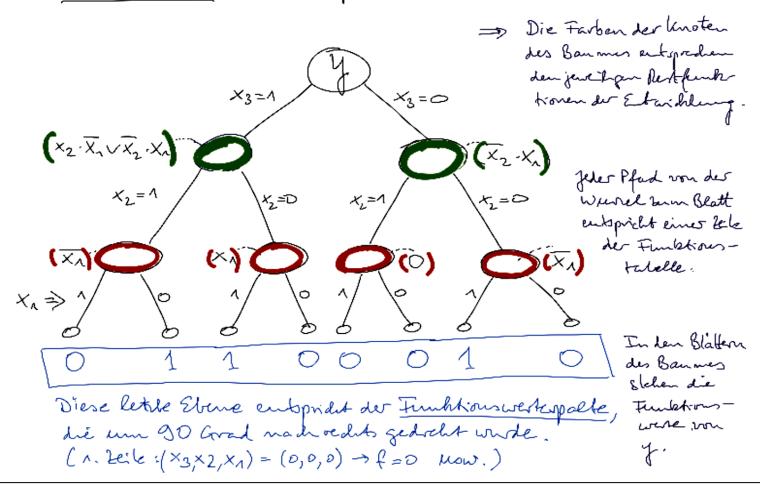
Wirde man jeht and noch die Rentfruktionen (X1) (X1) weiter entricheln, harne man dur Dorstellung:

$$\psi = x_3 \cdot \left[x_2 \cdot \left(x_4 \cdot (0) \vee \overline{x_4}(\lambda) \right) \vee \overline{x_2} \cdot \left(x_4 \cdot (\lambda) \vee \overline{x_4} \cdot (0) \right) \right] \\
\vee \overline{x_3} \cdot \left[x_2 \cdot (0) \vee \overline{x_2} \cdot \left(x_4 \cdot (\lambda) \vee \overline{x_4} \cdot (0) \right) \right]$$



Dazu gehöriger Binärbaum

. Binarbann zum Beispiel:





Shannonscher Entwicklungssatz und Realisierungen

Wie kann man den Shannonschen Entwicklungssatz denn für die Realisierung von Schaltfunktionen verwenden??

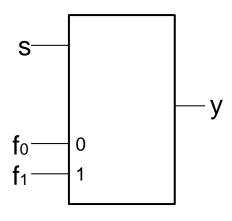
Dazu ist die Einführung eines speziellen Bausteins nötig: Der Multiplexer.

→ Wie sieht denn solch ein Multiplexer aus?



Multiplexer-Baustein

2:1 - Multiplexer

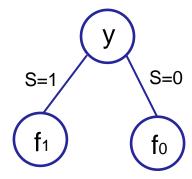


s: Steuervariable

fi: Restfunktion

Charakteristische Gleichung ≡ Entwicklungssatz

$$y = s \cdot f_1 \vee \overline{s} \cdot f_0$$



Binary Decision Tree (BDT)



Einfache Funktionen mit Multiplexer-Baustein

Einfarte Anwardungsbeispiele:

a) Realisiere die UND-Phtm mit einem Mux-Baustein!

$$\begin{cases} x_1 & \\ x_2 & \\ \\ x_2 & \\ \end{cases} \Rightarrow \begin{cases} y = x_2 \cdot x_1 & \text{if peter Endwidthing math } x_2 \\ y = x_2 \cdot (x_1) \vee \overline{x_2} \cdot (0) \Rightarrow \begin{cases} x_2 & \\ \\ x_2 & \\ \end{cases} \end{cases}$$

b) Realisive die Antivalensfirm mit einem Mux-Baustein!

$$\begin{cases} X_1 = 1 \\ X_2 = 1 \end{cases} \quad y = X_2 \Leftrightarrow X_1 ; \text{ get } \text{ a.h. slung nets waln} X_2 \\ Y = X_2 \cdot (1 \Leftrightarrow X_1) \vee \overline{X_2} \cdot (D \Leftrightarrow X_1) \times X_2 \\ \text{ and } Y = X_2 \cdot (\overline{X_1}) \vee \overline{X_2} \cdot (X_1) = 0 \quad \text{ for } X_1 = 0 \\ \text{ for } X_1 = 1 \end{cases}$$

Shannonscher Entwicklungssatz und Realisierungen

Analogie:

 Aus der DNF (KNF) ließ sich die direkte Implementierung einer Schaltfunktion durch 1:1-Abbildung des Ausdrucks auf die Gatterebene angeben.

Bei Multiplexern:

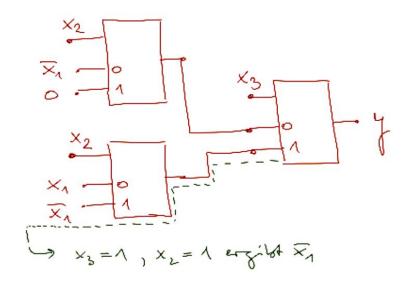
 Aus der Entwicklung einer Schaltfunktion lässt sich ebenfalls eine direkte Implementierung einer Schaltfunktion durch 1:1-Abbildung auf einen (oder mehrere) 2:1-Multiplexer angeben.



Realisierung des vorigen Beispiels

. Wie sieht die Mux-lösung für nuser vorheriges beigerel aus? [$q = x_s \cdot x_z \cdot \overline{x}_1 \vee \overline{x}_2 \cdot x_1$]

=> Man drehe den Entwichlungsbaum (Siehe andere Folie) um 30 Grad mach rechts und laufe die einzelnen Pfade durch. Erzebris:



Anmerkung zur Entwicklung mit Variablen

Anmerkung:

Die Entwicklungsvariable kann jeweils frei gewählt werden, also eine Funktion von den drei Variablen a,b,c kann z.B. zuerst nach b, dann nach c und dann nach a entwickelt werden. Das Ergebnis der jeweils gewählten Reihenfolge der Entwicklung kann jedes Mal einen anderen Binärbaum und damit ein anderes Multiplexer-Netz ergeben.

Möchte man die Lösung mit der geringsten Anzahl von Multiplexern, also die ökonomischste Lösung, dann muss man leider alle Varianten durchprobieren. Es ist kein Algorithmus bekannt, der es erlaubt vorher zu erkennen, welche Reihenfolge der Variablen diese optimale Lösung liefert.