



## МИКРОПРОЦЕССОРНАЯ ТЕХНИКА

ДК 681.327.8.06

А. Коваленко, А. В. Олейник, Л. П. Пархоменко, Л. М. Солдатенко

### БИС КОНТРОЛЛЕРА КР1818ВГ93 ДЛЯ НАКОПИТЕЛЯ НА ГИБКОМ ДИСКЕ

**Микросхема КР1818ВГ93** представляет собой однокристальное программируемое устройство, предназначенное для управления выводом информации из ЭВМ на гибкие магнитные диски и вводом информации с НГМД в ЭВМ. БИС обеспечивает программирование номеров дорожки, актора и стороны диска, а также номера сектора, режимов поиска дорожки и установки магнитной головки (МГ) в исходное положение, режимов чтения или записи информации, скорости перемещения МГ. Контроллер КР1818ВГ93 позволяет организовать автоматический контроль считываемой и записываемой информации по контрольному коду К, записанному в конце индексного и информационного массивов. Индексный массив включает адресную метку, номер сектора, длину актора, номер дорожки и номер магнитофона диска. Информационный массив содержит метку и непосредственно данные.

В режиме записи микросхема обеспечивает выдачу сигналов предкомпенсации записи в зависимости отцов, представляющих информацию. Вывод информации из ЭВМ выполняется по сигналу Запрос данных, программируемому микросхемой, а счи-тывание определяется сигналами Головка и Индексный импульс, вырабатываемыми аппаратурной логикой ГМД. Технические данные и характеристики микросхемы КР1818ВГ93 при  $T = -10\ldots70^\circ\text{C}$ ,  $U_{cc} = 5 \text{ В} \pm 5\%$ ,  $12 \text{ В} \pm 5\%$  и токах потребления 60 и 20 мА приведены ниже.

#### Электрические параметры микросхемы

входное напряжение высокого уровня, В, не менее . . . . .	2,6
входное напряжение низкого уровня, В, не более . . . . .	0,8
входное напряжение высокого уровня, В, не менее . . . . .	2,8
входное напряжение низкого уровня, В, не более . . . . .	0,45
входной ток высокого уровня, мА, не более . . . . .	-0,15
входной ток низкого уровня, мА, не более . . . . .	1,9
мощность нагрузки по выходам циф., не более . . . . .	100
максимальная потребляемая мощность, мВт, не более . . .	500

Обмен информацией с ЭВМ происходит по 8-разрядной двунаправленнойшине данных. Запись информации на ГМД осуществляется с одинарной или удвоенной плотностью. Под одинарной плотностью подразумевается запись информации с частотной модуляцией (рис. 1), а под

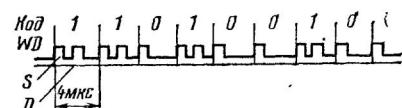


Рис. 1. Режим записи с частотной модуляцией при  $f_{clc}=2 \text{ МГц}$

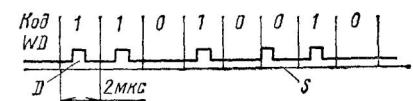


Рис. 2. Режим записи с модифицированной частотной модуляцией при  $f_{clc}=2 \text{ МГц}$ : S — синхросигнал, D — импульс данных

удвоенной — запись информации с модифицированной модуляцией (рис. 2). Микросхема обеспечивает работу с ГМД размером 133 или 203 мм (по длине стороны конверта). Максимальное программируемое число дорожек на ГМД — 256. Максимальная скорость обмена информацией при одинарной плотности записи составляет 250 Кбит/с, при удвоенной плотности записи — 500 Кбит/с. Тактовая частота внешнего генератора равна 1 МГц для ГМД размером 133 мм и 2 МГц для ГМД размером 203 мм. Микросхема выполнена в 40-выводном корпусе типа 2 123.40-2. Назначение выводов БИС КР1818ВГ93 показано в табл. 1.

Выходы 33, 38, 39 микросхемы — выходы с открытым истоком, требующие подключения к источнику питания  $U_{cc1}$  через резисторы номиналом  $10 \text{ кОм} \pm 10\%$ . Назначение внутренних регистров БИС, выбираемых с помощью адресных сигналов A0, A1, следующее:

регистр данных (РгД) и регистр сдвиговый (РгСдв) — для приема, хранения и преобразования данных; регистр сектора (РгСект) — для

хранения информации о номере считываемого (записываемого) сектора;

регистр (дорожки (РгДор) — для записи номера требуемой дорожки или хранения информации о номере дорожки, на которой находится МГ;

регистр команд (РгКом) — для записи текущей выполняемой команды; регистр состояния (РгСост) — для определения текущего состояния различных функциональных узлов микросхемы и НГМД.

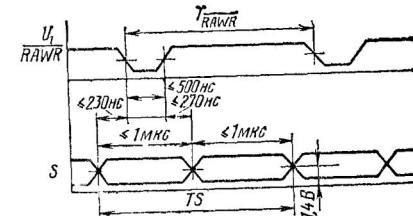
Функциональное назначение каждого разряда РгСост при выполнении соответствующих команд приведено в табл. 2 (указанным признакам соответствует «Лог. 1» в РгСост).

Микросхема обеспечивает прием и выполнение 11 команд. Все команды условно разделены на четыре типа: вспомогательные, записи и чтения информации, поиска, и чтения индексного поля на ГМД, принудительного прерывания (табл. 3). Зависимость времени перемещения МГ от кодов Ч<sub>1</sub>, Ч<sub>0</sub> и состояния входного сигнала TEST показана в табл. 4.

Команда Восстановление обеспечивает переход МГ на нулевую дорожку ГМД. Если на входе ТРО0 нет подтверждения о выходе на нулевую дорожку после выдачи 256 импульсов, выполнение команды прекращается.

Команда Поиск предполагает, что РгДор содержит информацию о текущем номере дорожки, а РгД — требуемой дорожки. Перемещение МГ выполняется до тех пор, пока содержимое РгДор не сравняется с содержимым РгД. Поиск выполняется при V=1.

Команда Шаг обеспечивает выдачу импульса на перемещение МГ на один шаг. Направление перемещения при этом не изменяется.



Команды Шаг вперед и Шаг назад обеспечивают выдачу сигнала DIRC (направление перемещения).

Команды типа 2 обеспечивают считывание информации с ГМД (рис. 3) и запись ее на ГМД. Перед вводом этих команд необходимо в РГСект установить номер требуемого сектора. Длина сектора задается кодом и записывается в индексной области при форматировании диска в соответствии с выводом, приведенным ниже.

Длина сектора	Число байт в секторе
00 . . . . . . . . . .	128
01 . . . . . . . . . .	256
02 . . . . . . . . . .	512
03 . . . . . . . . . .	1024

Временные параметры сигналов загрузки и готовности МГ показаны на рис. 4.

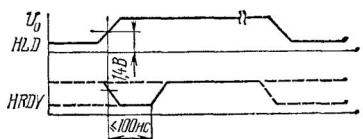


Рис. 4. Временные диаграммы сигналов загрузки и готовности МГ

По командам типа 2 выполняется запись или чтение требуемого сектора по заданным номерам стороны, сектора и дорожки ГМД с проверкой индексной адресной метки (ИАМ) и (КК). Признаки команд этого типа соответственно обозначают (см. табл. 3):

т — код, указывающий на обращение к одному ( $m=0$ ) или нескольким ( $m=1$ ) секторам. При  $m=0$  после считывания (записи) одного сектора работа прекращается. При  $m=1$  после окончания работы с первым сектором в РГСект прибавляется единица и начинается обработка следующего сектора. Эта операция продолжается до тех пор, пока не будет обработан самый последний сектор на данной дорожке;

С — код, определяющий номер стороны диска (0 или 1);

Е — код, указывающий на выполнение задержки продолжительностью 15 мс для установки МГ в рабочее положение после сигнала HLD (при  $E=0$  задержка не осуществляется);

С — код, указывающий на необходимость проверки номера стороны ГМД в процессе идентификации индексной области (при  $C=0$  номер стороны диска не проверяется);

$a_0$  — код, используемый для выбора одного из двух возможных байт признака защиты данных для записи в область ИАМ (при  $a_0=1$  записывается байт F8, указывая, что данные могут стираться; при  $a_0=0$  записывается байт FB, указывая, что область данных сохраняется).

Назначение выводов БИС КР1818ВГ93

Таблица

Вывод	Обозначение	Выполняемая операция			
		1	2	3	4
1	BS			Выход микросхемы не подключается. Предназначен для контроля уровня напряжения смещения подложки	31
2	W			Разрешение записи информации с шиной данных в выбранный регистр	32
3	CS			Выбор микросхемы разрешает связь ЭВМ с микросхемой	33
4	R			Разрешение чтения обеспечивает выдачу информации из выбранного регистра на шину данных DB0 ... DB7	34
5, 6	A0, A1			Адресная шина. Код на этойшине определяет выбор соответствующего регистра для приема (передачи) информации с (на) шины данных как показано ниже	35
		A1	A0	Чтение	Запись
		0	0	РГСост	РГДор
		0	1	РГДор	РГДор
		1	0	РГСект	РГСект
		1	1	РГД	РГД
7 ... 14	DB0 ... DB7			8-разрядная двунаправленная шина данных	36
15	STEP			Выходной импульс для перемещения МГ на один шаг	37
16	DIRC			Сигнал, указывающий направление перемещения МГ: высокий — к центру ГМД; низкий — от центра	38
17	SL			Выходной сигнал, указывающий, что импульс данных WD должен быть сдвинут влево	39
18	SR			Выходной сигнал, указывающий, что импульс данных WD должен быть сдвинут вправо	40
19	CLR			Сброс обеспечивает установку микросхемы в исходное состояние и запись кода 0000 0011 в регистр команд. На выходе 39 (INTRQ) устанавливается низкий уровень напряжения. По окончании действия сигнала CLR выполняется команда Восстановление независимо от готовности НГМД. Кроме того, записывается код 0000 00 в регистр сектора	41
20	GND			Корпус	42
21	U <sub>cc1</sub>			Напряжение питания 5 В ± 5 %	43
22	TEST			При подаче на этот вход сигнала высокого уровня микросхема вырабатывает импульсы управления перемещением МГ (STEP) с повышенной частотой	44
23	HRDY			МГ в рабочем положении. Входной сигнал, указывающий, что МГ готова к работе	45
24	CLC			Сигналы тактовой частоты	46
25	RSTB			Строб чтения подтверждает прием данных от НГМД. На выходе устанавливается напряжение высокого уровня после приема двух байт нулей при одинарной плотности записи и четырех байт нулей или единиц при удвоенной плотности записи	47
26				Синхронизирующий тактовый сигнал, вырабатываемый из сигналов RAWR	48
27	RAWR			Импульсный сигнал входных данных, считываемых с НГМД	49
28	HLD			Выходной сигнал, управляющий магнитной головкой	50
29	TR43			Выходной сигнал, указывающий, что МГ находится между дорожками 44 ... 76. Генерация сигнала происходит только в процессе выполнения команды Запись Считывание	51
30	WSTB			Строб записи имеет высокий уровень на время записи информации на ГМД	52

Окончание табл. 1

Вывод	Обозначение	Выполняемая операция
1	2	3
31	WD	Сигналы записи данных на ГМД
32	CPRDY	Входной сигнал, указывающий на готовность НГМД выполнять команды Считывание или Запись. Если сигнал CPRDY низкого уровня, команды Считывание, Запись не выполняются и вырабатывается сигнал INTRQ. Вспомогательные команды, обеспечивающие подготовку НГМД к работе, выполняются независимо от состояния сигнала CPRDY
11	WF/DE	Двунаправленная шина, используемая для обозначения ошибки записи и размещения выбора данных, поступающих от ЭВМ. Если сигнала WSTB=1, вывод WF/DE функционирует как WF-вход. Если сигнал WF=0, запись какой-либо команды будет немедленно прекращена. Если сигнал WSTB=0, вывод 33 функционирует как DE-выход. На выходе DE в процессе чтения после загрузки МГ и установки высокого уровня сигнала HRDY будет напряжение низкого уровня
34	TROO	Входной сигнал, указывающий микросхеме, что МГ установлена в исходное положение
35	JP	Входной сигнал с НГМД, информирующий микросхему о том, что индексный импульс считан и ГМД начал очередной оборот
36	WPRT	Входной сигнал запрещения записи на ГМД. Низкий уровень сигнала прекращает запись
37	DDEW	Входной сигнал, указывающий микросхеме, с какой плотностью должна выполняться операции
38	DRQ	Выходной сигнал в режиме чтения указывает, что регистр данных содержит информацию для передачи. В режиме записи сигнал DRQ указывает на готовность приема информации с шины данных. Этот сигнал устанавливается в состояние низкого уровня, если данные считаны в ЭВМ или записаны из ЭВМ в регистр данных. Готовность микросхемы. На этом выходе устанавливается напряжение высокого уровня, если выполнена какая-либо команда, и напряжение низкого уровня, если микросхема выполнила команду или считан регистр состояния
39	JNTRQ	Источник питания $12 \pm 5\%$
40	U <sub>cc2</sub>	

Контрольный код представлен в виде двух байт и вычисляется как циклическая сумма полинома

$$A = X^{15} + X^{12} + X^5 + 1.$$

Команда Чтение сектора выполняется, когда идентифицированы номера дорожки, сектора и КК (рис. 5). Адресная метка данных должна быть установлена через 30 байт для одинарной и через 43 байта для двойной плотности записи после КК индексной области. Если ИАМ не найдена, вырабатывается признак Массив чтения не найден, который выдается в РГСост. После прохождения адресной метки байты данных вводятся в РГСдв и передаются РГД. Каждый байт сопровождается сигналом DRQ. Готовность данных. РГД должен быть считан до приема следующего байта. Если предыдущий байт не считан, записывается следующий,

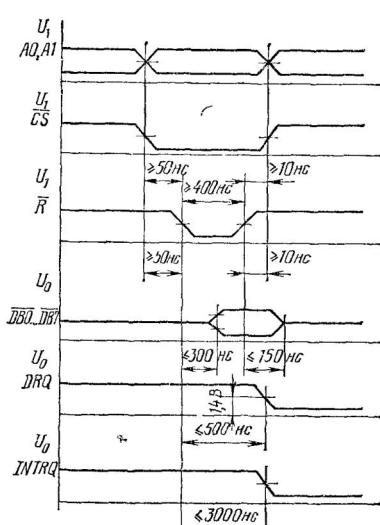


Рис. 5. Режим записи

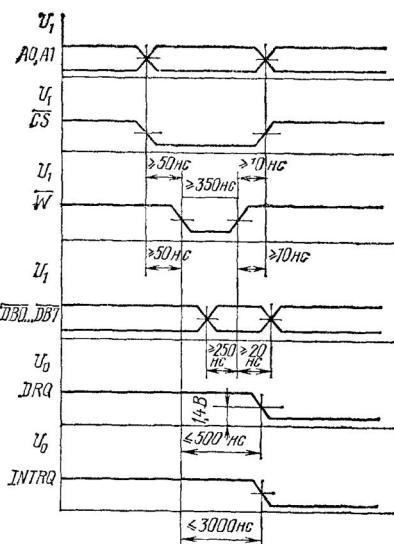


Рис. 6. Режим чтения

а в РГСост записывается признак Потеря данных.

В конце считывания массива данных КК должен совпадать с генерируемым в микросхеме. Если они не совпадают, выставляется бит Ошибки КК в РГСост и прекращается выполнение команды даже при  $t=1$ .

Команда Запись сектора выполняется подобно команде Чтение сектора в части анализа индексного массива, определения номера дорожки, стороны диска, длины сектора и вычисления КК (рис. 6). Сигнал DRQ генерируется, запрашивая первый байт данных, который должен быть записан на ГМД. Затем микросхема вычисляет 11 байт при одинарной (или 22 при двойной) плотности записи для обеспечения пробела между индексной областью и данными. С момента прохождения 11 или 22 байт (если первый запрос сигнала DRQ обслужен и данные записаны в РГД) выдается строб записи WSTB и 6 байт нулей для одинарной (или 12 байт для двойной) плотности записи на диск. Это соответствует записи пробела, а затем записывается ИАМ. Байт признака данных может быть или FF (без стирания данных) или F8 (со стиранием) в соответствии с кодом а0.

При записи данных на ГМД каждый байт заносится в РГД, передается в РГСдв и затем на диск. Сигнал DRQ вырабатывается для ЭВМ на каждый последующий байт данных. Если DRQ не обслужен, вырабатывается сигнал Потеря данных в разряде S1 РГСост, а на диске записывается байт нулей. После записи данных записывается КК в виде двух байт, генерируемых микросхемой, затем один байт FF, и устанавливается низкий уровень сигнала WSTB.

Таблица 2

## Назначение битов регистра состояния

Разряд	Выполняемая команда					
	Вспомогательная	Чтение адреса	Чтение сектора	Чтение дорожки	Запись сектора	Запись дорожки
7	Разряд, указывающий на готовность НГМД					
6	Защита записи	0	0	0	Защита записи	
5	Загрузка МГ	0	Запись со стиранием	0	Ошибка записи	
4	Ошибка поиска	Массив не найден		0	Массив не найден	0
3	Ошибка в контрольном коде			0	Ошибка в контрольном коде	0
2	МГ в исходном состоянии	Потеря данных				
1	Индексный импульс	Запрос данных				
0	Занято (идет выполнение команды)					

Таблица 3  
Коды установки времени зона  
перемещения магнитной головки

TEST	$q_1$	$q_0$	Время перемещение на шаг, мс для	
			CLC=1 МГц	CLC=2
1	0	0	6	30
1	0	1	12	6
1	1	0	20	10
1	1	1	30	15
0	—	—	400	200

Команды типа 3 предназначены для поиска информации на диске записи информации (форматированного диска). Структура кода содержит один бит признака, определяющий необходимость включения задержки 15 мс после сигнала HLD, как и в выполнении команд типа 2.

Команда Чтение адреса выполняется при установке МГ в Код рабочее положение (HLD=1). В состоянии Занято записывается единица. Последовательно считаются 6 байт индексной области, включая КК, и передаются на шину данных в сопровождении сигнала DPQ. считывается и передается на шину данных, микросхема проверяет если КК не совпадает, выдается состояние Ошибка КК и продолжается выполнение команды чтения. При выполнении этой команды содержимое РГДор пересыпается в РГСек и запоминается. По окончании выполнения команды генерируется сигнал INTRQ и очищается бит состояния Занято.

Команда Чтение дорожки обеспечивает чтение всей информации, включая индексный массив, контрольные коды, пробелы и массив данных, и передачу ее в ЭВМ. В процессе чтения не выдается строб чтения и не выполняется проверка КК, что позволяет использовать данную команду в диагностических целях.

Команда Запись дорожки предназначена для разметки ГМД. Информация в ЭВМ для этой процедуры должна содержать все профиль и индексные метки. Любая последовательность данных, имеющихся в ЭВМ, записывается. Если появляются байты F5...FE, то они интерпретируются как адресные метки данных. Контрольный код генерируется в момент передачи байтов F8...F из РГД в РГСдв в режиме ЧМ и при появлении байта F5 в режиме МЧМ. При появлении кода F7 КК записывается двумя байтами. Таким образом, байты F5...FE не должны записываться в местах пробелов, области данных или индексных массивах.

Таблица 3

## Структура команд контроллера KP1818VG93

Команда	Структура кода, бит							
	7	6	5	4	3	2	1	0
Тип 1	Восстановление	0	0	0	0	h	V	$q_1$
	Поиск	0	0	0	1	h	V	$q_0$
	Шаг	0	0	1	И	h	V	$q_1$
	Шаг вперед	0	1	0	И	h	V	$q_1$
	Шаг назад	0	1	1	И	h	V	$q_1$
Тип 2	Чтение сектора	1	0	0	m	S	E	C
	Запись сектора	1	0	1	m	S	E	C
Тип 3	Чтение адреса	1	1	0	0	0	E	0
	Чтение дорожки	1	1	1	0	0	E	0
	Запись дорожки	1	1	1	1	0	E	0
Тип 4	Принудительное прерывание	1	1	0	1	J <sub>3</sub>	J <sub>2</sub>	J <sub>1</sub>

Примечание. h — код установки МГ в рабочее положение (при  $h=0$  МГ поднята, при  $h=1$  МГ устанавливается в рабочее положение); V — код, определяющий необходимость проверки положения МГ (при  $V=0$  положение МГ не проверяется, при  $V=1$  читается и проверяется номер дорожки, на которой находится МГ);  $q_1$ ,  $q_0$  — коды, определяющие скорость перемещения МГ; И — код, определяющий состояние РГДор при перемещении ММГ (при И=0 состояние РГДор не изменяется, при И=1 на каждом шаговом импульсе состояние РГДор изменяется на один бит).

а 4

Таблица 5  
значение байтов информации БИС КР1818ВГ93

Байт данных	Назначение	
	режим частотной модуляции	режим модифицированной частотной модуляции (МЧМ)
00 ... F4	Запись 00 ... F4 CLK=FF	Запись 00 ... F4
F5	Не допускается	Запись A1, инициализация КК
F6	Не допускается	Запись C2
F7	Запись двух байтов КК	Запись двух байтов КК
F8 ... FB	Запись F8 ... FB CLK=C7, инициализация КК	Запись F8 ... FB
FC	Запись FC с CLK=D7	Запись FC
F	Запись FD с CLK=FF	Запись FD
FE	Запись FE CLK=C7, инициализация КК	Запись FE
FF	Запись FF с CLK=FF	Запись FF

Команда типа 4 Принудительное прерывание задается для прерывания какой-либо выполняемой команды. В отличие от других команд она может быть записана в любом в любой момент времени.

Однако исполнение команды может определяться состоянием младших битов  $J_0 \dots J_3$ . Если биты  $J_0 \dots J_3$  находятся в состоянии 0, прекращается выполнение текущей команды и сигнал INTREQ не вырабатывается. При

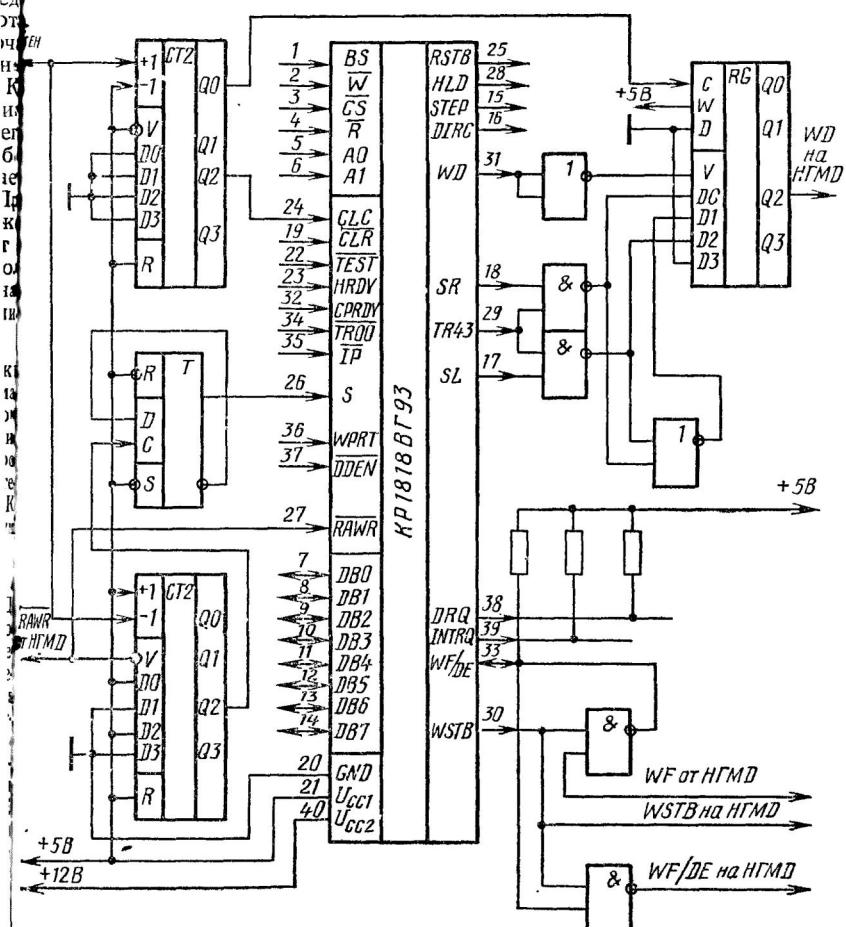


Рис. 7. Схема включения БИС КР1818ВГ93 с формирователями импульсов синхронизации S и обеспечения предкомпенсации сигналов WD

Таблица 6

Форматы массивов данных в режиме записи с частотной модуляцией

Число байтов	Код	Назначение
40	FF (00)	Пятый пробел (от начала индексного импульса)
6	00	Индексная метка
1	FC	Первый пробел
26	FF (00)	
6	00	
1	FE	Адресная метка индексных данных
1	XX	Номер дорожки
1	XX	Номер стороны диска (00 или 01)
1	XX	Номер сектора (1 ... 1A)
1	XX	Длина сектора (00)
1	F7	Запись двух байтов КК
11	FF (00)	Второй пробел
6	00	
1	FB	
128	XX	Адресная метка данных
1	F7	Данные
27	FF (00)	Запись двух байтов КК
247	FF (00)	Третий пробел
		Продолжение записи до выдачи прерывания (четвертый пробел до начала индексного импульса)

$J_0=1$  прерывание выполняется после перехода сигнала CPRDY из низкого уровня в высокий.  $J_1=1$  определяет прерывание при переходе CPRDY из высокого уровня в низкий.  $J_2=1$  — прерывание по приходу индексного импульса JP.  $J_3=1$  обеспечивает немедленное прерывание выполняемой команды. После выполнения этих условий вырабатывается сигнал INTREQ.

Каждый служебный байт (табл. 5) может быть размещен в индексной области в соответствии с форматом массива. Байт FC определяет индексную метку, которая ставится перед первым индексным массивом. FE — адресную метку индексных данных, которая записывается в начале индексного массива. F7 — код, который указывает на необходимость записи результата вычислений двух байтов КК.

В табл. 6 и 7 приведены примерные форматы массивов данных, записываемых на ГМД соответственно с одинарной и удвоенной плотностью. При записи отдельных служебных кодов с ЧМ часть синхросигналов опускается. При этом наличие сигналов S определяется кодом CLK, приведенным в табл. 6.

Таблица 7

Форматы массивов данных в режиме записи с модифицированной частотной модуляцией

Число байтов	Код	Назначение
80	4E	Пятый пробел (от начала индексного импульса)
12	00	
3	F6	Запись С2
1	F6	Индексная метка
50	4E	Первый пробел
1	C0	
3	F5	Запись А1
1	FE	Адресная метка индексных данных
1	XX	Номер дорожки (0—4C)
1	XX	Номер стороны (0 или 1)
1	XX	Номер сектора (1 ... 1A)
1	XX	Длина сектора (01)
1	F7	Запись двух байтов KK
22	4E	Второй пробел
12	00	
3	F5	Запись А1
1	FB	Адресная метка данных
256	XX	Данные
1	F7	Запись двух байтов KK
54	4E	Третий пробел
598	4E	Продолжение записи до выдачи прерывания (четвертый пробел до начала индексного импульса)

Представленный контроллер нашел практическое применение для управления мини-дисками (рис. 7) в профессиональной персональной ЭВМ «Электроника МС 0585».

Статья поступила 13 января 1986 г.

#### НА КНИЖНОЙ ПОЛКЕ

**Ершов А. П. Три урока по программированию.** — М.: Наука. Гл. ред. физ.-мат. лит., 1987 (IV кв.). — 5 л.— 20 к.

Содержит изложение основ программирования, достаточно строгое, но живое и иллюстративное. Схема рассказа такова: даются общие основы программирования, затем привлекается внимание к некоторым тонкостям; наконец, основные понятия и приемы иллюстрируются примерами.

Для широкого круга читателей — всех, кто хотел бы быстро ознакомиться с основами программирования.