

# Введение в архитектуру RISC-V Симулятор RARS

Дмитрий Смехов



# Дополнительные материалы

Никита Поляков - Доклад на ChipExpo 2021:

«Введение в архитектуру RISC-V. Язык ассемблера».

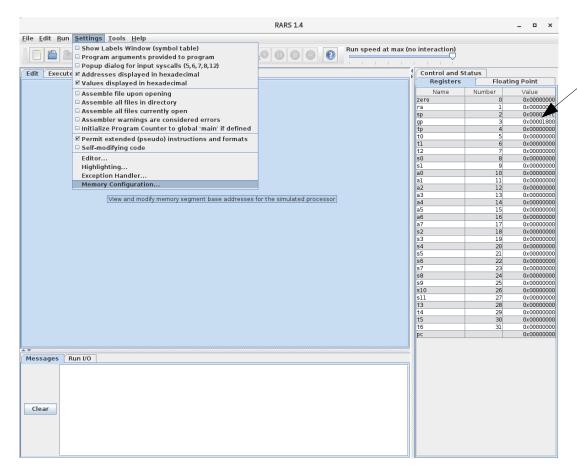
https://youtu.be/3jBVzEKVgA4



## Запуск RARS

Перейти в каталог lab\_day3\_01\_rars

Выполнить ./run\_rars.sh &



Область регистров



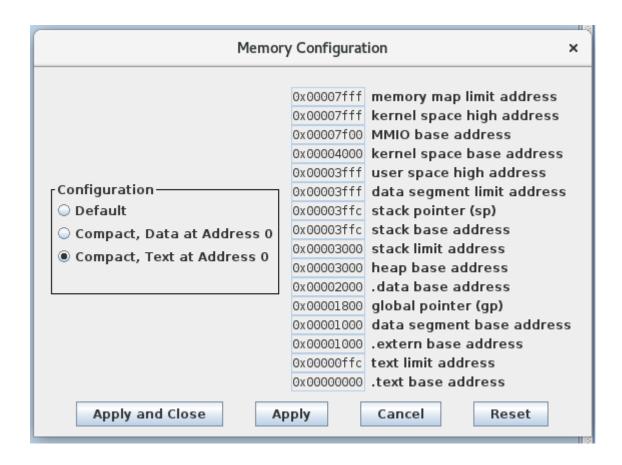
### Регистры RISCV

- 32 регистра для основного набора команд
- каждый регистр имеет размер32 бита = слово (word)
- х0 всегда равен 0
- 32 регистра для вещественных операций в расширении "F"
- в версия RV64 регистры имеют
   размер 64 бита (double word)

Register	ABI Name	Description	Saver
х0	zero	Hard-wired zero	
x1	ra	Return address	Caller
x2	sp	Stack pointer	Callee
х3	gp	Global pointer	
x4	tp	Thread pointer	
x5	t0	Temporary/alternate link register	Caller
x6-7	t1-2	Temporaries	Caller
x8	s0/fp	Saved register/frame pointer	Callee
x9	s1	Saved register	Callee
x10-11	a0-1	Function arguments/return values	Caller
x12-17	a2-7	Function arguments	Caller
x18-27	s2-11	Saved registers	Callee
x28-31	t3-6	Temporaries	Caller
f0-7	ft0-7	FP temporaries	Caller
f8-9	fs0-1	FP saved registers	Callee
f10-11	fa0-1	FP arguments/return values	Caller
f12-17	fa2-7	FP arguments	Caller
f18-27	fs2-11	FP saved registers	Callee
f28-31	ft8-11	FP temporaries	Caller



#### Модель памяти



Три модели памяти:

- Compact, Text at Address 0 32 кБ
- Compact, Data at Address 0 32 кБ
- Default 4 ГБ



### Первая программа

```
Программа src/task1.S
```

Команды:

li rd, imm

addi rd, rs1, imm

beq rs1, rs2, label

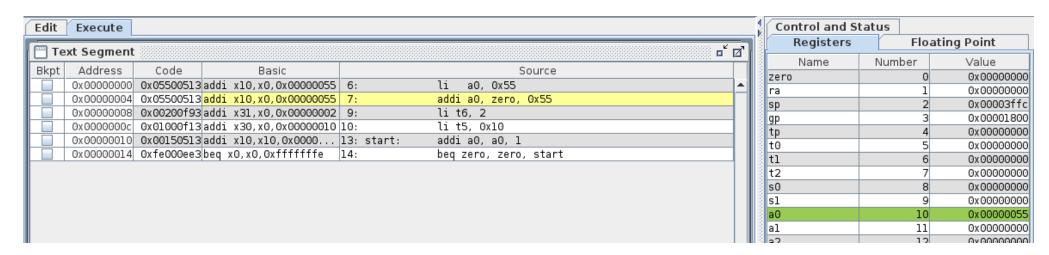
#### Обозначения:

rs1 - регистр источника 1
rs2 - регистр источника 2
rd — регистр назначения
label — метка в программе
imm — константа размером 12 бит

```
task1.S
   # RISC-V simple program
 3
                 .text
 5
                li
                     a0, 0x55
 6
                addi a0, zero, 0x55
 8
 9
                li t6, 2
                li t5, 0x10
10
11
                addi a0, a0, l
13
   start
                beg zero, zero, start
14
15
```



#### Выполнение программы



F3 — компиляция кода

F7 — один шаг выполнения программы

Code — машинный код. Обратите внимание — первые две команды имеют один и тот же машинный код

Выполните несколько шагов программы. Измените программу для увеличения регистра t6 на 2



#### Вторая программа

Программа src/task2.S

Команды:

sw rd, offset

add rd, rs1, rs2

bne rs1, rs2, label

.text — сегмент программы

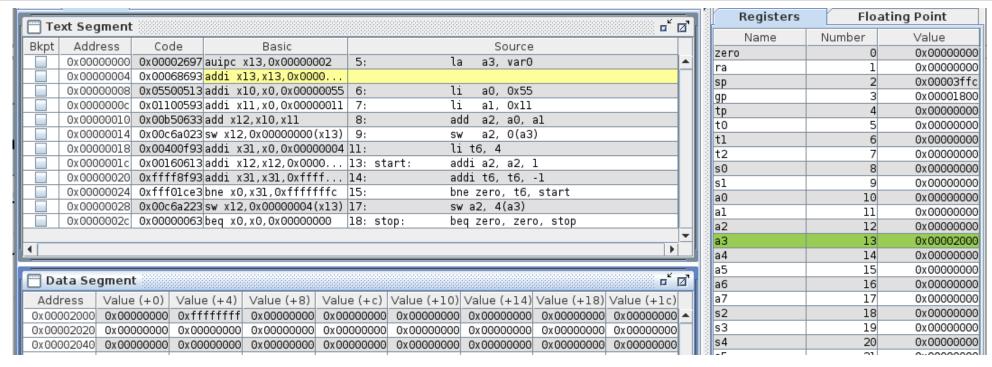
.data — сегмент данных

.word — резервирование слова в памяти

```
task2.5
    # RISC-V simple program
 3
                .text
                la a3, var0
                li a0, 0x55
                     al, Oxll
                add a2, a0, a1
                     a2, 0(a3)
10
11
                li t6. 4
13
                addi a2, a2, 1
    start:
                addi t6, t6, -1
14
15
                bne zero, t6, start
16
17
                sw a2, 4(a3)
                beq zero, zero, stop
    stop:
19
20
                .data
    var0:
                .word 0
22
                .word 0xFFFFFFF
23
```



### Выполнение программы 2



Первая команда — загрузка адреса, две команды в машинном коде Регистр АЗ содержит адрес метки **var0**, это начало секции **.data**, 0x2000

Адрес 0x2004 — содержит значение 0xFFFFFFF, то что задано в тексте программы