Universidad Carlos III de Madrid

Informe del Trabajo de Evaluación del Bloque 1

Diseño de circuitos electrónicos para comunicaciones

Autores:

Markel Serrano y Daniel Theran

Apartado 1

En este apartado de pedía diseñar un filtro paso bajo en **Matlab** de forma que contase con un polo

Apartado 2
Apartado 3
Apartado 4
Apartado 5
Apartado 6
Apartado 7
Apartado 8
Apartado 9

Anexos:

Anexo I: Desarrollo de la función de transferencia de la primera etapa del filtro completo

Anexo II: Desarrollo de la función de transferencia del filtro completo