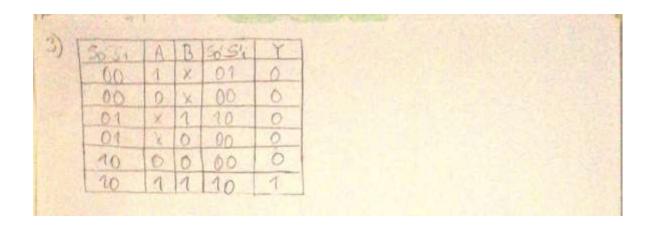
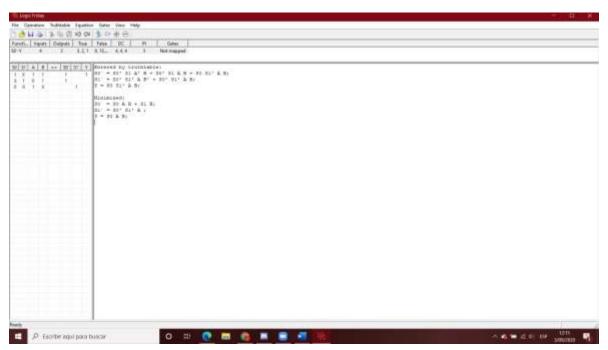
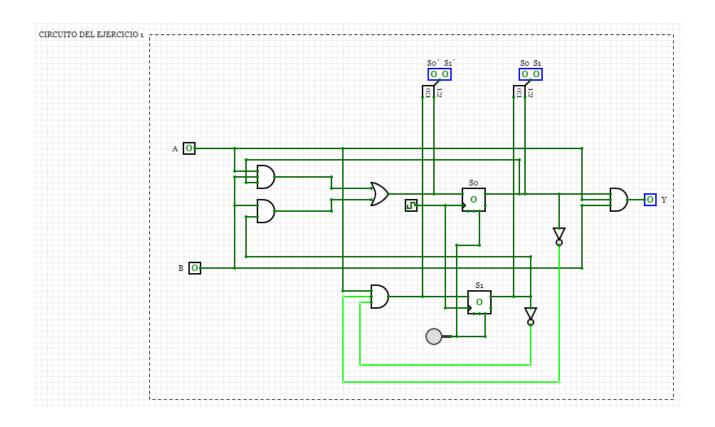
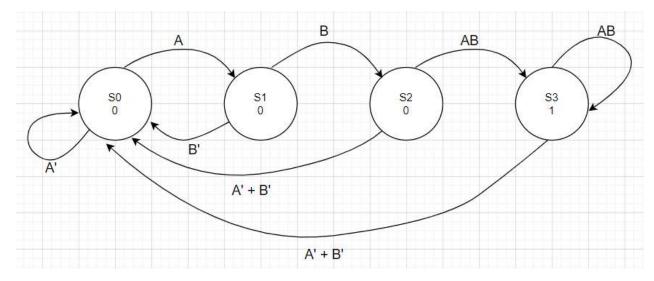
Floja de trabajo. #6 Ejercicio 1 A/0 8/0 3/0 A+B/0 CLK y Reset Codification B 50 10 54 00 = 50 So 01 = 51 10 = 52 20



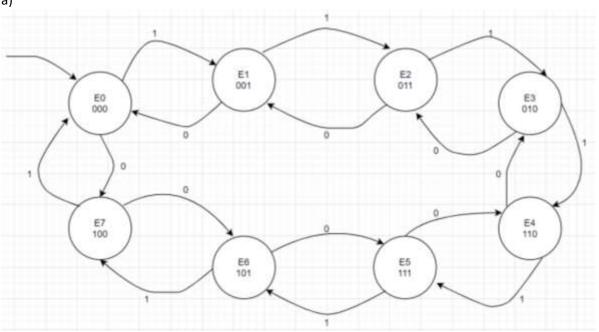




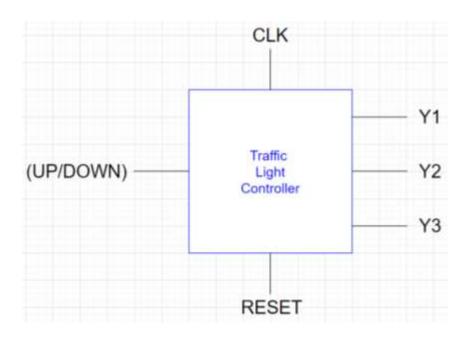
EJERCICIO 2



a)



b)

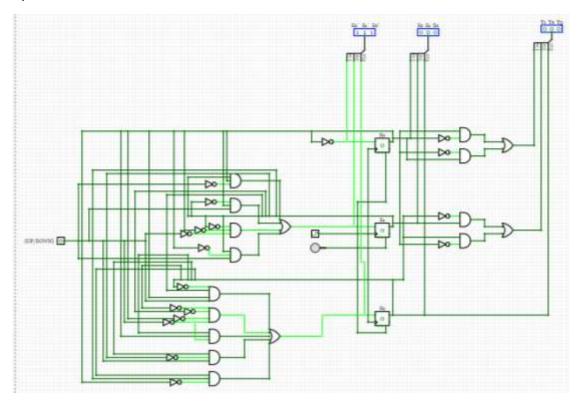


Eje	reicio 3			
	Corrent Stat	e Inpot	Next Stat	e
	EO	0	(-)	
31	€0	1	E	1
	£1	0	Eo	7
	Ē1	1	E2	/
	EZ	0	E1	
	62	1	E3	/
	E 3	0	E2	1 State Encoding
+	E3	1	Eu	1 to 000
F	EN	0	Es Es	F1 001
W	15	0		E2 010
2	5 5	1	E G	1 1097
	15 G	0	Es	1 tu 100
	E 6	1	F7	Es 101
	Ea	0	EG	to 110
W.	E 7	1		E7 1111
-	LT	The state of the s	Eo	

d						Digge .	187	
1	Correct Sale		Inlut Next State					
	52	51	So	(UP/DOWN)		Si	50'	-
	0	0	0	0	1	1	1	-
	0	0	0	1	0	0	1	1
	0	0	1	0	0	0	0	1
	0	0	1	1	0	1	0	1
	0	1.	0	0	0	0	1	1
	0	1	0	1	0	1	1	1
	0	1	1	0	0	1	0	1
	0	1	1	1	1	0	0	1
	11	0	0	0	0	1	1	
	11	0	0	1	1	0	1	
	1	0	1	0	1	0	0	1
	1	0	1	1	1	1	0	
	11	1	0	0	1	0	1	
	1	1	0	1	1	1	1	
	1	1	1	0	1	1	0	
	1	7	1	1	0	0	-	1
					0	0	0	
	TCU	rreu	d Sta	ite Out	P.	+5		
	50	5		50 Ya	Yz	I Y	8	
	0	- (0 0	0	0		
	0	10		1 0	0	1		
	00	1	-			10		
	1	0			1	0		

```
| The Coperation Tourfliable Equation Gates View Help | St. | St.
```

$$f) S_{2'=}(S_{2'} S_{1'} S_{$$



EJERCICIO 4

Blocking Assignment

En este se evalúa y se determina en un solo paso.

Ejemplo

```
always @(posedge i_clock)
begin
  r_Test_1 = 1'b1;
  r_Test_2 = r_Test_1;
  r_Test_3 = r_Test_2;
and
```

Non-Bloking Assignment

Se evalúa y se asigna en dos pasos, en el primer paso el lado derecho se evalúa inmediatamente y en el segundo paso la asignación del lado izquierdo se pospone hasta que se completan otras evaluaciones en el período de tiempo actual.

Ejemplo

```
always @ (posedge i_clock)
begin
  r_Test_1 <= 1'b1;
  r_Test_2 <= r_Test_1;
  r_Test_3 <= r_Test_2;
end</pre>
```