2012년 4월 24일 Computer Systems 2판 번역오류 수정

충남대학교 컴퓨터공학과 김형신 교수

#	장	페이지	현재	수정후
	9	727	9.1 물리 및 가상주소 방식이	"주소" 로 수정
			시작되는 부분에서 두번째 줄	
			오른쪽에 "주소소"	
	8	676	청소된 자식의 Exit 상태 체크	"시그널 번호" 로 수정
			하기 부분에	
			WTERMSIG(status),	
			WSTOPSIG(status) 부분 설명중	
			에서 "시그널의 수"	
	8	659	그림 8.6 캡션 부분이 8.7 캡션	그림 8.6 트랩의 처리. 트랩 핸들러는 응
			과 같다. 우측 내용으로 대체	용 프로그램 제어흐름상의 다음 인스트럭
				션으로 제어권을 돌려준다.
	9	787	위에서 4번째 줄부터	"mark되지 않은 할당된 블록들은"
			"할당된 mark됮 않는 블록들은	
			п	
		787	위에서 5번째줄	"반활될 수 있는 가비지"
			"반환될 수 없는 가비지"	
	9	775	그림 8.41	그림 9.41
	9	737	위에서 8번째 줄	"PPO는 VPO와 동일하다"
			"VPO는 VPO와 동일하다"	
	8	721	연습문제 8.3 해답	"abcc, abcc, back"
			"acbc, abcc, backk"	