# ESP32+P2.5 WIFI时钟制作

DA-Clock

作者: da

# 成品效果







#### 1、高手版

序号	清单	
1	屏幕	
1. 1	p2. 5	支持芯片范围:     * ICND2012     * [RUC7258]     * FM6126A AKA ICN2038S, [FM6124]     * SM5266P     木支持的单元板     * 1/8 Scan LED Matrix Panels are not supported.     * RUL5358 / SHIFTREG_ABC_BIN_DE based panels are not supported.     * Any other panel not listed above.
2	外壳	
2. 1	亚克力	时钟外壳、单屏16*16*3cm,双屏16*32*3cm。
2. 2	铜柱	用于固定开发版和外壳
2. 3	螺丝	配合铜柱使用
3	主板	
3. 1	PCB	
3. 2	电阻	102电阻,1K电阻2个
3. 3	电容	640uf
3.4	接口	type-c或其他接口,用于给主板供电
3. 5	光敏	5506光敏电阻5MM
3.6	喇叭	无源蜂鸣器
3. 7	三极管	声音放大, <b>s8550</b>
3.8	DHT11	DHT11 <b>组件</b>
3. 9	ESP32	ESP32 <b>模块</b>

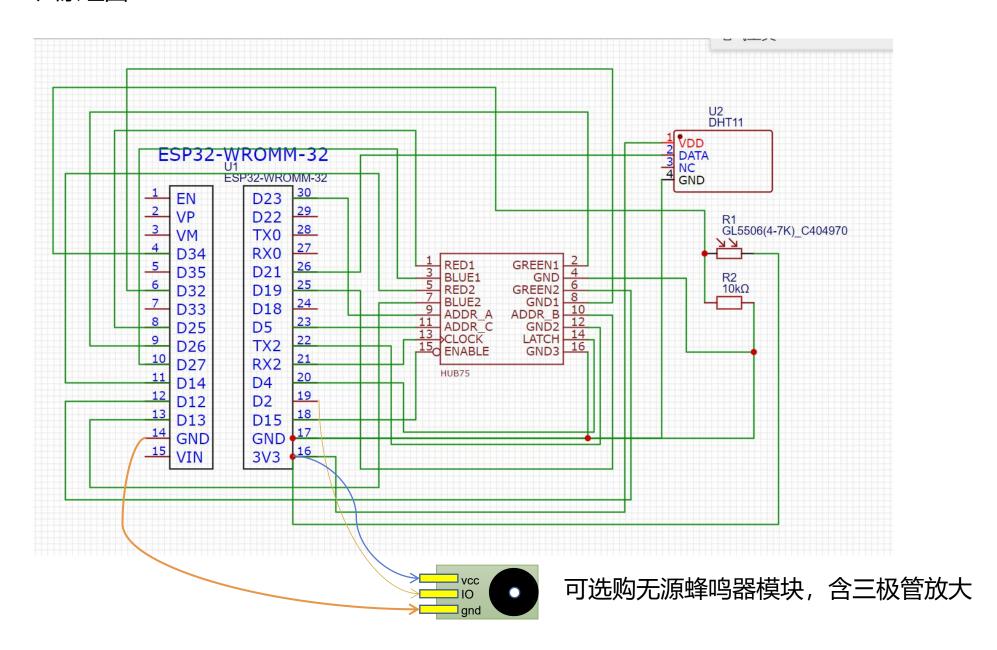
适合焊接水平、收集 原件能力比较强的朋 友制作。

#### 2、小白版

序号	清单	说明							
1	屏幕								
1.1	p2. 5								
2	外壳								
2. 1	亚克力	时钟外壳、单屏16*16*3cm,双屏 16*32*3cm。							
2.2	铜柱	用于固定开发版和外壳							
2.3	螺丝	配合铜柱使用							
3	主板								
3. 1	PCB	如果条件不足,也可杜邦线代替							
3. 2	ESP32 NodeMCU	ESP32 WROOM-32D							
3.3	光敏	5506光敏电阻5MM							
3.4	10千欧电阻								
3.6	喇叭模块	无源蜂鸣器模块低电平触发							
3.8	DHT11	DHT11 <b>温湿度模块</b>							

采用ESP32 nodemcu开 发板可避免搭 建外围电路, 下载器等,制 作简单。

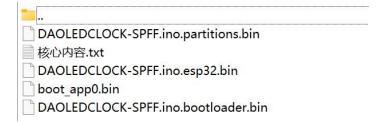
#### 3、原理图



## 4、程序烧录

WNLOAD TOO	L <b>V</b> 3.9.2										-		×
HSPIDown	nload												
ig SPI MODE QUUT QUUT DOUT FASTRD	ge\DAOL ge\DAOL	EDCLOCK EDCLOCK EDCLOCK NotChgBi	DETECTED INI flash vendor: D8h : N/A flash devID:	n							. @ . @ . @ . @ . @	0×e000 0×1000 0×10000 0×8000	•
BT: 94B97EF9	9C2E ET	COM:	94B97EF99C2F COM3										^ ~
	ad HSPIDown  2\flash_packag  2\flash_packag  2\flash_packag  2\flash_packag  2\flash_packag  2\flash_packag  O QIO O QOUT O DOUT O FASTRD  AP: 94897EF9  BT: 94897EF9	2\flash_package\boot_2\flash_package\boot_2\flash_package\DAOL 2\flash_package\DAOL 2\flash_package\DAOL 2\flash_package\DAOL 0 QIO QOUT 0 DOUT 0 FASTRD 0 PASTRD 0 PASTRD	AP: 94B97EF99C2D STA: 94B97EF99C2E ETHERNET:  STOP ERASE COM:	2\flash_package\boot_app0.bin 2\flash_package\boot_app0.bin 2\flash_package\DAOLEDCLOCK-SPFF.ino.bootloader. 2\flash_package\DAOLEDCLOCK-SPFF.ino.esp32.bin 2\flash_package\DAOLEDCLOCK-SPFF.ino.partitions.bi  g SPI MODE	2\flash_package\boot_app0.bin 2\flash_package\DAOLEDCLOCK-SPFF.ino.bootloader.bin 2\flash_package\DAOLEDCLOCK-SPFF.ino.esp32.bin 2\flash_package\DAOLEDCLOCK-SPFF.ino.partitions.bin  2\flash_package\DAOLEDCLOCK-SPFF.ino.partitions.bin  3 SPI MODE	AP: 94B97EF99C2D STA: 94B97EF99C2C  BT: 94B97EF99C2D STA: 94B97EF99C2F  STOP ERASE  COM: COM3  CYflash_package\Doot_app0.bin  CYflash_package\Doot_app0.bin  DETECTED INFO  Flash vendor:  DBh: N/A  flash devID:  4016h  QUAD;32Mbit  crystal:  40 Mhz	2\flash_package\boot_app0.bin 2\flash_package\DAOLEDCLOCK-SPFF.ino.bootloader.bin 2\flash_package\DAOLEDCLOCK-SPFF.ino.esp32.bin 2\flash_package\DAOLEDCLOCK-SPFF.ino.partitions.bin   SPI MODE  QIO  QOUT  DoNotChgBin  LOCK SETTINGS  Alsh devID: 4016h QUAD;32Mbit crystal: 40 Mhz  STOP  ERASE  COM:  COM3	2\flash_package\boot_app0.bin 2\flash_package\DAOLEDCLOCK-SPFF.ino.bootloader.bin 2\flash_package\DAOLEDCLOCK-SPFF.ino.esp32.bin 2\flash_package\DAOLEDCLOCK-SPFF.ino.partitions.bin   SPI MODE O QIO O QOUT O DOUT O FASTRD  Default  Default O Default O Default O PASTRD  Default O Default	SPI MODE	AP: 94B97EF99C2D STA: 94B97EF99C2F  STOP ERASE COM: COM3  2\flash_package\boot_app0.bin  2\flash_package\boot_app0.bin  2\flash_package\DAOLEDCLOCK-SPFF.ino.bootloader.bin  2\flash_package\DAOLEDCLOCK-SPFF.ino.partitions.bin  DETECTED INFO    Detected info   Detected in	AP: 94B97EF99C2D STA: 94B97EF99C2E  STOP ERASE  22flash package\DaoLeDcLock-SPFFino.bootloader.bin	2\flash_package\boot_app0.bin	Mathematical   Math

## 文件清单



#### 5、制作交流



软件地址:

https://github.com/dudley7120/daclock