I.2 Análisis de los Componentes.

Arquitectura de Computadoras Rafael Vazquez Perez

I.2.I CPU

- I Arquitecturas.
- 2 Tipos.
- 3 Características.
- 4 Funcionamiento(ALU, unidad de control, Registros y buses internos)

 Ademas de las Arquitecturas clásicas mencionadas anteriormente, en la actualidad han aparecido Arquitecturas híbridas entre la Von Newman y la Harvard, buscando conservar la flexibilidad, pero mejorando el rendimiento.

- El cambio más importante de los últimos años en diseño de las computadoras de los últimos años se dio durante los años 1980, con la aparición de la corriente de diseño conocida como computadoras de conjunto reducido de instrucciones (RISC, por sus siglas en ingles).
- Esta escuela pretende aplicar un enfoque totalmente distinto al tradicional hasta entonces, que paso a conocerse como computadoras de conjunto complejo de instrucciones (CISC) para diferenciarla de la nueva tendencia.

- La tendencia tradicional, representada por las Arquitecturas CISC (Complex Instruction Set Computing) se caracterizan por tener un número amplio de instrucciones y modos de direccionamiento.
- Se implementan instrucciones especiales que realizan funciones complejas, de manera que un programador puede encontrar con seguridad, una instrucción especial que realiza en hardware la función que el necesita.

 El número de registros del CPU es limitado, ya que las compuertas lógicas del circuito integrado se emplean para implementar las secuencias de control de estas instrucciones especiales.

- Al investigar las tendencias en la escritura de software científico y comercial al inicio de los 80, ya se pudo observar que en general ya no se programaba mucho en ensamblador, sino en lenguajes de alto nivel, tales como C.
- Los compiladores de lenguajes de alto nivel no hacían uso de las instrucciones especiales implementadas en los procesadores CISC, por lo que resultaba un desperdicio de recursos emplear las compuertas del circuito de esta forma.

- Por lo anterior, se decidió que era mejor emplear estos recursos en hacer que las pocas instrucciones que realmente empleaban los compiladores se ejecutaran lo más rápidamente posible.
- Así surgió la escuela de diseño RISC (Reduced Instruction Set Computing) donde solo se cuenta con unas pocas instrucciones y modos de direccionamiento, pero se busca implementarlos de forma muy eficiente y que todas las instrucciones trabajen con todos los modos de direccionamiento.

- Ademas, se observo que una de las tareas que tomaban más tiempo en ejecutarse en lenguajes de alto nivel, era el pasar los parámetros a las subrutinas a través de la pila.
- Como la forma más rápida de hacer este paso es por medio de registros del CPU, se busco dotarlo con un amplio número de registros, a través de los cuales se pueden pasar dichos parámetros.

CISC vs RISC

Considere los siguientes fragmentos de programas:

mov ax,10 mov bx,5 mul bx,ax

risc

mov ax,0
mov bx,10
mov cx, 5
Begin add ax,bx
loop Begin

El total de ciclos de reloj para la version cisc debe ser:
(2 movs * l ciclo) +(l mul * 30 ciclos) = 32 ciclos

El total de ciclos de reloj para la version risc debe ser:
(3 movs * I ciclo) +(5 adds * I ciclo)+(5 loops *I ciclo) = 13 ciclos

cisc vs risc resumen

RISC	CISC	
Unas cuantas instrucciones simples	Muchas instrucciones complejas	
Instrucciones de longitud fija	Instrucciones de longitud variable	
Complejidad en el compilador	Complejidad en el Microcodigo	
Acceso a la memoria solo con instrucciones load/store	Muchas instrucciones pueden accesar la memoria	
Muy pocos modos de Direccionamiento	Muchos modos de Direccionamiento	

cisc vs risc resumen

 La diferencia entre cisc y risc empieza a ser evidente por medio de la ecuación básica de la eficiencia en computo:

Tipos de CPU

 Los CPUs modernos pueden clasificarse de acuerdo a varias características, tales como: el tamaño del ALU o del Bus de conexión al exterior (8, 16, 32, 64 bits),si tienen cauce pipeline, si son tipo CISC o RISC,Von Newmann o Harvard y si solo tienen instrucciones enteras o implementan también instrucciones de punto flotante

Clasificación de procesadores intel

- ¿Qué procesador necesito?
- No hace mucho tiempo, el procesador era algo totalmente desconocido por los usuarios de PCs. Esto fue cambiando con el tiempo y en la actualidad cualquier persona al comprar un equipo se pregunta acerca de los atributos elementales de este dispositivo.
- Es que el procesador es una parte esencial de la computadora, por eso generalmente se la conoce como su "cerebro".

Procesadores Intel® para portátiles

- Lo primero a definir es qué necesidades se tienen.
- Si la movilidad o la falta de espacio son elementos claves a considerar se optará por una computadora portátil, o laptop.
- Intel ofrece para estos dispositivos diferentes familias de procesadores según los requerimientos de cada usuario.
- Los procesadores para portátiles calificados con 5 estrellas satisfacen la máxima exigencia móvil.
- Si eres un gamer y necesitas que tu portátil sea extremadamente potente, deberás optar por el procesador Intel® Core™ 2 Quad Serie Q9000, los procesadores que permiten ejecutar varias aplicaciones simultáneamente, con la posibilidad de vivir los juegos con mucho realismo y excelente performance gráfica.

Procesadores Intel® para portátiles

- Lo primero a definir es qué necesidades se tienen.
- Si la movilidad o la falta de espacio son elementos claves a considerar se optará por una computadora portátil, o laptop.
- Intel ofrece para estos dispositivos diferentes familias de procesadores según los requerimientos de cada usuario.
- Los procesadores para portátiles calificados con 5 estrellas satisfacen la máxima exigencia móvil.
- Si eres un gamer y necesitas que tu portátil sea extremadamente potente, deberás optar por el procesador Intel® Core™ 2 Quad Serie Q9000, los procesadores que permiten ejecutar varias aplicaciones simultáneamente, con la posibilidad de vivir los juegos con mucho realismo y excelente performance gráfica.

Procesadores Intel® para portátiles

- Si consideras el acceso a Internet como lo fundamental en tu portátil, ya que la usas para trabajar o porque disfrutas de estar conectado continuamente a las redes sociales, dispositivos de mensajería o mundos virtuales, puedes optar por la tecnología del procesador Intel® Centrino® 2 con el procesador Intel® Core™ 2 Duo Series T9000, P9000 o SU9000.
- El ranking en las portátiles contempla algo más que la velocidad y el rendimiento. La duración de la batería es sustancial para aquellos que utilizan su computadora fuera de casa, por eso Intel incorporó "Deep Power Down" y otras funciones que amplían la eficiencia energética y permiten así que puedas utilizar una portátil por más tiempo sin depender de tomacorrientes y cables.
- Para aquellos que utilizan su computadora para realizar varias tareas sencillas al mismo tiempo y además buscan la confiabilidad de un procesador Intel, la mejor opción es un procesador multitarea, <u>Intel® Pentium™</u>.

Intel para computadoras de escritorio

- La familia de procesadores [Intel® Core™ i7] tiene los mejores procesadores de PCs de escritoro del mundo.
- Si eres un Hardcore gamer y pretendes que tu PC te brinde las máximas posibilidades para disfrutar de los videojuegos o de las redes sociales el procesador para tu computadora de escritorio debe ser el Intel® Core™ i7.
- Estos modelos también son aptos para realizar simultáneamente varias tareas complejas como el retoque, la edición o generación de fotografías y videos.
- Otra opción, son los procesadores Intel® Core™ 2 Quad y Core™ 2 Duo.
- Con ellos Intel posibilita el máximo disfrute de los entornos y aplicaciones multimedia, algo muy importante si se considera que videos, imágenes y música son los elementos característicos de la experiencia digital actual.

Clasificación de procesadores intel





Valor y confiabilidad





Confiable y de eficacia comprobada





Tecnología inteligente, veloz y energéticamente eficiente





Inteligencia avanzada, tecnologías premium y ayuda para velocidad





Inteligencia de vanguardia y tecnologías revolucionarias

Clasificación de procesadores intel

Procesador Intel® Core™ i7 Extreme Edition

- > Desempeño adicional a pedido2
- > Tareas múltiples inteligentes3
- > Tecnologías visuales incorporadas4
- > Overclocking habilitado5

Procesador Intel® Core™ i5

- > Desempeño adicional a pedido2
- > Tareas múltiples inteligentes3
- > Tecnologías visuales incorporadas4

Procesador Intel® Pentium®

- > Tecnología Intel® dual-core
- > Excelente desempeño de PC
- > Protección contra virus mejorada





Procesador Intel® Core™ i7

- > Desempeño adicional a pedido2
- > Tareas múltiples inteligentes3
- > Tecnologías visuales incorporadas4
- > Mayor frecuencia y caché de más tamaño





Procesador Intel® Core™ i3

- > Tareas múltiples inteligentes3
- > Tecnologías visuales incorporadas4





Procesador Intel® Celeron®

- > Informática móvil de bajo costo
- > Seguridad inalámbrica sólida
- > Valor excepcional















Clasificación de procesadores AMD



Clasificación de procesadores AMD



1.3 Características de los CPU

- Las características más importantes a considerar al escoger un CPU para usarlo (idealmente) en una aplicación, son:
 - Modelo del programador (Conjunto de registros que el programador puede utilizar), forman el modelo mental del CPU que el programador utiliza al programar en ensamblador.
 - Conjunto de instrucciones que puede ejecutar el CPU
 - Modos de direccionamiento que pueden usarse para obtener los operandos de las instrucciones.
 - Ciclo de instrucción (el conjunto de pasos que realiza el CPU para procesar cada instrucción)
 - Buses de interconexión, usados para que el CPU lea y escriba a la memoria y a los dispositivos de entrada y salida.

Características de los CPU

¿ En que casos debo seleccionar un(os) CPU(s)?

Acciones Directas

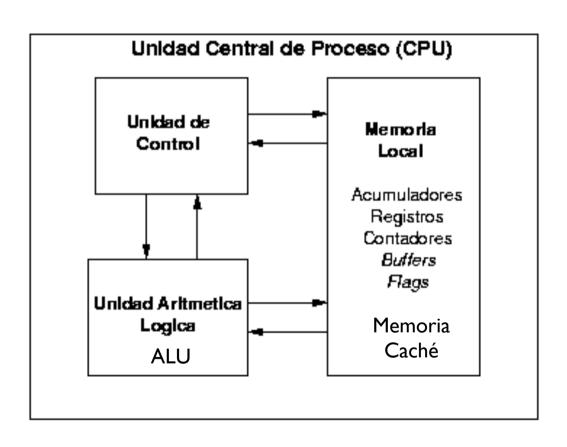
- •Integrar un nuevo sistema de computo
- •Reemplazar un cpu dañado
- •Actualizar un sistema de computo

(me) one cone is

Acciones Indirectas

- •Comprar equipo de computo nuevo
- •Construir un equipo de control Microcontrolador

Estructura Interna de un CPU



- Todos los CPU tienen como función principal la ejecución de un programa acorde a la aplicación del mismo.
- Un programa es un conjunto de instrucciones almacenadas de acuerdo al orden en que deben ejecutarse.
- Por lo tanto, toda computadora debe ser capaz de procesar las instrucciones de su programa en un ciclo de instrucción, consistente en un número de etapas que varia con cada CPU, pero que tradicionalmente han sido tres(trabajando en un cpu ideal):

- I-Búsqueda del código de Instrucción.
- Esta consiste en leer de la memoria cual será la siguiente instrucción a ejecutar, la cual esta almacenada en forma de un código numérico que indica cual de todas las operaciones que puede realizar el CPU será la siguiente y con que operandos se ejecutará.

- 2- Decodificación. Consiste en tomar el código numérico e identificar a cual de las operaciones que puede realizar el CPU corresponde dicho código.
- Esta etapa usualmente se realiza con un decodificador binario.

- 3- Ejecución.
- En esta etapa se lleva a cabo la operación sobre los datos que se vayan a procesar.
- En general, la unidad de control (UC) genera las señales de control necesarias para llevar los datos a las entradas de la Unidad Aritmética Lógica, la cual efectuará las operaciones aritméticas y lógicas.
- Posteriormente, la unidad de control generara las señales de control necesarias para transferir la salida de la Unidad Aritmética Lógica al registro donde serán almacenados los resultados para su uso posterior.

Ciclo de Instrucción

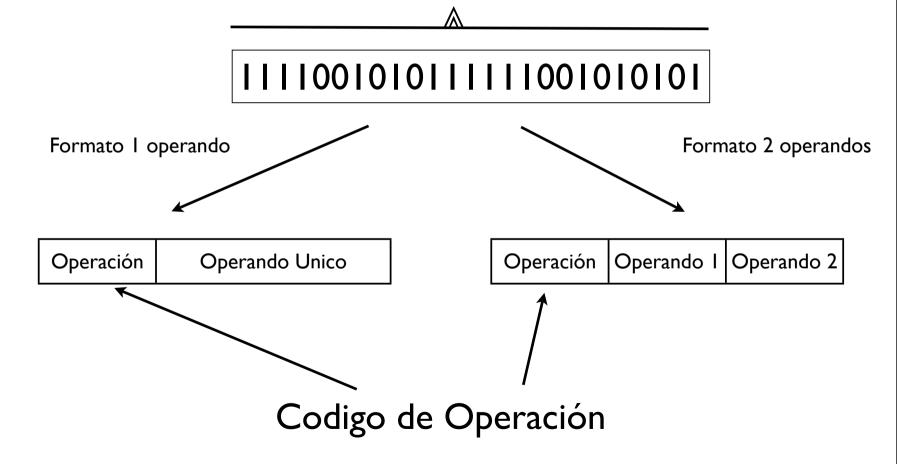
Busqueda de la Instrucción

Decodificación de la Instrucción

Ejecución de la Instrucción

- Es importante recordar que cada instrucción del programa se almacena en memoria como un número binario.
- Este número se conoce como código de instrucción, y usualmente se divide en al menos dos campos: un código de operación (Opcode) y un número que representa al operando u operandos de la instrucción.

codigo de la instrucción



• En el caso de la computadora ideal que estamos estudiando, se almacena cada instrucción en una de las 4096 palabras de memoria de 16 bits cada una.

Memoria Primaria

dirección l	I6 bits	
dirección 2		
•	•	
•	•	
•	•	
dirección 4095		
dirección 4096		

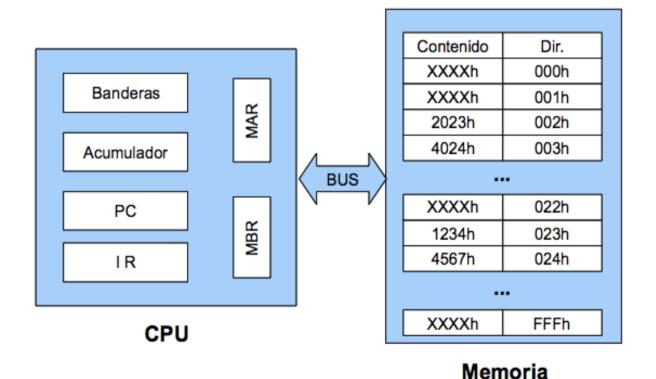
- Se utiliza un formato de un solo operando, con un segundo operando en el acumulador cuando es necesario.
- Los cuatro bits más significativos de los 16 bits de la palabra se dedican a almacenar el código de operación.
- Los doce bits menos significativos se dedican a almacenar la dirección del operando.
- La siguiente tabla nos resume los codigos de operación de la computadora de ejemplo

Codigo de Operación	Instrucción	Operación
0h	LOAD (Carga)	ACC←[M]
Ih	STORE (Almacena)	[M]←ACC
2h	ADD (Suma)	ACC←ACC+[M]
3h	ADC (Suma con Acarreo)	ACC←ACC+[M]+C
4h	SUB (Resta)	ACC←ACC+[M]
5h	OR (Or Bit a Bit)	ACC←ACC or [M]
6h	AND (And Bit a Bit)	ACC←ACC and [M]
7h	XOR (Xor Bit a Bit)	ACC←ACC xor [M]
8h	SHL (Corrimiento a la Izquierda)	ACC←ACC << I
9h	SHR (Corrimiento a la Derecha)	ACC←ACC >> I
Ah	BRA Bifurcación o Salto	PC←M
Bh	BRZ (Bifurca si es cero)	Si Z==I → PC←M
Ch	BRC (Bifurca si hay Acarreo)	Si C==I → PC←M
Dh	BRO (Bifurca si hay Sobreflujo)	Si O==I → PC←M
Eh	LDI (Carga Constante Inmediata)	ACC←[PC];PC←PC+I
Fh	STOP	Detener la Ejecución

Las partes del cpu de una computadora ideal

- ACC Acumulador, se usará para almacenar uno de los operandos y el resultado de varias de las instrucciones
 - MAR (Memory Address Register) Registro de dirección de memoria, selecciona a que localidad de memoria se va a leer o a escribir.
 - MBR (Memory Bus Register) Registro de bus de memoria. A través de él se lee y se escriben los datos.
 - PC (Program Counter) El contador de programa almacena la dirección de la siguiente instrucción a buscar. Por esta razón también es conocido como apuntador de instrucciones.
 - IR Registro de instrucción, guarda el código de la instrucción que se esta ejecutando.
 - Flags Registro de Banderas, agrupa a todas las banderas de la ALU en un registro, en el caso de nuestra computadora imaginaria, las banderas disponibles serán:
 - Z Bandera de Cero, se pone en uno cuando todos los bits del resultado son cero;
 - O Sobreflujo, se pone en uno cuando el resultado de la ultima operación se sale de el rango de los números de 16 bits con signo;
 - C Acarreo, se enciende cuando el resultado de la ultima operación se sale del rango de los números de 16 bits sin signo.

Diagrama a bloques del CPU de ejemplo



El ciclo de instrucción

Primer Bloque: Búsqueda de la instrucción

- El registro PC contiene la dirección de la localidad de memoria que contiene el código de instrucción de la siguiente instrucción a ejecutar.
- 2. La etapa de búsqueda consistirá básicamente en leer este código y almacenarlo en el registro IR para su posterior uso en las etapas de decodificación y ejecución, el contenido de PC se copia al MAR para poder leer esa localidad de memoria.
- **3.** Se lee la memoria y el resultado de dicha lectura se copia del MBR al IR. Finalmente, se incrementa el PC para que en el siguiente ciclo de instrucción se lea la instrucción de la localidad de memoria consecutiva. Resumiendo estas operaciones en lenguaje de transferencia de registros:

Busqueda de la Instrucción

MAR←PC IR←[MAR] PC←PC+I

Segundo Bloque: Decodificación

- En la etapa de Decodificación simplemente se separan el código de operación de los operandos.
- Por ejemplo, la instrucción LOAD 023h se codificaría como 0023h, siendo
 0h el código de operación y 023h el operando.
- Además, la unidad de control deberá identificar que al opcode 0 corresponde a la instrucción LOAD para que en la siguiente etapa se realicen las operaciones correspondientes a esta instrucción.

Tercer Bloque: Ejecución de la Instrucción

- En la etapa de ejecución, los pasos realizados en esta etapa varían dependiendo del código de operación leído en la etapa de búsqueda.
- Por ejemplo, si el código leído es un 0, que corresponde con una instrucción LOAD, la etapa de ejecución consistirá en copiar la parte de la dirección del operando en el registro MAR para poder leer la localidad en donde se encuentra el operando.
- Se lee el operando de memoria y el dato leído se copia del MBR al acumulador.
- Resumiendo dichas operaciones en lenguaje de transferencia de registros se tiene:

Ejemplo (I)

```
MAR←IR(M) //IR(M) representa los bits del registro IR
// que almacenan la dirección del operando
ACC←MBR
```

Ejemplo (2)

- Para el código de operación 2, correspondiente a la instrucción ADD, también se transfiere la dirección del operando al MAR y se lee el contenido de la memoria, pero en vez de enviarse directamente del MBR al acumulador, se envía al ALU para que se sume con el contenido del acumulador y posteriormente se almacene el resultado de la suma en el acumulador.
- Resumiendo en lenguaje de transferencia de registros:

Ejemplo(2)

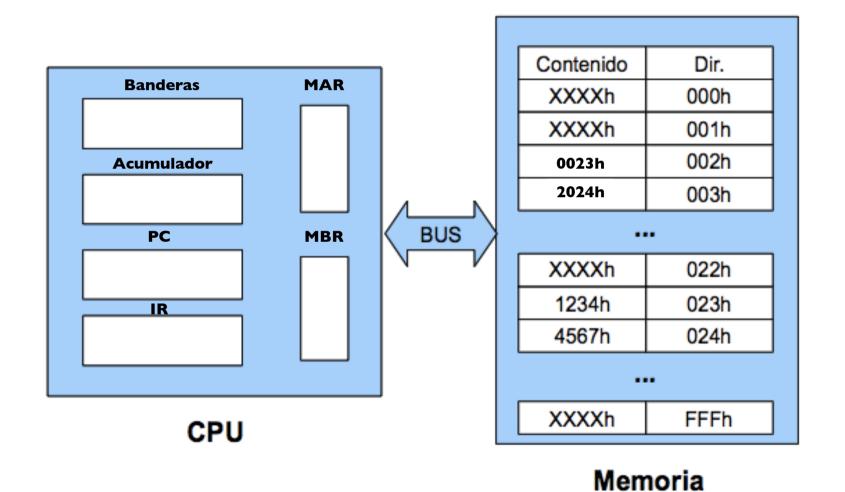
MAR←IR(M) //IR(M) representa los bits del registro IR que //almacenan la dirección del operando ACC←ACC+MBR

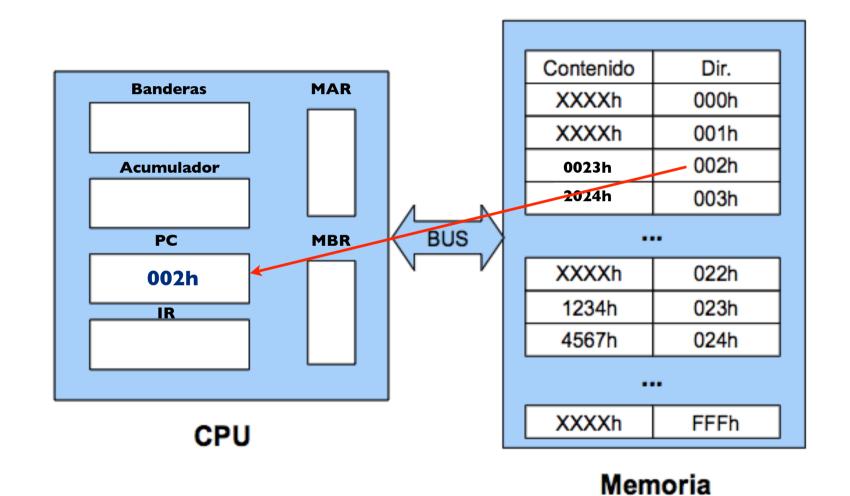
Ejemplos de Codificación

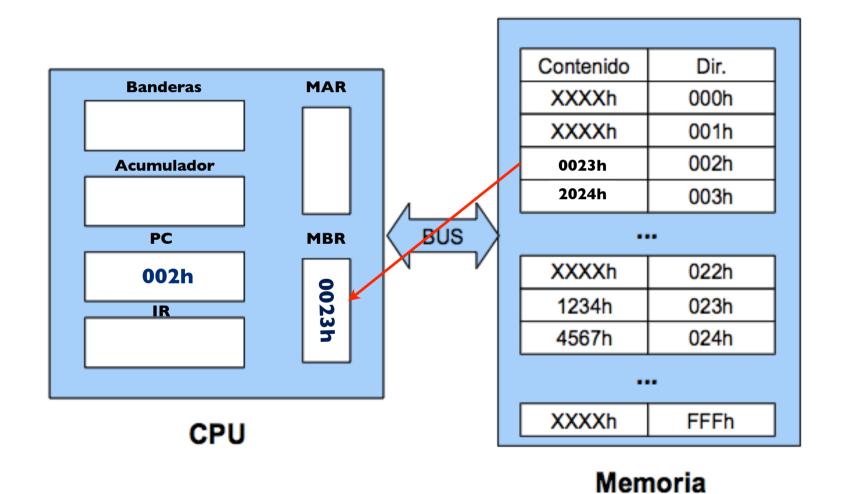
Instrucción	Opcode	Operando	Código
LD 123h	0h	123h	0123h
ADD 123h	2h	123h	2123h
BRA 123h	Ah	123h	A123h
LDI 1234h	E000h	1234h	E000h, 1234h
STOP	Fh	No Aplica	F000h

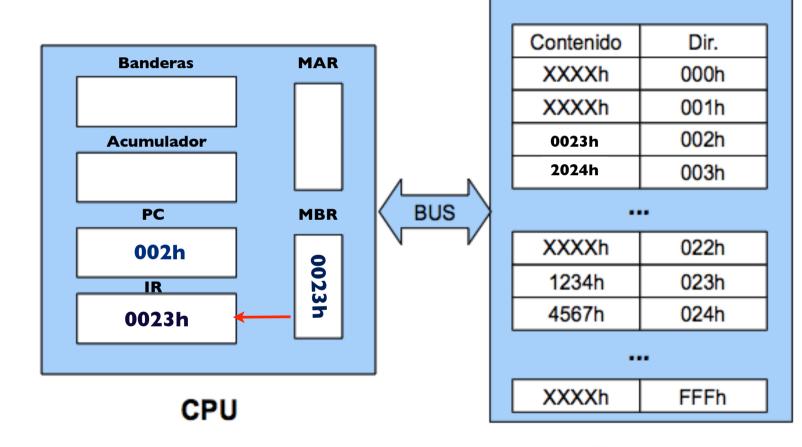
Búsqueda y codificación de la instrucción

- Búsqueda de instrucción: En esta etapa se lee el código de la siguiente instrucción a ejecutar
 - PC Contiene la dirección de la instrucción
 - IR←[PC] (se lee de memoria el código)
 - PC←PC+I (PC apunta a la siguiente instrucción)
- Decodificación de la instrucción
 - Se separa el contenido de IR en Opcode y Operando
 - Se busca a que instrucción corresponde el Opcode

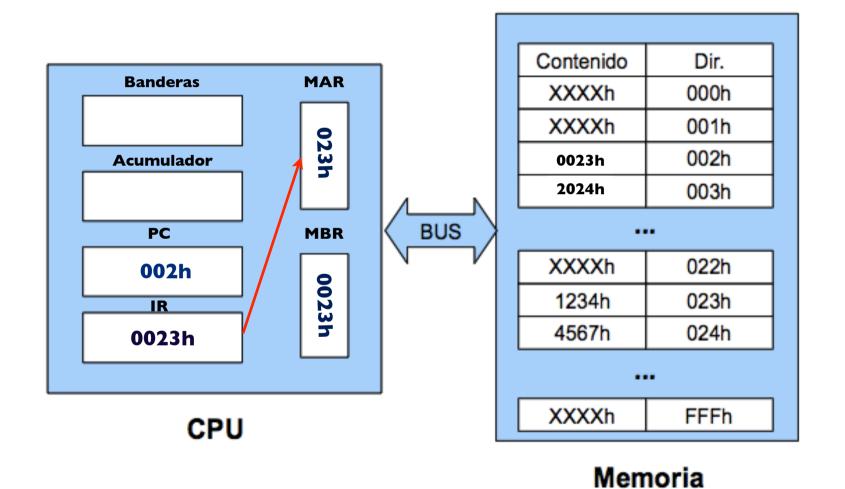


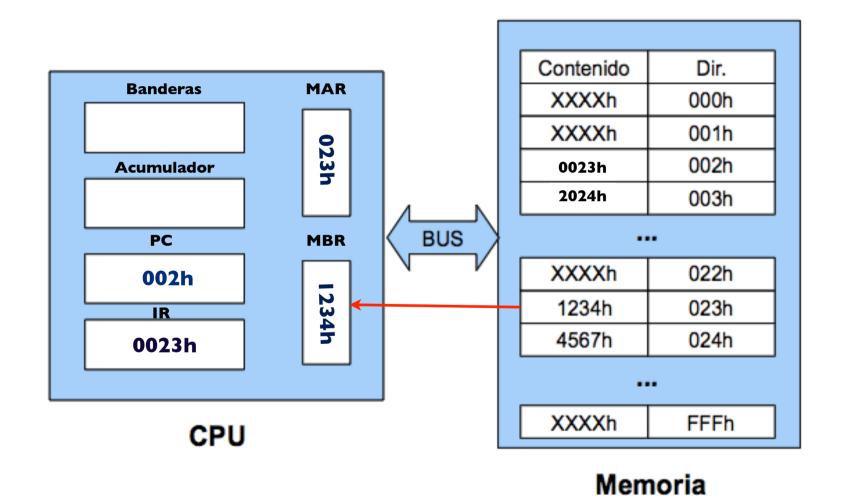


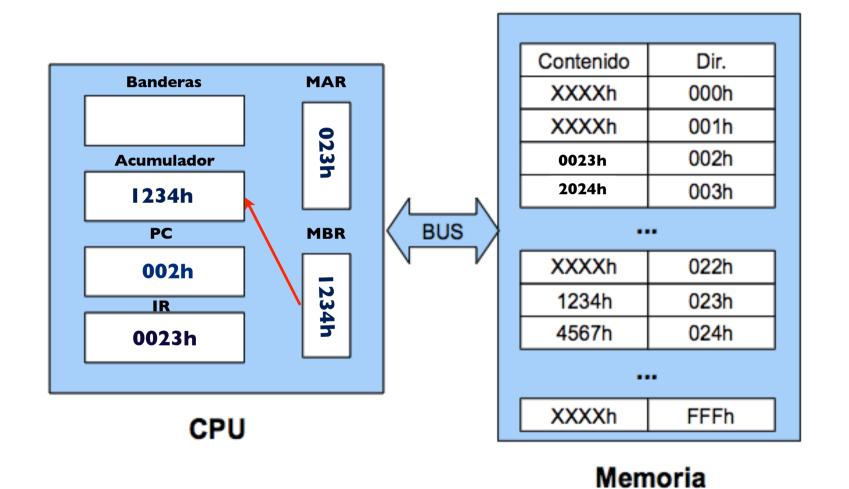




Memoria







Ejemplos

• Alumno hacer ADD 024h

Reconocimientos

- Para estas diapositivas se utilizaron los siguientes materiales:
- [1] Apuntes de Arquitectura de Computadoras. M.C. Miguel Angel Fraga. Instituto Tecnológico de Morelia
- [2] Clasificación de procesadores Intel. recursos de procesadores intel. www.intel.la