

- ① ¿Qué es un bus? Desarrolle los mecanismos de Arbitraje y temporizado.
- ② Describa las características que presentan los conjuntos de instrucciones de las arquitecturas RISC.
- ③ Describa la estructura de un módulo E/S. Desarrolle como es el funcionamiento del DMA, los usos que de él se hacen.
- ④ Describa los algoritmos de reemplazo de bloques y las políticas de escritura en una memoria cache.
- ⑤ Describa las limitaciones existentes al paralelismo a nivel de instrucciones.