

- ② Describa como se debe implementar la estructura de pila en un procesador RISC cuyos registros son genericos (basarse en el procesador MIPS). Como se debera trabajar el anidamiento de procedimientos / funciones?
- ③ Describa las funciones que se utilizan en la politica de ubicacion de bloques en memoria codice. Analice las politicas de escrituras de ~~datos~~ desde el punto de vista de la coherencia de los mismos en la jerarquia.
- ④ Que caracteristicas definen un procesador como superescalar? Describa las politicas de emision de instrucciones en un cauce segmentado.
- ⑤ Cuales son las arquitecturas que pueden encontrarse en la configuracion MIMD de la taxonomia de Flynn?
- ① En un cauce segmentado, con secuencia de instrucciones independientes. Que consecuencias trae el paso de una inst. de salto? Analice los casos de salto condicional y de salto incondicional. Mencione que posibles soluciones se pueden aplicar para evitar o disminuir las consecuencias.