Buses

# Bus de datos

* Transmite datos.
  + Recuerde que a este nivel no existe diferencia alguna entre “datos” e “instrucciones”.
* El ancho del bus es un factor clave a la hora de determinar las prestaciones.
  + 8, 16, 32, 64 bits.

# Bus de dirección

* Identifica la fuente o destino de un ‘dato’
  + cuando el procesador desea leer una palabra de una determinada parte en la memoria.
* El ancho del bus de direcciones determina la máxima capacidad de memoria posible en el sistema.
  + MSX88 tiene un bus de dirección de 16 bits, lo que define un espacio para direcciones de 64K lugares

# Bus de control

* Transmite información de señales de control y temporización
  + Señal de escritura/lectura en memoria.
  + Petición de interrupción.
  + Señales de reloj.

# Problemas de un único bus

* Conectar gran número de dispositivos a un bus producen Retardos de propagación
  + Si el control del bus pasa de un dispositivo a otro, puede afectar sensiblemente a las prestaciones.
* La mayoría de los sistemas utilizan varios buses para solucionar estos problemas.
  + Jerarquía de buses

**Fuente**:

* “Anexo Clase 07”
* “Capítulo 3.4 - Interconexión con buses” (Stalling 5ta ed. Pág 72 y 76)