

24/02/14

① DADA LA REPRESENTACIÓN 6A2E4 (COMO HEXADECIMAL CODIFICADO EN BINARIO) DE UN SISTEMA EN PUNTO FLOTANTE CON MANTISA FRACCIONARIA EN 80S DE 10 BITS Y EXPONENTE DE 6 BITS EN EXCESO 32 (FORMATO DE IZQUIERDA A DERECHA = S EXP MANT)

c) DETERMINE EL VALOR DECIMAL REPRESENTADO

d) CALCULE EL ERROR ABSOLUTO MÁXIMO.

② ¿QUÉ ES UNA PUERTA LÓGICA? DESCRIBA EL MÉTODO PARA LA OBTENCIÓN DEL CIRCUITO COMBINATORIO DE UNA TABLA DE VERDAD CON 4 (CUATRO) VARIABLES DE ENTRADA QUE PRODUCE UNA SALIDA 1 (UNO) CUANDO SOLO DOS DE LAS 4 (CUATRO) ENTRADA ESTÁ EN 1 (UNO).

③ DESCRIBA LAS CARACTERÍSTICAS PRINCIPALES DE LA ORGANIZACIÓN 2^{1/2} D DE MEMORIA SEMICONDUCTORA. DEFINA VALORES DE CAPACIDAD DE ALMACENAMIENTO Y TIEMPO DE ACCESO

④ ENUMERE TODOS LOS ELEMENTOS A TENER EN CUENTA PARA EL DISEÑO DEL REPERTORIO DE INSTRUCCIONES DE UN PROCESADOR. ¿QUÉ OPERACIONES DE TIPO ARITMÉTICO PODRÍAN ENCONTRAR EN UN REPERTORIO DE INSTRUCCIONES? ¿PORQUÉ LOS DISTINTOS TIPOS DE DATOS QUE DESEEN UTILIZARSE EN ESAS OPERACIONES CONDICIONAN EL HARDWARE NECESARIO PARA OPERAR?

⑤ SE REQUIERE MOSTRAR EN "TRUE COLOR" DE 1024 X 1024 PÍXELES, UN VIDEO QUE POSEE 100 IMÁGENES POR CADA SEGUNDO. ¿PODRÍA USAR LA MEMORIA CUYOS VALORES DE CAPACIDAD Y TIEMPO DE ACCESO DEFINÍO EN EL PUNTO 3? JUSTIFIQUE LA RESPUESTA.