

1.6 Bonus: Makefile for Multiple files

在 Makefile 中的每一項 gcc 指令前加上 " - "，當程式編譯時發生錯誤也會繼續將全部的指令執行完畢。

原 Makefile:

```
All:
    gcc hw0101.c -o hw0101
    gcc hw0102.c -o hw0102
    gcc hw0103.c -o hw0103
    gcc hw0104.c -o hw0104
    gcc hw0105.c -o hw0105
```

修改後 Makefile:

```
All:
    -gcc hw0101.c -o hw0101
    -gcc hw0102.c -o hw0102
    -gcc hw0103.c -o hw0103
    -gcc hw0104.c -o hw0104
    -gcc hw0105.c -o hw0105
```