## mikrocontroller.net

Willkommen in der Mikrocontroller.net Artikelsammlung. Alle Artikel hier können nach dem Wiki-Prinzip von jedem bearbeitet werden. Zur Hauptseite der Artikelsammlung

# **AVR Typen**

#### Inhaltsverzeichnis

- 1 AT90S
- 2 ATmega
- 3 ATtiny
- 4 ATxmega
- 5 Sonstiges
  - 5.1 Tiny vs Mega
- 6 Nomenklatur
  - 6.1 ATmega
  - 6.2 ATtiny
- 7 Vergleichstabelle(n) / Ausstattung
  - 7.1 AT90S Reihe
  - 7.2 ATtiny Reihe
  - 7.3 ATmega Reihe
  - 7.4 ATXMega Reihe
- 8 Weitere Vergleichstabellen
  - 8.1 ATtiny
  - 8.2 ATmega
  - 8.3 ATxmega
- 9 Referenzen
- 10 Weblinks

#### **AT90S**

Die "Basic Line" der Atmel AVR-Reihe. Sie beinhaltet die ersten AVRs die produziert wurden und deren Bezeichnung mit "AT90S" beginnt. Alle Typen wurden mit der Zeit von den beiden Nachfolgereihen ersetzt: ATmega bzw. ATtiny.

Einige neue AVR-Controller tragen eine mit AT90-*ohne S* beginnende Bezeichnung, haben aber einen "moderneren" Kern. Z.B. sind die Typen AT90PWM2/3 und AT90CAN128 vom Funktionsumfang (interner RC, USART etc.) den ATmegas zuzuordnen.

## **ATmega**

Die ATmega-Mikrocontroller sind ein Teil der AVR-Controllerfamilie. Zusammen mit den ATtiny lösen die ATmega die AT90S-Serie schrittweise ab, wobei es in den meisten Fällen weitgehend pin- und funktionskompatiblen Ersatz für abgekündigte Controller gibt (ATmega8 bzw. ATmega8A statt AT90S4433, ATmega8515 statt AT90S8515 usw.).

Atmel ATmega AVRs werden mit aktiviertem internem Taktgeber ausgeliefert. Schließt man eine andere externe Taktquelle an (Quarz, Quarzoszillator o.ä), wird diese nicht automatisch genutzt. Zum Aktivieren müssen die Fuse-Bits des Controllers entsprechend eingestellt werden (siehe Datenblatt).

ATmegas mit integriertem JTAG-Interface (z.Zt. solche ab 16kB Flash-Speicher und mehr als 28 Pins) werden ab Werk mit aktiviertem JTAG-Interface ausgeliefert. Dieses Interface belegt vier Port-Pins (z. B. am PORTC bei ATmega16/32), die nicht für eigene Anwendungen genutzt werden können, solange das JTAG-Interface aktiviert ist. Das Interface lässt sich über ein Fuse-Bit (JTAGEN) dauerhaft und über ein Bit (JTD) in dem (oder einem

der) MC-Kontroll-Register (Datenblatt nach JTD durchsuchen) per Software zur Laufzeit an- und abschalten. Weiteres im Datenblatt des jeweiligen Controllers in den Abschnitten Memory-Programming (Fuse) und JTAG/ICE (JTD).

Beim ATmega128 ist ab Werk die Mega103-Kompatibilitäts-fuse gesetzt. Um alle Erweiterungen des Mega128 gegenüber dem Mega103 zu nutzen muss diese deaktivert werden. Diese Fuse sorgt außerdem dafür, dass das SRAM in einem anderen Adressbereich liegt. Dadurch funktionieren C-Programme nur bis zum ersten Funktionsaufruf. Siehe auch AVR Checkliste: Besonderheiten bei ATmega64 / ATmega128

## **ATtiny**

Die ATtiny stellen das untere Ende der neuen AVR-Linie von Atmel dar und waren zunächst durch das Fehlen von internem SRAM gekennzeichnet. Darüber hinaus fehlt es, im Gegensatz zu den ATmegas, der überwiegenden Mehrzahl an einem Hardwaremultiplizierer. Jede Multiplikation muss dann also in Software ausgeführt werden. Die Speicherausstattung der ATtinys ist im Allgemeinen geringer als in der ATmega-Familie, sodass es die kleinen Typen nur mit 1 KByte Flash gibt. Auch die größeren Controller sind oft nicht über 8 KByte Flash zu bekommen. SRAM-lose ATtinys können nur mit dem Z-Register indirekt adressieren, nicht wie die Größeren auch mit X und Y.

Mittlerweile gibt es aber so bemerkenswerte Controller wie den ATtiny4313, deren Möglichkeiten und Funktionen den ATmegas in nichts nachstehen. Ende 2016 wurde eine neue ATtiny-Familie (817/816/814/417) vorgestellt, die neben einem Hardwaremultiplizierer auch viele Ausstattungmerkmale der Xmega-Reihe hat. Dabei macht Atmel die Zugehörigkeit zur ATtiny-Familie an einer Gehäusegröße mit maximal 24 Anschlüssen fest. Eine Übersicht über die Verfügbarkeit verschiedener Befehle bietet die AVR-Assembler Befehlsvergleichstabelle.

## **ATxmega**

Neueste Generation von AVR-Controllern mit neuem internen Aufbau, hoher Taktrate (32 MHz), niedriger Spannung (1,6 - 3,6V), vielen Schnittstellen, in 44 - 100 poligen SMD-Gehäusen. Besonderheiten: ADC mit 2 Megasample/12 Bit, vierpoliges Programm- und Debug- Interface PDI (VTref, CLK, DATA, GND) erfordert z.B. einen AVR\_JTAGICE-mkII Programmer. PDI (Flash und Debug) funktioniert mit C-Code z.B. mit AVR Studio 4.19.

Leider ist die Xmega-Reihe zu den AVR-Prozessoren der Mega- oder Tiny-Serien nicht kompatibel (viel komplizierter, anderer Aufbau der IO-Baugruppen, der Interrupts, der C-Funktionen etc.). Prozessor-Manuals zeigen weder Assembler noch C-Beispiele für Ansteuerung der IO-Baugruppen. C-Programmbeispiele (geeignet für AVR-Studio) findet man erst in Xmega Application Notes. Einen Überblick gibt es von Florian Grotz oder in dem itronics Xmega Tutorial.

## **Sonstiges**

Die AT89-Familie gehört nicht zu den AVR-Typen mit dem AVR-RISC-Befehlssatz, sondern ist eine Intel-8051-kompatible 8-Bit μC-Serie.

#### Tiny vs Mega

Die modernen Typen sind die Tiny (=winzig) und die Mega (=riesig). Die ATtiny haben kleinere Gehäuse als die ATmega, mit weniger Pins. Dies führt bei ähnlicher Funktionalität wie die Megas zu Mehrfachbelegungen der Pins. Die Tiny sind eher für kleine Aufgaben geeignet, wo die Einsparung über den Preis und den geringeren Aufwand beim Datenblattstudium kommt. Anfänger und Bastler sind mit den ATmega besser bedient, da es weniger Limitierungen gibt. Für ATmega gibt es zahlreiche Entwicklungsboards und Lernsysteme, wie die Arduino-Familie.

#### Nomenklatur

#### **ATmega**

Auch wenn die Namensgebung auf den ersten Blick bedingt durch die vielen verfügbaren Modelle kompliziert aussieht, so folgt sie doch immer (von wenigen Ausnahmen abgesehen) einem einfachen Schema.

Nehmen wir einen aktuellen Baustein als Beispiel: \*ATmega48PA-AU\*. Der Name besteht aus 5 Teilen:

- 1. Der Baureihe (hier: "ATmega")
- 2. Einer Nummer, immer eine Zweierpotenz (hier: 4). Diese Zahl gibt die Größe des Flashspeichers in Kibibyte an.
- 3. Bis zu zwei weiteren Ziffern (hier: 8). Sie definieren die Zusatzfunktionen sowie Zahl der I/O-Ports.
- 4. Bis zu zwei Buchstaben (hier: PA), die für die Revision sowie spezielle stromsparende Architekturen stehen
- 5. Einem Bindestrich und zwei weiteren Buchstaben, die die Bauform angeben (hier: AU).

#### **Baureihe**

Hier gibt es nur zwei Reihen: Den kleinen ATtiny mit reduziertem Funktionsumfang und den großen ATmega.

#### Speichergröße

Während die Größe des Flashspeichers (Programmspeicher) direkt im Namen angegeben ist, ergibt sich die Größe von RAM und EEPROM nur indirekt aus dieser Nummer, wobei natürlich die Bausteine mit großem Flash auch mehr RAM und EEPROM haben als kleinere. Grob gilt diese Zuordnung:

Flash (kB)	EEPROM (B)	RAM (B)
2	tiny: 128	tiny: 128
4	tiny: var., mega: 256	tiny: 256, mega: 512
8	tiny: var., mega: 512	tiny: 512, mega: 1024
16	512	1024
32	1024	2048
64	2048*)	4096*)
128 - 256	4096	4K - 16K

\*)Atmega640 verfügt über den doppelten Speicher

#### Zusatzfunktionen / Größe

Die Ziffer(n) nach der Flashgröße geben die Ausstattungsmerkmale des Bausteins an. Die folgende Tabelle gilt für die Atmega-Reihe:

Ziffer	Beschreibung
-	Keine Ziffer markiert die Bausteine der ersten Generation. Sie verfügen in der Regel über eine niedrigere maximale Taktrate (8/16 MHz anstatt 10/20 MHz), eine höhere Minimal-Spannung (2,7 anstatt 1,8 Volt), weniger Interrupt-Quellen und PWM-Kanäle
0	Reihe von 32 - 256 kB in einem größeren Gehäuse mit höherer Anzahl an I/O-Pins. Etwas älter als die aktuellen Reihen 4 und 8.
1	Kennzeichnet eine verbesserte Version des Atmega128 / 256, aber älter als aktuelle 4er Reihe
4	Reihe von 16 bis 128 kB Flash, alle pinkompatibel in 40-44 poligem Gehäuse. Neueste Baureihe, alle in pico-power-Technologie mit vielen verbesserten Funktionen wie externen Interrupts, Timern, USART
5	Reihe von 16 bis 64 kB
8	Reihe von 4 bis 32 kB, alle pinkompatibel in 28-32 poligem Gehäuse. Neueste Baureihe, alle in picopower-Technologie mit vielen verbesserten Funktionen wie externen Interrupts, Timern, USART (auch in der Attiny-Reihe vorhanden)
9	Reihe von 16 bis 64 kB mit integriertem Controller für LC-Displays, folglich in großen Gehäusen (64-/100-polig)

Aus dieser Liste stechen einige Bausteine als Außenseiter hervor:

- Atmega8515 / Atmega8535
- Atmega640: Im Prinzip ein Atmega64 mit deutlich mehr Hardware-Ressourcen (4 UARTs, 16 ADC-Kanäle...) und doppelt soviel EEPROM / SRAM.

#### **Revision / Architektur**

Die (optionalen) Buchstaben vor dem Bindestrich geben Auskunft über den Stromverbrauch und Spannungsbereich

Buchstabe	Beschreibung
A	Zweite Revision - meist nur eine Umstellung der internen Strukturen ohne Auswirkung für den Benutzer
L/V	"Low-Voltage": Speziell für niedrigere Taktraten (8 bzw. 10 MHz) sowie niedrigere Eingangsspannungen (1,8 bzw. 2,7V) selektierte Bausteine
P/PA	"Pico-Power": Reduzierter Stromaufnahme, besonders in tiefen Sleep-Modes (< 1uA); Manche Bausteine (z.B. Mega48) gibt es als P und PA

#### **Bauform**

Die beiden Buchstaben nach dem Bindestrich geben Auskunft über die Bauform. Die Zahl der Pins des jeweiligen Gehäusetyps hängt vom Baustein ab.

Buchstaben	Beschreibung
A	TQFP-Gehäuse
С	BGA-Gehäuse
I	Bleihaltig - nicht mehr erhältlich
J	PLCC-Gehäuse
M	(V)QFN- / MLF- Gehäuse
P	DIP-Gehäuse (bastlerfreundlich!)
S	SOIC-Gehäuse
U	Bleifrei, RoHS-kompatibel
X	TSSOP-Gehäuse

### **ATtiny**

Bei den ATtiny-Bausteinen ist die Nummerierung deutlich unübersichtlicher als in der ATmega-Reihe. Die erste Ziffer gibt wie auch bei ATmega die Größe des Flash-Speichers an. Die obenstehenden Tabellen für Baureihe, Bauform, Revision und Speichergröße gelten ebenfalls (Ausnahmen: ATtiny5 mit 0,5 Kilobytes Flash sowie ATtiny4 und ATtiny9 mit 0,5 bzw. 1 kB Flash). Die Zusatzfunktionen und Baugröße sind aber nicht deutlich

## Vergleichstabelle(n) / Ausstattung

#### AT90S - Reihe

T y p	F I a s h ( K b y t e s )	E E P R O M ( B y t e s )	SRAM(Bytes)	M a x I / O P i n s	F . m a x ( M H z )	V c c ( V )	A n a l o g C o m p a r a t o r	1 6 - b i t T i m e r	8 - b i t T i m e r	B r o w n O u t D e t e c t	O n C h i p O s c i l a t o r	P W M C h a n n e I	R T C	S e I f P r o g r a m M e m o r	B o o t C o d e	S P I	T W I ( I 2 C )	U A R T	W a t c h d o g	B a u f o r m
AT90 S231 3 <sup>[1]</sup>	2	128	128	15	10	2.7- 6.0	Ja	1	1	Nein	Nein	1	Nein	Nein	Nein	Ja	Nein	Ja	Ja	PDIP 20 SOIC 20
AT90 S232 3 <sup>[2]</sup>	2	128	128	3	10	2.7- 6.0	Nein	0	1	Nein	Nein	0	Nein	Nein	Nein	Ja	Nein	Nein	Ja	PDIP 8 SOIC 8
AT90 S234 3 <sup>[3]</sup>	2	128	128	5	10	2.7- 6.0	Nein	0	1	Nein	Ja	0	Nein	Nein	Nein	Ja	Nein	Nein	Ja	PDIP 8 SOIC 8
AT90 S851 5 <sup>[4]</sup>	8	512	512	32	8	2.7- 6.0	Ja	1	1	Nein	Nein	1 (16- Bit)	Nein	Nein	Nein	Ja	Nein	Ja	Ja	PDIP 40 PLCC 44 TQFP 44

# ATtiny - Reihe

.2011										/ W I V	,,											
T y p	Flash(Kbytes)	E E P R O M ( B y t e s )	SRAM(Bytess)	M a x l / O P i n s	F.max(MHz)	V c c ( V )	A / D C h a n n e l s	A n a l o g C o m p a r a t o r	1 6 - b i t T i m e	8 - b i t T i m e	B r o w n O u t D e t e c t	On ChipOscillator	P W M C h a n n e I s	R T C	S e I f P r o g r a m M e m o r y	B o t C o d e	S P I	T W I ( I 2 C	U A R T	W a t c h d o g	B a u f o r m ( e n	Preeiss
ATtin y10	1		32	4	12	1.8- 5.5	4 8- bit	Ja	1		Nein	Ja	2	Nein	Nein	Nein	Ja	Nein	Nein	Ja	23	0.50- 0.99
ATtin y11	1			6	6	2.7- 5.5		Ja		1	Nein	Nein		Nein	Nein	Nein	Nein	Nein	Nein	Ja	PDIP 8 SOIC 8	0.58- 0.87
ATtin y12	1	64		6	8	1.8- 5.5		Ja		1	Ja	Ja		Nein	Nein	Nein	Ja	Nein	Nein	Ja	PDIP 8 SOIC 8	1.00- 1.20
ATtin y13A	1	64	64	6	20	1.8- 5.5	4 10bit	Ja		1	Ja	Ja	1 <sup>[5]</sup>	Nein	Ja	Ja	Ja	Nein	Nein	Ja	PDIP 8 SOIC 8	0.60- 1.20
ATtin y15	1	64		6	1.6	2.7- 5.5	4 10bit	Ja		2	Ja	ONL Y	1 <sup>[6]</sup>	Nein	Nein	Nein	Ja	Nein	Nein	Ja	PDIP 8 SOIC 8	1.15
ATtin y25 45 85	2 4 8	128 256 512	128 256 512	6	20	1.8- 5.5	4	Ja		2	Ja	Ja	2	Nein	Ja	Nein	Ja	Nein	Nein	Ja	PDIP 8 SOIC 8 MLF 20	0.80- 2.00
ATtin y231 3	2	128	128	18	20	2.7- 5.5		Ja	1	1	Ja	Ja	4	Nein	Ja	Ja	Ja <sup>[7]</sup>	Ja <sup>[8]</sup>	Ja <sup>[9]</sup>	Ja	PDIP 20 SOIC 20 QFN 20 MLF 20	1.30
ATtin y431 3	4	256	256	18	20	1.8- 5.5		Ja	1	1	Ja	Ja	4	Nein	Ja	Ja	Ja <sup>[7]</sup>	Ja <sup>[8]</sup>	Ja <sup>[9]</sup>	Ja	PDIP 20 SOIC 20 QFN 20 MLF 20	1.00-2.00
ATtin y24	2	128	128	12	20	2.7- 5.5	8 10bit	Ja	Ja	Ja	Ja	Ja	4	Nein	Ja	Ja	Ja <sup>[7]</sup>	Ja <sup>[8]</sup>	Nein	Ja	PDIP 14 SOIC 14 QFN 20/M LF20	0.85

9.2017										AVKI	урсп -	- IVIIKI C	COILL	JIICI.IIC								
T y p	Flash(Kbytes)	EEPROM(Bytes)	SRAM(Bytes)	M a x I / O P i n s	F . m a x ( M H z )	V c c ( V )	A / D C h a n n e l s	A n a l o g C o m p a r a t o r	1 6 - b i t T i m e r	8 - b i t T i m e r	B r o w n O u t D e t e c t o r	O n C h i p O s c i I a t o r	P W M C h a n n e l s	R T C	S e I f P r o g r a m M e m o r y	B o t C o d	SPI	T W ! ( ! 2 C )	U A R T	W a t c h d o g	B a u f o r m ( e n	Pre i s
ATtin y84A	8	512	512	12	20	1.8- 5.5	8 10bit	Ja	Ja	Ja	Ja	Ja	4	Nein	Ja	Ja	Ja <sup>[7]</sup>	Ja <sup>[8]</sup>	Nein	Ja	PDIP 14 SOIC 14 QFN 20/M LF20	1,00- 4,00
ATtin y261	2	128	128	16	20	1,8- 5,5	11	1	1	1	Ja	Ja	2	Nein	Ja	Ja	Ja <sup>[7]</sup>	Ja <sup>[8]</sup>	Nein	Ja	PDIP 20 SOIC 20 MLF 20 (TSS OP2 0 bei Tiny2 61A)	1,15
ATtin y861 A	8	512	512	16	20	1,8- 5,5	11	Ja	1	1	Ja	Ja	2	Nein	Ja	Ja	Ja <sup>[7]</sup>	Ja <sup>[8]</sup>	Nein	Ja	PDIP 20 SOIC 20 MLF 32 TSS OP2 0	
ATtin y814	8	128	512	14	20	1.8- 5.5	10 10-bit	Ja	3	1 12- bit	Ja	Ja	8	Ja	Ja	Ja	Nein	Ja	Ja	Ja	0010	0,78
ATtin y816	8	128	512	18	20	1.8- 5.5	12 10-bit	lo.	3	1 12- bit	Ja	Ja	8	Ja	Ja	Ja	Nein	Ja	Ja	Ja	SOIC	0,93

## ATmega - Reihe

		T	Т	Т	Т	Т	Τ		T	Т	1	T	T	T	s	T	Т			Ι	Т	T
T y p	Flash(Kbytes)	E E P R O M ( B y t e s )	SRAM(Bytess)	M a x l / O P i n s	F . m a x ( M H z )	V c c ( V )	A / D C h a n n e l s	A n a l o g C o m p a r a t o r	1 6 - b i t T i m e	8 - b i t T i m e	B r o w n O u t D e t e c t o r	On ChipOscillator	P W M C h a n n e l s	R T C	e I f P r o g r a m M e m o r	B o o t C o d e	S P I	T W I ( I 2 C )	U A R T	W a t c h d o g	B a u f o r m	P r e i s
ATm ega8 ATm ega8 A	8	512	1K	23	16	2.7-5.5	6 10bit PDIP 8 10bit TQF P QFN/ MLF	Ja	1	2	Ja	Ja	3	Ja	Ja	Ja	Ja	Ja	Ja USA RT	Ja	PDIP 28 TQF P32 QFN/ MLF 32	1.50- 4.00
ATm ega1 6	16	512	1K	32	16	2.7- 5.5	8 10bit	Ja	1	2	Ja	Ja	4	Ja	Ja	Ja	Ja <sup>[10]</sup>	Ja	1 <sup>[9]</sup>	Ja	PDIP 40 TQF P44 QFN/ MLF 44	2.60- 2.85
ATm ega1 62	16	512	1K	35	16	2.7- 5.5	Kein e	Ja	2	2	Ja	Ja	6	Ja	Ja	Ja	Ja <sup>[10]</sup>	Nein	2 <sup>[9]</sup>	Ja	PDIP 40 TQF P44 QFN/ MLF 44	2.70- 3.80
ATm ega3 2	32	1K	2K	32	16	2.7- 5.5	8 10bit	Ja	1	2	Ja	Ja	4	Ja	Ja	Ja	Ja <sup>[10]</sup>	Ja	1 <sup>[9]</sup>	Ja	PDIP 40 TQF P44 QFN/ MLF 44	3.20- 4.60
ATm ega4 8A	4	256	512	23	20	1.8-5.5	6 10bit PDIP 8 10bit TQF P QFN/ MLF	Ja	1	2	Ja	Ja	6	Ja	Ja	Ja	Ja <sup>[10]</sup>	Ja	1 <sup>[9]</sup>	Ja	PDIP 28 TQF P32 QFN/ MLF 32	2.00- 4.50
ATm ega8 8A	8	512	1K	23	20	1.8- 5.5	6 10bit PDIP 8 10bit TQF P QFN/ MLF	Ja	1	2	Ja	Ja	6	Ja	Ja	Ja	Ja <sup>[10]</sup>	Ja	1 <sup>[9]</sup>	Ja	PDIP 28 TQF P32 QFN/ MLF 32	2.00- 4.50

T y p	Flash(Kbytess)	EEPROM(Bytes)	SRAM(Bytes)	M a x l / O P i n s	F . m a x ( M H z )	V c c ( V )	A / D C h a n n e l s	A n a l o g C o m p a r a t o r	1 6 - b i t T i m e r	8 - b i t T i m e	B r o w n O u t D e t e c t o r	On ChipOscillator	P W M C h a n n e I s	R T C	S e I f P r o g r a m M e m o r y	B o o t C o d e	S P I	T W I ( I 2 C )	U A R T	W a t c h d o g	B a u f o r m	P r e i s
ATm ega1 64																					PDIP 40 TQF P44 QFN/ MLF 44	2.00- 4.50
ATm ega1 68A	16	512	1K	23	20	1.8- 5.5	6 10bit PDIP 8 10bit TQF P QFN/ MLF	Ja	1	2	Ja	Ja	6	Ja	Ja	Ja	Ja <sup>[10]</sup>	Ja	1 <sup>[9]</sup>	Ja	PDIP 28 TQF P32 QFN/ MLF 32	2.00- 4.50
ATm ega3 28	32	1K	2K	23	20	1.8- 5.5	6 10bit PDIP 8 10bit TQF P QFN/ MLF	Ja	1	2	Ja	Ja	6	Ja	Ja	Ja	Ja <sup>[10]</sup>	Ja	1 <sup>[9]</sup>	Ja	PDIP 28 TQF P32 QFN/ MLF 32	1.80- 4.50
ATm ega3 24A	32	1K	2K	32	20	1.8- 5.5	8 10bit	Ja	1	2	Ja	Ja	6	Ja	Ja	Ja	Ja <sup>[10]</sup>	Ja	2	Ja		3.50- 4.50
ATm ega6 4 <sup>[11]</sup>	64	2K	4K	53	16	2.7- 5.5	8 10bit	Ja	2	2	Ja	Ja	2 8bit, 6 2- 16bit	Ja	Ja	Ja	Ja <sup>[10]</sup>	Ja	1 <sup>[9]</sup>	Ja	TQF P64 QFN/ MLF 64	7.50- 9.50
ATm ega6 44	64	2K	4K	32	20	1.8- 5.5	8 10bit	Ja	1	2	Ja	Ja	6	Ja	Ja	Ja	Ja <sup>[10]</sup>	Ja	1 <sup>[9]</sup> 2 <sup>[12]</sup>	Ja	PDIP 40 TQF P44 QFN/ MLF 44	6.80- 7.50

9.2017										AVIV I	ypen-	- IVIIKI	JCOITH	nici.nc	·							
T y p	Flash (Kbytes)	E E P R O M ( B y t e s )	SRAM(Bytes)	M a x I / O P i n s	F . m a x ( M H z )	V c c ( V )	A / D C h a n n e I s	A n a l o g C o m p a r a t o r	1 6 - b i t T i m e r	8 - b i t T i m e r	B r o w n O u t D e t e c t	O n C h i p O s c i I I a t o r	P W M C h a n n e I s	R T C	S e l f P r o g r a m M e m o r y	B o o t C o d e	S P I	T W I ( I 2 C )	U A R T	W a t c h d o g	B a u f o r m	Preiss
ATm ega1 28	128	4K	4K	53	16	2.7- 5.5	8 10bit	Ja	2	2	Ja	Ja	2 8bit 6 2- 16bit	Ja	Ja	Ja	Ja <sup>[10]</sup>	Ja	2 <sup>[9]</sup>	Ja	TQF P64 QFN/ MLF 64	8.05- 8.40
ATm ega1 284P	128	4K	16K	32	20	1.8- 5.5	8 10bit	Ja	2	2	Ja	Ja	6	Ja	Ja	Ja	Ja <sup>[10]</sup>	Ja	2 <sup>[9]</sup>	Ja	PDIP 40 TQF P44 QFN/ MLF 44	5.00- 7.00
ATm ega2 560	256	4K	8K	86	16	2.7- 5.5	16 10bit	Ja	4	2	Ja	Ja	16	Ja	Ja	Ja	Ja <sup>[10]</sup>	Ja	4 <sup>[9]</sup>	Ja	TQF P100	8.00- 15.00
ATm ega8 515	8	512	512	35	16	2.7-5.5	Kein e	Ja	1	1	Ja	Ja	1 8- bit, 1 16-bit	Nein	Ja	Ja	Ja <sup>[10]</sup>	Nein	1 <sup>[9]</sup>	Ja	PDIP 40 TQF P44 PLC C44 QFN/ MLF 44	3.20- 3.90
ATm ega8 535	8	512	512	32	16	2.7- 5.5	8 10bit	Ja	1	2	Ja	Ja	2 8- bit, 2 16-bit		Ja	Ja	Ja <sup>[10]</sup>	Ja	1 <sup>[9]</sup>	Ja	PDIP 44 PLC C44 QFN/ MLF 44	3.15- 3.75

Hinweis: Die angegebenen Preise sind Richtwerte. Es empfiehlt sich die Verwendung einer Preissuchmaschine, z.B. google.de/shopping.

## ATXMega - Reihe

Ty p	FI as h (K by te s)	E P R O M (K B yt es	S R A M (K By te s)	B oo t (K by te s)	M ax I/ O Pi ns	F. m ax (M Hz	Vc c (V	A D C	D A C	P W M C ha nn el s	16 - Bi t Ti m	S PI	T WI (12 C)	U A R T	B a u- fo rm en
ATxmeg a16a4	16	1	2	4	34	32	1,6 - 3,6	12-CH @ 12- Bit	2-CH @ 12-Bit	16	5	2	2	5	TQFP44
ATxmeg a32a4	32	1	4	4	34	32	1,6 - 3,6	12-CH @ 12- Bit	2-CH @ 12-Bit	16	5	2	2	5	TQFP44
ATxmeg a64a4	64	2	4	4	34	32	1,6 - 3,6	12-CH @ 12- Bit	2-CH @ 12-Bit	16	5	2	2	5	TQFP44
ATxmeg a128a4	128	2	8	8	34	32	1,6 - 3,6	12-CH @ 12- Bit	2-CH @ 12-Bit	16	5	2	2	5	TQFP44
ATxmeg a64a3	64	2	4	4	50	32	1,6 - 3,6	2x 8-CH @ 12- Bit	2-CH @ 12-Bit	22	7	3	2	7	TQFP64
ATxmeg a128a3	128	2	8	8	50	32	1,6 - 3,6	2x 8-CH @ 12- Bit	2-CH @ 12-Bit	22	7	3	2	7	TQFP64
ATxmeg a192a3	192	2	16	8	50	32	1,6 - 3,6	2x 8-CH @ 12- Bit	2-CH @ 12-Bit	22	7	3	2	7	TQFP64
ATxmeg a256a3	256	4	16	8	50	32	1,6 - 3,6	2x 8-CH @ 12- Bit	2-CH @ 12-Bit	22	7	3	2	7	TQFP64
ATxmeg a64a1	64	2	4	4	78	32	1,6 - 3,6		2x 2-CH @ 12- Bit	24	8	4	4	8	TQFP10
ATxmeg a128a1	128	2	8	8	78	32	1,6 - 3,6		2x 2-CH @ 12- Bit	24	8	4	4	8	TQFP10
ATxmeg a192a1	192	2	16	8	78	32	1,6 - 3,6		2x 2-CH @ 12- Bit	24	8	4	4	8	TQFP10
ATxmeg a256a1	256	4	16	8	78	32	1,6 - 3,6		2x 2-CH @ 12- Bit	24	8	4	4	8	TQFP10
ATxmeg a384a1	384	4	32	8	78	32	1,6 - 3,6		2x 2-CH @ 12- Bit	24	8	4	4	8	TQFP10
ATxmeg a16d4	16	1	2	4	34	32	1,6 - 3,6	12-CH @ 12- Bit	0	16	4	2	2	2	TQFP44
ATxmeg a32d4	32	1	4	4	34	32	1,6 - 3,6	12-CH @ 12- Bit	0	16	4	2	2	2	TQFP44
ATxmeg a64d4	64	2	4	4	34	32	1,6 - 3,6	12-CH @ 12- Bit	0	16	4	2	2	2	TQFP44
ATxmeg a128d4	128	2	8	8	34	32	1,6 - 3,6	12-CH @ 12- Bit	0	16	4	2	2	2	TQFP44
ATxmeg a64d3	64	2	4	4	50	32	1,6 - 3,6	16-CH @ 12- Bit	0	18	5	2	2	3	TQFP64

Ty p	FI as h (K by te s)	E P R O M (K B yt es	S R A M (K By te s)	B oo t (K by te s)	M ax I/ O Pi ns	F. m ax (M Hz	Vc c (V )	A D C	D A C	P W M C ha nn el	16 - Bi t Ti m	S PI	T WI (I2 C)	U A R T	B a u- fo rm en
ATxmeg a128d3	128	2	8	8	50	32	1,6 - 3,6	16-CH @ 12- Bit	0	18	5	2	2	3	TQFP64
ATxmeg a192d3	192	2	16	8	50	32	1,6 - 3,6	16-CH @ 12- Bit	0	18	5	2	2	3	TQFP64
ATxmeg a256d3	256	4	16	8	50	32	1,6 - 3,6	16-CH @ 12- Bit	0	18	5	2	2	3	TQFP64

# Weitere Vergleichstabellen

Vergleichstabellen zum Downloaden gibt es unter Anderem

- von Andreas, Stand 19.12.2011; vollständig,
- von Sven, Stand 22.09.2011; weiter eingedampft.

## **ATtiny**

#### **Device-specific Features**

D e v i c e	F I a s h [ K i B ]	P i n A n z a h l	M a x . f C P U [ M H z ]	o f T o u c h K a n ä I e	H a r d w a r e Q t o u c h	M a x I / O P i n s	E x t l n t e r r u p t s	SPI	T W I	U A R T	LIN	A D C K a n ä I e	A D C A u f I- ö s u n g [ b i t s ]	A D C S p e e d [ k s p s ]	T e m p . S e n s o r	S R A M [ K i B ]	E E P R O M [ B y t e s ]	S e I f P r o g r a m M e m o r y	p i c o P o w e r	T e m p . B e r e i c h [ ° C ]	/ O S u p p   Y C   a s s [ V ]	O p e r a t i n g V o I t a g e [ V C C ]	T i m e r s	O u t p u t C o m p a r e K a n ä l e	I n p u t C a p t u r e K a n ä I e	P W M K a n ä I e	3 2 k H z R T C	D e v i c e
ATti ny2 8L	2	28	4	_	_	11	10	0	0	0	0	0	0	0	_	0.0	0	_	-	-40 - 85	1.8 - 5.5	1.8 - 5.5	1	0	0	0		ATti ny2 8L
ATti ny2 6	2	20	16	_	_	16	11	1	1	0	0	11	10	15	_	0.1	128	_	_	-40 - 85	2.7 - 5.5	2.7 - 5.5	2	3	0	4	_	ATti ny2 6
ATti ny1	1	8	20	_	_	6	6	0	0	0	0	4	10	15	_	0.0	64	<b>V</b>	_	-40 - 85	1.8 - 5.5	1.8 - 5.5	1	2	0	2	_	ATti ny1
ATti ny2 313	2	20	20	4	_	18	18	2	1	1	0	0	0	15	_	0.1	128	<b>V</b>	-	-40 - 85	1.8 - 5.5	1.8 - 5.5	2	4	1	4		ATti ny2 313
ATti ny2 5	2	8	20	4	_	6	6	1	1	0	0	4	10	15	<b>V</b>	0.1	128	<b>V</b>	_	-40 - 10 5	1.8 - 5.5	1.8 - 5.5	2	5	0	6	_	ATti ny2 5
ATti ny8 5	8	8	20	3	-	6	6	1	1	0	0	4	10	15	<b>√</b>	0.5	512	<b>V</b>	-	-40 - 85	1.8 - 5.5	1.8 - 5.5	2	5	0	6		ATti ny8 5
ATti ny4	4	8	20	3	_	6	6	1	1	0	0	4	10	15	1	0.2 5	256	<b>V</b>	-	-40 - 85	1.8 - 5.5	1.8 - 5.5	2	5	0	6		ATti ny4
ATti ny2	2	14	20	4	_	12	12	1	1	0	0	8	10	15	<b>1</b>	0.1	128	<b>V</b>	_	-40 - 85	1.8 - 5.5	1.8 - 5.5	2	4	1	4	_	ATti ny2
ATti ny4	4	14	20	6	_	12	12	1	1	0	0	8	10	15	1	0.2	256	1	_	-40 - 85	1.8 - 5.5	1.8 - 5.5	2	4	1	4	_	ATti ny4
ATti ny8	8	14	20	6	_	12	12	1	1	0	0	8	10	15	1	0.5	512	<b>V</b>	_	-40 - 85	1.8 - 5.5	1.8 - 5.5	2	4	1	4	_	ATti ny8
ATti ny2 61	2	20	20	4	_	16	16	1	1	0	0	11	10	15	<b>√</b>	0.1	128	<b>V</b>	_	-40 - 85	1.8 - 5.5	1.8 - 5.5	2	6	1	6	_	ATti ny2 61
ATti ny4	4	20	20	8	_	16	16	1	1	0	0	11	10	15	1	0.2	256	<b>V</b>	_	-40 - 85	1.8 - 5.5	1.8 - 5.5	2	6	1	6	_	ATti ny4
ATti ny8 61	8	20	20	8	-	16	16	1	1	0	0	11	10	15	<b>V</b>	0.5	512	<b>√</b>	_	-40 - 85	1.8 - 5.5	1.8 - 5.5	2	6	1	6	_	ATti ny8 61

D e v i c e	F I a s h [ K i B ]	P in A n z a h l	M a x . f C P U [ M H z ]	o f T o u c h K a n ä I e	H a r d w a r e Q t o u c h	M a x I / O P i n s	E x t l n t e r r u p t s	S P I	T W I	U A R T	L I N	A D C K a n ä l e	A D C A u f I- ö s u n g [ b i t s ]	A D C S p e e d [ k s p s ]	T e m p . S e n s o r	S R A M [ K i B ]	E E P R O M [ B y t e s ]	S e I f P r o g r a m M e m o r y	p i c o P o w e r	T e m p . B e r e i c h [ ° C ]	/ O S u p p   y C   a s s [ V ]	O p e r a t i n g V o I t a g e [ V C C ]	T i m e r s	Out put CompareKanäle	l n p u t C a p t u r e K a n ä l e	P W K a n ä I e	3 2 k H z R T C	D e v i c e
ATti ny1 3A	1	8	20	_	_	6	6	0	0	0	0	4	10	15	_	0.0	64	V	1	-40 - 12 5	1.8 - 5.5	1.8 - 5.5	1	2	0	2	_	ATti ny1 3A
ATti ny4 8	4	32	12	12	-	28	28	1	1	0	0	8	10	15	<b>V</b>	0.2 5	64	<b>V</b>	<b>V</b>	-40 - 85	1.8 - 5.5	1.8 - 5.5	2	4	1	2	_	ATti ny4 8
ATti ny8 8	8	32	12	12		28	28	1	1	0	0	8	10	15	<b>V</b>	0.5	64	<b>V</b>	<b>V</b>	-40 - 85	1.8 - 5.5	1.8 - 5.5	2	4	1	2	_	ATti ny8 8
ATti ny2 4A	2	14	20	4		12	12	1	1	0	0	8	10	15	<b>V</b>	0.1 2	128	<b>√</b>	<b>V</b>	- 85	1.8 - 5.5	1.8 - 5.5	2	4	1	4	_	ATti ny2 4A
ATti ny4 4A	4	14	20	6	_	12	12	1	1	0	0	8	10	15	<b>√</b>	0.2 5	256	<b>√</b>	<b>√</b>	- 85	1.8 - 5.5		2	4	1	4	_	ATti ny4 4A
ATti ny4 3U	4	20	8	8	_	16	16	1	1	0	0	4	10	15	<b>√</b>	0.2 5	64	<b>√</b>	<b>V</b>	- 85	0.7 - 5.5	0.7 - 5.5	2	4	0	4	_	ATti ny4 3U
ATti ny1 0	1	6	12	1	_	4	4	0	0	0	0	4	8	15	_	0.0	0	_	_	-40 - 12 5	1.8 - 5.5	1.8 - 5.5	1	2	1	2	_	ATti ny1 0
ATti ny4	0.5	6	12	1	_	4	4	0	0	0	0	0	0	0	_	0.0	0	_	_	-40 - 12 5	1.8 - 5.5	1.8 - 5.5	1	2	1	2	_	ATti ny4
ATti ny5	0.5	6	12	1	_	4	4	0	0	0	0	4	8	15	_	0.0	0	_	_	-40 - 12 5	1.8 - 5.5	1.8 - 5.5	1	2	1	2	_	ATti ny5
ATti ny9	1	6	12	1	_	4	4	0	0	0	0	0	0	0	_	0.0	0	_	_	-40 - 12 5	1.8 - 5.5	1.8 - 5.5	1	2	1	2	_	ATti ny9
ATti ny2 61A	2	20	20	4	_	16	16	1	1	0	0	11	10	15	<b>V</b>	0.1	128	V	V	-40 - 10 5	1.8 - 5.5	1.8 - 5.5	2	6	1	6	_	ATti ny2 61A
ATti ny4 61A	4	20	20	8		16	16	1	1	0	0	11	10	15	<b>V</b>	0.2 5	256	<b>√</b>	<b>V</b>	-40 - 85	1.8 - 5.5	1.8 - 5.5	2	6	1	6	_	ATti ny4 61A
ATti ny8 61A	8	20	20	8	_	16	16	1	1	0	0	11	10	15	<b>V</b>	0.5	512	<b>√</b>	<b>√</b>	-40 - 85	1.8 - 5.5	1.8 - 5.5	2	6	1	6	_	ATti ny8 61A

9.201 D e	F I	P i	M	o f	H a	M	E	S P	T W	U	L	A D	A D	A D	T	S R	E E	S	p i	T e	1	O p	T i	O u	l n	P W	3 2	D e
v i c e	s h [ K i B ]	n A n z a h l	x . f C P U [ M H z ]	T o u c h K a n ä l e	r d w a r e Q t o u c h	a x   / O P i n s	t I n t e r r u p t s		I	RT	N	C K a n ä l e	C A u f l-ö s u n g [ b i t s ]	C S p e e d [ k s p s ]	m p . S e n s o r	M I K i B	PROM[Bytess]	l f P r o g r a m M e m o r y	c o P o w e r	mp.Bereich[°C]	OS u p p l y C l a s s [ V ]	eratingVoltage[VCC]	m e r s	t put C ompareKanäle	put Capture Kanäle	M K a n ä I e	k H z R T C	v i c e
ATti ny2 313 A	2	20	20	_	_	18	18	2	1	1	0	0	0	15	_	0.1	128	<b>V</b>	<b>√</b>	-40 - 85	1.8 - 5.5	1.8 - 5.5	2	4	1	4	_	ATti ny2 313 A
ATti ny4 313	4	20	20	-	_	18	18	2	1	1	0	0	0	15	-	0.2 5	256	<b>V</b>	<b>V</b>	-40 - 85	1.8 - 5.5	1.8 - 5.5	2	4	1	4	_	ATti ny4 313
ATti ny1 67	16	20	16	8	_	16	16	2	1	1	1	11	10	15	<b>V</b>	0.5	512	<b>V</b>	_	-40 - 85	1.8 - 5.5	1.8 - 5.5	2	3	1	9	<b>V</b>	ATti ny1 67
ATti ny8 7	8	20	16	_	_	16	16	2	1	1	1	11	10	15	<b>\</b>	0.5	512	<b>V</b>	_	-40 - 85	1.8 - 5.5	1.8 - 5.5	2	3	1	9	<b>V</b>	ATti ny8 7
ATti ny2 0	2	14	12	5	<b>V</b>	12	12	1	1	0	0	8	10	15	<b>\</b>	0.1 2	0	_	_	-40 - 85	1.8 - 5.5	1.8 - 5.5	2	4	1	3	_	ATti ny2 0
ATti ny4 0	4	20	12	12	<b>V</b>	18	18	1	1	0	0	12	10	15	<b>\</b>	0.2 5	0	_	_	-40 - 85	1.8 - 5.5	1.8 - 5.5	2	4	1	2	_	ATti ny4 0
ATti ny8 4A	8	14	20	6	_	12	12	1	1	0	0	8	10	15	<b>V</b>	0.5	512	<b>\</b>	_	-40 - 85	1.8 - 5.5	1.8 - 5.5	2	4	1	4	_	ATti ny8 4A

#### **General Features**

CPU	8-bit AVR
Quadrature Decoder Kanäle	0
USB Transceiver	0
USB Speed	nein
USB Interface	nein
CAN	0
SSC	0
Ethernet	0
SD / eMMC	0
Segment LCD	0
Grafik LCD	nein
Video Decoder	nein
Kamera Interface	nein
Analog Comparators	1
Resistive Touch Screen	nein
DAC Kanäle	0
DAC Auflösung [bits]	0
External Bus Interface	0
DRAM Memory	nein
NAND Interface	nein
FPU	nein
MPU / MMU	nein / nein
Crypto Engine	nein
Calibrated RC Oscillator	ja

# **ATmega**

#### **Device-specific Features**

D e v i c	F I a s h [	P i n A n z	M a x f C	o f T o u c	M a x I /	E x t I n	U S B T r	U S B S p e	U S B I n t	S P I	T W I	U A R T	C A N	L I N	S e g m e n	A D C K a n	A D C A u f	A D C S p e	A n a l o g	D A C K a n	D A C A u f	T e m p . S	S R A M [ K	E F R O M	S e I f P r	p i c o P	T e m p . B	/ O S u p n	O p e r a t i	T i m e r	O u t p u t	I n p u t C	P W M K a n	3 2 k H z R	D e v i c
	K i B ]	a h l	P U [ M H z ]	h K a n ä I e	P i n s	e r u p t s	n s c- e i v e r	d	e r f a c e						t L C D	ä   e	l- ösung [bits]	e d [ k s p s ]	C o m p a r a t o r s	ä I e	l-ösung[bits]	e n s o r	і В ]	l B y t e s ]	o g r a m M e m o r y	e r	ereich[°C]	P I Y C I a s s [ V ]	ingVoltage[VCC]		C o m p a r e K a n ä l e	a ptureKanäle	äle	C	
AT me ga 8	8	32	16	12	23	2	0	_	_	1	1	1	0	0	0	8	10	15	1	0	0	_	1	51 2	<b>√</b>	_	-4 0 - 85	2.7 - 5. 5	2.7 - 5. 5	3	3	1	3	<b>V</b>	AT me ga 8
AT me ga 85 15	8	44	16	16	35	3	0	_	_	1	0	1	0	0	0	0	0	0	0	0	0	_	0.5	51 2	<b>V</b>	_	-4 0 - 85	2.7 - 5. 5	2.7 - 5. 5	2	3	1	3	_	AT me ga 85 15
AT me ga 85 35	8	44	16	16	32	3	0	_	_	1	1	1	0	0	0	8	10	15	1	0	0	_	0.5	51 2	<b>V</b>	_	-4 0 – 85	2.7 - 5. 5	2.7 - 5. 5	3	4	1	4	1	AT me ga 85 35
AT me ga 16	16	44	16	16	32	3	0	_	_	1	1	1	0	0	0	8	10	15	1	0	0	_	1	51 2	<b>V</b>	_	-4 0 – 85	2.7 - 5. 5		3	4	1	4	<b>V</b>	AT me ga 16
AT me ga 32	32	44	16	16	32	3	0	-	_	1	1	1	0	0	0	8	10	15	1	0	0	_	2	10 24	<b>V</b>	_	-4 0 – 85	2.7 - 5. 5	2.7 - 5. 5	3	4	1	4	<b>V</b>	AT me ga 32
AT me ga 64	64	64	16	16	53	8	0	_	_	1	1	2	0	0	0	8	10	15	1	0	0	_		20 48	<b>V</b>	_	-4 0 - 85	2.7 - 5. 5	2.7 - 5. 5	4	8	2	7	<b>V</b>	ME ga 64
AT me ga 12 8	12 8	64	16	16	53	8	0	_	_	1	1	2	0	0	0	8	10	15	1	0	0	_		40 96	<b>V</b>	_	-4 0 – 85	2.7 - 5. 5	2.7 - 5. 5	4	8	2	7	1	AT me ga 12 8
AT me ga 16 2	16	44	16	16	35	3	0	_	_	1	0	2	0	0	0	0	0	0	1	0	0	_	1	51 2	<b>V</b>	_	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	4	6	2	6	<b>V</b>	AT me ga 16 2
AT me ga 48	4	32	20	12	23	24	0	-	_	2	1	1	0	0	0	8	10	15	1	0	0	_	0.5	25 6	_	_	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	6	1	6	<b>V</b>	AT me ga 48
AT me ga 88	8	32	20	12	23	24	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	_	1	51 2	<b>√</b>	_	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	6	1	6	<b>V</b>	AT me ga 88

D e v i c e	F I a s h [ K i B ]	P in Anzahi	M a x . f C P U [ M H z ]	o f T o u c h K a n ä l e	M a x I / O P i n s	E x t I n t e r r u p t s	USBTransceiver	U S B S p e e d	U S B I n t e r f a c e	SPI	T W I	U A R T	CAN	LIN	S e g m e n t L C D	A D C K a n ä I e	A D C A u f I- ö s u n g [ b i t s ]	A D C S p e e d [ k s p s ]	A n a l o g C o m p a r a t o r s	D A C K a n ä I e	D A C A u f l- ö s u n g [ b i t s ]	T e m p . S e n s o r	S R A M [ K i B ]	E F R O M [ B y t e s ]	S e I f P r o g r a m M e m o r y	p i c o p o w e r	T e m p . B e r e i c h [ ° C ]	/ O S u p p   y C   a s s [ V ]	O perating V o I tage [VCC]	T i m e r s	Out put CompareKanäle	l n p u t C a p t u r e K a n ä l e	P W M K a n ä l e	3 2 k H z R T C	D e v i c e
AT me ga 16 8	16	32	20	16	23	24	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	_	1	51	1	_	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	6	1	6	1	AT me ga 16 8
AT 90 CA N1 28	12 8	64	16	16	53	8	0	_	_	1	1	2	1	0	0	8	10	15	1	0	0	_	4	40 96	1	_	-4 0 – 85	2.7 - 5. 5	2.7 - 5. 5	4	8	2	7	1	AT 90 CA N1 28
AT me ga 32 5	32	64	16	16	54	17	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	_	2	10 24	<b>V</b>	_	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	4	1	4	1	AT me ga 32 5
AT me ga 32 50	32	10 0	16	16	69	25	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	_	2	10 24	<b>V</b>	_	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	4	1	4	<b>√</b>	me ga 32 50
AT me ga 64 50	64	10 0	16	_	69	25	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	_	4	20 48	<b>V</b>	_	-4 0 - 85	1.8 - 5. 5	_	3	4	1	4	<b>√</b>	AT me ga 64 50
AT me ga 64 5	64	64	16	16	54	17	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	_	4	20 48	<b>V</b>	_	-4 0 – 85	- 5.	1.8 - 5. 5	3	4	1	4	<b>√</b>	AT me ga 64 5
AT me ga 32 9	32	64	16	16	54	17	0	_	_	2	1	1	0	0	10 0	8	10	15	1	0	0	_	2	10 24	<b>V</b>	_	-4 0 – 85	1.8 - 5. 5	_	3	4	1	4	٧	AT me ga 32 9
AT me ga 32 90	32	10 0	16	16	69	32	0		_	2	1	1	0	0	16 0	8	10	15	1	0	0	_	2	10 24	<b>V</b>	_	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	4	1	4	٧	AT me ga 32 90
AT me ga 64 9	64	64	16	16	54	17	0	_	_	2	1	1	0	0	10 0	8	10	15	1	0	0	_	4	20 48	<b>\</b>	_	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	4	1	4	<b>V</b>	AT me ga 64 9

D e v i c e	F lash [KiB]	P in Anzahl	M a x . f C P U [ M H z ]	o f T o u c h K a n ä l e	M a x I / O P i n s	E x t I n t e r r u p t s	USBTransceiverr	U S B S p e e d	U S B I n t e r f a c e	SPI	T W I	U A R T	C A N	LIN	S e g m e n t L C D	A D C K a n ä I e	A D C A u f I- ö s u n g [ b i t s ]	A D C S P e e d [ k s P s ]	A n a l o g C o m p a r a t o r s	D A C K a n ä I e	DACAufl-ösung[bits]	T e m p . S e n s o r	S R A M [ K i B ]	E E P R O M [ B y t e s ]	S e I f P r o g r a m M e m o r y	p i c o p o w e r	Temp.Bereich[°C]		O perating V o I tage [V C C]	T i m e r s	Out put Compare Kanäle	l n p u t C a p t u r e K a n ä l e	P W M K a n ä I e	3 2 k H z R T C	D e v i c e
AT me ga 64 90	64	10	16	16	69	32	0	_	_	2	1	1	0	0	16 0	8	10	15	1	0	0	_	4	20 48	1	_	-4 0 - 85	1.8 - 5. 5	1.8 - 5. 5	3	4	1	4	V	AT me ga 64 90
AT me ga 64 0	64	10 0	16	16	86	32	0	_	_	5	1	4	0	0	0	16	10	15	1	0	0	_	8	40 96	<b>V</b>	_	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	6	16	4	15	٧	AT me ga 64 0
AT me ga 12 81	12 8	64	16	16	54	17	0	_	_	3	1	2	0	0	0	8	10	15	1	0	0	_	8	40 96	<b>V</b>	_	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	6	16	2	8	<b>V</b>	AT me ga 12 81
AT me ga 25 61	25 6	64	16	_	54	17	0	_	_	3	1	2	0	0	0	8	10	15	1	0	0	_	8	40 96	<b>V</b>	_	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	6	16	2	8	<b>V</b>	me ga 25 61
AT me ga 25 60	25 6	10 0	16	_	86	32	0	_	_	5	1	4	0	0	0	16	10	15	1	0	0	_	8	40 96	<b>V</b>	_	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	6	16	4	15	<b>V</b>	AT me ga 25 60
AT me ga 12 80	12 8	10 0	16	16	86	32	0	_	_	5	1	4	0	0	0	16	10	15	1	0	0	_	8	40 96	<b>V</b>	_	-4 0 – 85	- 5.	1.8 - 5. 5	6	16	4	15	<b>V</b>	AT me ga 12 80
AT me ga 64 4	64	44	20	16	32	32	0	_	_	3	1	1	0	0	0	8	10	15	1	0	0	_	4	20 48	<b>V</b>	_	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	6	1	6	٧	AT me ga 64 4
AT 90 CA N3 2	32	64	16	16	53	8	0	_	_	1	1	2	1	0	0	8	10	15	1	0	0	_	2	10 24	<b>V</b>	_	-4 0 – 85	2.7 - 5. 5	2.7 - 5. 5	4	8	2	7	٧	AT 90 CA N3 2
AT 90 CA N6 4	64	64	16	16	53	8	0	_	_	1	1	2	1	0	0	8	10	15	1	0	0	_	4	20 48	<b>√</b>	_	-4 0 – 85	2.7 - 5. 5	2.7 - 5. 5	4	8	2	7	<b>V</b>	AT 90 CA N6 4

D e v i c e	F l a s h [ K i B ]	PinAnzahl	M a x . f C P U [ M H z ]	o f T o u c h K a n ä l e	M a x I / O P i n s	E x t I n t e r r u p t s	U S B T r a n s c-e i v e r	U S B S p e e d	U S B I n t e r f a c e	SPI	T W I	U A R T	CAN	L I N	S e g m e n t L C D	A D C K a n ä I e	A D C A u f I- ö s u n g [ b i t s ]	A D C S p e e d [ k s p s ]	A n a l o g C o m p a r a t o r s	D A C K a n ä I e	DACAufi-ösung[bits]	T e m p . S e n s o r	S R A M [ K i B ]	E E P R O M [ B y t e s ]	S e I f P r o g r a m M e m o r y	p i c o P o w e r	Temp.Bereich[°C]	I / O S u p p I y C I a s s [ V ]	O p e r a t i n g V o I t a g e [ V C C ]	T i m e r s	Out put Compare Kanäle	l n p u t C a p t u r e K a n ä l e	P W M K a n ä I e	3 2 k H z R T C	D e v i c e
AT 90 US B1 28 6	12 8	64	16	16	48	16	1	ja <sup>[1</sup>	<sup>3</sup> ]a <sup>[1</sup>	4 <u>2</u>	1	1	0	0	0	8	10	15	1	0	0	_	8	40 96	<b>√</b>	_	-4 0 - 85	2.7 - 5. 5	2.7 - 5. 5	4	10	1	9	<b>√</b>	AT 90 US B1 28 6
AT 90 US B1 28 7	12 8	64	16	16	48	16	1	ja <sup>[1</sup>	<sup>3</sup> ja <sup>[1</sup>	5 <u>b</u>	1	1	0	0	0	8	10	15	1	0	0	_	8	40 96	V	_	-4 0 - 85	2.7 - 5. 5	2.7 - 5. 5	4	10	1	9	V	AT 90 US B1 28 7
AT 90 US B6 47	64	64	16	16	48	16	1	ja <sup>[1</sup>	<sup>3</sup> ja <sup>[1</sup>	5 <u>þ</u>	1	1	0	0	0	8	10	15	1	0	0	_	4	20 48	<b>V</b>	_	-4 0 – 85	2.7 - 5. 5	2.7 - 5. 5	4	10	1	9	<b>V</b>	AT 90 US B6 47
90 US B6 46	64	64	16	16	48	16	1	ja <sup>[1</sup>	<sup>3</sup> ]a <sup>[1</sup>	<sup>4</sup> 2	1	1	0	0	0	8	10	15	1	0	0	_	4	20 48	٧	_	-4 0 – 85	- 5.	2.7 - 5. 5	4	10	1	9		AT 90 US B6 46
AT me ga 16 4P	16	44	20	16	32	32	0	_	_	3	1	2	0	0	0	8	10	15	1	0	0	_	1	51 2	<b>V</b>	<b>V</b>	-4 0 - 85	- 5.	1.8 - 5. 5	3	6	1	6	<b>V</b>	AT me ga 16 4P
AT me ga 32 4P	32	44	20	16	32	32	0	_	_	3	1	2	0	0	0	8	10	15	1	0	0	_	2	10 24	<b>V</b>	<b>√</b>	-4 0 – 85	- 5.	1.8 - 5. 5	3	6	1	6	<b>V</b>	AT me ga 32 4P
16 5P	16	64	16	16	54	17	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	_	1	51 2	<b>V</b>	<b>V</b>	-4 0 - 85	1.8 - 5. 5	1.8 - 5. 5	3	4	1	4	<b>V</b>	AT me ga 16 5P
AT me ga 16 9P	16	64	16	16	54	17	0	_	_	2	1	1	0	0	10 0	8	10	15	1	0	0	_	1	51 2	<b>V</b>	٧	-4 0 – 85	- 5.	1.8 - 5. 5	3	4	1	4	<b>V</b>	AT me ga 16 9P
AT me ga 64 4P	64	44	20	16	32	32	0	_	_	3	1	2	0	0	0	8	10	15	1	0	0	_	4	20 48	<b>V</b>	٧	-4 0 – 85	- 5.	1.8 - 5. 5	3	6	1	6	<b>V</b>	AT me ga 64 4P

D e v i c e	F l a s h [ K i B ]	PinAnzah!	M a x . f C P U [ M H z ]	o f T o u c h K a n ä I e	M a x I / O P i n s	E x t l n t e r r u p t s	USBTransceeiver	U S B S p e e d	U S B I n t e r f a c e	SPI	T W	U A R T	CAN	L I N	S e g m e n t L C D	A D C K a n ä I e	A D C A u f l- ö s u n g [ b i t s ]	A D C S p e e d [ k s p s ]	A n a l o g C o m p a r a t o r s	D A C K a n ä I e	DACAufl-ösung[bits]	T e m p . S e n s o r	SRAM[KiB]	E E P R O M [ B y t e s ]	S e I f P r o g r a m M e m o r y	p i c o P o w e r	Temp.Bereich[°C]	I / OS u p p I y C I a s s [ V ]	O p e r a t i n g V o I t a g e [ V C C ]	T i m e r s	O u t p u t C o m p a r e K a n ä I e	l n p u t C a p t u r e K a n ä l e	P W M K a n ä l e	3 2 k H z R T C	D e v i c e
AT 90 P W M1	8	24	16	8	19	4	0	_	_	1	0	0	0	0	0	8	10	12 5	2	0	0	_	0.5	51 2	1	_	0 – 10	2.7 - 5. 5	2.7 - 5. 5	4	12	1	7	_	AT 90 P W M1
AT me ga 32 9P	32	64	20	16	54	17	0	_	_	2	1	1	0	0	10 0	8	10	15	1	0	0	_	2	10 24	<b>V</b>	1	-4 0 - 85	1.8 - 5. 5	1.8 - 5. 5	3	4	1	4	<b>V</b>	AT me ga 32 9P
AT me ga 32 90 P	32	10 0	20	16	69	32	0	_	_	2	1	1	0	0	16 0	8	10	15	1	0	0	_	2	10 24	1	<b>V</b>	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	4	1	4	1	AT me ga 32 90 P
AT me ga 32 5P		64	20	16	54	17	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	_	2	10 24	1	1	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	4	1	4	<b>V</b>	AT me ga 32 5P
AT me ga 32 50 P	32	10 0	20	16	69	25	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	_	2	10 24	1	1	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	4	1	4	1	AT me ga 32 50 P
AT 90 US B8 2	8	32	16	12	22	21	1	ja <sup>[1</sup>	<sup>3</sup> ]a <sup>[1</sup>	<sup>4</sup> 2	0	1	0	0	0	0	0	0	1	0	0	_	0.5	51 2	V	_	-4 0 – 85	2.7 - 5. 5	2.7 - 5. 5	2	5	1	4	_	AT 90 US B8 2
B1 62	16	32	16	_	22	21	1	ja <sup>[1</sup>	<sup>3</sup> ]a <sup>[1</sup>	<sup>4</sup> 2	0	1	0	0	0	0	0	0	1	0	0	_	0.5	51 2	٧	_	-4 0 – 85	2.7 - 5. 5	2.7 - 5. 5	2	5	1	4	_	AT 90 US B1 62
AT 90 P W M2 16	16	24	16	12	19	4	0	_	_	1	0	1	0	0	0	8	10	12 5	2	1	10	_	1	51 2	1	_	0 – 10		2.7 - 5. 5	4	12	1	7	_	90 P W M2 16

D e v i c e	F l a s h [ K i B ]	PinAnzahl	M a x . f C P U [ M H z ]	o f T o u c h K a n ä l e	M a x I / O P i n s	E x t I n t e r r u p t s	U S B T r a n s c-e i v e r	U S B S p e e d	U S B I n t e r f a c e	SPI	T W I	U A R T	CAN	LIN	S e g m e n t L C D	A D C K a n ä I e	A D C A u f l-ös u n g [ b i t s ]	A D C S p e e d [ k s p s ]	A n a l o g C o m p a r a t o r s	D A C K a n ä I e	DACAufl-ösung[bits]	T e m p . S e n s o r	S R A M [ K i B ]	E E P R O M [ B y t e s ]	S e I f P r o g r a m M e m o r y	p i c o P o w e r	Temp.Bereich[°C]	I / O S u p p I y C I a s s [ V ]	O perating V o I tage [V C C]	T i m e r s	Out put CompareKanäle	l n p u t C a p t u r e K a n ä l e	P W M K a n ä l e	3 2 k H z R T C	D e v i c e
AT 90 P W M3 16	16	32	16	12	27	4	0	_	_	1	0	1	0	0	0	11	10	12 5	3	1	10	_	1	51 2	<b>V</b>	_	-4 0 - 10 5	2.7 - 5. 5	2.7 - 5. 5	5	16	1	12	_	AT 90 P W M3 16
AT me ga 48 P	4	32	20	12	23	24	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	<b>√</b>	0.5	25 6	_	1	-4 0 - 85	1.8 - 5. 5	1.8 - 5. 5	3	6	1	6	<b>V</b>	AT me ga 48 P
AT me ga 88 P	8	32	20	12	23	24	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	<b>V</b>	1	51 2	<b>√</b>	1	-4 0 - 85	1.8 - 5. 5	1.8 - 5. 5	3	6	1	6	1	AT me ga 88 P
AT me ga 16 8P	16	32	20	16	23	24	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	<b>√</b>	1	51 2	<b>√</b>	1	-4 0 - 85	1.8 - 5. 5	1.8 - 5. 5	3	6	1	6	1	AT me ga 16 8P
AT me ga 32 8P	32	32	20	16	23	24	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	<b>√</b>	2	10 24	<b>V</b>	1	-4 0 - 85	1.8 - 5. 5	_	3	6	1	6	1	AT me ga 32 8P
AT 90 P W M3 B	8	32	16	8	27	4	0	_	_	1	0	1	0	0	0	11	10	12 5	3	1	10	_	0.5	51 2	<b>√</b>	_	0 – 10		2.7 - 5. 5	5	16	1	12	_	AT 90 P W M3 B
AT 90 P W M2 B	8	24	16	8	19	4	0	_	_	1	0	1	0	0	0	8	10	12 5	2	1	10	_	0.5	51 2	<b>V</b>	_	0 – 10	2.7 - 5. 5	_	4	12	1	7	_	AT 90 P W M2 B
AT me ga 32 U4	32	44	16	14	26	13	1	ja <sup>[1</sup>	<sup>3</sup> ja <sup>[1</sup>	4 <u>2</u>	1	1	0	0	0	12	10	15	1	0	0	1	2.5	10 24	٧	_	-4 0 – 85	2.7 - 5. 5	2.7 - 5. 5	4	12	2	8	_	AT me ga 32 U4

D e v i c e	F l a s h [ K i B ]	PinAnzahl	M a x . f C P U [ M H z ]	o f T o u c h K a n ä l e	M a x I / O P i n s	E x t I n t e r r u p t s	U S B T r a n s c-e i v e r	U S B S P e e d	U S B I n t e r f a c e	S P I	T W I	U A R T	CAN	LIN	S e g m e n t L C D	A D C K a n ä I e	A D C A u f l- ö s u n g [ b i t s ]	A D C S p e e d [ k s p s ]	A n a l o g C o m p a r a t o r s	D A C K a n ä I e	DACAufl-ösung[bits]	T e m p . S e n s o r	SRAM[KiB]	E E P R O M [ B y t e s ]	S e I f P r o g r a m M e m o r y	p i c o P o w e r	Temp.Bereich[°C]	I / O S u p p I y C I a s s [ V ]	O p e r a t i n g V o I t a g e [ V C C ]	T i m e r s	Out put CompareKanäle	l n p u t C a p t u r e K a n ä l e	P W M K a n ä I e	3 2 k H z R T C	D e v i c e
AT me ga 12 84 P	12 8	44	20	16	32	32	0	_	_	3	1	2	0	0	0	8	10	15	1	0	0	_	16	40 96	1	<b>√</b>	-4 0 - 85	1.8 - 5. 5	1.8 - 5. 5	3	6	1	6	<b>V</b>	AT me ga 12 84 P
AT me ga 16 U4	16	44	16	14	26	13	1	ja <sup>[1</sup>	<sup>3</sup> ]a <sup>[1</sup>	<u>4</u> 2⁄2	1	1	0	0	0	12	10	15	1	0	0	<b>√</b>	1.2 5	51 2	<b>√</b>	_	-4 0 – 85	2.7 - 5. 5	2.7 - 5. 5	4	12	2	8	_	AT me ga 16 U4
AT me ga 16 A	16	44	16	16	32	3	0	_	_	1	1	1	0	0	0	8	10	15	1	0	0	_	1	51 2	<b>√</b>	_	-4 0 - 85	2.7 - 5. 5	2.7 - 5. 5	3	4	1	4	V	AT me ga 16 A
AT me ga 32 A	32	44	16	16	32	3	0	_	_	1	1	1	0	0	0	8	10	15	1	0	0	_	2	10 24	٧	_	-4 0 – 85	2.7 - 5. 5	2.7 - 5. 5	3	4	1	4	V	AT me ga 32 A
AT me ga 88 PA	8	32	20	12	23	24	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	<b>V</b>	1	51 2	<b>√</b>	٧	-4 0 – 85		1.8 - 5. 5	3	6	1	6	٧	AT me ga 88 PA
AT me ga 32 4P A	32	44	20	16	32	32	0	_	_	3	1	2	0	0	0	8	10	15	1	0	0	_	2	10 24	1	<b>√</b>	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	6	1	6	V	AT me ga 32 4P A
AT me ga 48 PA	4	32	20	12	23	24	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	V	0.5	25 6	_	<b>V</b>	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	6	1	6	V	AT me ga 48 PA
AT me ga 16 4P A	16	44	20	16	32	32	0	_	_	3	1	2	0	0	0	8	10	15	1	0	0	_	1	51 2	<b>V</b>	<b>V</b>	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	6	1	6	1	AT me ga 16 4P A

D e v i c e	Flash[KiB]	P i n A n z a h I	M a x . f C P U [ M H z ]	o f T o u c h K a n ä l e	M a x I / O P i n s	E x t l n t e r r u p t s	USBTransceiver	U S B S p e e d	U S B I n t e r f a c e	SPI	T W I	U A R T	CAN	LIN	S e g m e n t L C D	A D C K a n ä I e	A D C A u f I- ö s u n g [ b i t s ]	A D C S p e e d [ k s p s ]	A n a l o g C o m p a r a t o r s	D A C K a n ä l e	DACAufi-ösung[bits]	T e m p . S e n s o r	S R A M [ K i B ]	E E P R O M [ B y t e s ]	S e I f P r o g r a m M e m o r y	p i c o p o w e r	Temp.Bereich[°C]		O perating V o I tage [VCC]	T i m e r s	O u t p u t C o m p a r e K a n ä I e	l n p u t C a p t u r e K a n ä l e	P W M K a n ä I e	3 2 k H z R T C	D e v i c e
AT me ga 64 A	64	64	16	16	53	8	0	_	_	1	1	2	0	0	0	8	10	15	1	0	0	_	4	20 48	1	_	-4 0 – 85	2.7 - 5. 5	2.7 - 5. 5	4	8	2	7	V	AT me ga 64 A
AT me ga 12 8A	12 8	64	16	16	53	8	0	_	_	1	1	2	0	0	0	8	10	15	1	0	0	_	4	40 96	<b>V</b>	_	-4 0 - 85	2.7 - 5. 5	2.7 - 5. 5	4	8	2	7	1	AT me ga 12 8A
AT me ga 8A	8	32	16	12	23	2	0	_	_	1	1	1	0	0	0	8	10	15	1	0	0	_	1	51 2	<b>√</b>	_	-4 0 - 85	2.7 - 5. 5	2.7 - 5. 5	3	_	_	3	<b>V</b>	AT me ga 8A
AT me ga 16 8P A	16	32	20	16	23	24	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	1	1	51 2	<b>V</b>	<b>V</b>	-4 0 - 85	1.8 - 5. 5		3	6	1	6	V	me ga 16 8P A
AT me ga 8U 2	8	32	16	_	22	20	1	ja <sup>[1</sup>	<sup>3</sup> ]a <sup>[1</sup>	<sup>4</sup> 2	0	1	0	0	0	0	0	0	1	0	0	_	0.5	51 2	<b>V</b>	_	-4 0 – 85	2.7 - 5. 5	-	2	5	1	4	_	AT me ga 8U 2
AT me ga 16 U2	16	32	16	12	22	21	1	ja <sup>[1</sup>	<sup>3</sup> ]a <sup>[1</sup>	<sup>4</sup> 2	0	1	0	0	0	0	0	0	1	0	0	_	0.5	51 2	<b>√</b>	_		2.7 - 5. 5		2	5	1	4	_	AT me ga 16 U2
32 U2	32	32	16	12	22	20	1	ja <sup>[1</sup>	<sup>3</sup> ]a <sup>[1</sup>	<sup>4</sup> 2	0	1	0	0	0	0	0	0	1	0	0	_	1	10 24	<b>V</b>	_	-4 0 - 85	2.7 - 5. 5		2	5	1	4	_	AT me ga 32 U2
AT me ga 64 4P A	64	44	20	16	32	32	0	_	_	3	1	2	0	0	0	8	10	15	1	0	0	_	4	20 48	<b>V</b>	<b>V</b>	-4 0 - 85	1.8 - 5. 5	1.8 - 5. 5	3	6	1	6	V	AT me ga 64 4P A
AT me ga 16 M1	16	32	16	12	27	27	0	_	_	1	0	1	1	1	0	11	10	12 5	4	1	10	V	1	51 2	<b>V</b>	_	-4 0 – 85	2.7 - 5. 5		2	14	1	10	_	AT me ga 16 M1

D e v i c e	F l a s h [ K i B ]	P in A n z a h I	M a x . f C P U [ M H z ]	o f T o u c h K a n ä l e	M a x I / O P i n s	E x t I n t e r r u p t s	U S B T r a n s c-e i v e r	U S B S p e e d	U S B I n t e r f a c e	SPI	T W I	U A R T	CAN	L N	S e g m e n t L C D	A D C K a n ä I e	A D C A u f I- ö s u n g [ b i t s ]	A D C S p e e d [ k s p s ]	A n a l o g C o m p a r a t o r s	D A C K a n ä I e	DACA uf I-ösung[bits]	T e m p . S e n s o r	S R A M [ K i B ]	E E P R O M [ B y t e s ]	S e I f P r o g r a m M e m o r y	p i c o P o w e r	Temp.Bereich[°C]	/ O S u p p   y C   a s s [ V ]	O perating V o I tage [VCC]	T i m e r s	O u t p u t C o m p a r e K a n ä l e	l n p u t C a p t u r e K a n ä l e	P W M K a n ä l e	3 2 k H z R T C	D e v i c e e
AT me ga 32 M1	32	32	16	12	27	27	0	_	_	1	0	1	1	1	0	11	10	12 5	4	1	10	V	2	10 24	<b>V</b>	_	-4 0 - 85	2.7 - 5. 5	_	2	14	1	10	_	AT me ga 32 M1
64 M1	64	32	16	12	27	27	0	_	_	1	0	1	1	1	0	11	10	12 5	4	1	10	٧	4	20 48	<b>V</b>	_	-4 0 - 85	2.7 - 5. 5	_	2	14	1	10	_	AT me ga 64 M1
AT me ga 16 9P A	16	64	16	16	54	17	0	_	_	2	1	1	0	0	10	8	10	15	1	0	0	_	1	51 2	<b>V</b>	1	-4 0 – 85	1.8 - 5. 5	_	3	4	1	4	<b>\</b>	ME ga 16 9P A
AT me ga 48 A		32	20	12	23	24	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	<b>V</b>	0.5	25 6	_	_	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	6	1	6	V	AT me ga 48 A
AT me ga 88 A	8	32	20	12	23	24	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	<b>V</b>	1	51 2	<b>V</b>	_	-4 0 - 85	1.8 - 5. 5		3	6	1	6	٧	AT me ga 88 A
AT me ga 16 8A	16	32	20	16	23	24	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	<b>V</b>	1	51 2	<b>V</b>	_	-4 0 - 85	1.8 - 5. 5		3	6	1	6	٧	AT me ga 16 8A
AT me ga 32 8	32	32	20	16	23	24	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	٧	2	10 24	<b>1</b>	_	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	6	1	6	٧	AT me ga 32 8
AT me ga 16 4A	16	44	20	16	32	32	0	_	_	3	1	2	0	0	0	8	10	15	1	0	0	_	1	51 2	<b>V</b>	_	-4 0 – 85	1.8 - 5. 5	-	3	6	1	6	٧	AT me ga 16 4A
AT me ga 32 4A	32	44	20	16	32	32	0	_	_	3	1	2	0	0	0	8	10	15	1	0	0	_	2	10 24	<b>1</b>	_	-4 0 - 85	1.8 - 5. 5		3	6	1	6	V	AT me ga 32 4A

D e v i c e	F l a s h [ K i B ]	P i n A n z a h l	Max.fCPU[MHz]	o f T o u c h K a n ä l e	MaxI/OPins	E x t I n t e r r u p t s	USBTransceeiver	U S B S p e e d	U S B I n t e r f a c e	SPI	T W I	U A R T	CAN	LIN	S e g m e n t L C D	A D C K a n ä I e	A D C A u f I- ö s u n g [ b i t s ]	A D C S p e e d [ k s p s ]	A n a l o g C o m p a r a t o r s	D A C K a n ä I e	DACAufl-ösung[bits]	T e m p . S e n s o r	SRAM [KiB]	E E P R O M [ B y t e s ]	S e I f P r o g r a m M e m o r y	p i c o p o w e r	Temp.Bereich[°C]	I / OS u p p I y C I a s s [ V ]	O perating V o I tage [VCC]	T i m e r s	Out put Compare Kanäle	l n p u t C a p t u r e K a n ä l e	P W M K a n ä l e	3 2 k H z R T C	D e v i c e
AT me ga 64 4A	64	44	20	16	32	32	0	_	_	3	1	2	0	0	0	8	10	15	1	0	0	_	4	20 48	<b>√</b>	_	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	6	1	6	<b>V</b>	AT me ga 64 4A
AT me ga 12 84	12 8	44	20	16	32	32	0	_	_	3	1	2	0	0	0	8	10	15	1	0	0	_	16	40 96	<b>√</b>	_	-4 0 - 85	1.8 - 5. 5	1.8 - 5. 5	3	6	1	6	1	AT me ga 12 84
AT 90 P W M8	8	20	16	_	20	3	0	_	_	1	0	0	0	0	0	11	10	12 5	3	1	10	<b>V</b>	0.2 5	51 2	<b>V</b>	_	0 – 12	2.7 - 5. 5	2.7 - 5. 5	1	8	1	6	_	AT 90 P W M8 1
AT me ga 16 5P A	16	64	16	16	54	17	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	_	1	51 2	<b>V</b>	<b>V</b>	-4 0 - 85	1.8 - 5. 5	_	3	4	1	4	<b>V</b>	AT me ga 16 5P A
AT me ga 32 5A	32	64	20	16	54	17	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	_	2	10 24	<b>V</b>	_	-4 0 - 85	1.8 - 5. 5	1.8 - 5. 5	3	4	1	4	1	AT me ga 32 5A
AT me ga 32 50 A	32	10 0	20	16	69	25	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	_	2	10 24	1	_	-4 0 - 85	1.8 - 5. 5		3	4	1	4	1	AT me ga 32 50 A
AT me ga 64 5A	64	64	16	16	54	17	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	_	4	20 48	1	_	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	4	1	4	,	AT me ga 64 5A
AT me ga 64 5P	64	64	16	16	54	17	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	_	4	20 48	<b>V</b>	1	-4 0 – 85	1.8 - 5. 5	_	3	4	1	4	1	AT me ga 64 5P

D e v i c e	F l a s h [ K i B ]	P i n A n z a h l	M a x f C P U [ M H z ]	o f T o u c h K a n ä l e	M a x I / O P i n s	E x t l n t e r r u p t s	U S B T r a n s c-e i v e r	U S B S p e e d	U S B I n t e r f a c e	SPI	T W I	U A R T	CAN	L I N	S e g m e n t L C D	A D C K a n ä I e	A D C A u f I- ö s u n g [ b i t s ]	A D C S p e e d [ k s p s ]	A n a l o g C o m p a r a t o r s	D A C K a n ä I e	DACAufl-ösung[bits]	T e m p . S e n s o r	S R A M [ K i B ]	E E P R O M [ B y t e s ]	S e I f P r o g r a m M e m o r	p i c o P o w e r	T e m p . B e r e i c h [ ° C ]	I / O S u p p I y C I a s s [ V ]	O p e r a t i n g V o I t a g e [ V C C ]	T i m e r s	Out put Compare Kanäle	l n p u t C a p t u r e K a n ä l e	P W M K a n ä I e	3 2 k H z R T C	D e v i c e
AT																																			AT
me ga 64 50 P	64	10 0	20	_	69	25	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	_	4	20 48	<b>V</b>	<b>√</b>	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	4	1	4	<b>V</b>	me ga 64 50 P
AT me ga 64 50 A	64	10 0	20	_	69	25	0	_	_	2	1	1	0	0	0	8	10	15	1	0	0	_	4	20 48	<b>V</b>	_	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	4	1	4	1	AT me ga 64 50 A
AT me ga 16 9A	16	64	16	16	54	17	0	_	_	2	1	1	0	0	10 0	8	10	15	1	0	0	_	1	51 2	<b>V</b>	_	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	4	1	4	V	AT me ga 16 9A
AT me ga 32 9A	32	64	20	16	54	17	0	_	_	2	1	1	0	0	10 0	8	10	15	1	0	0	_	2	10 24	<b>V</b>	_	-4 0 - 85	1.8 - 5. 5	1.8 - 5. 5	3	4	1	4	<b>V</b>	AT me ga 32 9A
AT me ga 64 9A	64	64	16	16	54	17	0	_	_	2	1	1	0	0	10 0	8	10	15	1	0	0	_	4	20 48	<b>V</b>	_	-4 0 - 85	1.8 - 5. 5	1.8 - 5. 5	3	4	1	4	V	AT me ga 64 9A
AT me ga 32 90 A	32	10 0	20	16	69	32	0	_	_	2	1	1	0	0	16 0	8	10	15	1	0	0	_	2	10 24	V	_	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	4	1	4	V	AT me ga 32 90 A
AT me ga 64 9P	64	64	16	16	54	17	0	_	_	2	1	1	0	0	10 0	8	10	15	1	0	0	_	4	20 48	<b>V</b>	V	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	4	1	4	<b>V</b>	AT me ga 64 9P
AT me ga 64 90 A	64	10 0	20	16	69	32	0	_	_	2	1	1	0	0	16 0	8	10	15	1	0	0	_	4	20 48	V	_	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	4	1	4	٧	AT me ga 64 90 A

D e v i c e	F I a s h [ K i B ]	P i n A n z a h I	M a x . f C P U [ M H z ]	o f T o u c h K a n ä l e	M a x l / O P i n s	E x t l n t e r r u p t s	U S B T r a n s c-e i v e r	U S B S p e e d	U S B I n t e r f a c e	S P I	T W I	U A R T	C A N	LIN	S e g m e n t L C D	A D C K a n ä I e	A D C A u f l- ö s u n g [ b i t s ]	A D C S p e e d [ k s p s ]	A n a l o g C o m p a r a t o r s	D A C K a n ä I e	DACAufl-ösung[bits]	T e m p . S e n s o r	S R A M [ K i B ]	E E P R O M [ B y t e s ]	S e I f P r o g r a m M e m o r y	p i c o P o w e r	T e m p . B e r e i c h [ ° C ]		O perating V o I tage [V C C]	T i m e r s	Out put CompareKanäle	l n p u t C a p t u r e K a n ä l e	P W M K a n ä I e	3 2 k H z R T C	D e v i c e
AT me ga 64 90 P	64	10 0	20	16	69	32	0	_	_	2	1	1	0	0	16 0	8	10	15	1	0	0	_	4	20 48	V	V	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	4	1	4	<b>V</b>	AT me ga 64 90 P
AT me ga 32 9P A	32	64	20	16	54	17	0	_	_	2	1	1	0	0	10 0	8	10	15	1	0	0	_	2	10 24	V	V	-4 0 – 85	1.8 - 5. 5	1.8 - 5. 5	3	4	1	4	<b>V</b>	AT me ga 32 9P A

#### **General Features**

СРИ	8-bit AVR
Hardware Qtouch	nein
Quadrature Decoder Kanäle	0
SSC	0
Ethernet	0
SD / eMMC	0
Grafik LCD	nein
Video Decoder	nein
Kamera Interface	nein
Resistive Touch Screen	nein
External Bus Interface	0
DRAM Memory	nein
NAND Interface	nein
FPU	nein
MPU / MMU	nein / nein
Crypto Engine	nein
Calibrated RC Oscillator	ja

# **ATxmega**

#### **Device-specific Features**

D e v i c e	F I a s h [ K i B ]	PinAnzahli	A n z a h l T o u c h K a n ä l e	M a x I / O P i n s	E x t I n t e r r u p t s	U S B T r a n s c-e i v e r	U S B S p e e d	U S B I n t e r f a c e	SPI	T W I	U A R T	S e g m e n t L C D	A D C K a n ä l e	A D C S p e e d [ k s p s ]	A n a l o g C o m p a r a t o r s	D A C K a n ä l e	D A C A u f l- ö s u n g [ b i t s ]	S R A M [ K i B ]	E P R O M I B y t e s ]	External BusInterface	D R A M M e m o r y	C r y p t o E n g i n e	T i m e r s	O u t p u t C o m p a r e K a n ä I e	I n p u t C a p t u r e K a n ä I e	P M K a n ä l e	D e v i c e
ATx me ga6 4A1	64	100	16	78	78	0	_	_	12	4	8	0	16	200 0	4	4	12	4	204 8	1	ja <sup>[16]</sup>	ja <sup>[17]</sup>	8	24	24	24	ATx meg a64 A1
ATx me ga1 28A 1	128	100	16	78	78	0	_	_	12	4	8	0	16	200	4	4	12	8	204 8	1	ja <sup>[16]</sup>	ja <sup>[17]</sup>	8	24	24	24	ATx meg a12 8A1
ATx me ga6 4A3	64	64	16	50	50	0	_	_	10	2	7	0	16	200 0	4	2	12	4	204 8	0	_	ja <sup>[17]</sup>	7	22	22	22	ATx meg a64 A3
me ga1 28A 3	128	64	16	50	50	0	_	_	10	2	7	0	16	200	4	2	12	8	204 8	0	_	ja <sup>[17]</sup>	7	22	22	22	ATx meg a12 8A3
ATx me ga1 92A 3	192	64	16	50	50	0	_	_	10	2	7	0	16	200 0	4	2	12	16	204 8	0	_	ja <sup>[17]</sup>	7	22	22	22	ATx meg a19 2A3
ATx me ga2 56A 3	256	64	16	50	50	0	_	_	10	2	7	0	16	200	4	2	12	16	409 6	0	_	ja <sup>[17]</sup>	7	22	22	22	ATx meg a25 6A3
ATx me ga1 6A4	16	44	16	34	34	0	_	_	7	2	5	0	12	200 0	2	2	12	3.3	102 4	0	_	ja <sup>[17]</sup>	5	16	16	16	ATx meg a16 A4
ATx me ga3 2A4	32	44	16	34	34	0	_	_	7	2	5	0	12	200 0	2	2	12	4	102 4	0	_	ja <sup>[17]</sup>	5	16	16	16	ATx meg a32 A4
ATx me ga6 4A4	64	44	_	34	34	0	_	_	7	2	5	0	12	200 0	2	2	12	4	204 8	0	_	ja <sup>[17]</sup>	5	16	16	16	ATx meg a64 A4
ATx me ga1 28A 4	128	44	_	34	34	0	_	_	7	2	5	0	12	200 0	2	2	12	8	204 8	0	_	ja <sup>[17]</sup>	5	16	16	16	ATx meg a12 8A4

D e v i c e	F I a s h [ K i B ]	P i n A n z a h I	A n z a h l T o u c h K a n ä l e	M a x I / O P i n s	E x t I n t e r r u p t s	U S B T r a n s c-e e i v e r	U S B S P e e d	U S B I n t e r f a c e	S P I	T W I	U A R T	S e g m e n t L C D	A D C K a n ä I e	A D C S p e e d [ k s p s	A n a l o g C o m p a r a t o r s	D A C K a n ä I e	D A C A u f l- ö s u n g [ b i t s	S R A M [ K i B ]	E E P R O M [ B y t e s ]	E x t e-r n a l B u s l n t e r f a c e	D R A M M e m o r y	C r y p t o E n g i n e	T i m e r s	O u t p u t C o m p a r e K a n ä I e	I n p u t C a p t u r e K a n ä I e	P W M K a n ä I e	D e v i c e
ATx me ga2 56A 3B	256	64	16	47	49	0	_	_	8	2	6	0	16	200 0	4	2	12	16	409 6	0	_	ja <sup>[17]</sup>	7	22	22	22	ATx meg a25 6A3 B
ATx me ga2 56D 3	256	64	16	50	50	0	_	_	5	2	3	0	16	200	2	0	0	16	409 6	0	_	_	5	18	18	18	ATx meg a25 6D3
ATx me ga1 92D 3	192	64	16	50	50	0	_	_	5	2	3	0	16	200	2	0	0	16	204 8	0	_	_	5	18	18	18	ATx meg a19 2D3
ATx me ga1 28D 3	128	64	16	50	50	0	_	_	5	2	3	0	16	200	2	0	0	8	204 8	0	_	_	5	18	18	18	ATx meg a12 8D3
ATx me ga6 4D3	64	64	16	50	50	0	_	_	5	2	3	0	16	200	2	0	0	4	204 8	0	_	_	5	18	18	18	ATx meg a64 D3
ATx me ga1 28D 4	128	44	_	34	34	0	_	_	4	2	2	0	12	200	2	0	0	8	204 8	0	_	_	4	14	14	14	ATx meg a12 8D4
ATx me ga6 4D4	64	44	-	34	34	0	_	_	4	2	2	0	12	200	2	0	0	4	204 8	0	_	_	4	14	14	14	ATx meg a64 D4
ATx me ga3 2D4	32	44	16	34	34	0	_	_	4	2	2	0	12	200	2	0	0	4	102 4	0	_	_	4	14	14	14	ATx meg a32 D4
ATx me ga1 6D4	16	44	16	34	34	0	_	_	4	2	2	0	12	200	2	0	0	2	102 4	0	_	_	4	14	14	14	ATx meg a16 D4
ATx me ga1 6A4 U	16	44	16	34	34	1	ja <sup>[13]</sup>	ja <sup>[14]</sup>	7	2	5	0	12	200 0	2	2	12	3.3	102 4	0	_	ja <sup>[17]</sup>	5	16	16	16	ATx meg a16 A4U

J.201	F	ь	۸	M	_	U	11	11	e	т		و	7.	Δ.				e	_	_	n	_	т	0		Р	<b>D</b>
D e v i c e	r   a s h [ K i B ]	Pin Anzah I	A n z a h l T o u c h K a n ä l e	M a x I / O P i n s	E x t I n t e r r u p t s	S B T r a n s c-e i v e r	USBSpeed	U S B I n t e r f a c e	SPI	W	U A R T	S e g m e n t L C D	A D C K a n ä l e	A D C S p e e d [ k s p s ]	A n a l o g C o m p a r a t o r s	D A C K a n ä I e	D A C A u f I- ö s u n g [ b i t s	S R A M [ K i B ]	E P R O M [ B y t e s ]	External Businterface	D R A M M e m o r y	Crypt o Engine	T i m e r s	Out put Compare Kanäle	I n p u t C a p t u r e K a n ä I e	W M K a n ä I e	D e v i c e
ATx me ga3 2A4 U	32	44	16	34	34	1	ja <sup>[13]</sup>	ja <sup>[14]</sup>	7	2	5	0	12	200	2	2	12	4	102 4	0	_	ja <sup>[17]</sup>	5	16	16	16	ATx meg a32 A4U
ATx me ga6 4A3 U	64	64	16	50	50	1	ja <sup>[13]</sup>	ja <sup>[14]</sup>	10	2	7	0	16	200 0	4	2	12	4	204 8	0	_	ja <sup>[17]</sup>	7	22	22	22	ATx meg a64 A3U
ATx me ga1 28A 3U	128	64	16	50	50	1	ja <sup>[13]</sup>	ja <sup>[14]</sup>	10	2	7	0	16	200 0	4	2	12	8	204 8	0	_	ja <sup>[17]</sup>	7	22	22	22	ATx meg a12 8A3 U
ATx me ga1 92A 3U	192	64	16	50	50	1	ja <sup>[13]</sup>	ja <sup>[14]</sup>	10	2	7	0	16	200 0	4	2	12	16	204 8	0	_	ja <sup>[17]</sup>	7	22	22	22	ATx meg a19 2A3 U
ATx me ga2 56A 3U	256	64	16	50	50	1	ja <sup>[13]</sup>	ja <sup>[14]</sup>	10	2	7	0	16	200 0	4	2	12	16	409 6	0	_	ja <sup>[17]</sup>	7	22	22	22	ATx meg a25 6A3 U
ATx me ga2 56A 3B U	256	64	16	47	49	1	ja <sup>[13]</sup>	ja <sup>[14]</sup>	8	2	6	0	16	200 0	4	2	12	16	409 6	0	_	ja <sup>[17]</sup>	7	22	22	22	ATx meg a25 6A3 BU
ATx me ga6 4B3	64	64	16	36	36	1	ja <sup>[13]</sup>	ja <sup>[14]</sup>	2	1	1	100	8	200 0	2	0	0	4	204 8	0	_	ja <sup>[17]</sup>	2	6	6	6	ATx meg a64 B3
ATx me ga1 28B 3	128	64	16	36	36	1	ja <sup>[13]</sup>	ja <sup>[14]</sup>	2	1	1	100	8	200	2	0	0	4	204 8	0	_	ja <sup>[17]</sup>	2	6	6	6	ATx meg a12 8B3
ATx me ga1 28B 1	128	100	16	53	53	1	ja <sup>[13]</sup>	ja <sup>[14]</sup>	3	1	2	160	16	200 0	4	0	0	8	204 8	0	_	ja <sup>[17]</sup>	3	10	10	10	ATx meg a12 8B1

D e v i c e	F I a s h [ K i B	PinAnzah!	A n z a h l T o u c h K a n ä l e	M a x I / O P i n s	E x t l n t e r r u p t s	U S B T r a n s c-e i v e r	U S B S p e e d	U S B I n t e r f a c e	S P I	T W I	U A R T	S e g m e n t L C D	A D C K a n ä I e	A D C S p e e d [ k s p s ]	A n a l o g C o m p a r a t o r s	D A C K a n ä I e	D A C A u f I- ö s u n g [ b i t s ]	S R A M [ K i B ]	E P R O M I B y t e s ]	ExternalBus!nterface	D R A M M e m o r y	C r y p t o E n g i n e	T i m e r s	O u t p u t C o m p a r e K a n ä I e	l n p u t C a p t u r e K a n ä l e	P W M K a n ä I e	D e v i c e	
ATx me ga6 4B1	64	100	16	53	53	1	ja <sup>[13]</sup>	ja <sup>[14]</sup>	3	1	2	160	16	200 0	4	0	0	8	204 8	0	_	ja <sup>[17]</sup>	3	10	10	10	ATx meg a64 B1	

#### **General Features**

Max. $f_{CPU}$ [MHz]	32
СРИ	8-bit AVR
Hardware Qtouch	nein
Quadrature Decoder Kanäle	0
CAN	0
LIN	0
SSC	0
Ethernet	0
SD / eMMC	0
Grafik LCD	nein
Video Decoder	nein
Kamera Interface	nein
ADC Auflösung [bits]	12
Resistive Touch Screen	nein
Temp. Sensor	ja
Self Program Memory	ja
NAND Interface	nein
picoPower	ja
Temp. Bereich [°C]	-40 <i>-</i> 85
I/O Supply Class [V]	1.6 – 3.6
Operating Voltage [V <sub>CC</sub> ]	1.6 – 3.6
FPU	nein
MPU / MMU	nein / nein
32kHz RTC	ja
Calibrated RC Oscillator	ja

### Referenzen

- 1. veraltet  $\rightarrow$  ATtiny2313
- 2. veraltet  $\rightarrow$  ATtiny25/45/85
- 3. veraltet  $\rightarrow$  ATtiny25/45/85
- 4. veraltet  $\rightarrow$  ATmega16/162/32/644
- 5. Timer-PWM
- 6. 150kHz 8bit
- 7. +USI
- 8. USI
- 9. USART
- 10. Master/Slave
- 11. Geliefert im ATmega103-Modus. Fuse ändern!
- 12. beim 644P
- 13. Full Speed
- 14. Device
- 15. Device + OTG
- 16. SDRAM
- 17. AES/DES

### Weblinks

- Vergleichstabelle von AVRFreaks
- Parametrische Suche bei Atmel

Kategorien: AVR | Liste mit Bauteilen