

Дециплексор /8.

Дециплексор — устройство, обратное мультиплексору. Это комбинированная схема, обладающая одним информационным входом, N адресными входами, одним (нес.) разрешающим входом и 2^N выходами.

Дециплексор — это управляемый переключатель, в котором сигнал с единственного информационного входа попадает на один из выходов под управлением N адресных входов.

Сигнал на разрешающем входе управляет дециплексором в целом: либо разрешает прохождение сигналов на выход, либо нет.

Применение дециплексоров:

- в качестве коммутатора 1 к N
- для реализации логических функций

Шифратор это кодировочный
схема с 2^N информации. Выходом и N выходов,
который по выполненным функциям
движется обратной к дешифратору, т.е.
преобразует номер информационного
входа, на котором сформирован знача-
щий уровень сигнала, из десятичной
системы в двоичную систему.

Шифраторы могут быть:

- полными
- неполными
- простыми
- приоритетными

Шифратор называется полным, если
он на выходе может формировать
весь доступный по разрядности
диапазон двоичных чисел.

Например, полный шифратор 16-4
формирует на выходе числа от
0000 до 1111.

Неполный шифратор ориентирован
на ограниченный диапазон,

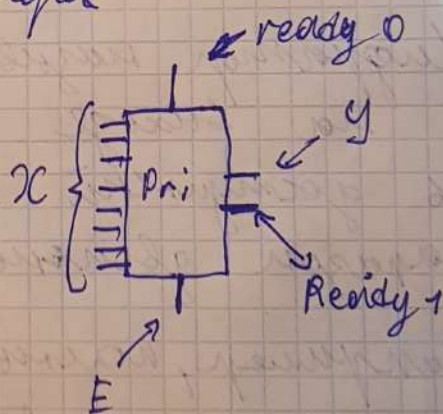
Например, шифратор 10-4 формирует
числа от 0000 до 1001.

Шифратор называется простым,
если правильной кодификация
на входе задается унитарным
кодом.

Шифратор называется приоритет-
ным, если на входе у него может
быть любая кодификация, но на
выходе будет код, соответствующий
старшему входному сигналу.

Упо шифратора

Logisim
(Pri 8-3)



- Практическое использование шифраторов:
- получение кодов нажатых клавиш.
 - в составе преобразователей кодов.
(комплексная реализация групп логиче-
ских функций.)