VILNIAUS GEDIMINO TECHNIKOS UNIVERSITETAS

ELEKTRONIKOS FAKULTETAS

ELEKTRONINIŲ SISTEMŲ KATEDRA

LABORATORINIS DARBAS 3

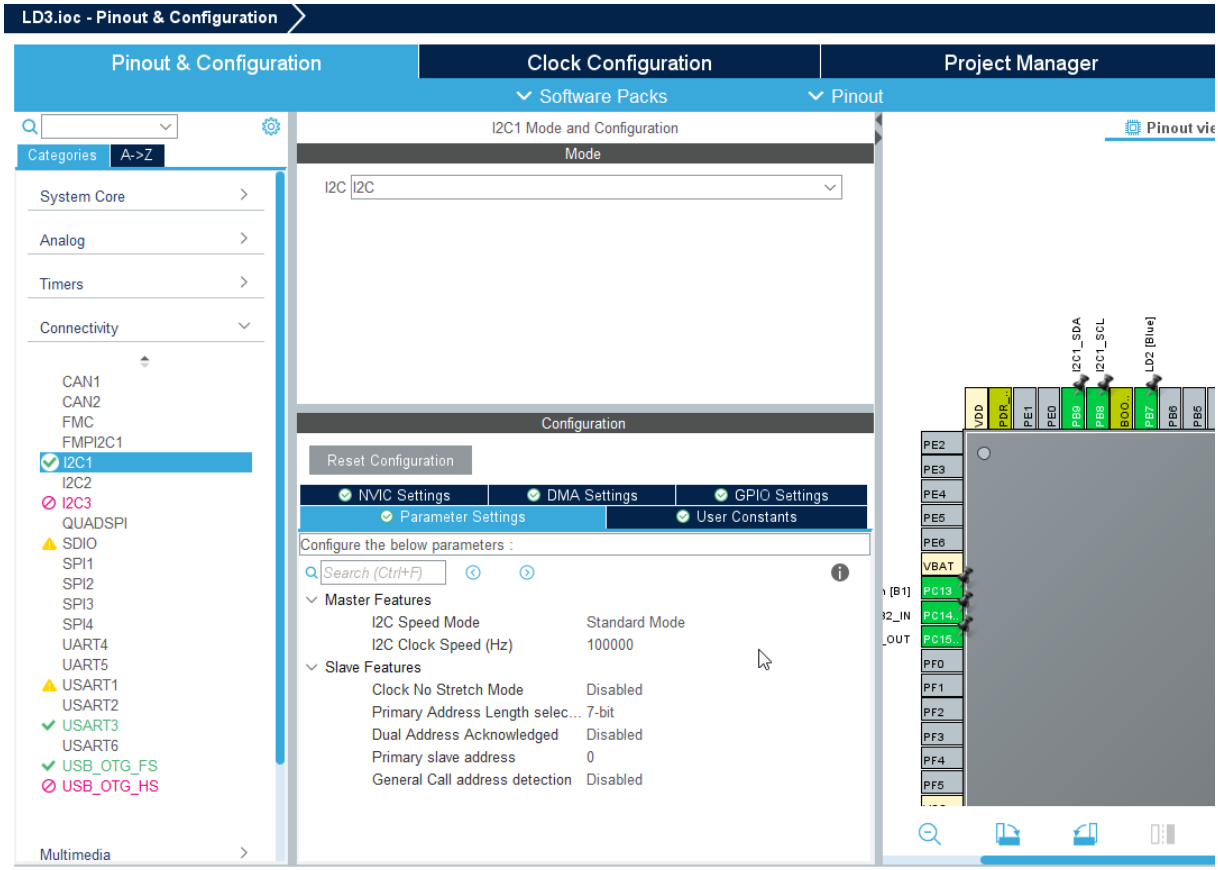
Įterptinių sistemų inžinerija

Atliko: EKSfm-24 gr. Ignas Malinauskas

Tikrino: dr. Eldar Šabanovič

VILNIUS 2025

1. Projekto konfigūracija (be pull-up)



2. I²C užduotis su MCP4725

Prie STM32F446ZE I²C kaiščių D15(PB8) SCL ir D14(PB9) SDA prijungta 12-bit DAC MCP4725. Programoje paduota 2048 reikšmę (~1.6V) Fast-Mode formatu, kas yra 2 baitų komanda. Duomenys perduodami per tx_buffer masyvą, kur pirmam elemente iš 12 duomenų baitų paliekami 4 ir nustumiami į dešinę, paliekant viršų (MSB) komandų bitams. Likę 8 duomenų bitai įrašomi į 2 tx_buffer elementą.

1 baitas

- bit7,6 = 0, 0; reiškia greito rėžimo formatą
- bit5,4 - PD1, PD0 = 00; nurodo išvesties rėžimą į normalų
- bit3-0 – D11-D8 = duomenų bitai

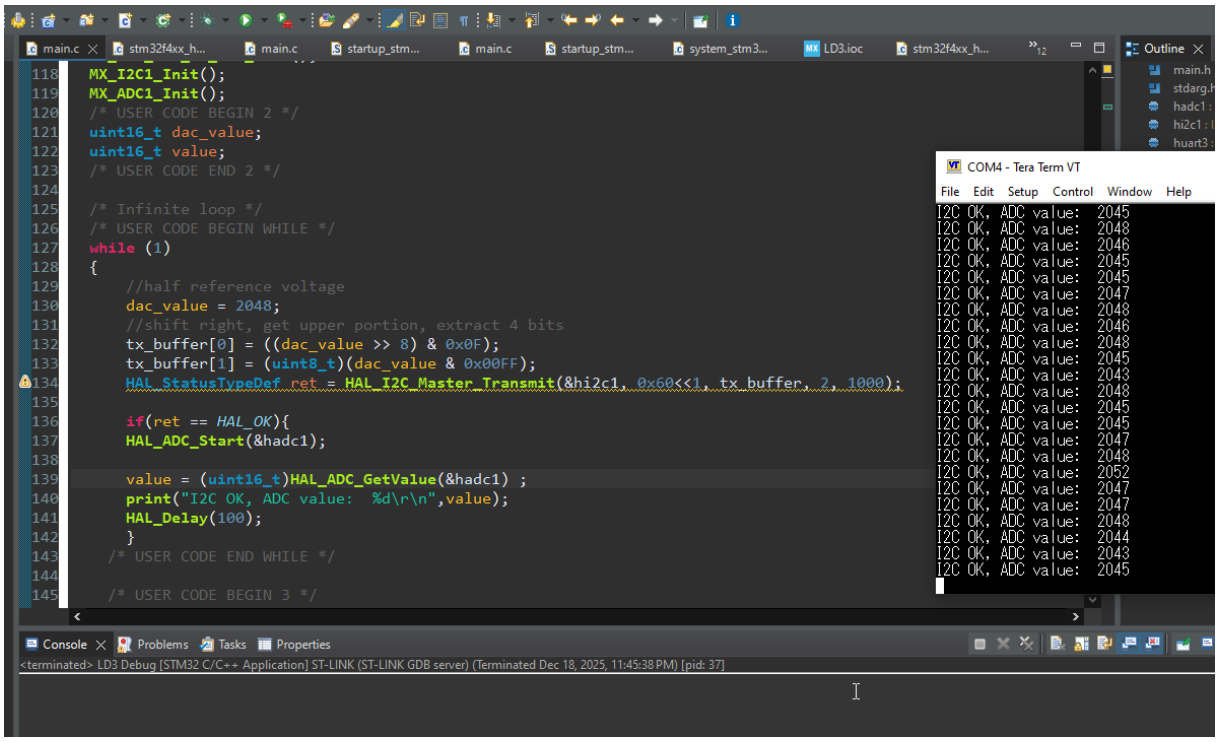
2 baitas

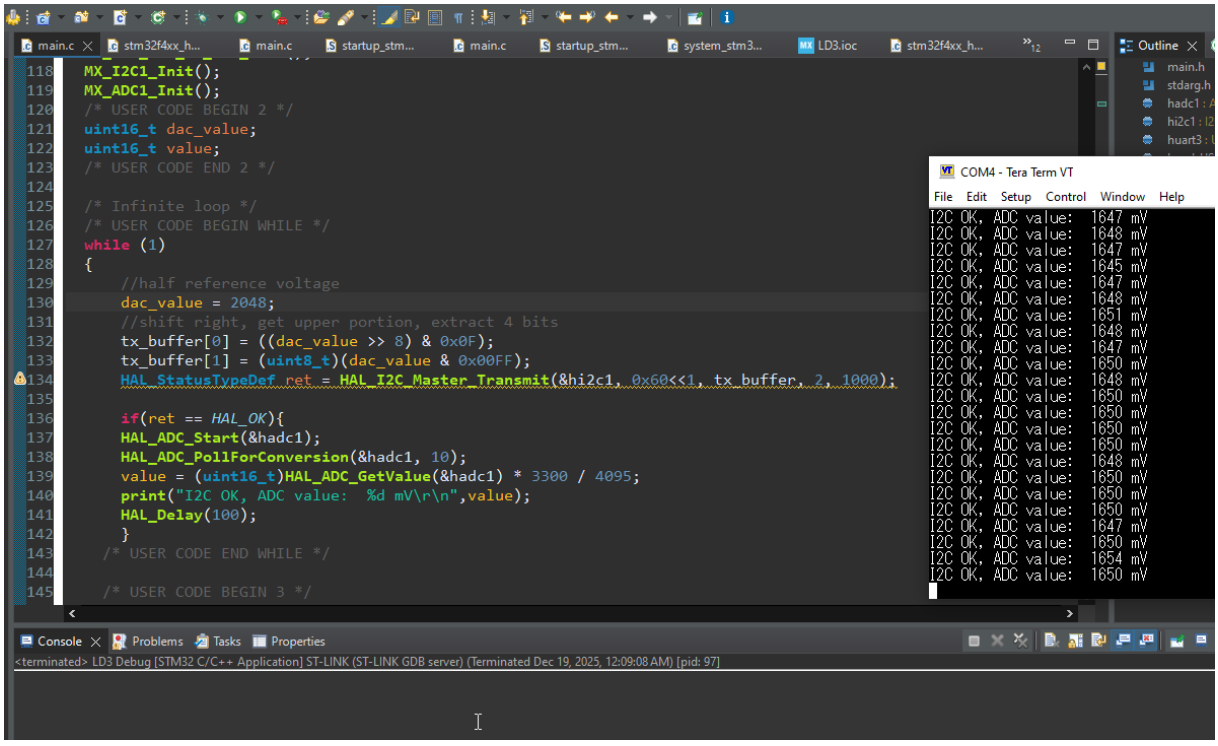
- bit7-0 – D7-D0 = duomenų bitai

Eilutėje HAL_I2C_Master_Transmit(&hi2c1, 0x60<<1, tx_buffer, 2, 1000); 0x60 bitai nurodo DAC adresą, kur nurodo kuris įrenginys dabar turės klausyti.

3. Programos kodas it Tera Term rezultatai

DAC išvedamą reikšmę nuskaito ADC ir rezultatas išvedamas per UART.





4. Sujungimas