VILNIAUS GEDIMINO TECHNIKOS UNIVERSITETAS

ELEKTRONIKOS FAKULTETAS

ELEKTRONINIŲ SISTEMŲ KATEDRA

LABORATORINIS DARBAS 2

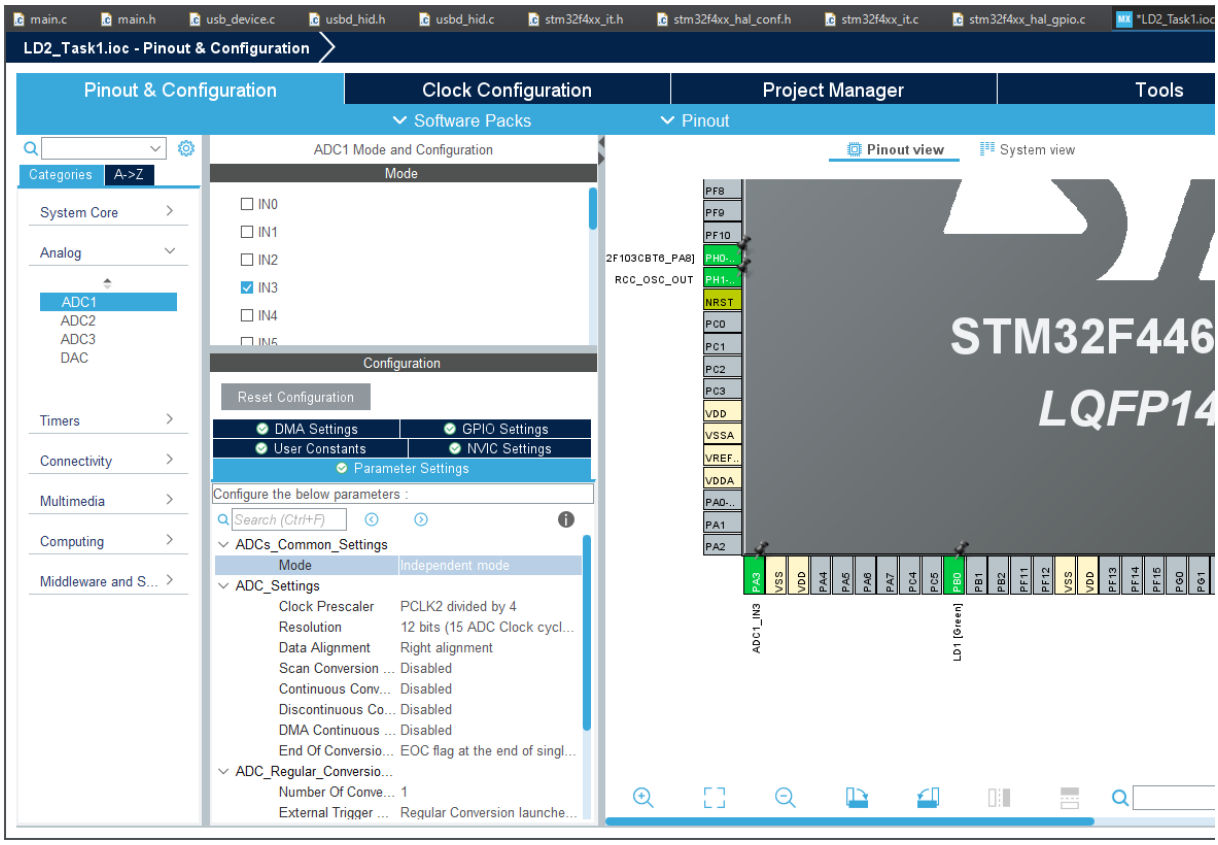
Įterptinių sistemų inžinerija

Atliko: EKSfm-24 gr. Ignas Malinauskas

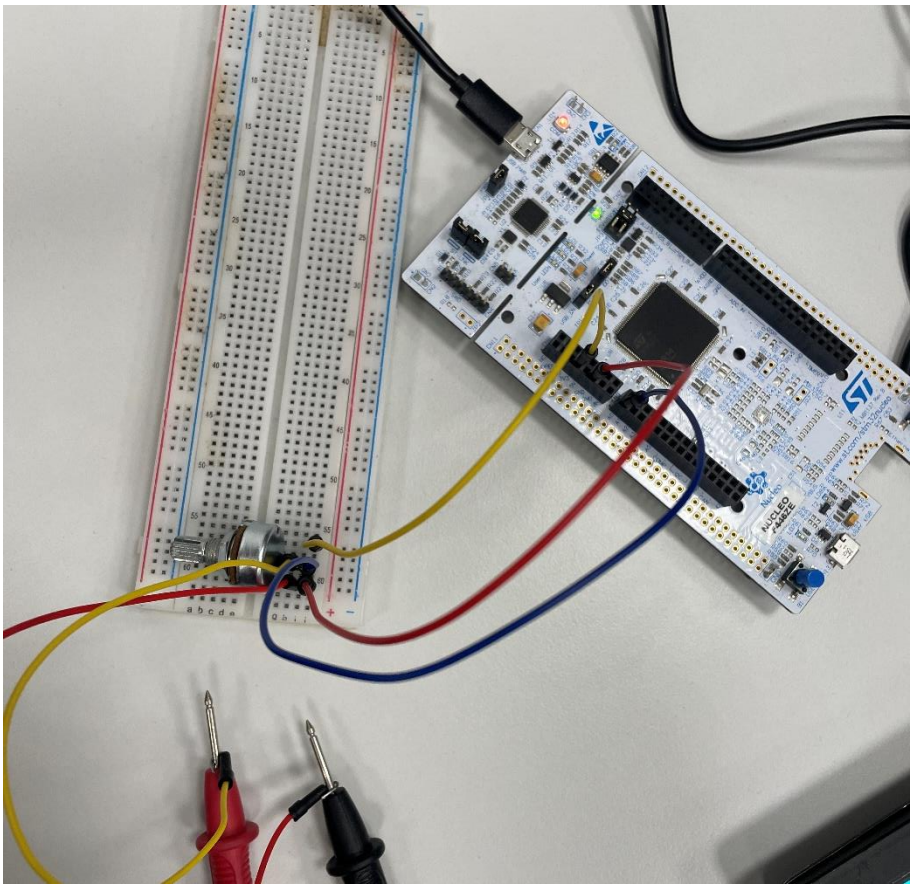
Tikrino: dr. Eldar Šabanovič

VILNIUS 2025

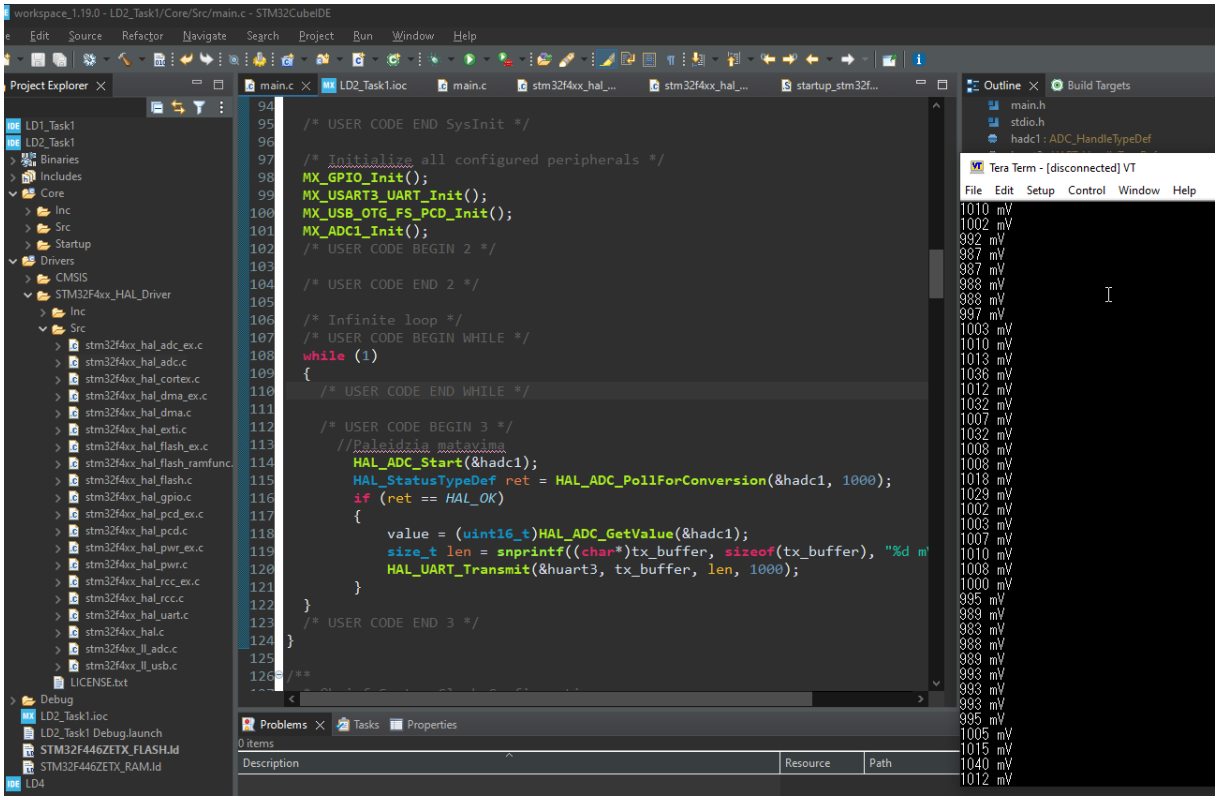
1. LD_Tas1 projekto konfigūracija



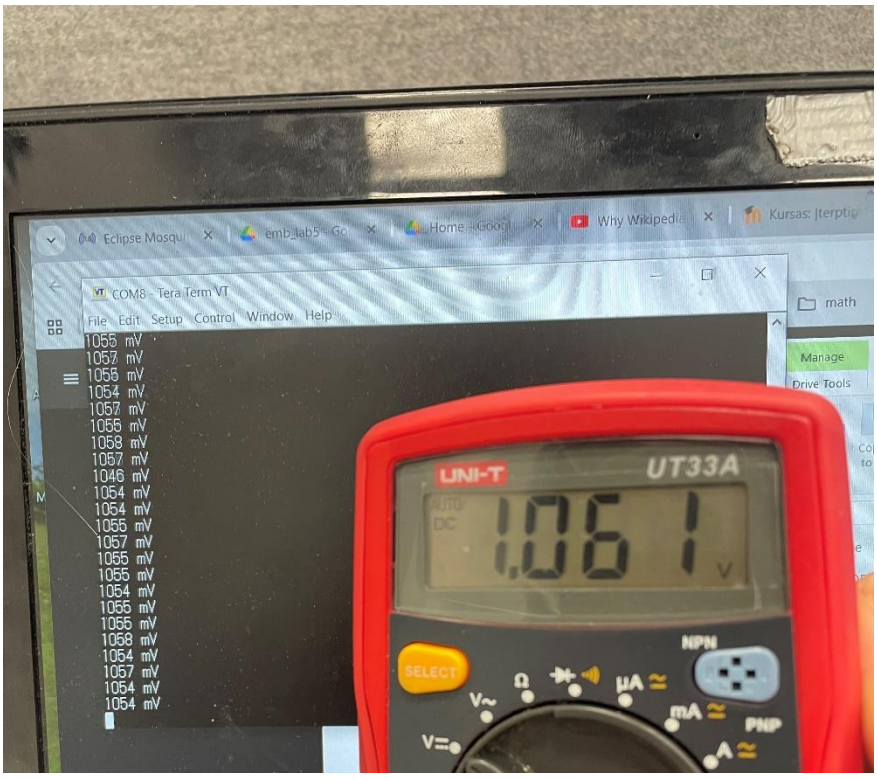
2. Sujungimas



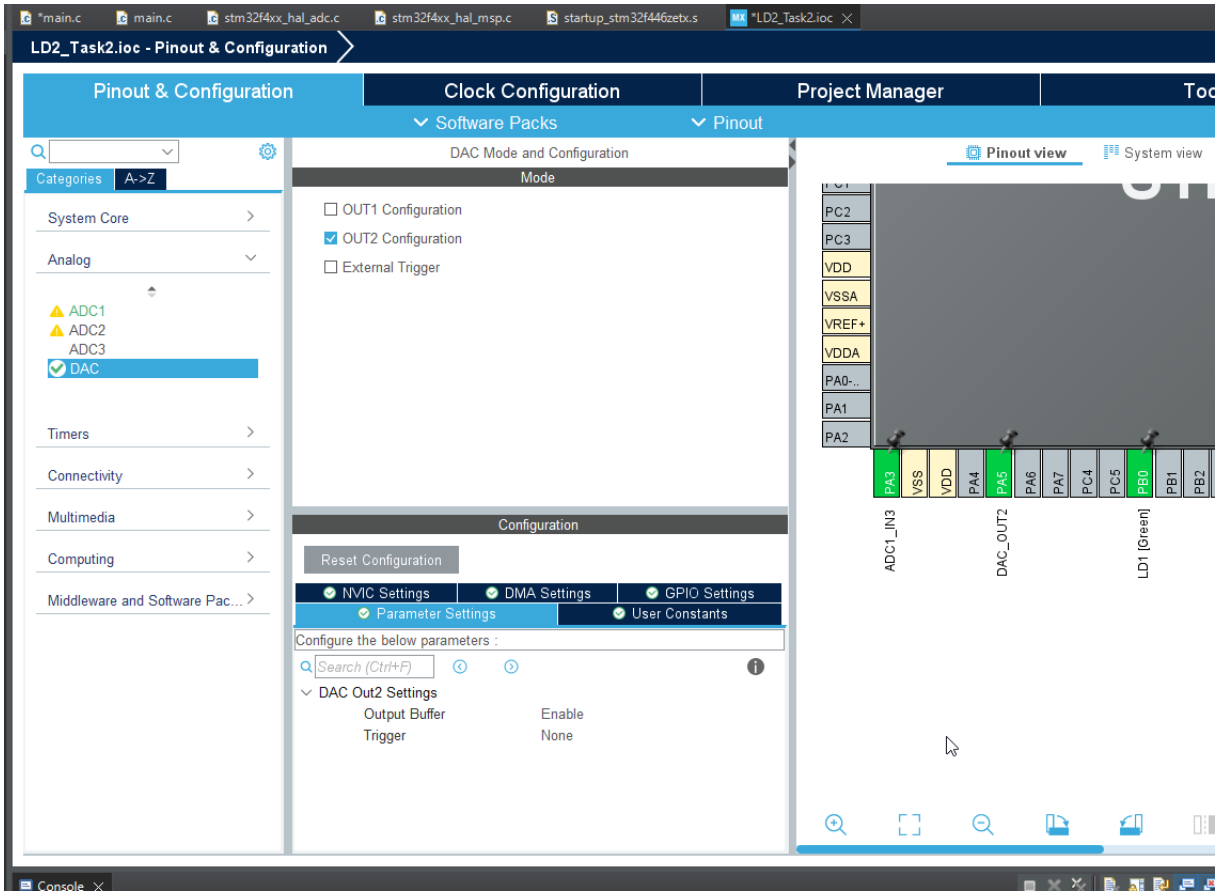
3. ADC (A0) kodo patikrinimas be potenciometro per Tera Term



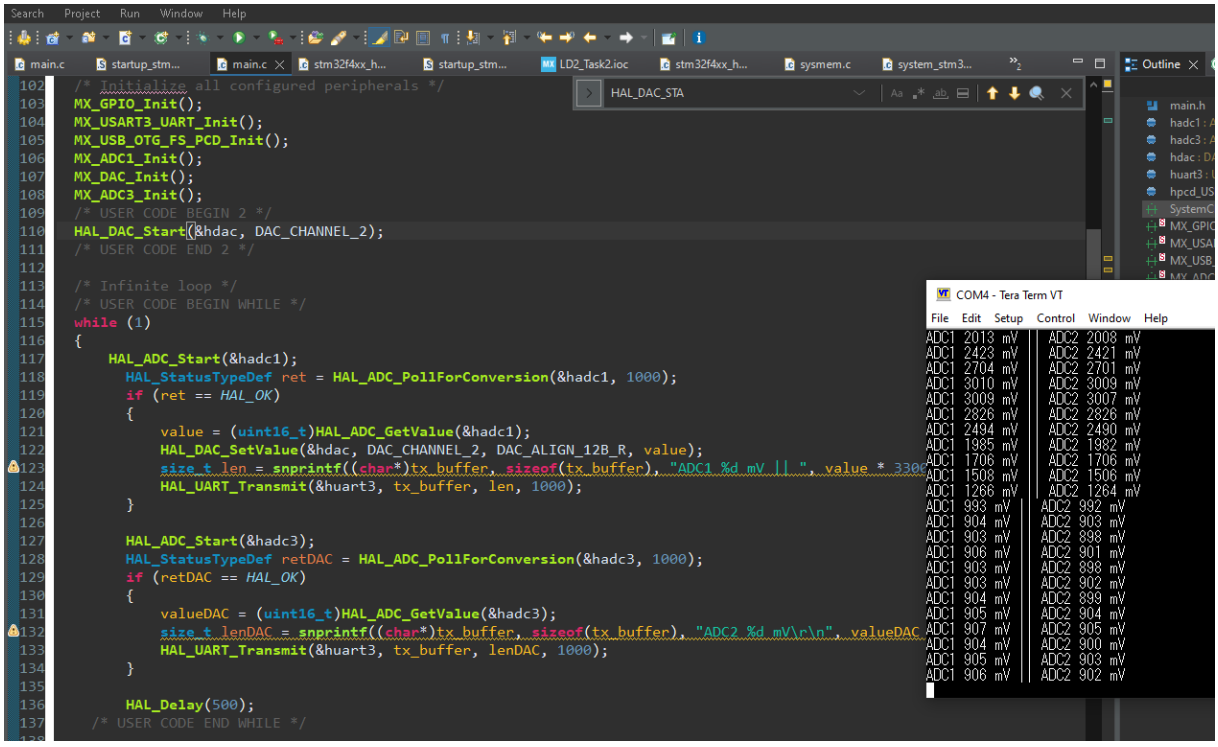
4. ADC nuskaitytos vertės iš potenciometro parodomos per UART ir multimetrą



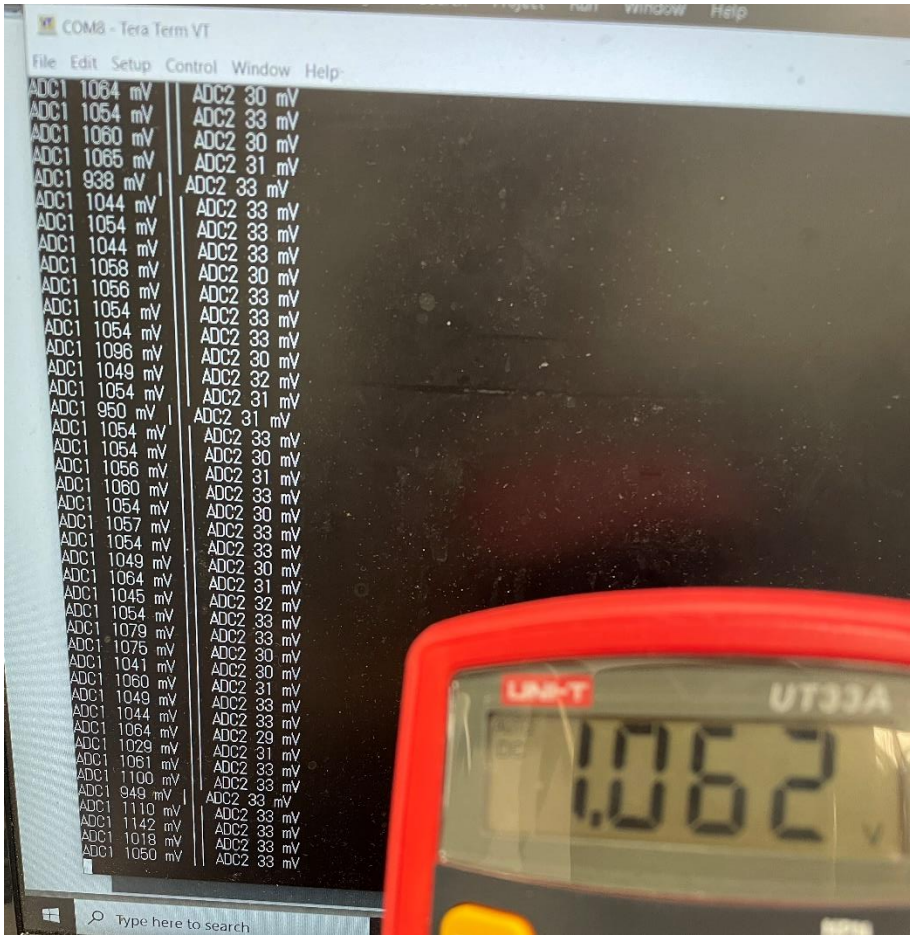
5. LD2_Task2 projekto konfigūracija

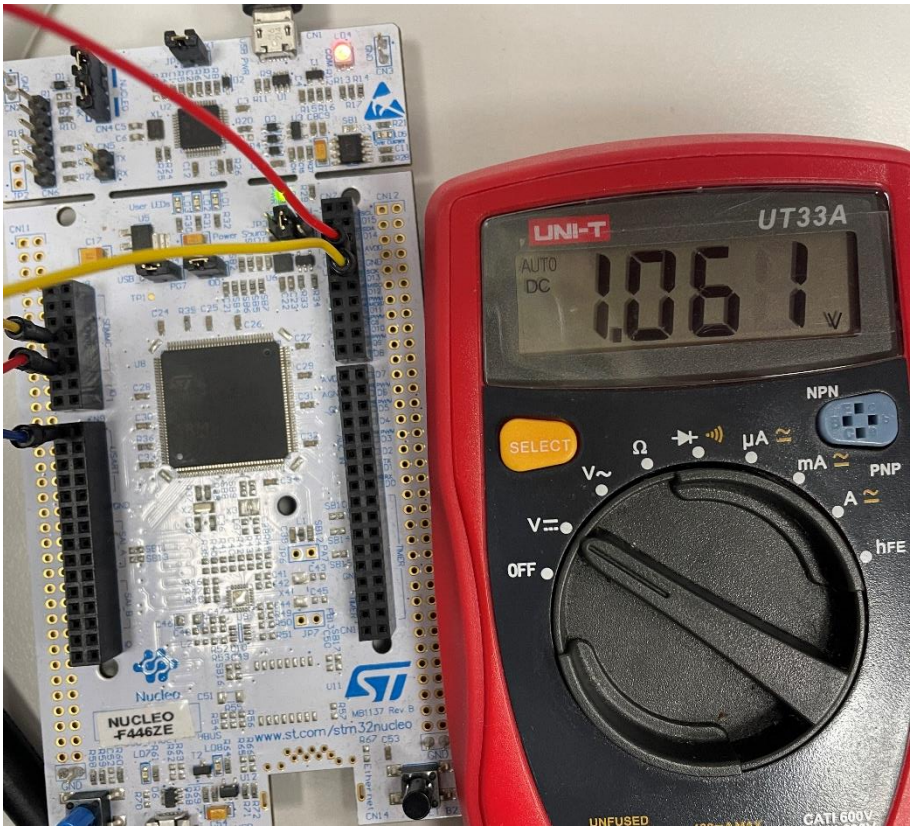


6. DAC (D13 (PA_5)) išvesties kodas ir patikrinimas su ADC (A3(PF3)

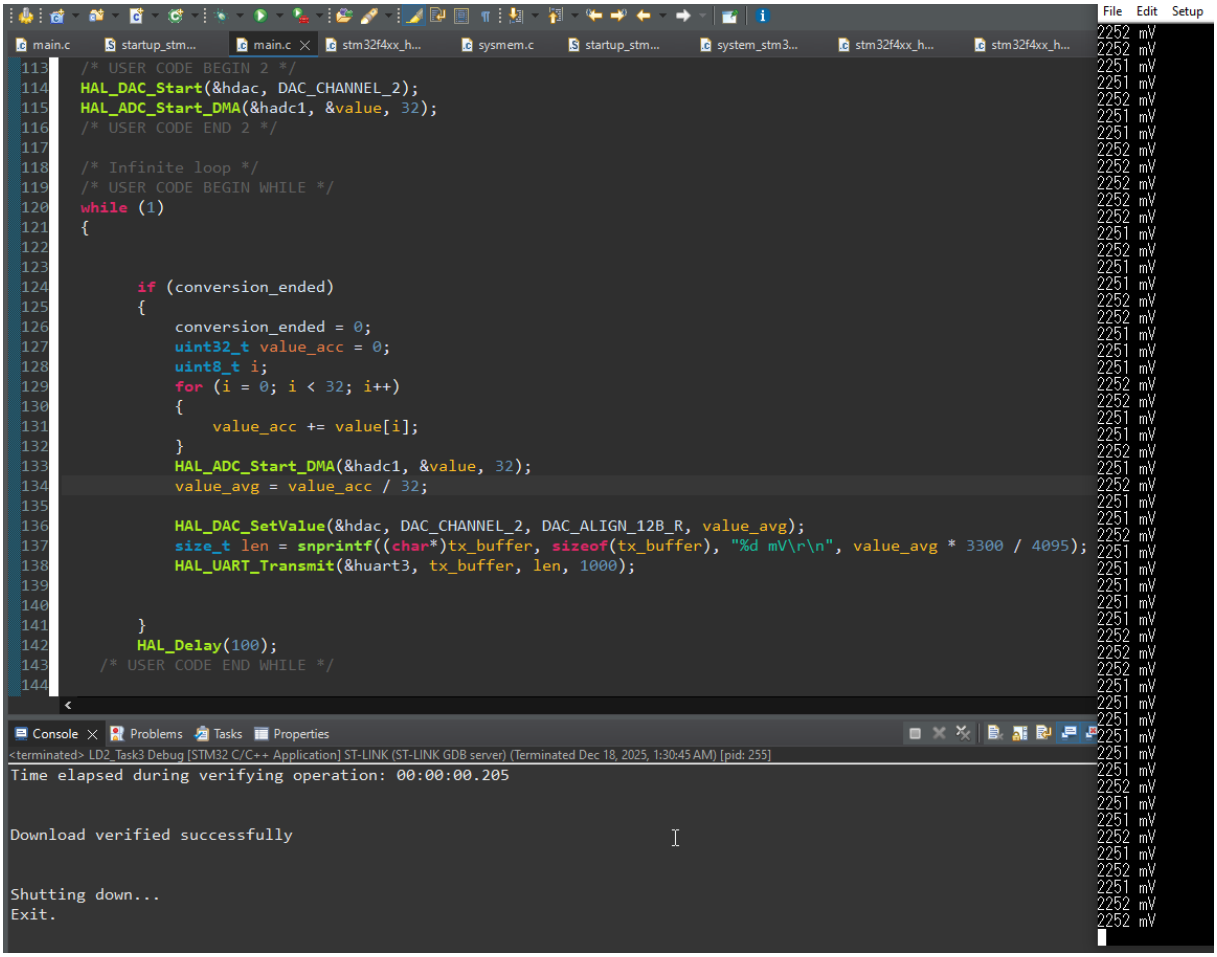


7. **DAC reikšmės patikrinimas multimetru (įtampa tokia kaip 4 punkte)**

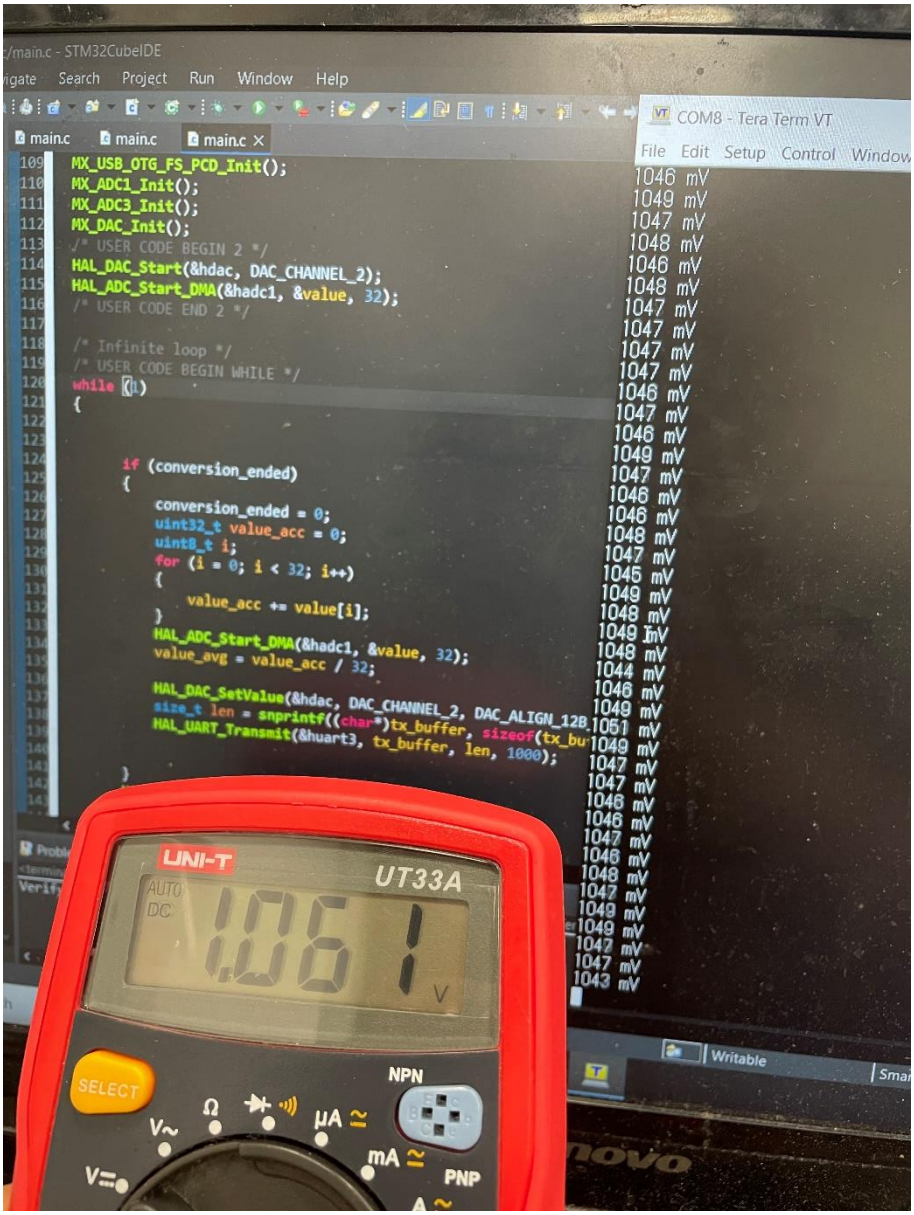




8.) ADC DMA su pertrauktim kodas ir rezultatai per UART



9. ADC DMA rezultatų tikrinimas multimetru (pagal 4 punkto įtampą)



10. Skaičiavimai nekeičiant potenciometro pozicijos

	ADC matavaimai			ADC DMA suvidurkinti matavaimai			
1							
2							
3	1054 mV	1054		1049 mV	1049		
4	1054 mV	1054		1048 mV	1048	Vidurkis ADC	1060.095
5	1051 mV	1051		1049 mV	1049	Vidurkis DMA	1047.905
6	1054 mV	1054		1047 mV	1047		
7	1054 mV	1054		1047 mV	1047	Variacija ADC	852.137
8	1054 mV	1054		1052 mV	1052	Variacija DMA	3.795587
9	1052 mV	1052		1047 mV	1047		
10	1055 mV	1055		1047 mV	1047		
11	1054 mV	1054		1053 mV	1053		
12	1061 mV	1061		1050 mV	1050		
13	1056 mV	1056		1051 mV	1051		
14	1062 mV	1062		1046 mV	1046		
15	1025 mV	1025		1047 mV	1047		
16	1152 mV	1152		1047 mV	1047		
17	1031 mV	1031		1048 mV	1048		
18	1142 mV	1142		1049 mV	1049		
19	1064 mV	1064		1048 mV	1048		
20	994 mV	994		1047 mV	1047		
21	1166 mV	1166		1046 mV	1046		
22	1051 mV	1051		1047 mV	1047		
23	1052 mV	1052		1048 mV	1048		
24	1089 mV	1089		1049 mV	1049		
25	1046 mV	1046		1050 mV	1050		
26	1055 mV	1055		1047 mV	1047		
27	1056 mV	1056		1046 mV	1046		
28	1057 mV	1057		1049 mV	1049		
29	1055 mV	1055		1049 mV	1049		
30	1054 mV	1054		1050 mV	1050		

DMA apskaičiuotas reikšmės turi mažiau triukšmo ir mažiau svyruoja aplink vidurkį, tačiau ADC nesuvidurkintos reiškmės yra arčiau tikrosios paduodamos įtampos (1.061V). Tai galėtų būti dėl per greito ADC DMA diskretizavimo laiko.