



POLITECHNIKA ŚLĄSKA
WYDZIAŁ AUTOMATYKI, ELEKTRONIKI I INFORMATYKI
KIERUNEK INFORMATYKA

Praca dyplomowa magisterska

Projekt i realizacja stanowiska laboratoryjnego do badania zależności
czasowych w sieci EtherCAT

Autor: Damian Karbowski

Kierujący pracą: dr inż. Jacek Stój

Gliwice, 6 września 2013

Streszczenie

Głównym celem pracy było zaprojektowanie i zrealizowanie stanowiska laboratoryjnego do badania zależności czasowych w protokole EtherCAT. Wykorzystać należało dostępny na uczelni w laboratorium sprzęt i przedstawić na nim obrazowo, że w protokole tym występują opóźnienia. Dla ich zobrazowania należało wykorzystać dostępne na stanowiskach silniki oraz przygotować przy użyciu dostępnych narzędzi system wizualizacji.

Prawdopodobnie po zakończeniu projektu posłuży on jako podstawa do stworzenia i przeprowadzenia ćwiczeń laboratoryjnych prowadzonych w ramach działalności dydaktycznej prowadzonej przez pracowników Zespołu Przemysłowych Zastosowań Informatyki.

Na końcu dokument zawiera podsumowanie oraz wnioski wyciągnięte z przeprowadzonych badań. Przedstawione zostały również liczne możliwe do zrealizowania i przeprowadzenia w przyszłości eksperymenty. Pozwolą one prawdopodobnie na pogłębienie wiedzy o protokole jak również sprawdzenie opóźnień czasowych występujących w protokole w inny sposób.

Spis treści

1	Wstęp	2
1.1	Stanowisko laboratoryjne	2
1.1.1	Sterownik PLC	4
1.1.2	Komputer	5
1.2	Plan pracy	6
2	Analiza tematu	7
2.1	EtherCAT	7
2.1.1	Przetwarzanie „w locie”	7
2.1.2	Telegram EtherCAT	9
2.1.3	Topologia	12
2.1.4	Warstwa fizyczna	12
2.1.5	Synchronizacja	13
2.1.6	Realizacja węzłów EtherCAT	13
2.1.7	EtherCAT Technology Group	15
3	Badania	17
3.1	Opóźnienia pojedynczego odcinka sieci	17
3.2	Wpływ topologii na opóźnienia	17
3.3	Czas stabilizacji sieci po zmianach	17
4	Uruchamianie i testowanie	18
4.1	Napotkane problemy	18
5	Wnioski	19
5.1	Perspektywy dalszych badań	19
6	Bibliografia	22
7	Spis rysunków, tablic i kodów źródłowych	23
7.1	Spis rysunków	23
7.2	Spis tablic	23
7.3	Spis kodów źródłowych	23
8	Załączniki	24

1 Wstęp

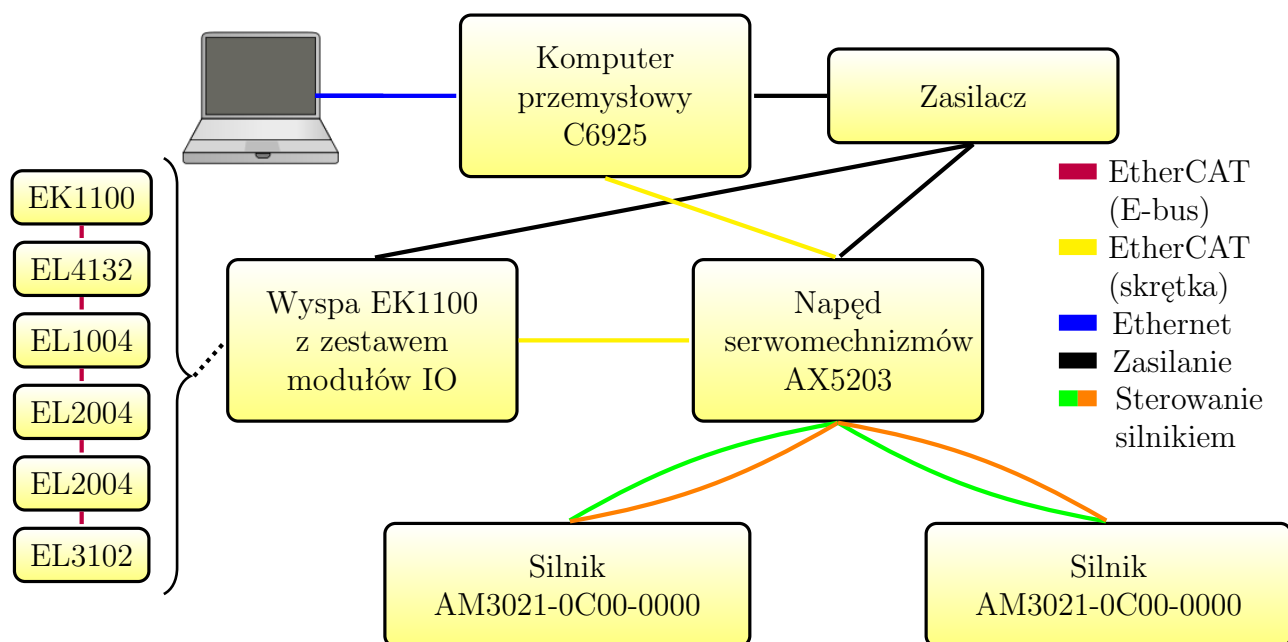
Tematem projektu, którego dotyczy ta praca jest: „Projekt i realizacja stanowiska laboratoryjnego do badania zależności czasowych w sieci EtherCAT”. Zagadnienia związane z tworzeniem oprogramowania dla sterowników przemysłowych są dla autora niezwykle interesujące, a zrealizowany projekt miał na celu dalsze pogłębienie jego wiedzy z tego zakresu. Wyboru tego konkretnego tematu autor dokonał, ponieważ protokół EtherCAT jest jeszcze nowością i według wielu źródeł stanowi przyszłość branży informatyki przemysłowej [6, 7], a praca nad tym tematem wydaje się być pomocna i wartościowa w przyszłej pracy zawodowej lub na ewentualnym dalszym etapie kształcenia.

1.1 Stanowisko laboratoryjne

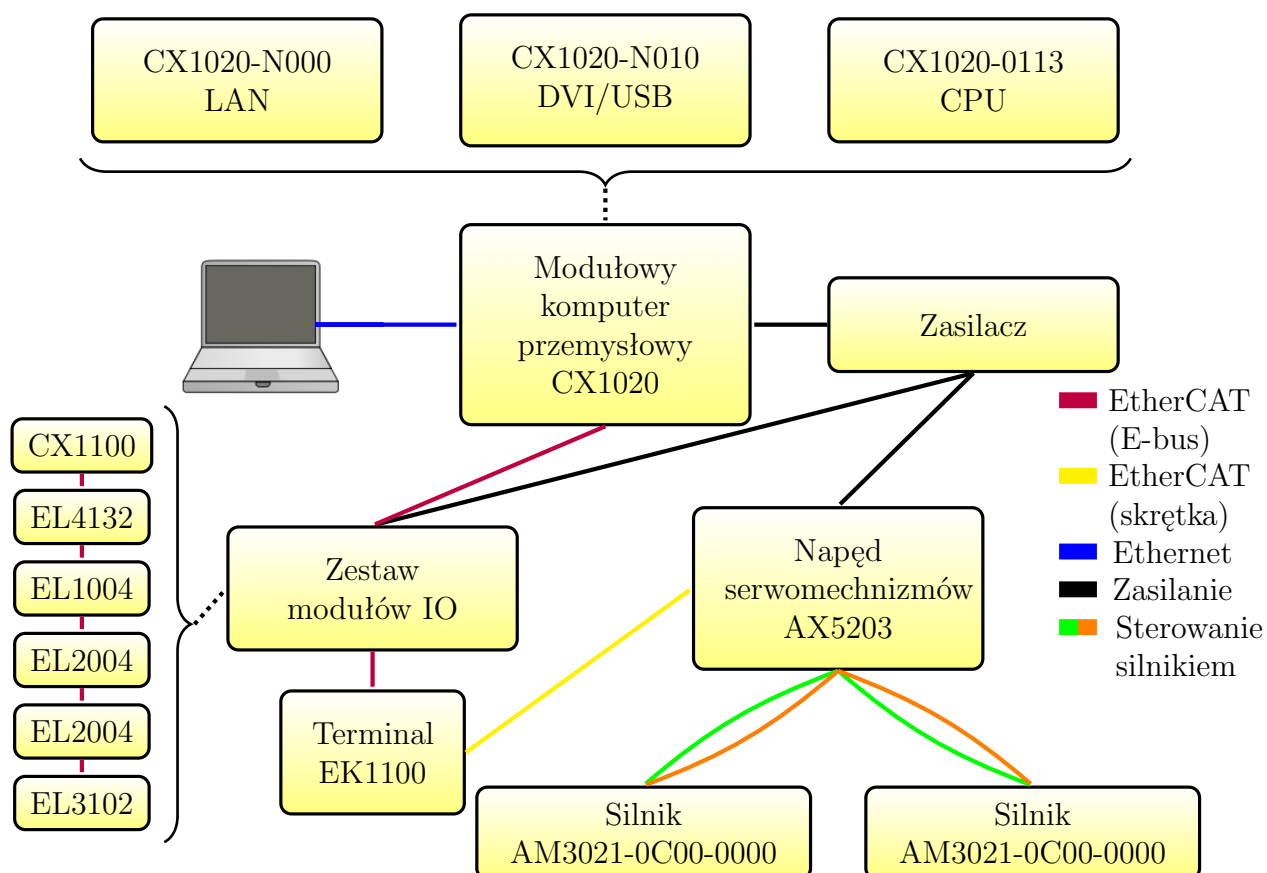
Na potrzeby realizacji projektu wykorzystano dwa różne istniejące stanowiska laboratoryjne, które składały się z elementów opisanych w Tabeli 1.

Stanowisko typu CP (Rysunek 1)	Stanowisko typu CX (Rysunek 2)
<ol style="list-style-type: none">2 silniki AM3021-0C00-0000,Wyspa EK1100 z zestawem modułów IO:<ul style="list-style-type: none">Terminal sieci EtherCAT EK1100,2-kanałowy moduł wyjść analogowych EL4132,4-kanałowy moduł wejść cyfrowych EL1004,2 4-kanałowe moduły wyjść cyfrowych EL2004,2-kanałowy moduł wejść analogowych EL3102,Napęd serwo mechanizmów AX5203 (2 osiowy),Komputer przemysłowy C6925,Zasilacz.	<ol style="list-style-type: none">2 silniki AM3021-0C00-0000,Zestaw modułów IO:<ul style="list-style-type: none">2-kanałowy moduł wyjść analogowych EL4132,4-kanałowy moduł wejść cyfrowych EL1004,2 4-kanałowe moduły wyjść cyfrowych EL2004,2-kanałowy moduł wejść analogowych EL3102,Terminal sieci EtherCAT EK1100,Napęd serwo mechanizmów AX5203 (2 osiowy),Modułowy komputer przemysłowy CX1020:<ul style="list-style-type: none">Interfejs USB/DVI CX1020-N010 ,Ethernet CX1020-N000,CPU CX1020-0113,Zasilacz CPU i magistrali I/O CX1100,Zasilacz.

Tablica 1: Dostępne stanowiska laboratoryjne



Rysunek 1: Schemat stanowiska typu CP



Rysunek 2: Schemat stanowiska typu CX

1.1.1 Sterownik PLC

W realizacji wykorzystane zostały stanowiska firmy Beckhoff wyposażone w jednostki centralne pracujące pod kontrolą Windowsa CE (Microsoft Windows Compact Edition). Na jednostce takiej uruchamiane są programy do sterowania z poziomu komputera (ang. Soft PLC). Jest to rozwiązanie alternatywne dla klasyczny sterowników swobodnie programowalnych w postaci dedykowanego urządzenia (ang. Hard PLC), nazywanych przez niektórych prawdziwymi (ang. True PLC). Koncepcja ta powstała i jest rozwijana, ponieważ te klasyczne sterowniki posiadają zbyt małe możliwości obliczeniowe oraz szybkość działania jednostki centralnej. W tradycyjnych rozwiązaniach niestety zwiększanie tych możliwości (ilość dostępnej pamięci oraz szybkości działania) powoduje bardzo szybki wzrost ceny gotowego urządzenia. Niezbędnym elementem konfiguracji zestawu, który przekształcamy w „soft PLC” jest karta komunikacyjna umożliwiająca połączenie sterownika z modułami sygnałowymi i wykonawczymi na obiekcie z wykorzystaniem sieci przemysłowej. Tego typu podejście i rozwiązanie ma następujące zalety:

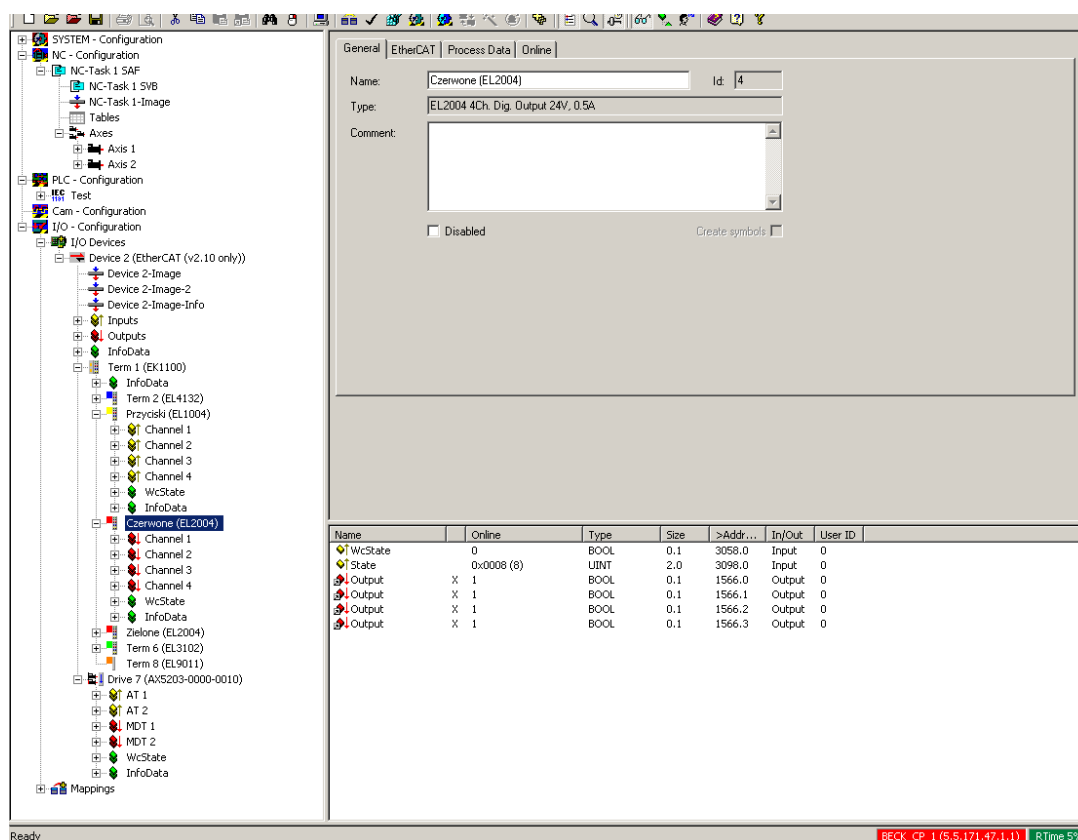
- duże zwiększenie możliwości obliczeniowych przy stosunkowo niewielkim wzroście kosztów,
- możliwość integracji PLC i systemu SCADA na jednym urządzeniu (podobnie jak w panelach operatorskich ze zintegrowanymi sterownikami PLC),
- możliwość zastosowania istniejącej infrastruktury na obiekcie w przypadku przebudowy, należy jedynie podmienić istniejący sterownik typu „hard” na jednostkę wyposażoną w odpowiedni moduł komunikacyjny,
- teoretycznie możliwość zastosowania istniejącego oprogramowania z jednostki „hard PLC”, po modyfikacji ewentualnych różnic między systemami.

Taki „sterownik PLC w komputerze PC” wykorzystuje standardowe języki programowania sterowników PLC (zgodność z normą IEC 61131-3) do tworzenia logiki sterującej takiej jak:

- **IL – Instruction List** to tekstowy język programowania składający się z serii instrukcji, z których każda zaczyna się z nowej linii i zawiera operator z jednym lub więcej argumentem (zależnie od funkcji),
- **LD – Ladder Diagram** jest graficznym językiem programowania, który swoją strukturą przypomina obwód elektryczny. Doskonały do łączenia POU (Program Organization Units). LD składa się z sieci cewek i styków ograniczonej przez linie prądowe. Linia z lewej strony przekazuje wartość logiczną TRUE, z tej strony zaczyna się też wykonywać linia pozioma.
- **FBD – Function Block Diagram** jest graficznym językiem programowania przypominającym sieć, której elementy to struktury reprezentujące funkcje logiczne bądź wyrażenia arytmetyczne, wywołania bloków funkcyjnych itp.
- **SFC – Sequential Function Chart** to graficzny język programowania, w którym łatwo jest ukazać chronologię wykonywania przez program różnych procesów.

- ST – **S**truktured **T**ext jest tekstowym językiem programowania, złożonym z serii instrukcji takich jak If..then lub For...do.
- CFC – **C**ontinuous **F**unction **C**hart jest graficznym językiem programowania, który w przeciwieństwie do FBD nie działa w sieci, a w luźno poło onej strukturze, co pozwala na np. stworzenie sprzężenia zwrotnego.

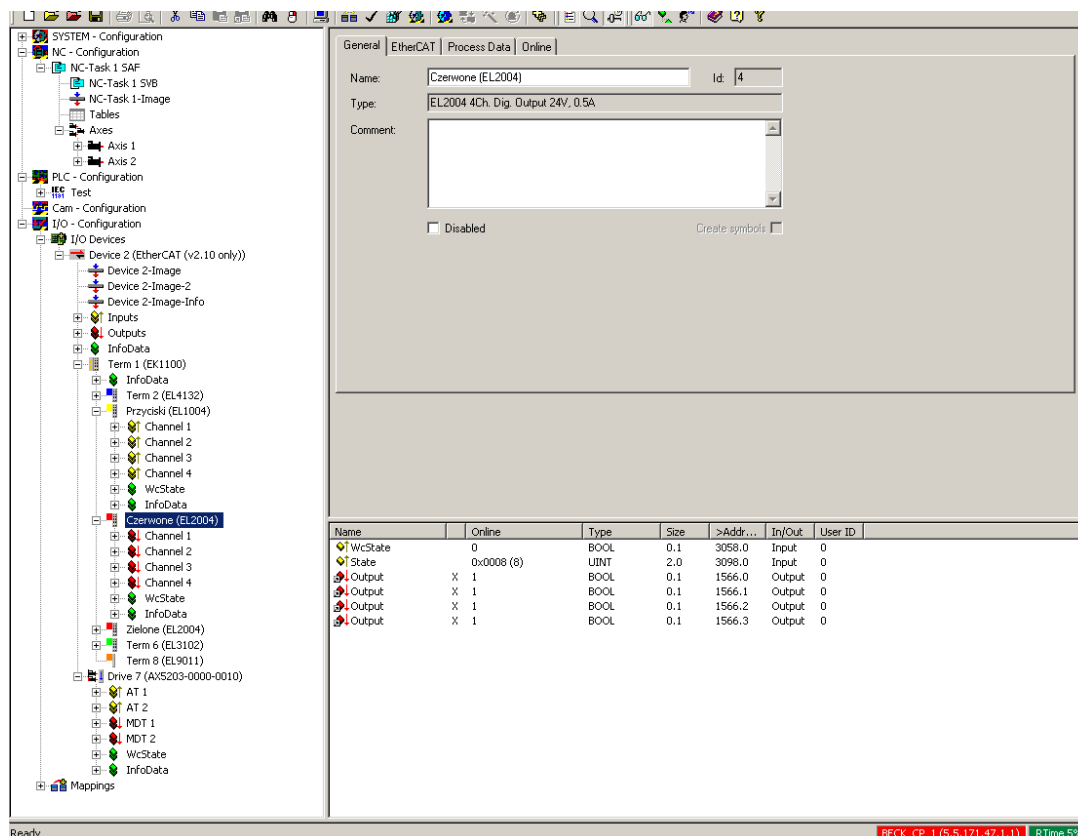
Stanowiska podłączone są do sieci lokalnej Ethernet w laboratorium, więc komunikacja z nimi odbywa się tak samo jak z każdym innym urządzeniem sieciowym. Podstawy programowania i korzystania ze sterowników autor poznał zapoznając się z odpowiednią literaturą [1, 2, 3, 4, 5] oraz uczęszczając w toku studiów na zajęcia obowiązkowe oraz specjalizacyjne. Konfigurację sterowników wraz z modułami przedstawiają Rysunki 3 oraz 4.



Rysunek 3: Konfiguracja stanowiska typu CP

1.1.2 Komputer

Projekt w całości był realizowany na laptopie autora, podłączanym do sieci w laboratorium. Na komputerze uruchomiana była maszyna wirtualna. Na jednej zainstalowane było środowisko TwinCAT do programowania sterownika oraz do tworzenia i uruchamiania wizualizacji. Wizualizacje tworzone w środowisku TwinCAT można uruchomić bezpośrednio na komputerze wyposażonym w odpowiednie oprogramowanie lub na urządzeniu docelowym po podpięciu do niego monitora (o ile urządzenie docelowe posiada wyjście DVI lub odpowiedni interfejs systemowy w postaci odrębnego modułu).



Rysunek 4: Konfiguracja stanowiska typu CX

1.2 Plan pracy

Realizacja projektu została podzielona na następujące etapy:

- Zapoznanie się ze sterownikami Beckhoff oraz oprogramowaniem TwinCAT,
- Zapoznanie się z dostępnymi serwonapędami Beckhoff,
- Projekt i realizacja stanowiska,
- Przygotowanie stanowiska do współpracy z systemem wizualizacji,
- Testowanie i uruchamianie,
- Przedstawienie projektu i ewentualne korekty.

Powyższy plan pracy stanowił dla autora wyznacznik kolejnych działań. Jednak powszechnie wiadomo, że w praktyce poszczególne punkty są wymienne i wpływają na siebie wzajemnie.

2 Analiza tematu

Analiza tematu polegała przede wszystkim na zapoznaniu się z narzędziami programistycznymi do tworzenia oprogramowania sterownika oraz wizualizacji. W wyniku analizy autor poznał podstawy obsługi środowiska TwinCAT oraz jego elementów składowych a w szczególności:

- TwinCAT System Manager - centralne narzędzie konfiguracyjne,
- TwinCAT PLC - narzędzie do tworzenia programów,
- TwinCAT NC/CNC - grupa narzędzi do sterowania osiami w różnych trybach.

Dodatkowo autor przeczytał wiele artykułów polsko oraz anglojęzycznych poświęconych właśnie protokołowi EtherCAT. Kilka z nich (starszych) traktowało go jako coś bardzo przyszłościowego i obiecującego, natomiast pozostała część opisywała go już jako coś co aktualnie bardzo szybko popularyzuje się i usprawnia procesy przemysłowe.

2.1 EtherCAT

EtherCAT jest nowoczesnym protokołem sieciowym przeznaczonym do stosowania w aplikacjach przemysłowych, szczególnie takich, które wymagają działania całego systemu w czasie rzeczywistym. Nazwa standardu jest skrótem od hasła: „Ethernet for Control Automation Technology”. W zakresie warstwy fizycznej bazuje na Ethernetie. Dodatkowo zaimplementowano w nim mechanizmy w zakresie organizacji transmisji danych pozwalające na ominięcie głównych ograniczeń sieci Ethernet. Dzięki temu EtherCAT jest obecnie jednym z popularniejszych oraz szybciej rozwijających się protokołów komunikacyjnych w przemyśle.

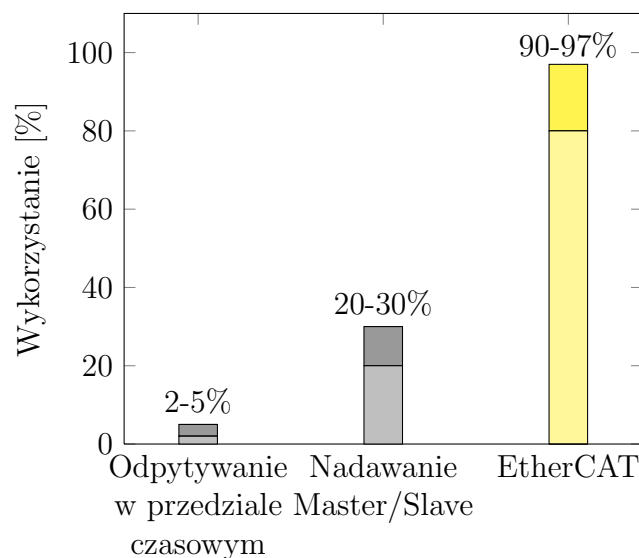
2.1.1 Przetwarzanie „w locie”

W dużej części aplikacji przemysłowych dane mają mały rozmiar rzędu pojedynczych bajtów. Wykorzystując standardowy Ethernet i jego ramki stosunek danych użytecznych do narzutu protokołu jest bardzo nie korzystny. W celu zapewnienia determinizmu oraz zwiększenia przepustowości stosuje się w standardach przemysłowych różne rozwiązania. Jednym z przykładów jest zastępowanie procedury dostępu do medium transmisyjnego z wykorzystaniem wielodostępu z wykrywaniem nośnej oraz detekcją kolizji (ang. Carrier Sense Multiple Access/with Collision Detection w skrócie CSMA/CD) na m.in. mechanizm odpytywania. Nie jest istotnym jaką metodę dokładnie zastosujemy dopóki ramki są rozsyłane pojedynczo z oraz do urządzeń. Działania te nie wyeliminuje problemu marnowania przepustowości kanału transmisyjnego i jego wykorzystania. Dlatego ten właśnie element transmisji danych z wykorzystaniem Ethernetu został potraktowany bardzo szczególnie przy projektowaniu standardu EtherCAT.

Zatem zamiast standardowej dla Ethernetu transmisji pakietowej z koniecznością odtworzenia pofragmentowanych danych zastosowano mechanizm wykorzystujący telegramy zbudowane z datagramów, które są szczegółowo opisane w podrozdziale 2.1.2. Rozwiązanie to polega na tym, że w pojedynczej ramce są zawarte informacje przeznaczone dla

wielu różnych węzłów podrzędnych. Transmisja takiej ramki inicjowana jest przez węzeł nadrzędny, a następnie przechodzi ona przez kolejne węzły podrzędne sieci, które przetwarzają ją w locie. W takim podejściu twórcy standardu EtherCAT potraktowali ramkę ethernetową jak pewnego rodzaju pamięć RAM, do której zapisywane i z której odczytywane są dowolne informacje w oparciu o adresy lokalizujące pożądane dane w tej pamięci. Przetwarzanie to polega, że w momencie odebrania ramki sprawdzane jest czy znajduje się w niej informacja przeznaczona dla tego właśnie węzła. Jeżeli zostanie wykryte, że tak jest to węzeł odczytuje odpowiedni fragment danych oraz uzupełnia ewentualnie ją o informacje potwierdzające odbiór lub inne wymagane przez węzeł nadrzędny. Następnie ramka jest przesyłana do kolejnego w topologii węzła lub zawraca jeśli dany węzeł jest ostatnim w sieci.

Dzięki takiemu podejściu protokół charakteryzuje się bardzo dużym wykorzystaniem kanału transmisyjnego w porównaniu do odpytywania w przedziale czasowym (ang. Polling Timeslicing) oraz nadawania Master/Slave (ang. Broadcast Master/Slave) znanych ze zwykłego EThernetu co pokazano na Rysunku 5



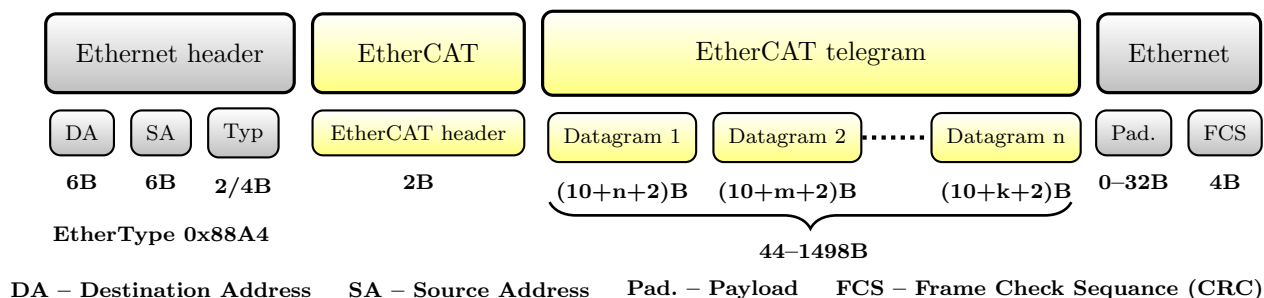
Rysunek 5: Współczynnik wykorzystania kanału transmisyjnego w Ethernecie (dwa pierwsze wykresy od lewej strony) i EtherCAT

Wydajność tego rozwiązania jest dosyć duża, choć zależy od liczby elementów podłączonych do sieci. W praktyce czas opóźnienia nie wzrasta powyżej 1 ms i zazwyczaj jest znacznie (kilku- lub kilkunastokrotnie) krótszy. Czas synchronizacji nie przekracza 1 μ s. Niniejsza praca miała na celu przebadanie i sprawdzenie czy faktycznie protokół działa tak dobrze jak zapewniają jego twórcy.

Bardzo ważnym elementem węzła sieci jest tak zwana jednostka zarządzania pamięcią FMMU (ang. fieldbus memory management unit). Odpowiada ona między innymi za uniezależnienie szybkości transferu danych od wydajności i mocy obliczeniowej jednostki lokalnej CPU, kontrolę ruchu bez opóźnień oraz za odwzorowanie adresu logicznego na adres fizyczny.

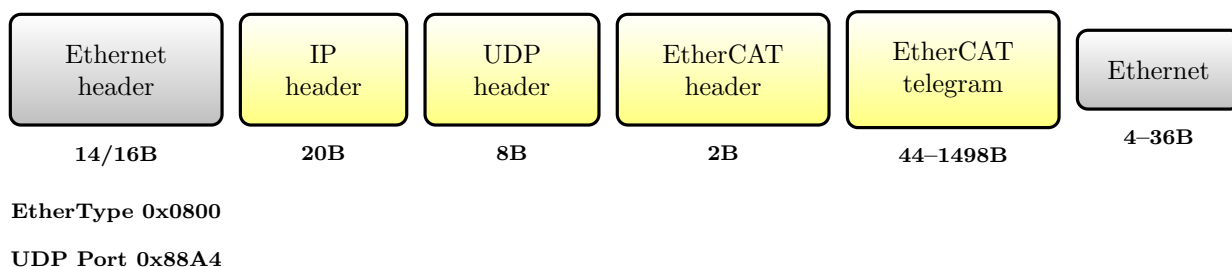
2.1.2 Telegram EtherCAT

Jak pokazano na Rysunku 6, telegram EtherCAT jest upakowany w ramce Ethernet i zawiera jeden lub więcej datagramów EtherCAT dostarczanych do urządzeń podrzędnych. Dane pomiędzy węzłami są przekazywane jako obiekty danych procesowym (ang. process data objects, w skrócie PDO). Każdy obiekt tego typu zawiera adres konkretnego węzła lub kilku węzłów typu slave.

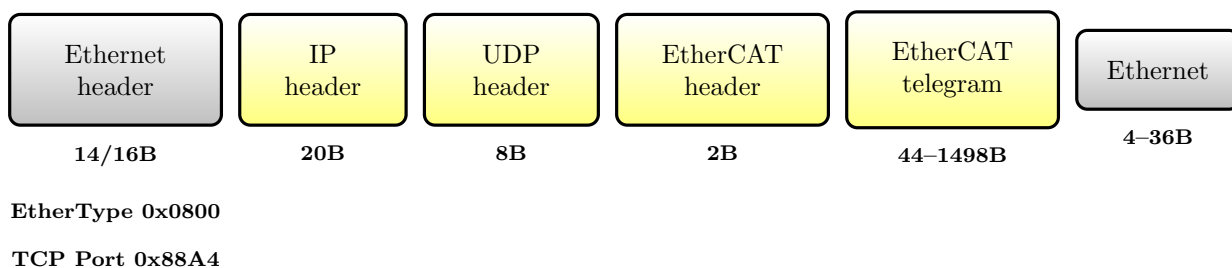


Rysunek 6: Ramka w transmisji EtherCAT i jej podział na datagramy

Dane w systemach opartych na sieciach EtherCAT mogą być przesyłane między różnymi sieciami poprzez protokół UDP, a nie tylko w ramach jednej podsieci. Tam gdzie konieczny jest routing pakietów w oparciu o protokół IP, ramki EtherCAT są przesyłane w ramach pakietów protokołu UDP lub TCP (Rysunki 7 oraz 8). Pakiety tego typu mogą zostać uformowane i nadane z wykorzystaniem zwykłych urządzeń ethernetowych, dzięki czemu możliwe jest sterowanie aparaturą polową EtherCAT z poziomu klasycznego komputera PC wyposażonego w kartę sieciową.



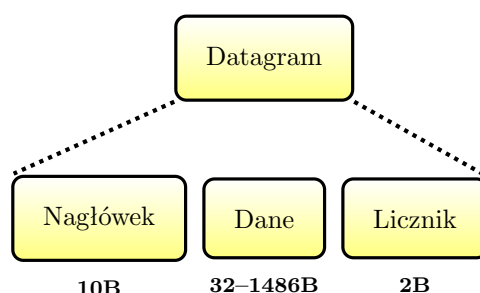
Rysunek 7: Ramka w transmisji EtherCAT z uwzględnieniem UDP i IP



Rysunek 8: Ramka w transmisji EtherCAT z uwzględnieniem TCP i IP

Rozwiązanie to zapewnia elastyczną komunikację pomiędzy urządzeniami pracującymi w standardzie Ethernet oraz EtherCAT, a także umożliwia wymianę danych pomiędzy urządzeniami znajdującymi się w segmentach sieci podłączonych do różnych routerów. W takim przypadku prędkość wymiany danych zależy w dużym stopniu od prędkości działania routerów, co należy uwzględnić przy ewentualnym projektowaniu systemu pracującego w rozdzielonej sieci.

Każdy datagram EtherCAT jest komendą, która zawiera zgodnie z Rysunkiem 9 nagłówek, dane i licznik roboczy. Nagłówek i dane są używane do wyspecyfikowania operacji, które muszą być wykonane przez węzeł podrzędny, natomiast licznik roboczy jest aktualizowany przez niego informując węzeł nadrzędny, że odebrał on i przetwarza komendę.



Rysunek 9: Budowa datagramu

Nagłówek datagramu przedstawiony na Rysunku 10. Jak widać składa się on ze sporej ilości pól wymagających dokładnego objaśnienia.

Cmd Typ rozkazu EtherCAT (ang. EtherCAT Command Type)

Idx Indeks jest numerycznym identyfikatorem używanym przez węzeł nadrzędny do wykrywania zdublowanych lub zagubionych datagramów, pole to nie powinno być nigdy modyfikowane przez węzły podrzędne

Address Adres urządzenia zapisany w sposób zależny od trybu adresacji

Len Długość danych zawartych w analizowanym datagramie (rozmiar pola danych)

R Pole zarezerwowane, powinno mieć zawsze wartość 0

C Pole zabezpieczające ramkę przed zapętleniem

0: oznacza, że przetwarzana ramka nie jest zapętłona

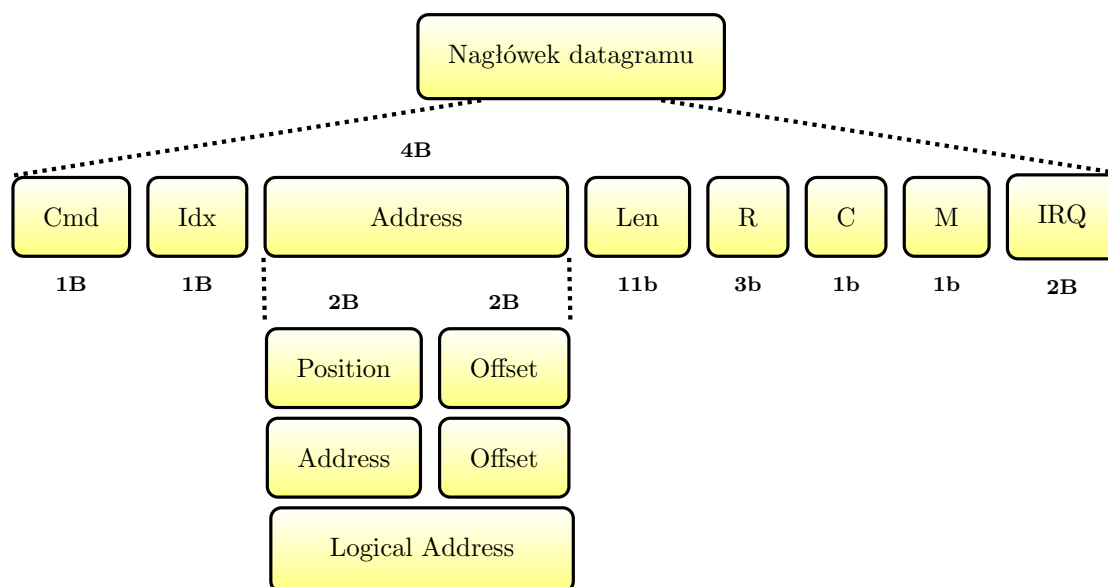
1: oznacza, że za przetwarzana ramka wykonała już jeden obieg pętli

M Pole to określa czy w aktualnie przetwarzanym telegramie są kolejne datagramy

0: oznacza, że przetwarzany datagram jest ostatni

1: oznacza, że za przetwarzanym datagramem są kolejne

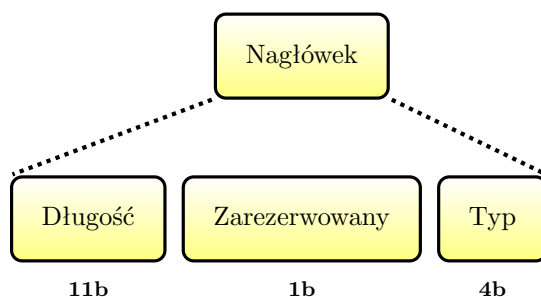
IRQ Pole żądania zdarzeń od węzłów podrzędnych, pole jest wynikiem sumy logicznej (ang. logical OR) żądań wszystkich węzłów podrzędnych



Rysunek 10: Budowa nagłówka datagramu

Oprócz części zawierającej dane pogrupowane w datagramy telegram EtherCAT zawiera również nagłówek, którego budowę przedstawia Rysunek 11. Pierwsze pole określa długość wszystkich datagramów w danym telegramie, która zależy od ilości węzłów oraz długości wiadomości. Drugie pole jest bitem zarezerwowanym, a jego wartość powinna wynosić 0. Ostatnie pole określa typ protokołu EtherCAT. Typ ten definiuje typ wiadomości, co pozwala na prawidłową interpretację danych. Standard przewiduje 3 dopuszczalne typy:

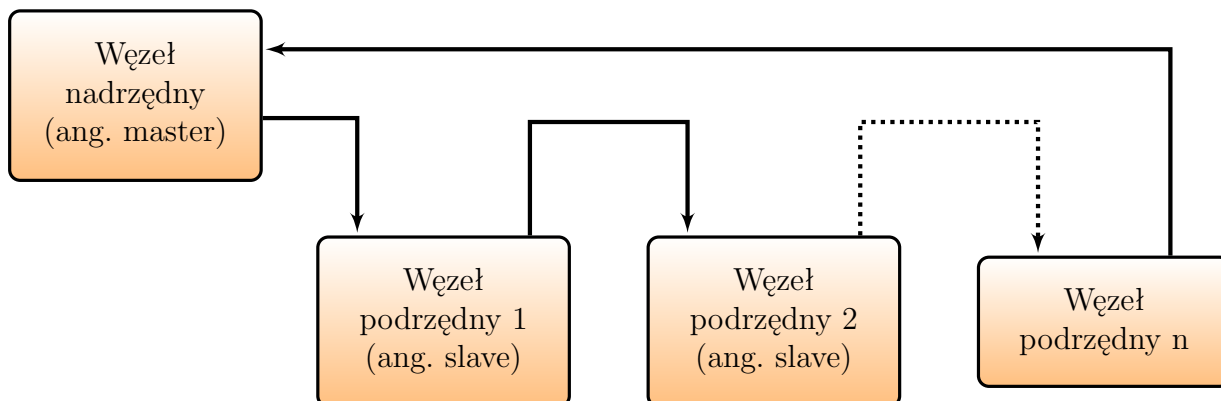
- Typ 1: Protokół EtherCAT dla urządzeń – Wymiana Datagramów (ang. EtherCAT Device Protocol, EtherCAT Datagram(s)),
- Typ 4: EAP Wymiana danych procesowych – wymiany cykliczne (ang. EtherCAT Automation Protocol, Process data communications),
- Typ 5: EAP Wymiana komunikatów na żądanie (wymiany acykliczne (ang. EtherCAT Automation Protocol, Mailbox communication)).



Rysunek 11: Budowa nagłówka EtherCAT

2.1.3 Topologia

Kolejne ramki nadawane są przez urządzenie pełniące rolę kontrolera i przesyłane do najbliższego urządzenia podrzędnego. Urządzenie to ma przydzielony adres, który jednoznacznie identyfikuje datagram, dzięki czemu może odczytać przeznaczone dla siebie dane. Niezależnie od tego, czy urządzenie coś zapisało, czy też tylko odczytywało fragment ramki, przesyła ją dalej do kolejnego z urządzeń zgodnie z tym co pokazano na Rysunku 12. Duża szybkość tej metody transmisji wynika m.in. z tego, że nie ma potrzeby dekodowania całej ramki danych. Pozwala to błyskawicznie przekazywać ramki pomiędzy urządzeniami.



Rysunek 12: Przykładowa topologia sieci

Łatwo zauważyć, że opisana procedura transmisji wymaga zastosowania topologii magistrali, która w przypadku klasycznego Ethernetu jest generalnie nieopłacalna i ma wiele wad. Problem ten został rozwiązany poprzez zwielokrotnienie portów ethernetowych instalowanych w dużej części urządzeń zgodnych z EtherCAT. Dosyć powszechnie spotykane są urządzenia z dwoma lub trzema portami, a te wystarczają już do realizacji topologii gwiazdy, czy nawet zmieszanie topologii gwiazdy i magistrali w ramach jednej sieci i utworzenie struktury mocno redundantnej.

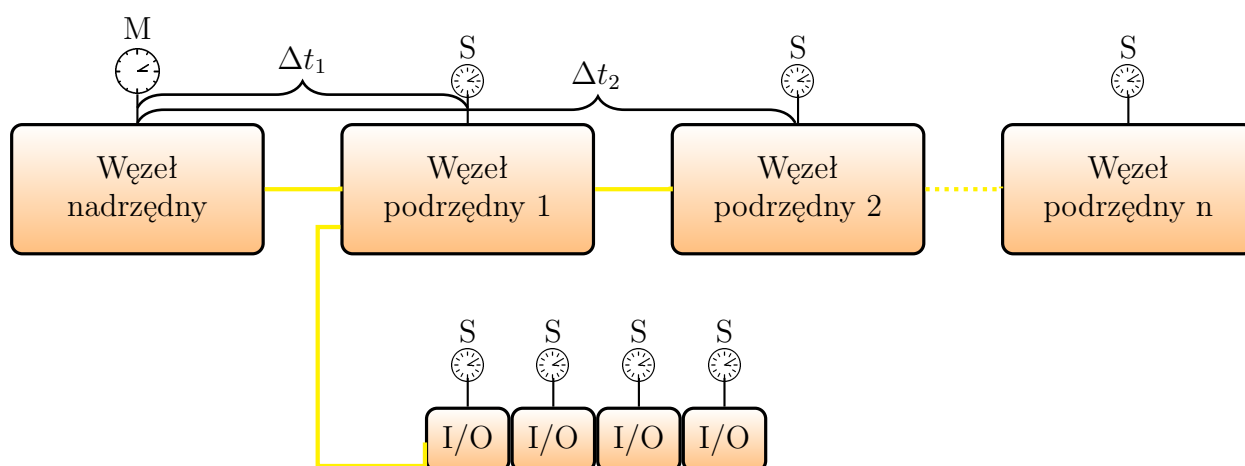
2.1.4 Warstwa fizyczna

Jako medium komunikacyjne w sieciach EtherCAT można wykorzystać kable miedziane (100Base-TX), światłowody (100Base-FX) lub łącze E-bus w technologii LVDS. Te ostatnie wprowadzono ze względu na to, że transmisja w sieciach EtherCAT często jest realizowana na krótkich dystansach - E-bus sprawdza się w realizacji łączności na odległość do około 10 m. Kable miedziane sprawdzają się na większych odległościach nieprzekraczających 100 metrów, natomiast użyteczna długość światłowodów może dochodzić aż do 20 kilometrów. Jedynym warunkiem związanym z wykorzystaniem światłowodów jest obsługa pełnego duplexu. Wymóg ten jest podyktowany faktem, że transmisja danych jest tak szybka iż z reguły ramka odpowiedzi dociera do urządzenia nadrzędnego zanim całe zapytanie zostanie wysłane. Z tego powodu, aby przesył danych pomiędzy urządzeniami nie był zakłócony musi istnieć możliwość jednoczesnego przekazywania informacji w dwóch kierunkach bez spadku transferu.

W obrębie jednej sieci EtherCAT można dowolnie zmieniać medium transmisyjne zależnie od potrzeb. Na przykład wewnątrz szafy sterowniczej gdzie występują niewielkie odległości między węzłami można zastosować z powodzeniem łącze E-bus, natomiast do połączenia szafy z modułami znajdującymi się przy maszynach wykonawczych możemy zastosować kabel miedziany lub światłowód w przypadku zdecydowanie większych odległości oraz prowadzenia przewodów w otoczeniu występowania zaburzeń elektromagnetycznych. Niestety operacja takiego łączenia wymaga zastosowania dodatkowych modułów. Na przykład, aby połączyć ze sobą swykłą skrętke miedzianą oraz przewód światłowodowy należy zastosować moduł sprzęgający EK1501 oraz terminal przyłączy EK1521 (oba produkcji firmy Beckhoff).

2.1.5 Synchronizacja

Idealna synchronizacja elementów składowych systemu jest bardzo istotna, a szczególnie w przypadku równoległej realizacji zależnych od siebie zadań. Specjalnie opracowana dla protokołu EtherCAT technika zegara rozproszonego pozwala zsynchronizować ze sobą urządzenia z dewiacją mniejszą niż $1 \mu s$. Podejście to polega na wykorzystaniu znaczników czasu zapisywanych przez każdy węzeł podrzędny. Na ich podstawie węzeł master oblicza opóźnienia propagacji sygnałów dla każdego węzła slave. Zegar w każdym węźle podrzędnym jest regulowany z wykorzystaniem wyliczonych opóźnień.

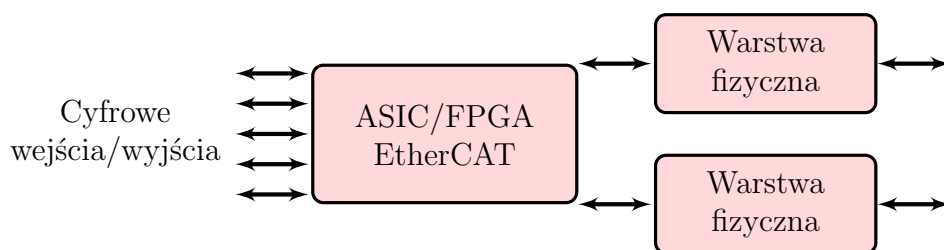


Rysunek 13: Schemat pracy zegarów rozproszonych

2.1.6 Realizacja węzłów EtherCAT

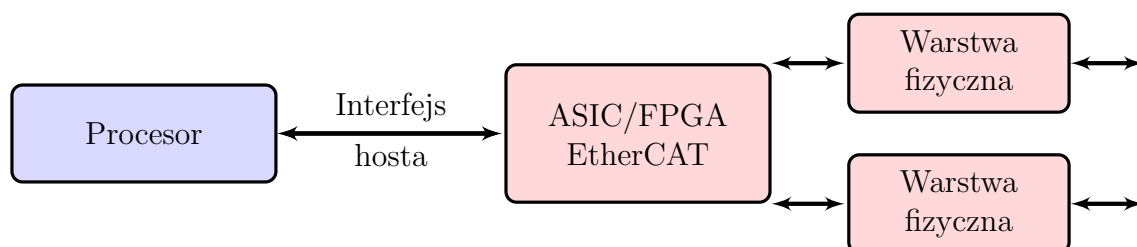
Wiele najprostszych i najtańszych urządzeń z interfejsem EtherCAT można zrealizować z wykorzystaniem pojedynczego układu scalonego FPGA lub ASIC. Przykładami takich prostych urządzeń z zastosowaniem tego rozwiązania są moduły wejść/wyjść cyfrowych. Tego typu węzły nie wymagają tworzenia dodatkowego oprogramowania, ponieważ cała funkcjonalność jest realizowana w pełni sprzętowo. Uogólniona i uproszczona architektura tej metody realizacji została przedstawiona na Rysunku 14.

Jeżeli węzeł potrzebuje dodatkowej mocy obliczeniowej lub wymaga realizacji jakiegoś złożonego oprogramowania, którego nie da się zrealizować w prosty sposób sprzętowo (w



Rysunek 14: Budowa węzła EtherCAT z wykorzystaniem pojedynczego układu FPGA lub ASIC.

układzie FPGA) do układu ASIC/FPGA EtherCAT dołączany jest zewnętrzny procesor często wyposażony w pamięć typu Flash tak jak na Rysunku 15. Procesor taki ma zapewnić obsługę przetwarzania na poziomie aplikacji. Niestety koszt tego typu architektury jest wyższy niż w prostszym przypadku pozbawionym zewnętrznej jednostki, ale konstruktor bazujący na tym rozwiązaniu ma większe pole manewru w doborze procesora odpowiedniego dla wymagań i budżetu realizowanego projektu.

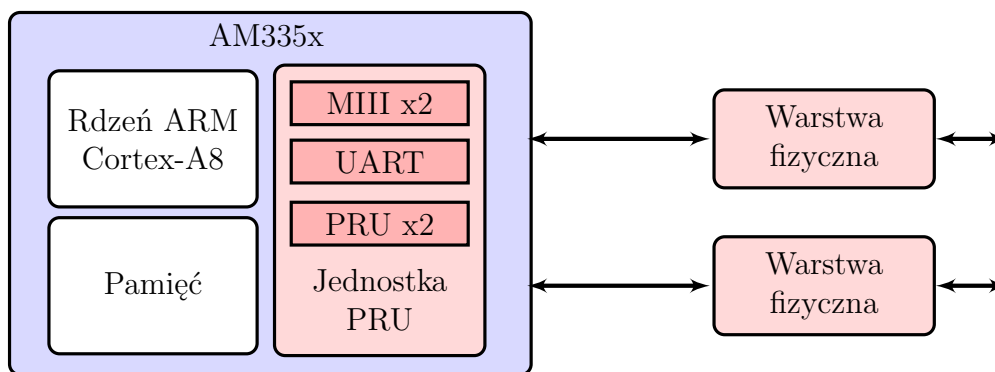


Rysunek 15: Budowa węzła z wykorzystaniem układu ASIC/FPGA EtherCAT z dołączonym zewnętrznym procesorem.

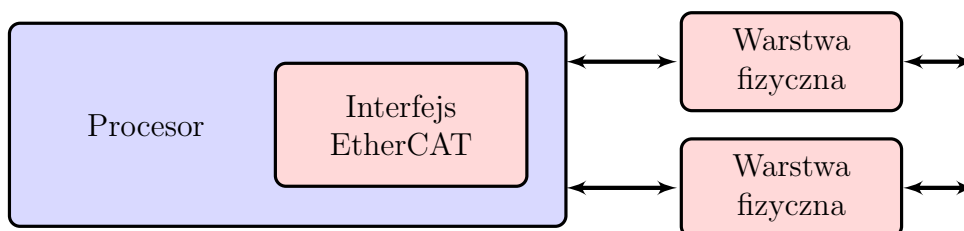
Kolejnym możliwym do wykorzystania rozwiązaniem jest zastosowanie układu FPGA z wbudowanym procesorem jak na Rysunku 16. Wspólną cechą przedstawionych dotychczas możliwych konstrukcji jest fakt, że wymagają z reguły zastosowania dwóch układów. Wynika z tego niestety, że zajmują więcej miejsca oraz zwiększają koszty urządzenia docelowego. Alternatywą pozwalającą wyeliminować oba opisane problemy jest zastosowanie elementów jednoukładowych. Ich wykorzystanie pozwala zredukować całkowity koszt konstrukcji nawet o 30%.

Jednym z przykładów opisanego jednoukładowego rozwiązania są mikrokontrolery z rdzeniem ARM Cortex-A8 z rodziny Sitara AM335x produkowanymi przez amerykańską firmę Texas Instruments (Rysunek 17). Kluczowym elementem takiego scalaka jest programowalna jednostka czasu rzeczywistego (ang. programmable real-time unit, w skrócie PRU).

W PRU zaimplementowana została warstwa MAC standardu EtherCAT. Dzięki temu odpowiada ona bezpośrednio za przetwarzanie przepływających przez nią telegramów, dekodowanie adresów urządzeń oraz wykonywanie zapisanych w datagramie komend. W wyniku takiego rozwiązania, że wszystkie założenia oraz cała funkcjonalność jest realizowana właśnie przy użyciu opisywanego PRU, zamontowany wewnątrz procesor może być zastosowany do realizacji bardziej zaawansowanych oraz złożonych zadań wynikających ze specyfiki konkretnego sprzętu.



Rysunek 16: Budowa układu FPGA z wbudowanym procesorem.



Rysunek 17: Budowa mikrokontrolera Sitara AM335x wyposażonego w programowalną jednostkę czasu rzeczywistego.

2.1.7 EtherCAT Technology Group



Rysunek 18: Logo EtherCAT Technology Group (<http://www.ethercat.org>).

Standard EtherCAT został opracowany w 2003 roku przez Beckhoff Automation, niemiecką firmę z branży automatyki przemysłowej. Następnie powołano organizację EtherCAT Technology Group (ETG), która zajęła się standaryzacją tego protokołu. Stowarzyszenie to obecnie zajmuje się też organizowaniem szkoleń oraz popularyzacją tego standardu.

Aktualnie w skład ETG wchodzi ponad 2480 firm (dane na dzień 1 września 2013). Najważniejszym członkiem organizacji jest oczywiście firma BECKHOFF Automation. Pozostałe duże i znane firmy wchodzące w jej skład to między innymi: ABB, Brother Industries, BMW Group, Częstochowa University of Technology, Epson, FANUC, Festo, GE Intelligent Platforms, Hitachi, Hochschule Ingolstadt, Mitsubishi, Microchip Technology, Mentor Graphics, Nikon, National Instruments, OLYMPUS, Panasonic, Rzeszów University of Technology, Red Bull Technology, Samsung Electronics, TRW Automotive, Volvo Group, Volkswagen oraz Xilinx.

Jak widać na powyższej liście w skład organizacji wchodzi firmy z bardzo wielu branż, a nawet ośrodki naukowe. Autor pracy wybrał duże i dobrze znane sobie firmy, aby poka-

zać jak wiele firm interesuje się rozwojem przemysłowych protokołów komunikacyjnych.

3 Badania

W niniejszym rozdziale opisany został przebieg przeprowadzonych badań oraz analiza ich wyników. W kolejnych podrozdziałach zostaną przedstawione kolejne różne eksperymenty.

3.1 Opóźnienia pojedynczego odcinka sieci

3.2 Wpływ topologii na opóźnienia

3.3 Czas stabilizacji sieci po zmianach

Różne kable Długość kabla

Połączyć do jednego sterownika oba napędy kolejno i zrobić coś na zasadzie inkrementacji i sprawdzić czy się przypadkiem nie rozjedzie

Mamy opóźnienie na jednym odcinku

Ewentualnie jeden kabel można zamienić na dłuższy i sprawdzić czy nie ma różnicy.

Wymyślić jak sprawdzić czas ponownego włączenia do sieci.

4 Uruchamianie i testowanie

Rozdział ten zawiera podsumowanie przebiegu prac nad projektem. Opisane zostaną tu wszelkie poważne problemy, które wystąpiły w czasie realizacji projektu. Ponadto zawarto tu opis przebiegu procesu testowania.

4.1 Napotkane problemy

Podczas tworzenia projektu napotkane i przeanalizowane zostały następujące problemy:

- Problem z automatycznym uruchamianiem stworzonego projektu PLC:

Po utworzeniu oprogramowania sterownika PLC oraz po odpowiednim skonfigurowaniu go w oprogramowaniu TwinCAT System Manager tj. linkowaniu zmiennych programu do odpowiednich fizycznych wejść oraz wyjść modelu oraz aktywowaniu tak przygotowanej konfiguracji, które z kolei wymusza zresetowanie systemu nie następuje uruchomienie projektu sterownika PLC. W początkowej fazie autor przełączał się na oprogramowanie TwinCAT PLC Control gdzie logował się do sterownika i ręcznie uruchamiał stworzony przez siebie kod. Niestety to rozwiązanie na dłuższą metę okazało się męczące i czasochłonne. Okazało się, że w sterownikach firmy Beckhoff trzeba w specjalny sposób przygotować oprogramowanie, które ma być uruchamiane w sposób automatyczny, tzn. trzeba utworzyć projekt, który jest bootowalny. Początkowo takie podejście wydało się autorowi bardzo dziwne, ale po dłuższym zastanowieniu oraz kilku rozmowach z bardziej doświadczonymi w branży osobami okazało się, że ma ono swoje plusy. Przykładowo w przypadku tworzenia oprogramowania w fazie rozwojowej reset urządzenia pozwala przerwać całkowicie wykonywanie oprogramowania zawierającego błędy mające destrukcyjny wpływ na model lub w praktyce na obiekt przemysłowy. Po zastosowaniu nowej metody uruchamianie i testowanie tworzonego oprogramowania stało się zdecydowanie prostsze.

- Problem z wykryciem jednego z silników:

aa

Wszystkie problemy zostały rozwiązane i w ostatecznej wersji oprogramowania nie wpływają one w negatywny sposób na pracę modelu.

5 Wnioski

Protokół EtherCAT jest rozwiązaniem zdecydowanie bardzo nowoczesnym, zaawansowanym oraz pomysłowym. Pozwala bardzo dobrze wykorzystać wzrastające moce obliczeniowe sterowników PLC, przy zachowaniu wszelkich rygorów czasowych. Zdecydowanie ogromny wpływ na tak szybki rozwój ma fakt, że technologia jest bardzo otwarta i postawiona na współpracę wszystkich zainteresowanych rozwojem stron. Olbrzymim plusem jest fakt wykorzystania standardowej struktury Ethernetu co upraszcza proces integracji w obrębie jednego systemu obu standardów.

Badany protokół jest bardzo rozbudowany i skomplikowany. Jego zrozumienie wymaga czasu oraz zapoznania się z dużą ilością stosownych dokumentacji. Mnogość możliwości i konfiguracji będąca niewątpliwą zaletą tego standardu może na początku przerażać, ale niestety takie są koszty tak rozbudowanej i zaawansowanej funkcjonalności. Autor sam był początkowo zaskoczony tak wysokim stopniem zaawansowania protokołu przemysłowego, w porównaniu przykładowo do poznanego dobrze wcześniej protokołu Modbus.

5.1 Perspektywy dalszych badań

Temat zdecydowanie nadaje się do pogłębiania i dalszych badań. Autor dopuszcza taką możliwość w ramach prac badawczych w toku swoich studiów doktoranckich. Zarówno same sterowniki firmy Beckhoff oparte o koncepcję „soft PLC” jak i sam badany protokół EtherCAT są na tyle rozbudowane i rozwojowe, że zawsze znajdzie się jakiś aspekt do przeanalizowania od strony teoretycznej i eksperymentalnej. W momencie powstawania niniejszej pracy trzy bardzo interesujące kwestie wydają się autorowi ciekawą postawą do przeprowadzenia badań.

Po pierwsze przetestowanie elementów sieci EtherCAT pochodzących od innych producentów. Jak już zostało to opisane w rozdziale zawierającym analizę tematu węzły EtherCAT mogą być realizowane na wiele sposobów zależnie od wymagań funkcjonalnych. Autor bardzo chętnie podjąłby badania mające na celu zaprojektowanie własnego układu cyfrowych wejść/wyjść i porównanie takiego rozwiązania z dostępnymi na rynku, aby wyznaczyć stosunek jakości do kosztów. W dalszym etapie zdecydowanie warto by przyjrzeć się bardziej elastycznym i rozbudowanym rozwiązaniom pozwalającym na realizację bardziej zaawansowanych węzłów. Interesująca wydaje się możliwość konstruowania zupełnie od podstaw węzłów o dowolnej funkcjonalności. Dzięki temu można by spróbować zbudować węzeł eksperymentalny mający za zadanie tylko monitorowanie przepływających przez niego ramek i ich ewentualne gromadzenie. Być może taka analiza krążących w sieci ramek pozwoliłaby wykryć jakieś interesujące właściwości lub zachowania charakterystyczne dla omawianego protokołu.

Zdaniem autora najbardziej interesujące pod względem badawczym są właśnie jednostki wyposażone w procesor dedykowany do realizacji bardziej złożonych zadań niezależnie od działania protokołu. Ciekawym rozwiązaniem jest oferowany przez firmę Texas Instruments mikrokontroler z rdzeniem ARM Cortex-A8 z rodziny Sitara AM335x. Być może rozwiązania firm wchodzących w skład ETG okażą się lepsze lub gorsze pod względem szybkości w porównaniu do pierwszych twórców protokołu.

Drugim ciekawym rozwiązaniem i pomysłem na które autor natrafił w sieci w czasie analizy tematu, rozwiązywania problemów oraz pisania niniejszej pracy jest EtherLab.

Jest to technologia łącząca sprzęt i oprogramowanie w celach testowych oraz do sterowania procesów przemysłowych. Jest to niejako technika zbudowana z dobrze znanych i niezawodnych elementów. EtherLab pracuje jako działający w czasie rzeczywistym moduł jądra otwartego systemu Linux, który komunikuje się z urządzeniami peryferyjnymi poprzez protokół EtherCAT. Rozwiązanie jest całkowicie darmowe i otwarte co na pewno jest jego olbrzymią zaletą. Można zdecydować się na pobranie sobie wszystkich komponentów i ich samodzielne uruchomienie lub zakup gotowego preinstalowanego zestawu startowego bezpośrednio od twórców. Oprogramowanie całego zestawu może zostać wygenerowane przy użyciu Simulinka/RTW lub napisane ręcznie w C. Następnie tak przygotowane jest uruchamiane w środowisku kontrolującym proces (jądro Linuksa oraz moduł czasu rzeczywistego) komunikującym się z „obiektem przemysłowym” poprzez EtherCAT. Dodatkowo można rozszerzyć możliwości całego zestawu poprzez Ethernet TCP/IP dołączając interfejs użytkownika (ang. Frontend) w wersji dla Linuksa lub Windowsa albo jeden z innych dodatkowych serwisów. Przykładowe serwisy to:

- Raportowanie poprzez SMS,
- Zdalne usługi: Internet, ISDN, DSL,
- Usługi sieciowe: Web, DHCP, Drukowanie,
- Logowanie danych (ang. data logging).

Jeżeli autor będzie miał taką możliwość to na pewno chętnie przyjrzy się tej koncepcji ze względu na swoją sympatię do systemu Linux oraz wszystkich rozwiązań go wykorzystujących. Ciekawe wydają się badania wydajności takiego rozwiązania oraz porównanie ich z drogimi rozwiązaniami komercyjnymi.

Trzecim w kolejności pomysłem, który powstał na etapie realizacji pracy dyplomowej oraz zainspirowany po części realizacją przez kolegów z roku projektu z przedmiotu Projektowanie Przemysłowych Systemów Komputerowych mającego na celu umożliwienie podłączenia do sterownika Beckhoff bazy danych. Studenci zaproponowali i zrealizowali rozwiązanie bazujące na RS-232. Zdaniem autora protokół EtherCAT nadawałby się do tego celu bardzo dobrze głównie ze względu na prędkość działania, ale również ze względu na możliwość bezpośredniej modyfikacji danych zapisywanych do bazy przez dowolny węzeł sieci. Pomysł nie jest w swoich podstawach badawczy, a bardziej praktyczny. Autor dostrzega jednak możliwość przygotowania stanowiska eksperymentalnego na którym można by przeprowadzić badania wydajności takiego rozwiązania.

Kolejnym pomysłem jest przebadanie protokołu z wykorzystaniem stworzonego na naszym wydziale i opisanego w literaturze analizatora sieci czasu rzeczywistego opartych na Ethernecie [9]. Można by to urządzenie zastosować do zewnętrznej analizy protokołu EtherCAT, a nie wewnątrz działającego systemu jak to miało miejsce w przypadku badań opisanych niniejszym dokumentem. Możliwe byłoby porównanie opóźnień wprowadzanych przez węzły typu EtherCAT z tymi wprowadzonymi przez omawiany analizator.

Następnym pomysłem do ewentualnego przebadania w przyszłości znalezionym w sieci jest możliwość uruchomienia kontrolera urządzenia podrzędnego EtherCAT na układzie FPGA firmy Xilinx lub Altera [10, 11]. Rozwiązanie tego typu można swobodnie przetestować i zaimplementować dzięki dostarczonym przez firmę Beckhoff zestawom ewaluacyjnym wyposażonym w wymienione układy. Przykładowe dwa zestawy to EL9830 wyposażony w układ Altery (EP3C25) oraz EL9840 z Xilinxem (XC3S1200).

Teoretycznie dzięki wykorzystaniu w protokole EtherCAT standardu Ethernet możliwe jest sterowanie urządzeniami z poziomu zwykłego komputera klasy PC z wykorzystaniem modelu TCP/IP. Ciekawym wydaje się na ile skomplikowane okaże się zbudowanie ramki do celów typowo testowych. Autor ma świadomość, że rozwiązanie takie nie nadaje się raczej do profesjonalnego stosowania w przemyśle, ale wydaje się być interesującą alternatywą do testowania działania urządzeń wykonawczych bez konieczności zaprzęgnięcia sterownika PLC. Dodatkowym interesującym aspektem wykorzystania takiego rozwiązania wydaje się lepsze poznanie i zrozumienie zasad działania protokołu. Autor w czasie realizacji jednego z projektów semestralnych prowadzonego w ramach przedmiotu Projektowanie Przemysłowych Systemów Komputerowych i swojej działalności w Kole Naukowym Przemysłowych Zastosowań Informatyki „Industrum” implementował samodzielnie oprogramowanie do komunikacji w sieci ELAN. Działanie to pozwoliło zdecydowanie lepiej zrozumieć zasady działania tego dość prostego, ale rozbudowanego interfejsu.

6 Bibliografia

Literatura, która została wykorzystana przez autora w czasie powstawania projektu, którą opisuje niniejsza dokumentacja.

- [1] Jerzy Kasprzyk: *"Programowanie sterowników przemysłowych"*, Wydawnictwa Naukowo-Techniczne WNT, Warszawa, 2007.
- [2] *"Programowalne sterowniki PLC w systemach sterowania przemysłowego"*, Politechnika Radomska, Radom, 2001.
- [3] Andrzej Maczyński: *"Sterowniki programowalne PLC. Budowa systemu i podstawy programowania"*, Astor, Kraków, 2001.
- [4] Zbigniew Seta: *"Wprowadzenie do zagadnień sterowania. Wykorzystanie programowalnych sterowników logicznych PLC."*, MIKOM Wydawnictwo, Warszawa, 2002.
- [5] Janusz Kwaśniewski: *"Programowalne sterowniki przemysłowe w systemach sterowania"*, Wyd. AGH, Kraków, 1999.
- [6] Andrzej Gawryluk: *"EtherCAT – to nie takie trudne. Ethernet jako sieć real-time"*, Elektronika Praktyczna, 2/2010.
- [7] Michał Gosk: *"Szybkość, niezawodność, doskonała synchronizacja. EtherCAT - system przyszłości."*, Magazyn Sensor, 1/2013, kwiecień.
- [8] Krzysztof Oprzędkiewicz: *"Realizacja predyktora Smitha na platformie sprzętowo-programowej „soft PLC” bazującej na komputerze klasy PC"*, Automatyka / Akademia Górniczo-Hutnicza im. Stanisława Staszica w Krakowie, 2006, t. 10, z. 2, s. 177–186, ISSN 1429-3447.
- [9] Rafał Cupek, Piotr Piękoś, Marcin Poczobut, Adam Ziebinski: *"FPGA based „Intelligent Tap” device for real-time Ethernet network monitoring"*, Computer Networks, Communications in Computer and Information Science, Springer-Verlag Berlin Heidelberg, 2010, t. 79, s. 58-66, ISBN 978-3-642-13860-7.
- [10] Dokumentacja producenta: *"ET1815 / ET1817 EtherCAT Slave Controller IP Core for Xilinx FPGAs IP Core Release 2.02a"*, Wersja 2.2.1, 1 wrzesień 2008.
- [11] Dokumentacja producenta: *"ET1810 / ET1812 EtherCAT Slave Controller IP Core for Altera FPGAs IP Core Release 2.4.0"*, Wersja 1.0 15 marca 2011.

7 Spis rysunków, tablic i kodów źródłowych

7.1 Spis rysunków

Rysunek 1: Schemat stanowiska typu CP	3
Rysunek 2: Schemat stanowiska typu CX	3
Rysunek 3: Konfiguracja stanowiska typu CP	5
Rysunek 4: Konfiguracja stanowiska typu CX	6
Rysunek 5: Współczynnik wykorzystania kanału transmisyjnego w Ethernecie (dwa pierwsze wykresy od lewej strony) i EtherCAT	8
Rysunek 6: Ramka w transmisji EtherCAT i jej podział na datagramy	9
Rysunek 7: Ramka w transmisji EtherCAT z uwzględnieniem UDP i IP . . .	9
Rysunek 8: Ramka w transmisji EtherCAT z uwzględnieniem TCP i IP . . .	9
Rysunek 9: Budowa datagramu	10
Rysunek 10: Budowa nagłówka datagramu	11
Rysunek 11: Budowa nagłówka EtherCAT	11
Rysunek 12: Przykładowa topologia sieci	12
Rysunek 13: Schemat pracy zegarów rozproszonych	13
Rysunek 14: Budowa węzła EtherCAT z wykorzystaniem pojedynczego układu FPGA lub ASIC.	14
Rysunek 15: Budowa węzła z wykorzystaniem układu ASIC/FPGA EtherCAT z dołączonym zewnętrznym procesorem.	14
Rysunek 16: Budowa układu FPGA z wbudowanym procesorem.	15
Rysunek 17: Budowa mikrokontrolera Sitara AM335x wyposażonego w progra- mowalną jednostkę czasu rzeczywistego.	15
Rysunek 18: Logo EtherCAT Technology Group (http://www.ethercat.org). .	15

7.2 Spis tablic

Tablica 1: Dostępne stanowiska laboratoryjne	2
--	---

7.3 Spis kodów źródłowych

8 Załączniki

- Oświadczenie o autorstwie,
- Płyta CD, na której znajdują się:
 - Kod oprogramowania wewnętrznego TwinCAT PLC Control,
 - Pliki projektu TwinCAT System Manager,
 - Kod wizualizacji oraz pliki projektu !?,
 - Plik wykonywalny wizualizacji !?
 - L^AT_EX-owe, TikZ-owe oraz PGF-owe pliki źródłowe pracy magisterskiej.