一阶电路的时域分析

第7章一阶电路的时城分析 动东六件(()诸翰六件), 原过争数/积分表达 反言一个动态和 : 一所电路 n个: n所电路 动态元件不实变,过渡过程 如开始,七0-15束 电容电压以(0+),电感电流汇(0+)微独运初始条件 模的言律.(如如常里不能缺变) 族路瞬间, De保持有限值,则 Ve不变 风多 校路瞬间, 以保持有限值,则记不变(较) 7. 动态电路的方程及其初始条件 直流作用于动态电路 -∞ 供恋 to- 法语 to+ 动态世程 +∞ 代态 直流路东 鸭干路,电态短路 Kin→K断:电容过电流,电离过电压(1=0 U=+∞)(j突重3) K开→K闭:电容电压不变,电流实变 电容电流不变,电压实变 甘渡过程3生的原因:能量储存释放需要时间 动态电路的方程 10) 回路选 kVL , 锆点到 KCL 2°)变量×1尺LCUs is b 保留,其它化解 ループ (Ri+Uc=Us (RC du + Uc=Us)) ループ (Ri+Uc=Us) (RC dt + i= dus) 动东方程的所数 = 最る所き数 - 最多重微分数=功欲件が数 或解做分方程: Bt战分析法/复级域分析法 中岛的初始多件 U, (+) = = = (2) dE = Uc(0) + = /2 = ising Uc(0=0) vit)=七/-w(E)dを=zi(U)+七/o=u(E)dを U(E)補, ziのか 了知电荷全守恒,被链中守恒 电路和始值的确定 川おしん(0-) シレ(0-), 山英路定則, Uc(0+) シレ(0+) (3) 画 04 时电路(电多→旺源,电感→临源) (4) 私值 7.2-阶电路零输入响应. 换路后外加收励为季,但的表元件信者能开发电 : Uc = Voe-RL (t>,0) ·· Uc (04-) = Uo :: A=Uo 其高成快慢与 Rc(七) 在头 T=RC, V大过渡时间长(C大:价能大 W= Cu2/2 UL = V. e- = t= T, VL = 0.368 U. 20:0,35U. 30:0.05 U. 此解散2:电容电压衰减到 原来 368√·则需时间(37-57,过度过程约束) 电路船量 . 转放 = 电阻及 = 之CV2 V) RL电路 $P=-\frac{R}{2}$ $V_{L}(t)=Ae^{Rt}$ $V_{L}(t)=L\frac{di}{dt}=-RI_0e^{-\frac{t}{4R}}$ 2- / 时间常数(5) 2大:过渡过程时间长. (Lt 在123 放电解能少 电路能里: 电阻吸二电容放二 之上活 7.3-阶电路的零状态响应。 初始能呈为 0 , 由外加购加作用 RCJL +UC=Us てた:危电慢 Vc = U'c + U"c 銷 特許 近科 电路供=CU2= 即图内+电容存 $V''_{c} = -V_{s}e^{-\frac{t}{Rc}}$ $V''_{c} = -V_{s}e^{-\frac{t}{Rc}}$ $V''_{c} = \frac{t}{|V_{s}|} = \frac{V_{s}}{|V_{c}|} = \frac{t}{|V_{s}|}$ $V''_{c} = \frac{t}{|V_{s}|} = \frac{t}{|V_{s}|} = \frac{t}{|V_{s}|}$

7.4-所电路日子のを 初始状态であり、外か協励 (O狀を+0編入) /°) PC电路 Uc = Uć + Uć' Uc = Us + (Uo -Us)e - 芒 がよっている。 がは 特解 通解 Uc = Us(I-e き) + Ue - で Uc"

 $f(\omega)$ 铁灰解 $f(t) = f'(t) + [f(0_{+}) - f'(0_{+})]e^{-\frac{t}{2}}$ 7 时间常数. $f(t) = f(\infty)(1 - e^{-\frac{t}{2}}) + f(0_{+})e^{-\frac{t}{2}}$

三季支佐分析 - 阶电路

本笔记在<u>https://github.com/dydcyy-gh/study-notes</u>开源