目录

第3章			
3.1	UART 概述		
	3.1.1	补充(常用通信协议分类及其特征介绍)2	
	3.1.2	UART 接口	
	3.1.3	UART 数据帧格式	
	3.1.4	UART 四要素	
3.2	STM	STM32 的 UART	
	3.2.1	STM32 的 UART 介绍	
	3.2.2	STM32 的 UART 介绍	
	3.2.3	STM32 的 UART 特征	
3.3	STM32 的 UART 框架(重点)		
	3.3.1	框架分析	
3.4	STM	/132 的 UART 寄存器	
3.5	STM32 的 UART 实验		
	3.5.1	硬件分析	
	3.5.2	软件设计	
3.6	课后	5作业	

第3章 串口(UART)

3.1 UART 概述

uart: 串口 是一种通信协议

通信协议:两个设备或者芯片之间进行数据交流的一种规则

单片机与单片机之间、单片机与 PC 之间

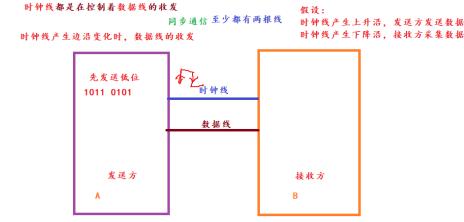
<mark>通信协议</mark>是单片机最基础但最重要的

学完单片机: uart、iic、spi。(80%)

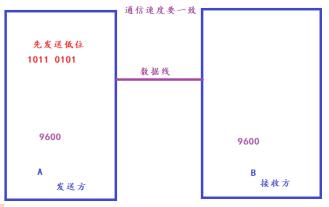
3.1.1 补充(常用通信协议分类及其特征介绍)

1. 同步通信与异步通信

同步:两个设备或者芯片之间进行数据交流时,步调要保持一致,它们之间有一根时钟线相连。 异步:两个设备或者芯片之间进行数据交流时,通信速度要一致,它们之间没有时钟线相连。



异步通信: 至少有1根线



波特率:通信速度 9600 表示1S能发9600位数据 发送每一位数据需要1/9600S

2. 单工、半双工、全双工

单工:两个设备或者芯片之间进行通信时,发送方和接收方固定,方向单一。

半双工:两个设备或者芯片之间进行通信时,发送方和接收方不固定,方向是双向,但是同一时刻只有 一个方向

全双工:两个设备或者芯片之间进行通信时,发送方和接收方不固定,方向是双向,但是同一时刻可以有两个方向。

3. 串行和并行

串行:八辆车,过单行道,只能一辆接一辆 并行:八辆车,过八车道,一次可以通过

4. 板级总线和现场总线

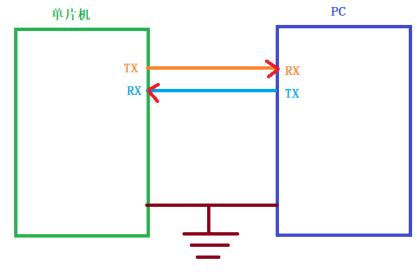
板级总线: 在 PCB 板上面的线

现场总线:现场拉出来 CAN、485

深圳信盈达科技有限公司 专业提供 M4、A9、LINUX、Android 技术服务、技术培训 第 2 页 共 8 页

3.1.2 UART 接口

标准uart特征: 异步串行全双工



3.1.3 UART 数据帧格式(重点)

标准uart的数据帧格式



空闲电平: 高电平(没有进行通信时)

起始位:一个位的低电平,目的告诉接收方准备接收数据。

校验位: 奇偶校验 可有可无

奇校验: 统计前面数据位"1"的个数,01101101,校验位为0,01101100,校验位为1 偶校验:统计前面数据位"1"的个数,01101101,校验位为1,01101100,校验位为0校验的准确率50% CRC:循环冗余校验

停止位: 0.5-2bit 位的高电平时间,告诉接收方数据发送完毕。

3.1.4 UART 四要素(非常重要)

掌握了uart 四要素,就相当于掌握了uart。后面配置都是按照uart 四要素来进行配置



波特率: 通信速度, 1S 发送 115200 位数据 发送一位数据的时间: 1/115200 S

停止位: 0.5-2bit 通信双方保持一致

数据位: 5-8bit 通信双方保持一致

奇偶校验:可有可无 无

3.2 STM32 的 UART

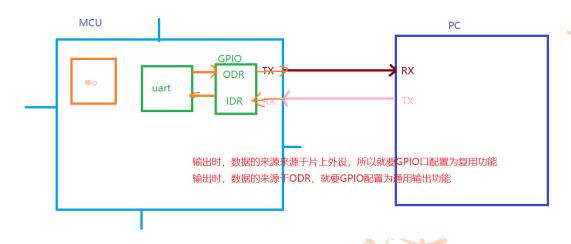
3.2.1 STM32 的 UART 介绍

通用同步异步收发器 (USART) 能够灵活地与外部设备进行全双工数据交换,满足外部设备对工业标准 NRZ 异步串行数据格式的要求。 USART 通过小数波特率发生器提供了多种波特率(多种通信速度)。

它支持同步单向通信和半双工单线通信;还支持 LIN(局域互连网络)、智能卡协议与 IrDA(红外线数据协会) SIR ENDEC 规范,以及调制解调器操作(CTS/RTS)。而且,它还支持多处理器通信。

通过配置多个缓冲区使用 DMA(直接存储器访问) 可实现高速数据通信。

3.2.2 STM32 的串口模块工作流程(重点)



3.2.3 STM32 的 UART 特征

- 全双工异步通信
- NRZ 标准格式 (标记/空格) 编码格式
- 可配置为 16 倍过采样或 8 倍过采<mark>样(接收时</mark>),因而为速度容差与时钟容差的灵活配置提供了可能 16 倍过采样:波特率不能设太高 8 倍过采样:波特率设高点 M 以上才算高
- 小数波特率发生器系统(通信速度)
 - 通用可编程收发波特率(有关最大 APB 频率时的波特率值,请参见数据手册)。
- 数据字长度可编程(8位或9位)
- 停止位可配置 支持 0.5 2 个停止位
- LIN 主模式同步停止符号发送功能和 LIN 从模式停止符号检测功能
- 一 对 USART 进行 LIN 硬件配置时可生成 13 位停止符号和检测 10/11 位停止符号
- 用于同步发送的发送器时钟输出
- IrDA SIR 编码解码器
- 一 正常模式下,支持 3/16 位持续时间
- 智能卡仿真功能
- 一 智能卡接口支持符合 ISO 7816-3 标准中定义的异步协议智能卡
- 一智能卡工作模式下,支持 0.5 或 1.5 个停止位
- 单线半双工通信
- 使用 DMA(直接存储器访问)实现可配置的多缓冲区通信
- 一 使用 DMA 在预留的 SRAM 缓冲区中收/发字节
- 发送器和接收器具有单独使能位
- 传输检测标志位:
- 一 接收缓冲区已满 会有一个标志位置起来置一 让我们知道 uart 收到数据
- 一 发送缓冲区为空 也会有一个标志位置起来 让我们知道 uart 可以发送数据
- 一 传输结束标志 也会有一个标志位置起来 告诉我们通信结束

- 奇偶校验控制: (无)
- 一 发送奇偶校验位
- 一 检查接收的数据字节的奇偶性

3.3 STM32 的 UART 框架 (重点)

3.3.1 框架分析

当发送移位寄存器为空时,发送数据寄存器里面的数据会自动加载到发送移位寄存器中 当接收移位寄存器满时, 接收移位寄存器里面的数据会自动加载到接收数据寄存器中 因为数据寄存器包含两个寄存器,一个用于发送 (TDR),一个用于接收 (RDR),因此它具有 双重功能(读和写)。 DR = 10; 写 a = DR; 读 芯片内 uart内 读乙 数据寄存器) DR (CPU 或 DMA) (CPU或DMA) PC 接收数据寄存器 (RDR) 发送数据寄存器 (TDR) RX IrDA SIR TX 接收移位寄存器 发送移位客存器 ENDEC SW RX **●**收到技 不属于标准员 不属于标准串口 SCLK 控制 DMAT DMAR SCEN NACK HD IRLP IREN STOP[1:0] CKEN CPOL CPHA LBCL CR2 USART 地址 PS PEIE 硬件流控制管脚nCTS DB9 要想正常发送数据或者接收数 发送器控制 就要保证发送移位寄存器和 接收移位寄存器正常工作 CTS LBD TXE TC RXNE IDLE ORE NF FE PE 如果要保证发送移位寄存器和 接收移位寄存器能正常工作 保证发送器和接收器正常工作 如果想要发送器和接收器正常 USART_BRR 保证CR1和波特率要配置好 9600 Tx Rx 波特率 = 8 × (2 – OVER8) × USARTDIV OVER8 9600 发送器 发送器速率控制 **①** USART6和USART1 APB2 84Mhz / [8 x (2 - OVER8)] /USARTDI 位 15:4 DIV_Mantissa[11:0]: USARTDIV 的尾数 USART2 APB1 42MH7 **(** 平样除计器 小数波特发生器 这 12 个位用于定义 USART 除数 (USARTDIV) 的 DIV_Fraction PCLKx(x=1,2 位 3:0 DIV_Fraction[3:0]: USARTDIV 的小数 USARTDIV 已知量 Tx/Rx 波特率 X 8×(2-OVER8) = USARTDIV -DIV_Mantissa X 8 × (2 - OVER8)) DIV_Fraction 假设: USART1,选择16倍过采样,波特率9600,求USARTDIV? USARTDIV = 546.875 u32 MAN DIV = 0: 把这个数的整数部分和小数部分分离出来 float FRA_DIV = 0;

> 取整: MAN_DIV = USARTDIV; 取整 取小数: FRA_DIV = USARTDIV - MAN_DIV;

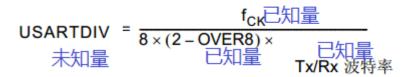
波特率计算 以 uart 为例

float USARTDIV = 0;

u32 MAN DIV = 0;//存储整数

u32 FRA DIV = 0;//存储小数

f = 84Mhz, 波特率 9600, 16 倍过采样; 求 USARTDIV?



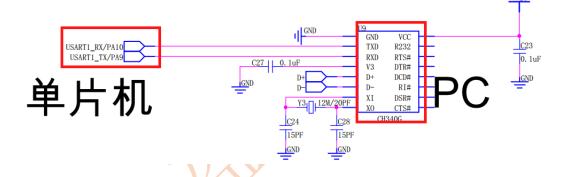
USARTDIV = 84000000.0/(16 * 9600) = 546.875; MAN_DIV = USARTDIV;//取整 546 FRA_DIV = (USARTDIV - MAN_DIV) * 16; USART1->BRR = MAN_DIV << 4 | FRA_DIV;

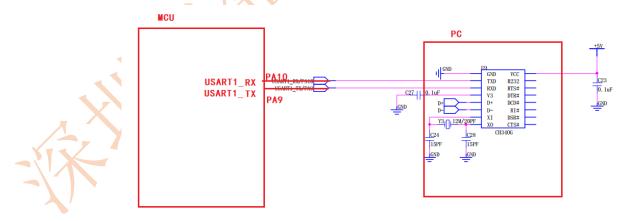
3.4 STM32 的 UART 寄存器



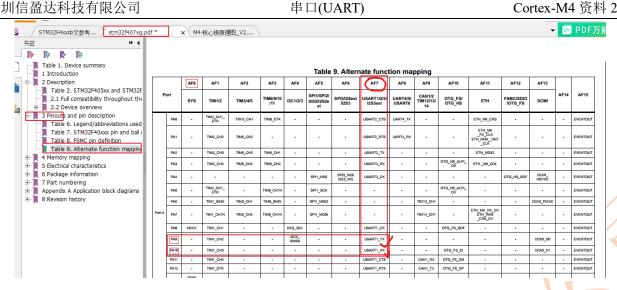
3.5 STM32 的 UART 实验

3.5.1 硬件分析





从上图可得: PA9 可以复用为 USART1_TX PA10 可以复用为 USART1_RX 所以要将 PA9 和 PA10 配置为复用功能 GPIO 四大功能 MODE



3.5.2 软件设计

配置流程:

- 1. 先打开 GPIOA 时钟(PA9/PA10)
- 2. 将 PA9/PA10 配置为复用功能(MODER)
- 3. 将 PA9/PA10 复用到 USART1(AFRH:AF7)
- 4. 先打开 USART1 时钟
- 5. 配置 CR1 寄存器(数据位和奇偶校验)
- 6. 配置 CR2 寄存器(停止位)
- 7. 设置波特率(BRR)(求出 USARTDIV 再取出整数和小数 放在相应的位置上)
- 8. 使能 USART1

围绕着 uart 四要素进行配置





3.6 课后作业

当 MCU 接收到字符串 "LED_ON"时,板子上面的 LED 灯全部点亮。 当 MCU 接收到字符串 "LED_OFF"时,板子上面的 LED 灯全部熄灭。 串口字符串接收:

我们单片机在接收外部设备发送过来的字符串时,根本不知道有多少个,也不知道对方什么时候传输完成。 解决方案:

通信双方规定好以特殊字符作为结束标志

电脑: LED_ON# dsfsd#

超时接收(先不讲 等我们学完定时器来讲)