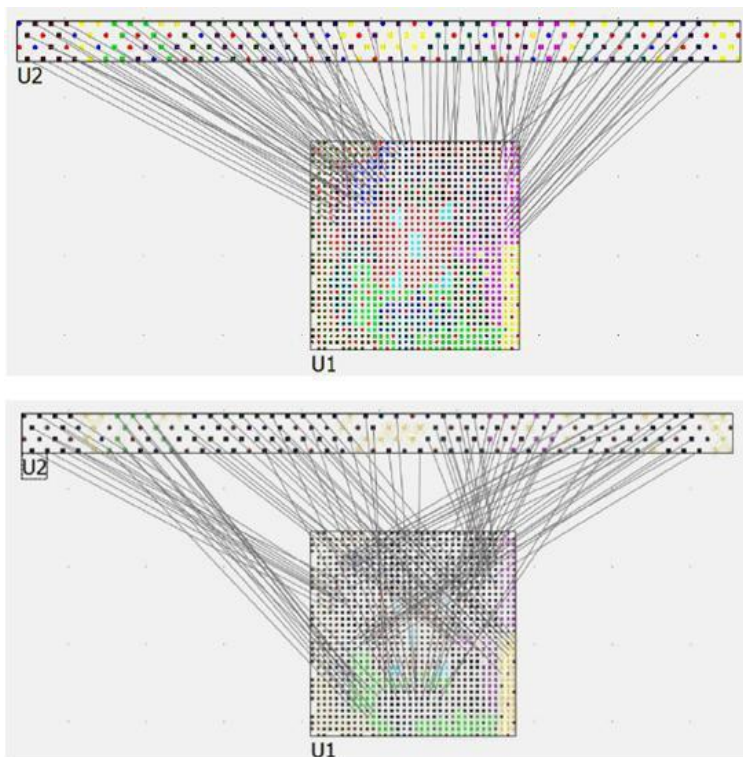


Cadence OrCAD FPGA System Planner

随着集成化程度的提高，印制板设计中 FPGA 引脚数量越来越多，设计难度越来越大，Cadence OrCAD FPGA 设计平台正是为了应对如此挑战。它从创建初始引脚配置着手，紧密结合原理图工具，以共同确保复杂 PCB 布线顺畅。Cadence OrCAD FPGA 系统设计平台提供了一套完整的、可扩展的 FPGA-PCB 协同式设计解决方案，用于板级 FPGA 设计，它能够自动对引脚配置进行“芯片-规则-算法”的综合优化。Cadence OrCAD FPGA 取代了易出错的手动引脚配置方式，以独特的布局解决方案，减少不必要的设计迭代，节省创建最优化引脚配置方案的时间，从而提高设计效率。

1 功能特点

- ✓ 可扩展、高性价比的 FPGA-PCB 协同设计解决方案
- ✓ 加速 PCB 设计流程，能够用最短的时间优化引脚配置
- ✓ 加速 FPGA 与 PCB 之间的设计集成
- ✓ 减少由于 FPGA 引脚配置不当引起的反复设计迭代
- ✓ 通过优化引脚配置，优化 PCB 设计，减少设计层数
- ✓ 减少 PCB 板层设计进程中不必要的设计迭代



联系方式:

科通数字技术有限公司

总部: 深圳市南山区高新南九道微软科通大厦 8-11 层

产品经理: 王其平

手机: 18049720018

邮件: QipingWang@comtech.com.cn

地址: 上海市徐汇区桂平路 426 号华鑫商务中心 2 号楼 7 层 03-04 室

华东地区

联系人: 陈敏敏

手机: 18017922811

邮件: PeterChen@comtech.com.cn

地址: 上海市徐汇区桂平路 426 号华鑫商务中心 2 号楼 7 层 03-04 室

华南及西部地区

联系人: 谭波涛

手机: 15920086575

邮件: terrytan@comtech.com.cn

地址: 深圳市南山区高新南九道微软科通大厦 8-11 层

华北地区

联系人: 党建成

手机: 18010161381

邮件: SudyDang@comtech.com.cn

地址: 北京市海淀区中关村大街 1 号海龙大厦 14 层北区 1418-21