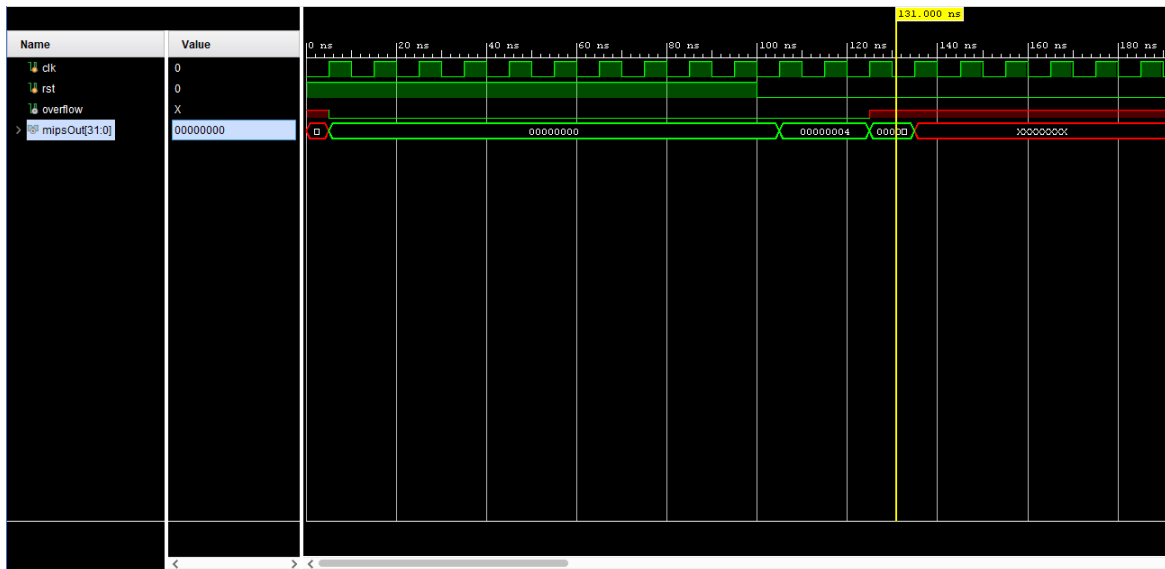


REPORTE TAREA 5- IEE2753

EDUARDO ANAIS

1. MIPS

Creé un código en assembly sencillo para probar la máquina (arreglé el testbench entregado, para poder cargar la memoria en el módulo correspondiente) pero la salida no fue la esperada. La salida fue un 0 y luego un 4, en mi código cargaba un 3 y un 4 y luego los sumaba.



2. Código assembly

```
0010000100010000000000000000000011 //guardo en t0 el 3
```

```
0010000100110000000000000000000100 //guardo en t1 el 7
```

```
00000001000010010101000000100000 //sumo t0 + t1 y lo guardo en t2
```