

CUDA

Se refiere a dos cosas:

- Arquitectura en la que se basan las tarjetas de video Nvidia (plática de Jonatan Soffer).
- Lenguaje de programación con el cual se puede controlar la tarjeta de video (esta plática). CUDA se puede acoplar con diferentes lenguajes de programación:
 - Mathematica
 - Matlab
 - Python
 - Fortran
 - C

Nos restringiremos a CUDA C.

¿Por que Programar para GPU?

- Costo: 10 (o más) veces más económico que su equivalente en CPU (Preguntar a Alexis Real).
- Energía: consume la mitad de energía.
- Fácil acceso: todas las computadoras actuales tienen tarjeta de video y los códigos no están restringidos a correr en tarjetas Nvidia. Para escribir códigos que corrar en "cualquier" tarjeta de video se puede usar OpenCL que tiene una lógica de programación similar a la de CUDA C.

Motivaciones Extras

Capacidad de Procesamiento

Una sola tarjeta de video puede llegar a realizar más cantidad de operaciones por segundo que 50 CPU's.

Ejemplo:

- Consideremos la tarjeta de video (GeForce GT 425M) de la laptop en que se está proyectando la presentación, la cual ha mostrado en la practica hacer el mismo número de operaciones (de punto flotante) que 8 procesadores.
- Otro ejemplo sería la tarjeta (Quadro 4000) que ha puesto a disposición la CIC, la cual ha mostrado en la practica una capacidad equivalente a 18 procesadores.

Nota: La capacidad de estas tarjetas excede los valores aquí mencionados ya que los programas que se han utilizado no estan optimizados al 100%.

Prerrequisitos y Terminología

Para sacar provecho de la plática se necesita:

Conocimientos básicos en C o C++

No se necesita saber como funciona una GPU o experiencia en paralelizar códigos.

Algunos términos que usaremos son:

Host \rightarrow Es la CPU y su memoria.

Device → Es la tarjeta de video, compuesta de una GPU (graphics processing unit) y su memoria.

Hola Mundo!!

Simple

```
#include <stdio.h>
int main(void){
  printf("Hola, soy tu esclavo!\n");
  return 0;
}
```

Condimentado

```
#include <stdio.h>

_global__ void kernel(){
}

int main(void){
  kernel <<<1,1>>> ();
  printf("Hola, soy tu esclavo!\n");
  return 0;
}
```

El código de la derecha contiene dos elementos adicionales, que aunque no son necesarios, nos ayudan a ilustrar el uso del kernel.

Kernel

Los dos elementos adicionales son:

- global__, esto dice de que tipo es el kernel:
 - → __global___, se ejecuta en la tarjeta y se llama desde la CPU.
 - device__, se ejecuta en la tarjeta y se llama desde la tarjeta.
 - → __host___ , se ejecuta en la CPU y se llama desde la CPU.
- Kernel <<<1,1>>> ();

Es un llamado a la función kernel, es similar a los llamados en C, sólo que contiene un elemento extra: <<<1,1>>> del que hablaremos luego.

Como Asignar un Valor en la GPU

```
#include <stdio.h>
// Main program
int main(void){
 // Host memory
  int *a;
 // size of integer
  int size = sizeof(int);
  // Allocate host memory
  a = (int *) malloc(size);
  // Assign value
  *a = 1:
  // Print result
  printf("%d\n",*a);
 // Free host memory
 free(a);
  return 0:
```

```
#include <stdio.h>
// Kernel to give a value
 global void value( int *a ){
 *a = 1:
// Main program
int main(void){
 int *a:
                           // Host memory
 int *a dev:
                           // Device memory
 int size = sizeof(int); // size of integer
 a = (int *) malloc(size);
                           // Allocate host memory
 cudaMalloc( (void**) &a dev, size); // Allocate device memory
                              // Launch kernel on device
 value <<<1,1>>> (a dev);
 // Copy device result back to host
 cudaMemcpy( a, a dev, size, cudaMemcpyDeviceToHost );
 printf("%d\n",*a); // Print result
 cudaFree(a dev); // Free device memory
 free(a):
                     // Free host memory
  return 0:
```

Tres Elementos Nuevos

cudaMalloc((void**) &a_dev, size);

Asigna memoria en la tarjeta de tamaño size al puntero a_dev, es análogo a la función malloc de C.

cudaMemcpy(a, a_dev, size, cudaMemcpyDeviceToHost);

Copia lo que está almacenado en la memoria de la tarjeta a la memoria de la CPU (cudaMemcpyDeviceToHost) o de la memoria de la CPU a la memoria de la tarjeta (cudaMemcpyHostToDevice).

cudaFree(a dev);

Libera la memoria, tal como lo hace la función free() en C.

Suma

```
#include <stdio.h>
#include <stdlib.h>
int main(void){
  int a,b,c;
  // Initialize
  a = 1; b = 2;
  // Sum
  c = a + b;
  return 0;
}
```

```
#include <stdio.h>
#include <stdlib.h>
int main(void){
  int *a, *b, *c;
  int size = sizeof(int);
  // Allocate host memory
  a = (int *) malloc (size);
  b = (int *) malloc (size);
  c = (int *) malloc (size);
  // Initialize
  *a = 1; *b = 2;
  // Sum
  *c = *a + *b;
  // Free host memory
  free(a);
  free(b);
  free(c);
  return Θ;
```

Suma en la Tarjeta de Video 1

```
#include <stdio.h>
#include <stdlib.h>
// Kernel to add two integers
global void add(int *a, int *b, int *c){
  *c = *a + *b:
// Main program
int main(void){
  int *a, *b, *c;
                    // Host copies
  int *a dev,*b dev,*c dev; // Device copies
  int size = sizeof(int):
  // Allocate host memory
  a = (int *) malloc (size);
  b = (int *) malloc (size);
  c = (int *) malloc (size);
  // Allocate device memory
  cudaMalloc( (void**)&a dev, size);
  cudaMalloc( (void**)&b dev, size);
  cudaMalloc( (void**)&c dev, size);
  // Initialize
  *a = 1:
  *b = 2:
```

Suma en la Tarjeta de Video 2

```
// Copy inputs to device
cudaMemcpy( a dev, a, size, cudaMemcpyHostToDevice );
cudaMemcpy( b dev, b, size, cudaMemcpyHostToDevice );
// Launch kernel on device
add <<<1,1>>> (a dev,b dev,c dev);
// Copy device result back to host
cudaMemcpy( c, c dev, size, cudaMemcpyDeviceToHost );
// Print result
printf("%d\n",*c);
// Free device memory
cudaFree(a dev);
cudaFree(b dev);
cudaFree(c dev);
// Free host memory
free(a):
free(b);
free(c):
return 0;
```

Suma en Paralelo en la Tarjeta de Video 1

```
#include <stdio.h>
#include <stdlib.h>
#define N 128
// Kernel to add N integers
qlobal void add(int *a, int *b, int *c){
  c[????] = a[????] + b[????];
// Main program
int main(void){
                            // Host copies
  int *a,*b,*c;
  int *a dev,*b dev,*c dev; // Device copies
  int size = N*sizeof(int); // Size of N integers
  // Allocate host memory
  a = (int *) malloc (size):
  b = (int *) malloc (size);
  c = (int *) malloc (size);
  // Allocate device memory
  cudaMalloc( (void**)&a dev, size);
  cudaMalloc( (void**)&b dev, size);
  cudaMalloc( (void**)&c dev, size);
  // Initialize
  for (int i=0; i<N; i++){
    a[i] = i;
    b[i] = i;
```

Notese los signos de interrogación. Esto es lo que se debe cambiar para Paralelizar

Suma en Paralelo en la Tarjeta de Video 2

```
// Copy inputs to device
cudaMemcpy( a dev, a, size, cudaMemcpyHostToDevice );
cudaMemcpy( b dev, b, size, cudaMemcpyHostToDevice );
// Launch kernel on device
                                                 Notese los signos de interrogación.
add <<< ?,? >>> (a_dev,b_dev,c_dev); _____ Esto es lo que se debe cambiar para
                                                 Paralelizar.
// Copy device result back to host
cudaMemcpy( c, c dev, size, cudaMemcpyDeviceToHost );
// Print result
for (int i=0; i<N; i++) printf("%d\n",c[i]):
// Free device memory
cudaFree(a dev);
cudaFree(b dev);
cudaFree(c dev);
// Free host memory
free(a);
free(b);
free(c);
return 0;
```

Kernel Paralelizado

Para paralelizar hay dos formas:

1) Usando Bloques

```
// Kernel to add N integers with N parallel blocks
_global__ void add(int *a, int *b, int *c){
   c[blockIdx.x] = a[blockIdx.x] + b[blockIdx.x];
}

// Launch kernel on device
add <<<N,1>>> (a_dev,b_dev,c_dev);
```

2) Usando Hilos

```
// Kernel to add N integers with N parallel threads
__global__ void add(int *a, int *b, int *c){
   c[threadIdx.x] = a[threadIdx.x] + b[threadIdx.x];
}

// Launch kernel on device
add <<<1,N>>> (a_dev,b_dev,c_dev);
```

¿Cuál es la diferencia entre usar hilos o bloques?

Para responder esto hay que saber algo de la estructura interna de la tarjeta.

Estructura Interna de la Tarjeta de Video

Multiproçesador: ejecuta los bloques **CUDA Core:** ejecuta los hilos **DRAMI/F DRAMI/F** DRAMI/F HOST I/F Memoria Compartida (shared memory) L2 **DRAMI/F** DRAMI/F **DRAMI/F**

Suma en Paralelo Combinando Hilos y Bloques

```
#include <stdio.h>
#include <stdlib.h>
#define N 128*256
#define THREADS PER BLOCK 256
#define N BLOCKS N/THREADS_PER_BLOCK
// Kernel to add N integers using threads and blocks
                                                                     Bloque 0
                                                                                       Bloque 1
 global void add(int *a, int *b, int *c){
  int index = blockIdx.x * blockDim.x + threadIdx.x;
  c[index] = a[index] + b[index];
                                                       Indice -
                                                                                           5
// Main program
int main(void){
  add <<< N BLOCKS , THREADS PER BLOCK >>> (a dev,b dev,c dev);
```

Producto Punto $(c = \vec{a} \cdot \vec{b})$

```
// Main program
int main(void){
 int *a, *b, *c;
                  // Host copies
 int *a_dev,*b_dev,*c_dev; // Device copies
 int size = N*sizeof(int); // Size of N integer
 // Allocate host memory
 a = (int *) malloc (size);
 b = (int *) malloc (size);
 c = (int *) malloc (sizeof(int)); ←
                                                   Cambio
 // Allocate device memory
 cudaMalloc( (void**)&a dev, size);
  cudaMalloc( (void**)&b dev, size);
  cudaMalloc( (void**)&c dev, sizeof(int));
 // Initialize
 for (int i=0; i<N; i++){
    a[i] = 1;
    b[i] = 1;
  *c = 0:
```

Producto Punto

```
// Copy inputs to device
cudaMemcpy( c_dev, c, sizeof(int), cudaMemcpyHostToDevice );
// Launch kernel on device
dot <<< N BLOCKS , THREADS PER BLOCK >>> (a dev, b dev, c dev);
                                                     Cambio
// Copy device result back to host
cudaMemcpy( c, c_dev, sizeof(int), cudaMemcpyDeviceToHost );
// Free device memory
cudaFree(a dev);
cudaFree(b dev);
cudaFree(c dev);
// Free host memory
free(a):
free(b);
free(c):
return 0;
```

Kernel para el Producto Punto

```
// Kernel for dot product
 global void dot( int *a, int *b, int *c ) {
   shared int prod[THREADS PER BLOCK]; // Shared memory
  int index = blockIdx.x * blockDim.x + threadIdx.x;
  prod[threadIdx.x] = a[index] * b[index];
  syncthreads(); // Threads synchronization
 if( threadIdx.x == 0) {
   int par_sum = 0;
   for(int i=0; i<THREADS PER BLOCK; i++)
      par sum += prod[threadIdx.x]; // Threads reduction
    atomicAdd(c,par sum); // Blocks reduction
```

Este kernel contiene 3 elementos nuevos

Kernel para el Producto Punto

__shared__ int prod[THREADS_PER_BLOCK];

- Se hace uso de la memoria compartida, cada multiprocesador contiene una de estas memorias. Solo los hilos pueden compartir esta memoria.
- La memoria compartida es 2 ordenes de magnitud más rápida que la memoria global de la tarjeta aunque mucho más pequeña (entre 16K y 48K), "es como una memoria cache que uno puede controlar".

__syncthreads();

- Cuando se quiere sumar los resultados de cada hilo se deben sincronizar todos los hilos para estar seguros que ya están almacenados en memoria todos los datos.
- Esto es lo que se conoce como una operación bloqueante; hasta que todos los hilos no lleguen al mismo punto no se puede avanzar en la ejecución del programa.

Operaciones Atómicas

atomicAdd(c,par_sum);

- Debido a que los bloques no se pueden comunicar entre sí, como lo hacen los hilos, entonces se utilizan las operaciones "atómicas" para hacer operaciones de reducción entre todos los bloques.
- Otra manera de hacerlo es almacenar el resultado de cada bloque en la memoria global y luego hacer la operación final en la CPU.

Otras operaciones atómicas disponibles:

- atomicAdd()
- atomicSub()
- atomicMin()
- atomicMax()
- atomicInc()
- atomicDec()
- atomicExch()
- atomicCAS()

Referencias

- Esta presentación y los programas que se usaron como ejemplo se encuentran en la página: http://www.ifm.umich.mx/~edison/cuda/
- Página oficial de Nvidia para todo lo que respecta a CUDA: http://developer.nvidia.com/category/zone/cuda-zone
- Conferencia de tecnología en GPU: http://www.gputechconf.com/page/home.html
- Libro de introducción a CUDA:

CUDA BY EXAMPLE

An introduction to general-purpose GPU programming.

Jason Sanders, Edward Kandrot

