

通过 AXD 命令行对目标板进行设置

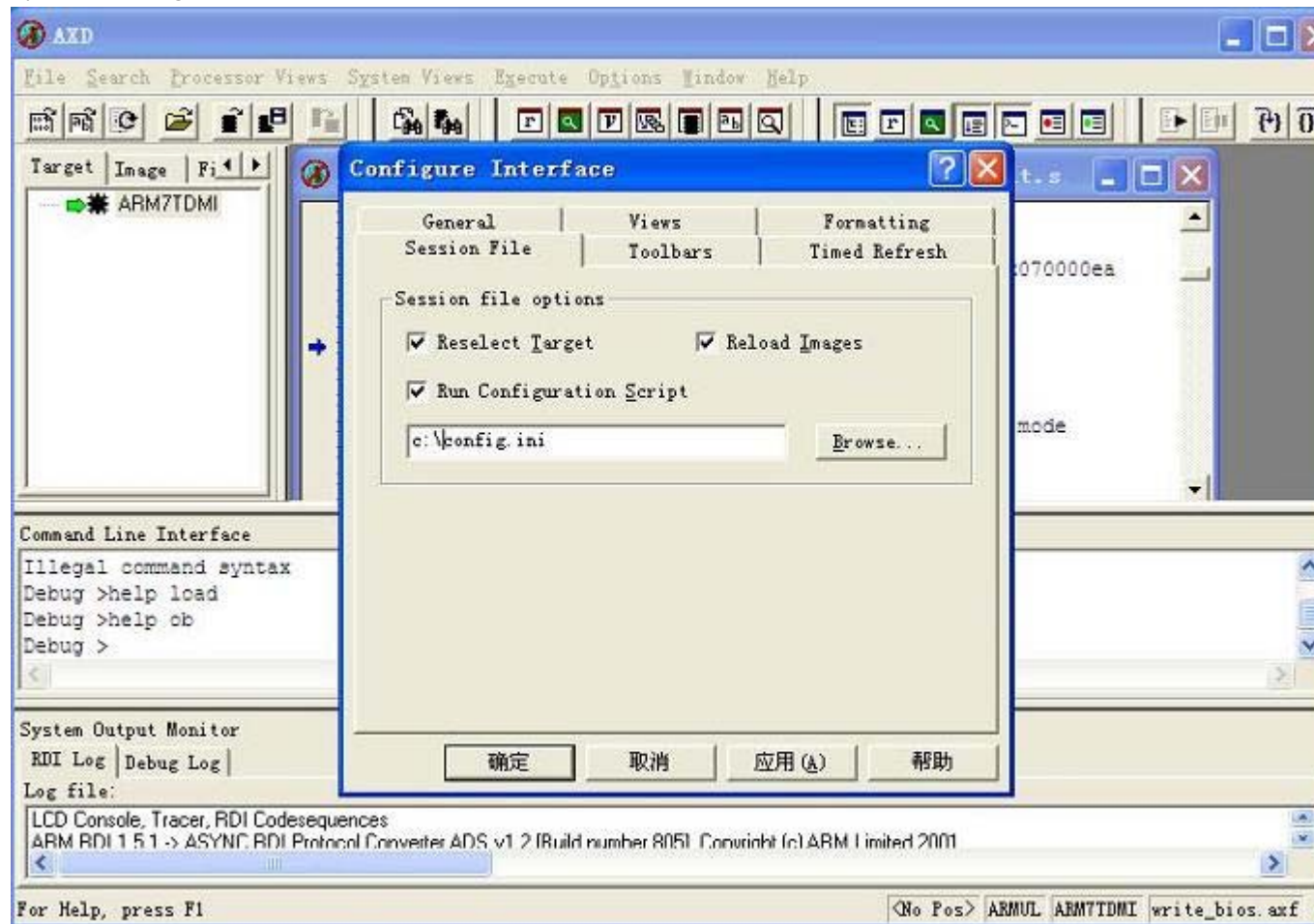
因为我用的天嵌科技的 TQ2440 板, 默认为 nand 启动的, sdrn 是在 0x30000000 地址的, 所以需要先对存储器控制寄存器进行设置, 在 axd 下设置方法是: 选 systems views->command lines interface, 输入如下命令对寄存器设置

地址 值 长度

setmem 0x53000000, 0x00000000, 32

还可以将要设置的寄存器写入一个文件, 在命令行用 ob(obey) config.ini 即可批量执行设置指令或在

options->Configure Interface 中做如下设置



我的 config 文件内容如下:

```
setmem 0x53000000, 0x00000000, 32
setmem 0x4a000008, 0xffffffff, 32
setmem 0x4a00001c, 0x00007fff, 32
setmem 0x48000000, 0x2212d110, 32
setmem 0x48000004, 0x00000f40, 32
setmem 0x48000008, 0x00002e50, 32
setmem 0x4800000c, 0x00002e50, 32
setmem 0x48000010, 0x00002e50, 32
setmem 0x48000014, 0x00002e50, 32
setmem 0x48000018, 0x00002e50, 32
```

```
setmem 0x4800001c, 0x00018005, 32
setmem 0x48000020, 0x00018005, 32
setmem 0x48000024, 0x00960542, 32
setmem 0x48000028, 0x00000032, 32
setmem 0x4800002c, 0x00000030, 32
setmem 0x48000030, 0x00000030, 32
```

如果设置正确则开发版的 SDRAM 生效, 则可以加载目标代码了装载目标文件下载到目标机进行调试

开始调试后, 一旦我们单步或者设置断点调试, 我们会碰到一些问题, 我这里出现过三种不同的情况, 这里不一一列举, 为此我们需要更改一些设置, 选择 Options 下面的 Configure Processor, 具体设置下图所示:



小提示:

- 1、因为我的开发板是 nand 启动的, 以上调试程序又加载到 0x31f00000 处执行, 所以根本没有处理异常向量, 所以调试过程中没有开中断, 如果要开中断则要正确设置异常向量。
- 2、有写寄存器要尽量避免 axd 去读, 因为这样可能导致错误的出现。