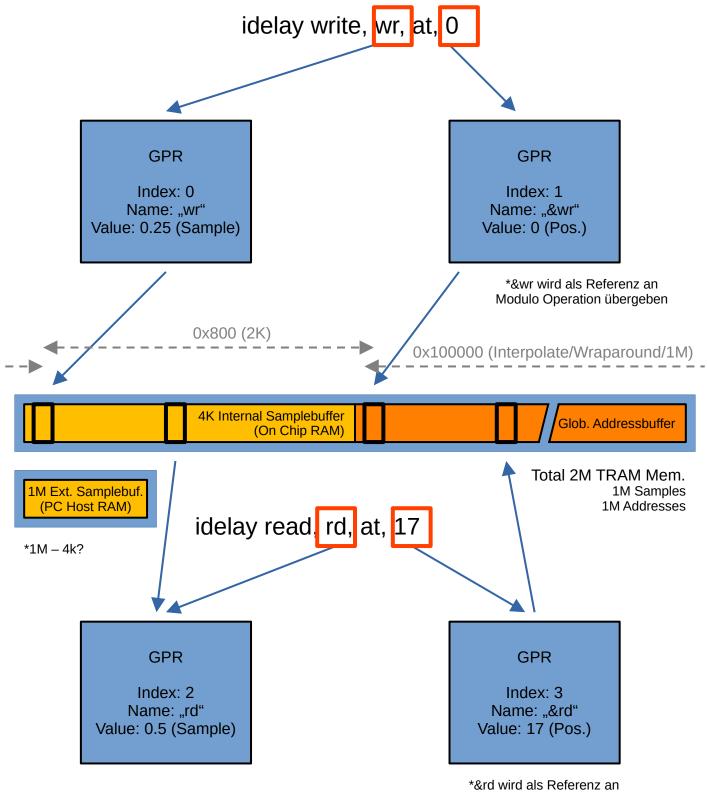
Delayline (TRAM) Registermapping

In der vereinfachten Implementation des iTRAM werden keine Address-Shiftings zum Lesen/Schreiben (0x800) und zum interpolierten Lesen/Schreiben (0x100000) verwendet. Um die Kompatibilität mit DANE Syntax zu gewährleisten, werden entsprechende Definitionen vorerst ignoriert. Es ist noch unbekannt, ob man mit xdelay ebenfalls Addressen manipulieren kann, da idelay für Modulationseffekte genügt.



Modulo Operation übergeben