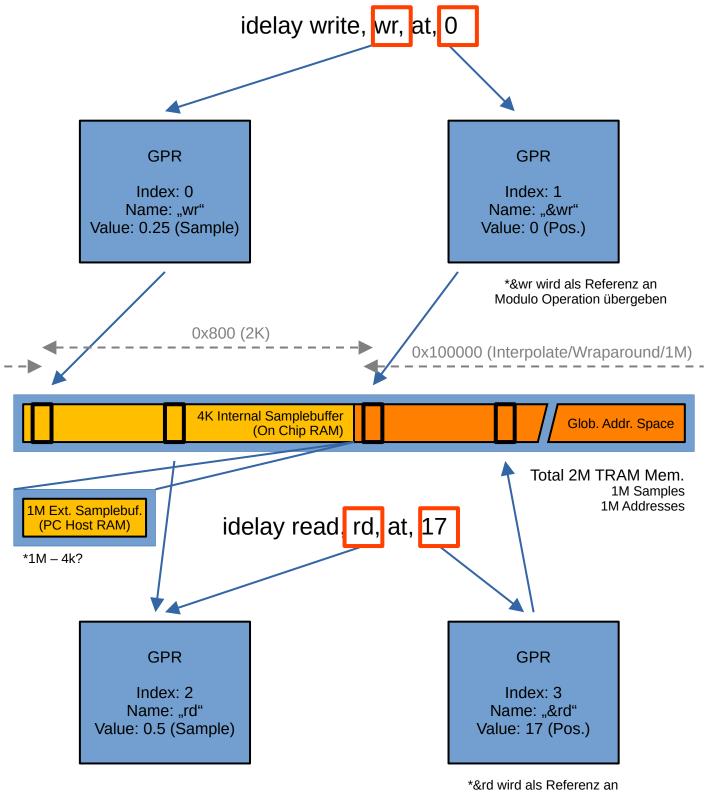
Delayline (TRAM) Registermapping

In der vereinfachten Implementation des iTRAM werden keine Address-Shiftings zum Lesen/Schreiben (0x800) und zum interpolierten Lesen/Schreiben (0x100000) verwendet. Um die Kompatibilität mit DANE Syntax zu gewährleisten, werden entsprechende Definitionen vorerst ignoriert. Es ist noch unbekannt, ob man mit xdelay ebenfalls Addressen manipulieren kann, da das Adress-Shifting 0x800 jetzt Überschneidungen ergäbe und idelay für Modulationseffekte eigentlich genügt. xdelay wird i.d.R. für statische Delaylines in Reverb und Echo genutzt.



Modulo Operation übergeben