

Delayline (TRAM) Registermapping

In der vereinfachten Implementation werden keine Address-Shiftings zum Lesen/Schreiben (0x800) und zum interpolierten Lesen/Schreiben (0x100000) benötigt. Um die Kompatibilität mit DANE Syntax zu gewährleisten, werden entsprechende Definitionen vorerst ignoriert. xdelay funktioniert analog zu idelay.

