



Министерство науки и высшего образования Российской Федерации
Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Московский государственный технический университет
имени Н.Э. Баумана
(национальный исследовательский университет)»
(МГТУ им. Н.Э. Баумана)

ФАКУЛЬТЕТ ИНФОРМАТИКА И СИСТЕМЫ УПРАВЛЕНИЯ

КАФЕДРА КОМПЬЮТЕРНЫЕ СИСТЕМЫ И СЕТИ (ИУ6)

НАПРАВЛЕНИЕ ПОДГОТОВКИ 09.03.03 Прикладная информатика

РАСЧЕТНО-ПОЯСНИТЕЛЬНАЯ ЗАПИСКА

к курсовой работе
по дисциплине «Микропроцессорные системы»
на тему:

Устройство для измерения скорости чтения

Студент

(Группа)

(Подпись, дата)

Т.А. Валиуллин

(И.О. Фамилия)

Руководитель

(Подпись, дата)

И.Б. Трамов

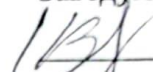
(И.О. Фамилия)

2023 г.

Министерство науки и высшего образования Российской Федерации
Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Московский государственный технический университет имени Н.Э. Баумана
(национальный исследовательский университет)»
(МГТУ им. Н.Э. Баумана)

УТВЕРЖДАЮ

Заведующий кафедрой ИУ6

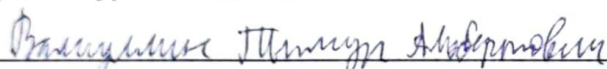
 А.В. Пролетарский

«2» сентября 2023 г.

ЗАДАНИЕ на выполнение курсовой работы

по дисциплине Микропроцессорные системы

Студент группы ИУ6-71Б



Тема курсовой работы: Устройство для измерения скорости чтения

Направленность курсовой работы: учебная

Источник тематики (кафедра, предприятие, НИР): кафедра

График выполнения работы: 25% – 4 нед., 50% – 8 нед., 75% – 12 нед., 100% – 16 нед.

Техническое задание:

Разработать МК-систему для измерения скорости чтения человека. Необходимо отобразить таблицу Шульте на ЖК-дисплее. Предусмотреть отображение нескольких вариантов таблиц (текущий вариант выбирает испытуемый). Пользователь фиксирует время старта и окончания теста при помощи управляющих кнопок. Предоставить возможность сохранять время испытания в памяти. При установлении нового рекорда, посылать сигнал на SPEAKER.

По результатам нескольких испытаний определить среднее время чтения испытуемого и выводить его на индикатор. Результаты испытаний передать по последовательному каналу в ПЭВМ.

Выбрать наиболее оптимальный вариант МК. Выбор обосновать.

Разработать схему, алгоритмы и программу. Отладить проект в симуляторе или на макете. Оценить потребляемую мощность. Описать принципы и технологию программирования используемого микроконтроллера.

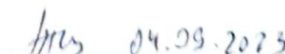
Оформление курсовой работы:

1. Расчетно-пояснительная записка на 30-35 листах формата А4.
2. Перечень графического материала:
 - а) схема электрическая функциональная;
 - б) схема электрическая принципиальная.

Дата выдачи задания: «4» сентября 2023 г.

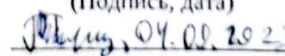
Дата защиты: «20» декабря 2023 г.

Руководитель курсовой работы


(Подпись, дата)

И.Б. Трамов
(И.О.Фамилия)

Студент


(Подпись, дата)

П.А. Власов
(И.О.Фамилия)

Примечание: Задание оформляется в двух экземплярах; один выдается студенту, второй хранится на кафедре

РЕФЕРАТ

РПЗ 80 страниц, 26 рисунков, 5 таблиц, 13 источников, 2 приложения.

МИКРОКОНТРОЛЛЕР STM32, СИСТЕМА, СКОРОСТЬ ЧТЕНИЯ, ИЗМЕРЕНИЕ, USART, SPI, ЖИДКОКРИСТАЛЛИЧЕСКИЙ ДИСПЛЕЙ.

Объектом разработки является устройство для измерения скорости чтения.

Цель работы – разработка устройства ограниченной сложности, создание модели этого устройства и необходимой технической документации к нему.

Результатом работы является комплект конструкторской документации для изготовления устройства, исходные коды программ для программирования памяти микроконтроллера и модель устройства в среде разработки Proteus 8.

Устройство должно обладать следующими техническими характеристиками:

- Ввод размера таблицы Шульте;
- Отображение таблицы Шульте;
- Подсчет времени чтения таблицы Шульте;
- Сохранение времени чтения в память;
- Подсчет среднего времени чтения;
- Сохранение рекордного времени чтения;
- Вывод сигнала на SPEAKER;
- Отправка времени чтения и среднего времени в ПЭВМ.

ОБОЗНАЧЕНИЯ, ОПРЕДЕЛЕНИЯ И СОКРАЩЕНИЯ

МПС – Микропроцессорные системы.

ЖК-дисплей – жидкокристаллический дисплей.

МК – микроконтроллер.

Proteus 8 - пакет программ для автоматизированного проектирования (САПР) электронных схем.

ТЗ – техническое задание.

TFT (Thin-Film Transistor) – Тонко-Пленочный Транзистор.

UART (Universal asynchronous receiver/transmitter) – последовательный универсальный синхронный/асинхронный приемопередатчик.

SPI (Serial Peripheral Interface) – интерфейс для взаимодействия МК с внешними устройствами.

УГО – условное графическое обозначение.

ШИМ – Широтно-импульсная модуляция.

СОДЕРЖАНИЕ

ВВЕДЕНИЕ	7
1 Конструкторская часть	8
1.1 Анализ требований технического задания для выбора МК	8
1.2 Проектирование функциональной схемы	12
1.2.1 Микроконтроллер STM32F103C8T6	12
1.2.2 Используемые элементы и интерфейсы	14
1.2.3 Используемые порты	16
1.2.4 Организация памяти МК	17
1.2.5 Расчет экрана и выбор дисплея	18
1.2.6 Использование интерфейса SPI для ЖК-дисплея	22
1.2.7 Отправка данных на ПЭВМ	29
1.2.8 Использование интерфейса USART для работы с ПЭВМ	31
1.2.9 Использование таймера для генерации ШИМ сигнала	39
1.2.10 Построение функциональной схемы	43
1.3 Проектирование принципиальной схемы	44
1.3.1 Программатор ST-LINK V2	44
1.3.2 Расчет потребляемой мощности	45
1.3.3 Построение принципиальной схемы	46
1.4 Алгоритмы работы устройства	47
1.4.1 Общее описание взаимодействия с устройством	47
1.4.2 Описание алгоритма прерывания кнопок	48
1.4.3 Описание и расчет алгоритма генерации таблицы	49
1.4.4 Описание и расчет алгоритма отображения таблицы	50
2 Технологическая часть	52
2.1 Отладка и тестирование программы	52
2.2 Симуляция работы устройства	52
2.2 Тестирование выходных сигналов МК	55
ЗАКЛЮЧЕНИЕ	58
СПИСОК ИСПОЛЬЗОВАННЫХ ИСТОЧНИКОВ	59

ПРИЛОЖЕНИЕ А. Текст программы.....	61
ПРИЛОЖЕНИЕ Б. Спецификация радиоэлементов схемы.....	80

ВВЕДЕНИЕ

В данной работе производится разработка измерения скорости чтения. В процессе выполнения работы проведён анализ технического задания, создана концепция устройства, разработаны электрические схемы, построен алгоритм и управляющая программа для МК, выполнено интерактивное моделирование устройства.

Система состоит из МК, четырех кнопок для управления процессом измерения скорости чтения, кнопки RESET, ЖК-дисплея для отображения таблицы и информации для пользователя, динамика для вывода сигнала о рекордном времени чтения, виртуального терминала для симуляции ввода/вывода с ПЭВМ.

Актуальность разрабатываемого устройства измерения скорости чтения заключается в том, что с его метод измерения скорости чтения с использованием таблиц Шульте позволяет оценить не столько навыки чтения, сколько оценить концентрацию, скорость чтения и память пользователя.

Для образовательных учреждений это может быть инструментом для оптимизации методов обучения, в то время как в медицинской сфере - средством для диагностики некоторых расстройств чтения. Такой подход также применим для оценки эффективности чтения пользователя и его умственных способностей.

1 Конструкторская часть

1.1 Анализ требований технического задания для выбора МК

Поставленная задача требует более сложного вывода на дисплей, чем просто вывод текста. После анализа требований было решено позволить пользователю выбрать размер таблицы от 3 до 7 включительно. Таким образом отображаться должно было от 9 до 49 чисел, большинство из которых двузначные. Более того простого вывода чисел на ЖК-дисплей недостаточно. Необходим специальный вывод в виде таблицы.

Так как устройство создано для измерения скорости чтения пользователя, выводимые числа должны быть просто считывать, нельзя допускать случаи, когда числа налезают друг на друга, или стоят слишком близко. В связи с этим, было решено отделить их при помощи линий так, чтобы получалась полноценная таблица.

Таким образом вывод на ЖК-дисплей необходим достаточно сложный и специфицированный. Для выбора размера таблицы должен присутствовать вывод текста для создания небольшого меню. Должна быть также реализована возможность заполнения ЖК-дисплея цветом целиком для завершения игры и вывода линий для четкости таблицы.

В связи с этим решено использовать TFT-дисплей. Это экран, созданный на основе жидких кристаллов и под управлением тонкопленочных транзисторов. Подобные дисплеи задействуются в самых разных устройствах для отображения текста и изображений. Их можно встретить в компьютерах, ноутбуках, смартфонах, электронных книгах и других девайсах [1].

Конструкция TFT ЖК-дисплея представлена следующим образом. Слои накладываются друг на друга, поэтому его часто сравнивают с сэндвичем. Его основная часть состоит из: тонкопленочного транзистора, цветного фильтра и слоя жидких кристаллов. Дисплей обеспечивает более высокую яркость и четкость изображения по сравнению с более старыми типами LCD.

TFT ЖК-дисплей, будучи достаточно бюджетным вариантом четкого и специфического вывода, является идеальным вариантом для поставленной задачи.

Скорость вывода данных на дисплей также важна. Это связано с тем, что по ТЗ программа задумана для считывания времени и вычисления среднего времени, а также подсчета среднего времени. При таких условиях работы медленный вывод таблицы на экран не подходит, по следующим причинам:

- Точность измерения времени – если отображение таблицы занимает слишком много времени, измерение времени чтения пользователя может быть неточным. Быстрое обновление экрана позволяет точнее отслеживать, сколько времени пользователь проводит при чтении таблицы.

- Сохранение пользовательского внимания – пользовательское внимание может снижаться, если таблица Шульте отображается медленно. Быстрое обновление экрана помогает поддерживать интерес пользователя и предотвращать отвлечение в процессе выполнения задания.

- Психологический аспект – медленное отображение таблицы может вызвать чувство неудовлетворенности у пользователя. Быстрое и плавное обновление, наоборот, может улучшить восприятие программы и создать положительный опыт использования.

Весь проведенный анализ свидетельствует о том, что для задачи необходим микроконтроллер с высокой производительностью, скоростью работы с дисплеем и возможностью работы с TFT-дисплеем.

Таким образом, основными критериями выбора МК после анализа технического задания были выбраны поддержка более точной работы с ЖК-дисплеем и высокая производительность МК для наиболее быстрого отображения картинки на ЖК-дисплее. Для поставленной задачи МК должен быть способен так же поддерживать интерфейсы USART для взаимодействия с ПЭВМ, а именно отправки по результатам нескольких испытаний среднего

времени чтения испытуемого на ПЭВМ, и SPI для взаимодействия с ЖК-дисплеем.

Семейство микроконтроллеров STM32 отлично взаимодействует с TFT ЖК-дисплеями благодаря своей мощности, богатым периферийным возможностям и широким набором интерфейсов и библиотек взаимодействия с различными представителями данного вида дисплеем. Микроконтроллеры STM32 поддерживают высокие частоты тактирования, что важно для быстрого обновления графического содержимого на дисплее. Богатство периферийных блоков, таких как таймеры и SPI/I2C, обеспечивает удобные средства для управления TFT-дисплеями, а наличие встроенной графической библиотеки или поддержки сторонних библиотек упрощает программирование и визуализацию данных.

В то же время в связи с низкими функциональными требованиями устройства были рассмотрены в первую очередь бюджетные варианты микроконтроллеров.

Серии микроконтроллеров семейства STM32 делятся на 4 типа:

1. Высокопроизводительные – F2, F4, F7, H7
2. Широкого использования – F0, G0, F1, F3, G4
3. Сверхнизкого потребления – L0, L1, L4+, L5
4. Беспроводные – WB, WL

Из всех типов наиболее подходящий – тип широкого использования, так как в задаче используется несколько внешних устройств, использующих различные интерфейсы. МК широкого использования обладают достаточной производительностью и являются достаточно экономным вариантом, что делает их лучшим вариантом, а использование высокопроизводительных или сверхнизкого потребления скорее является неоправданным излишком. Беспроводные МК в данной задаче рассматривать не целесообразно.

Среди серий МК широкого использования выбрана золотая середина – серия F1. МК данной серии обладают достаточными характеристиками, необходимыми для решения поставленной задачи, и в то же время не

являются столь дорогими, как серии F3, G4, цены на которые выше примерно в два раза.

Среди МК серии STM32F1 были выделены четыре наиболее популярные модели: STM32F103C8T6, STM32F103RB, STM32F103VET6, STM32F103ZET6. Их основные характеристики приведены в таблице 1.

Таблица 1 – Сравнительная таблица микроконтроллеров серии STM32F1

Микроконтроллер	Flash (Кб)	RAM (Кб)	Частота (МГц)	Число пинов ввода-вывода
STM32F103C8T6	64	20	72	37
STM32F103RB	128	20	72	50
STM32F103VET6	512	64	72	80
STM32F103ZET6	512	64	72	112

Указанные в таблице микроконтроллеры отсортированы сверху вниз в порядке роста памятей и количества пинов и, соответственно, цены. Слишком большое количество памяти или количества пинов МК для данного устройства не нужны, 64 Кбайт Flash памяти и 20 Кбайт RAM памяти будет более чем достаточно. По этой причине выбирать что-то кроме STM32F103C8T6 не выгодно, потому что это будет более затратно.

Еще одной важной причиной для выбора МК STM32F103C8T6 является факт того, что данный МК был изучен во время курса МПС в 6 семестре. Более того мною была проведена физическая лабораторная работа с отладочной платой с этим МК.

Таким образом, выбранный для устройства МК – STM32F103C8T6. У меня есть реальный опыт работы с ним, он обладает более чем достаточными характеристиками для решения поставленной задачи и в то же время является бюджетным вариантом.

1.2 Проектирование функциональной схемы

1.2.1 Микроконтроллер STM32F103C8T6

В настоящей работе выбран микроконтроллер STM32F103C8T6. STM32 – семейство 32-битных микроконтроллеров, производимых фирмой STMicroelectronics. Контроллеры этого семейства основаны на различных ядрах ARM, в зависимости от серии. Микроконтроллеры серии STM32F1 имеют ядро ARM Cortex-M3, сопряженное системой внутренних шин с периферийными устройствами [2].

В составе МК имеются:

- процессорное ядро ARM Cortex-M3 с максимальной тактовой частотой 72 МГц и контроллером прерываний NVIC (Nested vectored interrupt controller);
- Flash-память объемом 64 Кбайт;
- SRAM объемом 20 Кбайт;
- 16-разрядные порты ввода-вывода (GPIO – General-purpose inputs/outputs);
- 16-разрядные таймеры (TIM);
- аналого-цифровые преобразователи (ADC);
- контроллер прямого доступа к памяти (DMA);
- контроллер внешних прерываний (EXTI – External interrupt/event controller);
- интерфейсы для связи с другими устройствами: UART, SPI, I2C, CAN, USB.

Применительно к поставленной задаче семейство микроконтроллеров STM32 предоставляет высокую производительность и широкие возможности в области взаимодействия с различными видами дисплеев.

Структурная схема микроконтроллера представлена на рисунке 1, а его УГО представлено на рисунке 2.

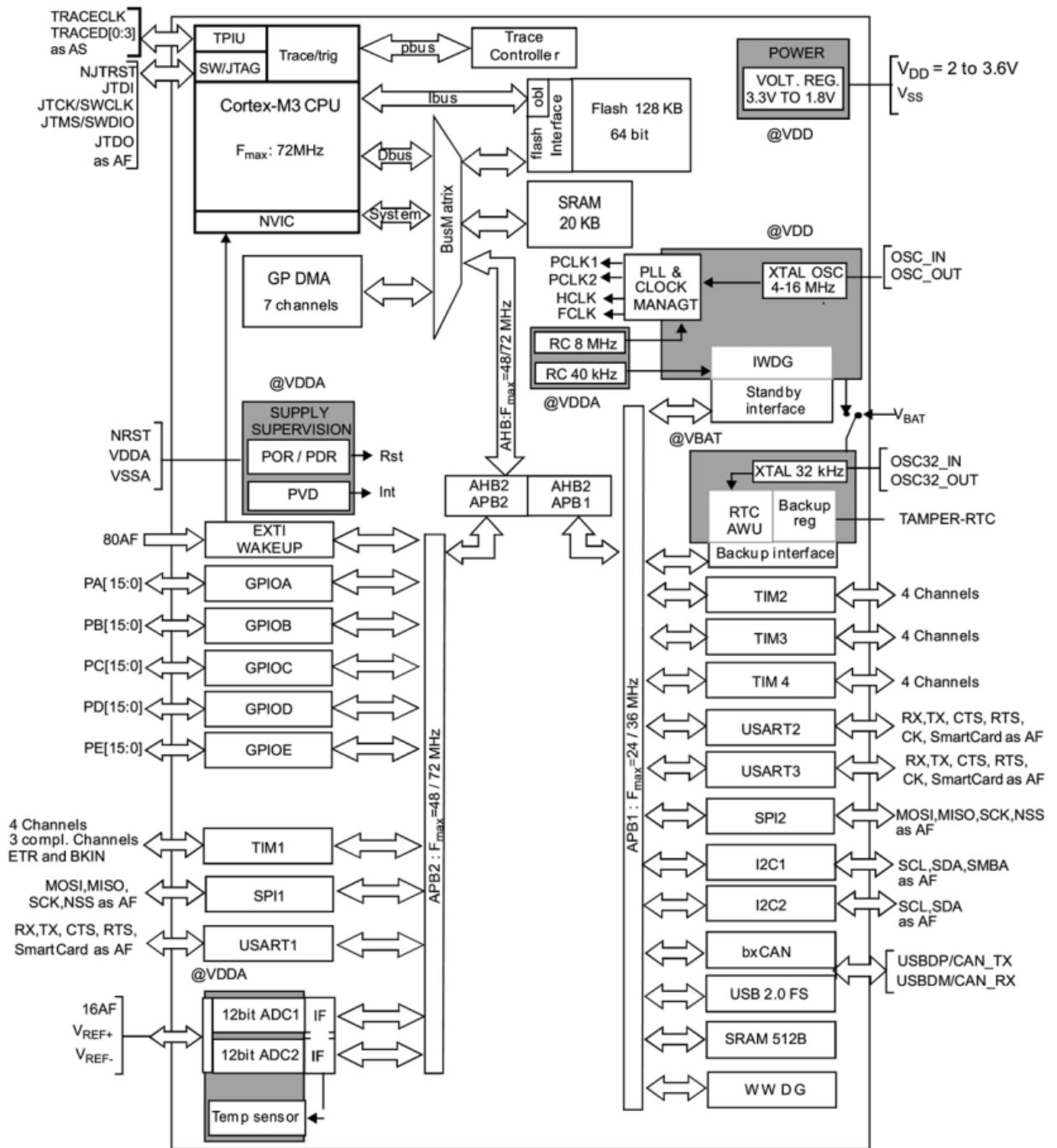


Рисунок 1 – Структурная схема микроконтроллера STM32F103C8T6

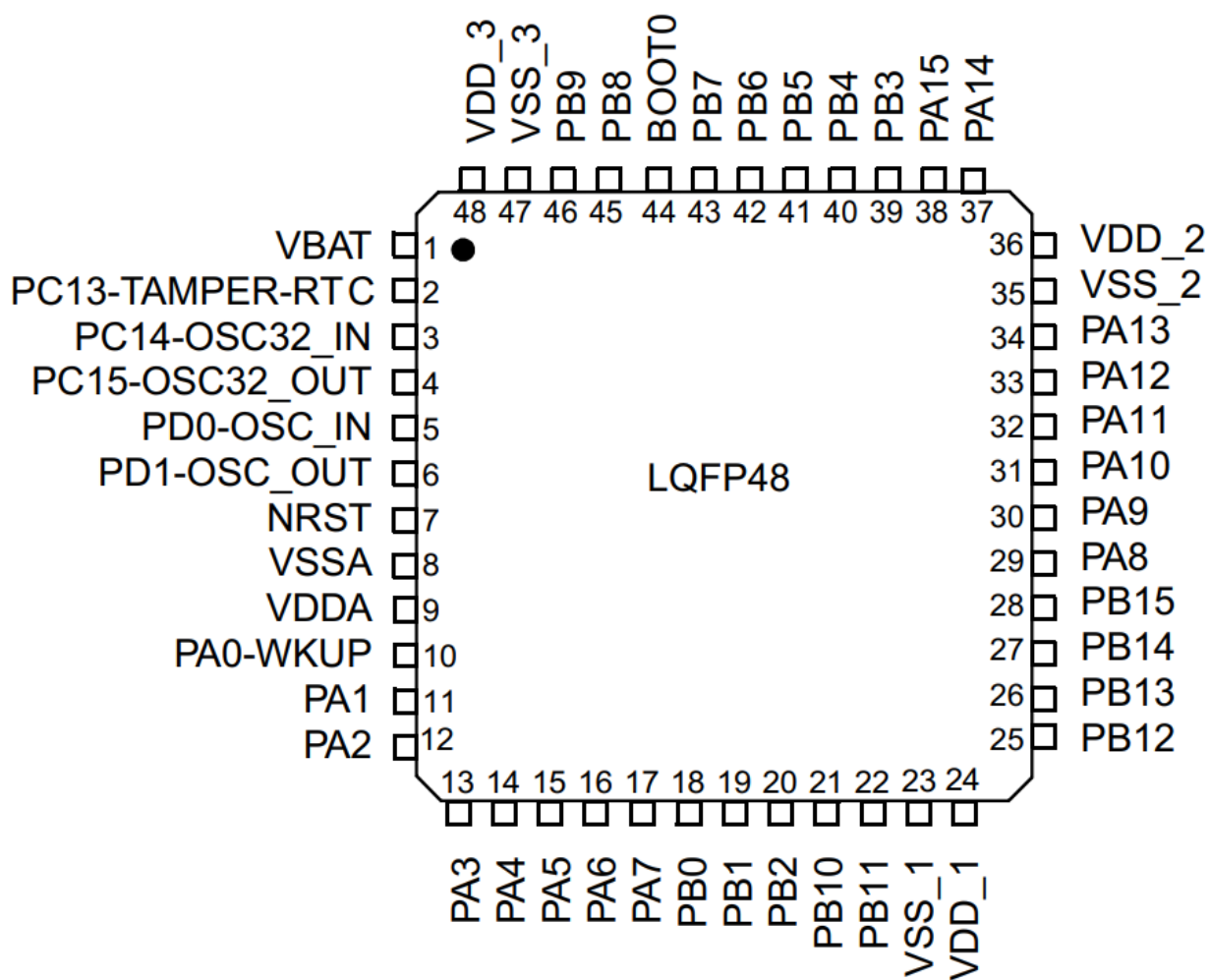


Рисунок 2 – УГО микроконтроллера STM32F103C8T6

1.2.2 Используемые элементы и интерфейсы

Для работы устройства измерения скорости чтения использованы не все элементы архитектуры МК STM32F103C8T6. Среди использованных элементов и интерфейсов:

- Порты А, В – использованные пины и их назначение описано в пункте 1.2.3.
- Указатель стека – играет важную роль в организации стека, используемого для управления вызовами подпрограмм. Указатель стека используется для сохранения адреса возврата и регистров при вызове функций. Это обеспечивает корректный возврат из функций и поддерживает структуру вызовов функций.

– Регистры общего назначения – предназначены для хранения операндов арифметико-логических операций, а также адресов или отдельных компонентов адресов ячеек памяти.

– АЛУ – выполняет арифметические и логические операции, обеспечивает выполнение базовых математических операций и манипуляций с битами.

– Память SRAM – статическая память МК, хранящая объявленные переменные.

– Память Flash – память МК, хранящая загруженную в него программу.

– Программный счетчик – указывает на следующую по исполнению команду.

– Регистры команд – содержит исполняемую в настоящий момент команду(или следующую), то есть команду, адресуемую счетчиком команд.

– Декодер – выделяет код операции и операнды команды и далее вызывает микропрограмму, исполняющую данную команду.

– Сигналы управления – нужны для синхронизации обработки данных.

– Логика программирования – устанавливает логику того, как будет вшита программа в МК.

– Генератор – генератор тактовых импульсов. Необходим для синхронизации работы МК.

– Управление синхронизацией и сбросом – обрабатывает тактовые сигналы и отвечает за сброс состояния МК.

– Прерывания – обрабатывает внешние прерывания и прерывания периферийных устройств МК (таймеров, портов и т.д.). В устройстве используются прерывания с портов для обработки нажатия кнопок и прерывания UART.

Прерывания имеют настраиваемый приоритет. Внешние прерывания могут быть настроены от 20 источников, 16 из которых представляют

объединенные по номерам 2 линии GPIO. Например, линии 0 всех портов (PA0, PB0, PC0...) объединены в один источник внешнего прерывания.

Функции HAL_Init, HAL_RCC_ClockConfig конфигурируют системный таймер SysTick на генерацию прерываний раз в 1 мс. Функция HAL_Delay использует SysTick, отслеживая количество его прерываний (обнулений). Таким образом, 500 прерываний соответствуют интервалу 0.5 с

- UART (Universal Asynchronous Receiver Transmitter) – интерфейс, при помощи которого происходит передача данных в МК из ПЭВМ.

- SPI (Serial Peripheral Interface) – интерфейс для связи МК с другими внешними устройствами. В устройстве используется для прошивки МК и вывода данных на жидкокристаллический дисплей.

- Таймеры – МК содержит в себе четыре 16-ти разрядных таймеров (TIM1, TIM2, TIM3, TIM4). В устройстве используется только один канал таймера TIM2 для генерации ШИМ сигнала для динамика.

1.2.3 Используемые порты

МК STM32F103C8T6 содержит в себе пять портов – A, B, C, D, E. В устройстве используются порты A и B.

Порт A используется для:

- PA1 – отправка ШИМ сигнала с таймера TIM2 на динамик;
- PA3 – отправка данных или команд на дисплей;
- PA5 – тактовый сигнал SCK для интерфейса SPI для LCD-дисплея;
- PA7 – MOSI-пин для интерфейса SPI для LCD-дисплея;
- PA9 – отправка данных по UART на ПЭВМ;
- PA10 – прием данных по UART от ПЭВМ;
- PA13 – SWDIO-пин для программатора ST-LINK V2;
- PA14 – SWCLK-пин для программатора ST-LINK V2.

Порт B используется для:

- PB6 – пин с внешним прерыванием по нажатию кнопки увеличения размера таблицы;

1.2.5 Расчет экрана и выбор дисплея

Для выбора дисплея в первую очередь необходимо рассчитать достаточный размер экрана. Так как был выбран TFT ЖК-дисплей то его размер (или разрешение) измеряется в пикселях. Так как текст должен быть достаточно читаем, ибо это важно при чтении таблицы на скорость, размер шрифта 5x3 пикселей является не подходящим вариантом – цифры не всегда разборчивы и тяжело ищутся.

Размер шрифта 10x6 пикселей на символ является подходящим по читаемости и занимает достаточно места чтобы уместить таблицу в 49 двузначных цифр.

Для выбора размера экрана проведем расчет в пикселях.

В ширину необходимо: 3 пикселя для отступа слева + $6 * 2 * 7$ пикселей для цифр + $6 * 6$ пикселей для пробелов + 3 пикселя для отступа справа = 126 пикселей в ширину экрана.

В высоту необходимо: 3 пикселя для отступа сверху + $10 * 7$ пикселей для цифр + $5 * 7$ пикселей для межстрочного интервала + 20 пикселей для строки ошибок + 3 пикселя для отступа снизу = 131 пиксель в высоту экрана.

Получилось, что достаточный размер экрана 131x126 пикселей. Вариант поменьше взять нельзя, из вариантов побольше наиболее подходящий – 160x128 пикселей. Наиболее популярные контроллеры дисплеев такого разрешения, поддерживающие работу с МК семейства STM32 – ILI9163, ST7735. Сравнительный анализ дисплеев приведен в таблице 2.

Таблица 2 – Сравнительный анализ контроллеров дисплеев

Критерий	ST7735	ILI9163
Цветовая глубина	16 бит	16 бит
Интерфейсы	SPI, I2C	SPI
Цена	Ниже ILI9163	Выше ST7735
Размер	1,8 Дюймовый	1,8 Дюймовый

[illegible]

19

Основные пины взаимодействия дисплея:

– IM2 – выбор шины параллельного и последовательного интерфейса – при установке в 1 параллельный, при 0 – последовательный.

– IM1, IM0 – выбор типа параллельного интерфейса. В таблице 3 представлены возможные значения.

Таблица 3 – Типы параллельного интерфейса

IM1	IM0	Параллельный интерфейс
0	0	8 бит
0	1	16 бит
1	0	9 бит
1	1	18 бит

– SPI4W – 0 при трех линиях SPI, 1 при четырех линиях.

– RESX – сигнал перезапустит устройство и нужно его использовать для правильной инициализации устройства.

– CSX – пин выбора микроконтроллера устройства, работает по низкому сигналу.

– D/CX – пин выбора данных или команды на интерфейсе микроконтроллера дисплея. При 1 – данные или параметры, при 0 – команды. При SPI используется как SCL.

– RDX – дает возможность считать при включенном параллельном интерфейсе в микроконтроллере.

– WRX(D/CX) – дает возможность писать при включенном параллельном интерфейсе в микроконтроллере. При 4 линейном SPI используется как D/CX.

– D[17:0] – используются как шины отправки данных параллельного интерфейса микроконтроллера. D0 это сигнал входа/выхода при последовательном интерфейсе. При последовательном интерфейсе сигналы D[17:1] не используются.

– TE – пин вывода для синхронизации микроконтроллера с частотой устройства, активируемый программно командой перезапуска.

– OSC – контролирующий пин вывода внутреннего тактового генератора, активируемый программно командой перезапуска.

Пины выбора режима дисплея:

– EXTC – использование режима расширенных команд. При 0 используются обычные команды, при 1 расширенный набор команд NVM.

– GM1, GM0 – пины выбора разрешения. При обоих пинах в состоянии 1 – разрешение 132x162, при обоих 0 – 128x160.

– SRGB – пин настройки порядка фильтров цветов RGB. В устройстве не важен.

– SMX/SMY – пины, отвечающие за направление вывода на дисплей. По умолчанию началом экрана считается левый верхний угол.

– LCM – пин выбора типа кристалла, белый при 0 и черный при 1.

– GS – пин изменения гаммы. Оставлен по умолчанию.

– TESEL – пин используется для изменения вывода TE сигнала. Работает только при GM[1:0] = 00 и при 0 выводит номер строки из 162, при 1 номер строки из 160.

Соединение МК с дисплеем происходит посредством 14-ти контактного шлейфа для коммутации. Его распиновка и соединение с МК представлены на рисунке 5.

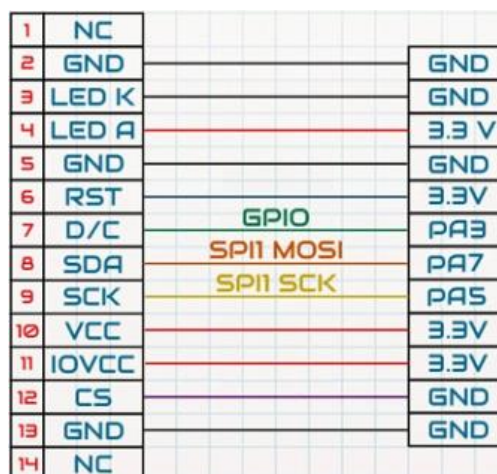


Рисунок 5 – Соединение шлейфа для коммутации и МК

Пояснение распиновки шлейфа:

1. NC – не подключен (Not Connected);
2. GND – земля;
3. LED K – катод светодиодов подсветки;
4. LED A – анод светодиодов подсветки;
5. GND – земля;
6. RST – сигнал сброса;
7. D/C – сигнал выбора передачи данных или команд;
8. SDA – SPI MOSI;
9. SCK – SPI SCK;
10. VCC – напряжение питания;
11. IOVCC – источник питания внутренних интерфейсов;
12. CS – выбор чипа (Chip Select);
13. GND – земля;
14. NC – не подключен (Not Connected).

Для дисплея ток потребления – 40мА, напряжение питания – 3.3В.

1.2.6 Использование интерфейса SPI для ЖК-дисплея

Интерфейс SPI (Serial Peripheral Interface – последовательный периферийный интерфейс) является высокоскоростным синхронным последовательным интерфейсом. Он обеспечивает обмен данными между микроконтроллером и различными периферийными устройствами, такими как АЦП, ЦАП, цифровые потенциометры, карты памяти, другие микросхемы и микроконтроллеры [5].

МК STM32F103C8T6 содержит два интерфейса SPI, которые обеспечивают передачу данных на частотах до 18 МГц. Один интерфейс SPI расположен на низкоскоростной шине APB1, работающей на тактовой частоте до 36 МГц, а другой – на высокоскоростной шине периферийных устройств APB2, которая работает на тактовой частоте до 72 МГц. Для увеличения эффективности передачи данных в микроконтроллере выделено

два канала DMA. По интерфейсу SPI можно связать ведущий микроконтроллер с одним или несколькими ведомыми устройствами.

Одно из устройств должно быть определено ведущим (мастер), а остальные – ведомыми (подчинённые). Связь между устройствами осуществляется с помощью следующих линий связи:

- MOSI – выход данных для ведущего или вход данных для ведомого устройства;

- MISO – вход данных для ведущего или выход данных для ведомого устройства;

- SCK – сигнал общей синхронизации интерфейса.

Существует четыре режима передачи данных по SPI, которые определяются полярностью и фазой тактового сигнала. Отличие режимов заключается в том, что активным уровнем сигнала синхронизации может быть единичный или нулевой потенциал, а запись данных может производиться по фронту или спаду импульса данного синхросигнала. Эти режимы интерфейса обозначаются цифрами 0, 1, 2 и 3. На рисунке 6 представлена диаграмма всех перечисленных режимов работы интерфейса SPI.

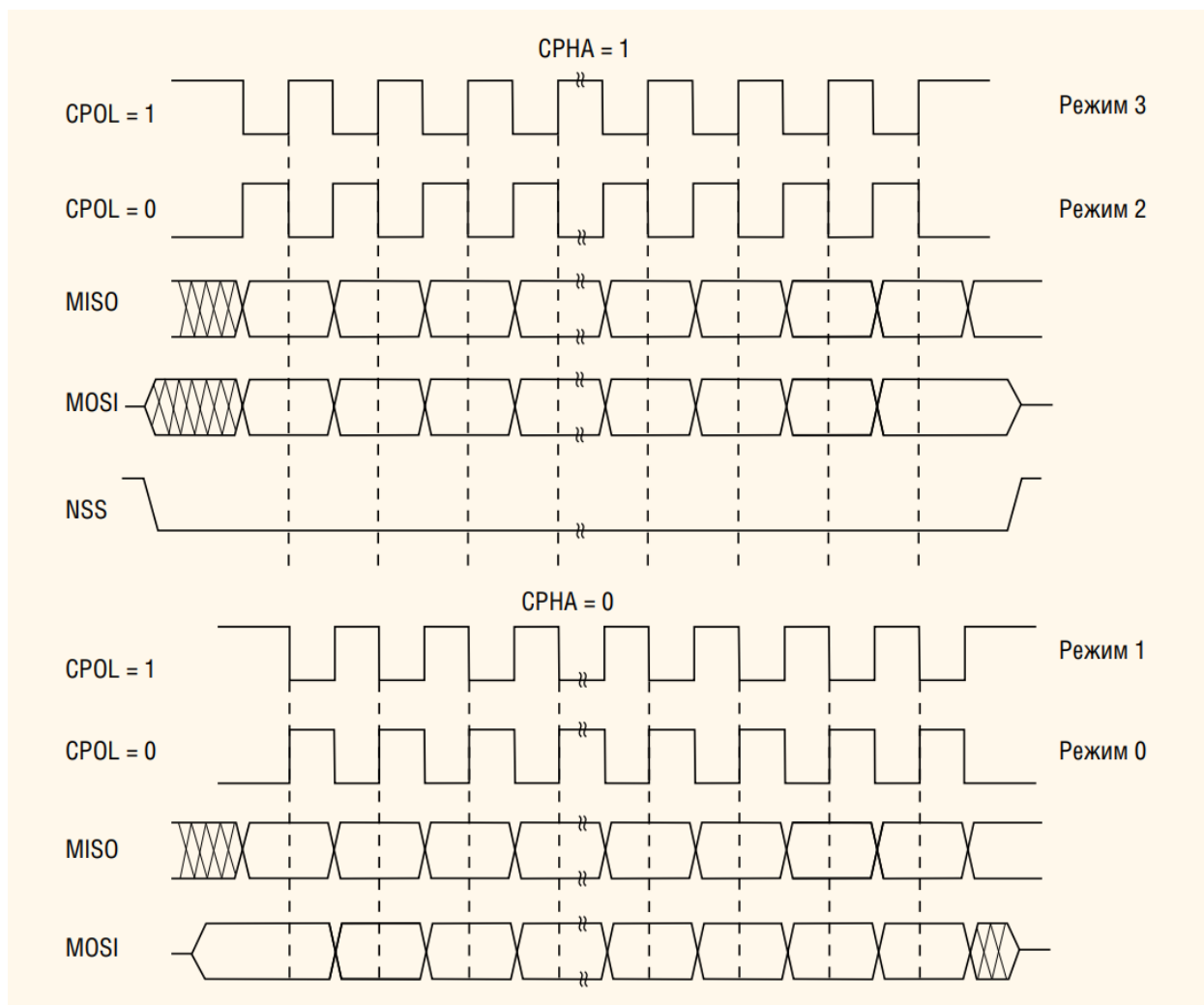


Рисунок 6 – Диаграмма режимов работы интерфейса SPI

Микроконтроллер позволяет для каждого интерфейса SPI задать полярность и фазу тактового сигнала, определяя тем самым режим его работы. Кроме того, для микроконтроллера можно установить формат передачи данных 8-разрядными или 16-разрядными словами и определить порядок передачи данных – старшим или младшим битом вперёд. Это позволяет микроконтроллеру с помощью обоих интерфейсов SPI обмениваться информацией с любыми другими SPI-устройствами.

Рассмотрим внутреннюю архитектуру SPI микроконтроллера STM32, которая представлена на рисунке 7.

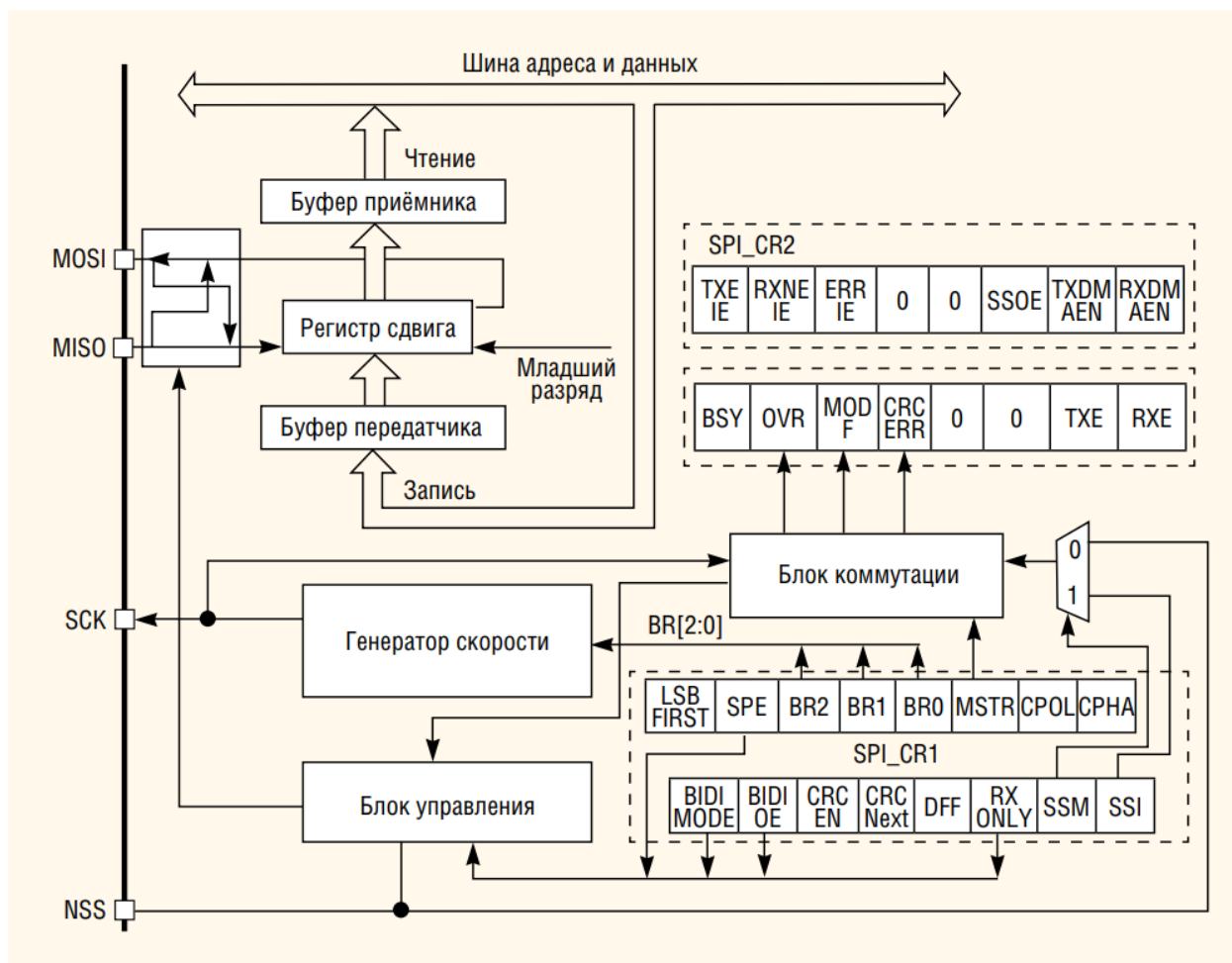


Рисунок 7 – Архитектура SPI МК семейства STM32

Регистр сдвига представляет собой основной регистр, через который передаются и принимаются данные. Если интерфейс SPI работает в режиме ведущего устройства, то вход этого сдвигового регистра соединён с выводом MISO, а выход – с выводом MOSI.

В режиме ведомого устройства происходит обратное переключение, которое регулирует блок управления. Для передачи данных их необходимо записать в регистр передатчика. Принятые данные читаются из регистра приёмника.

Для программы существует один регистр с именем SPI_DR. При чтении этого регистра происходит обращение к регистру приёмника, а при записи – к регистру передатчика. Скорость обмена по SPI определяет блок генератора скорости, который задаёт частоту следования тактовых импульсов. Для этого предназначены разряды BR0, BR1 и BR2 регистра SPI_

CR1. Три разряда предполагают наличие восьми значений скорости. Таким образом, скорость обмена данными по интерфейсу SPI для микроконтроллера STM32 с тактовой частотой N МГц может меняться в диапазоне $[N / 2; N / 256]$ Мбит/с.

[illegible]

Регистры:

– SPI_TXCRCR – регистр, содержащий CRC передаваемых данных.

Некоторые из этих регистров используются для работы в режиме I2S.

Регистр SPI_CR1 является первым управляющим регистром интерфейса SPI. Он имеет следующие управляющие разряды:

0. CPHA задаёт фазу тактового сигнала;
1. CPOL устанавливает полярность тактового сигнала;
2. MSTR назначает режим работы интерфейса (0 – ведомый, 1 – ведущий);
- 5...3. 0BR [2:0] задают скорость обмена (000 – $f_{PCLK}/2$, 001 – $f_{PCLK}/4$, 010 – $f_{PCLK}/8$, 011 – $f_{PCLK}/16$, 100 – $f_{PCLK}/32$, 101 – $f_{PCLK}/64$, 110 – $f_{PCLK}/128$, 111 – $f_{PCLK}/256$);
6. SPE управляет интерфейсом (0 – отключает, 1 – включает);
7. LSBFIRST задаёт направление передачи (0 – младшим разрядом вперёд, 1 – старшим разрядом вперёд);
8. SSI определяет значение NSS при SSM=1;
9. SSM выбирает источник сигнала NSS (0 – с внешнего вывода, 1 – программно от разряда SSI);
10. RX ONLY совместно с битом BIDIMODE определяет направление передачи в однонаправленном режиме;
11. DFF определяет формат данных (0–8 бит, 1–16 бит);
12. CRCNEXT управляет передачей кода CRC (0 – данные, 1 – CRC);
13. CRCEN регулирует аппаратное вычисление CRC (0 – запрещено, 1 – разрешено). Для корректной операции этот бит должен записываться только при отключённом интерфейсе SPI, когда SPE = 0;
14. BIDIOE совместно с битом BIDIMODE управляет двунаправленным режимом работы интерфейса (0 – приём, 1 – передача);
15. BIDIMODE управляет двунаправленным режимом работы интерфейса (0 – двухпроводный однонаправленный режим, 1 – однопроводной двунаправленный режим).

SPI_CR2 является вторым управляющим регистром интерфейса SPI и имеет следующие разряды, которые управляют:

0. RXDMAEN – запросом DMA для приёмника (0 – запрещает, 1 – разрешает);

1. TXDMAEN – запросом DMA для передатчика (0 – запрещает, 1 – разрешает);

2. SSOE – сигналом NSS в режиме мастера (0 – запрещает, 1 – разрешает);

4...3. – зарезервированы;

5. ERRIE – прерыванием в случае ошибки (0–запрещает 1–разрешает);

6. RXNEIE – прерыванием приёма данных (0–запрещает 1–разрешает);

7. TXEIE – управляет прерыванием передачи данных (0–запрещает 1–разрешает);

15...8. – зарезервированы.

Регистр статуса SPI_SR включает в себя следующие разряды:

0. RXNE устанавливается, если в буфере приёмника есть принятые данные;

1. TXE – устанавливается, если буфер передатчика пуст и готов принять новые данные;

2, 3. – зарезервированы;

4. CRCERR устанавливается при ошибке CRC при приёме данных;

5. MODF устанавливается, когда в режиме мастера к сигналу NSS прикладывается низкий потенциал;

6. OVR – флаг переполнения, устанавливается при приёме новых данных, если предыдущие не были прочитаны;

7. BSY – флаг занятости, устанавливается, если интерфейс занят обменом данными или буфер данных передатчика не пустой.

Регистр данных SPI_DR состоит из 16 разрядов данных. В этот регистр данные записываются для передачи и читаются из него при приёме.

Для SPI заданы следующие настройки: формат отправки данных – 8 бит, делитель задан равным 8, поэтому скорость передачи данных 4 Мбит/с для частоты МК = 32 МГц. Интерфейс в МК работает в режиме Master.

Настройка SPI1 представлена в листинге 1.

Листинг 1 – Инициализация SPI1 в программе

```
hspi1.Instance = SPI1;
hspi1.Init.Mode = SPI_MODE_MASTER;
hspi1.Init.Direction = SPI_DIRECTION_2LINES;
hspi1.Init.DataSize = SPI_DATASIZE_8BIT;
hspi1.Init.CLKPolarity = SPI_POLARITY_LOW;
hspi1.Init.CLKPhase = SPI_PHASE_1EDGE;
hspi1.Init.NSS = SPI_NSS_SOFT;
hspi1.Init.BaudRatePrescaler = SPI_BAUDRATEPRESCALER_8;
hspi1.Init.FirstBit = SPI_FIRSTBIT_MSB;
hspi1.Init.TIMode = SPI_TIMODE_DISABLE;
hspi1.Init.CRCCalculation = SPI_CRCCALCULATION_DISABLE;
hspi1.Init.CRCPolynomial = 10;
if (HAL_SPI_Init(&hspi1) != HAL_OK)
{
    Error_Handler();
}
```

1.2.7 Отправка данных на ПЭВМ

Приём данных от ПЭВМ происходит через драйвер MAX232. MAX232 – интегральная схема, преобразующая сигналы последовательного порта RS-232 в цифровые сигналы.

RS-232 – стандарт физического уровня для синхронного и асинхронного интерфейса (USART и UART). Обеспечивает передачу данных и некоторых специальных сигналов между терминалом и устройством приема. Сигнал, поступающий от интерфейса RS-232, через преобразователь передается в микроконтроллер на вход RxD.

К внешнему устройству MAX232 подключен через разъем DB-9. На схеме условное обозначение – XP2.

УГО MAX232 показано на рисунке 9. Назначение пинов описано в таблице 4.

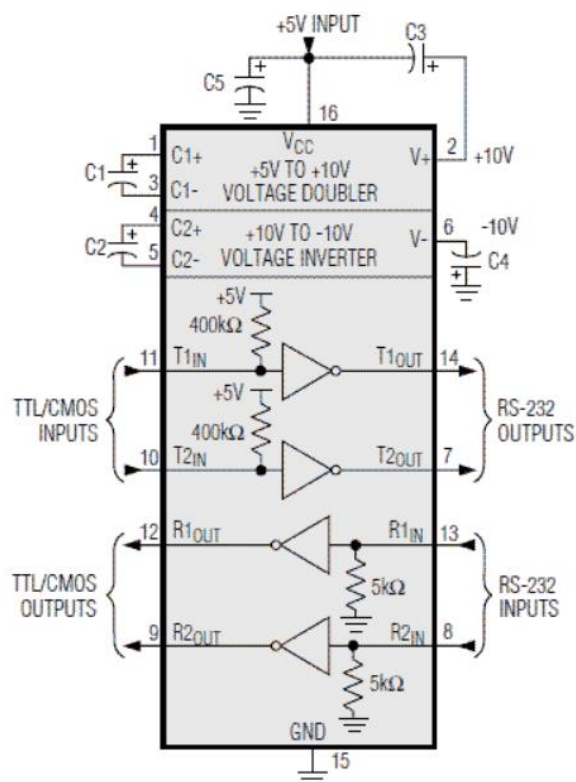


Рисунок 9 – УГО MAX232

Таблица 4 – Назначение пинов MAX232

Номер	Имя	Тип	Описание
1	C1+	—	Положительный вывод C1 для подключения конденсатора
2	VS+	O	Выход положительного заряда для накопительного конденсатора
3	C1-	—	Отрицательный вывод C1 для подключения конденсатора
4	C2+	—	Положительный вывод C2 для подключения конденсатора
5	C2-	—	Отрицательный вывод C2 для подключения конденсатора
6	VS-	O	Выход отрицательного заряда для накопительного конденсатора
7, 14	T2OUT, T1OUT	O	Вывод данных по линии RS232
8, 13	R2IN, R1IN	I	Ввод данных по линии RS232
9, 12	R2OUT, R1OUT	O	Вывод логических данных
10, 11	T2IN, T1IN	I	Ввод логических данных
15	GND	—	Земля
16	Vcc	—	Напряжение питания, подключение к внешнему источнику питания 5 В

Когда микросхема MAX232 получает на вход логический "0" от внешнего устройства, она преобразует его в напряжение от +5 до +15В, а когда получает логическую "1" - преобразует её в напряжение от -5 до -15В, и по тому же принципу выполняет обратные преобразования от RS-232 к внешнему устройству.

1.2.8 Использование интерфейса USART для работы с ПЭВМ

Интерфейс USART (Universal Synchronous Asynchronous Receiver Transmitter) в микроконтроллерах STM32 представляет собой универсальный последовательный интерфейс, который может работать в режиме синхронной или асинхронной передачи данных. Он обеспечивает возможность обмена данными между микроконтроллером и другими устройствами, такими как датчики, модули связи и периферийные устройства.

USART в STM32 поддерживает передачу данных через одну линию для приема (RX) и одну для передачи (TX). Он также может работать в полудуплексном режиме, когда одна линия используется для передачи и приема данных.

USART может настраиваться на разные скорости передачи данных (баудрейты), количество бит данных, контроль четности, стоповые биты и другие параметры через специальные регистры микроконтроллера. Это обеспечивает гибкость в настройке передачи данных в соответствии с требованиями конкретного приложения.

В разрабатываемой системе USART используется в асинхронном режиме для вывода текста на виртуальный, который выступает в роли ПЭВМ. Рассмотрим настройку USART для устройства.

В устройстве USART используется в асинхронном режиме, контроль сигнала CTS/RTS отключен, baud rate – 115200 бит/с, длина каждой посылки – 8 бит, включая бит четности, контроль четности отключен, используется один стоп-бит, оверсемплинг в режиме 16-семплирования. Кроме того, включены прерывания для USART.

Оверсемплинг в USART относится к технике, используемой для приема данных в асинхронном режиме. Эта техника помогает улучшить точность синхронизации битов данных, особенно при работе с высокими скоростями передачи данных.

Оверсемплинг подразумевает выбор частоты сэмплирования (число раз, которое система измеряет состояние входного сигнала за определенный промежуток времени) значительно выше, чем минимально необходимая частота для корректного считывания данных.

В USART для асинхронной передачи, оверсемплинг обычно используется для более точного определения момента прихода каждого бита данных. К примеру, в режиме 16-сэмплирования (16x oversampling), каждый бит данных будет сэмплироваться 16 раз за период передачи, что улучшает точность считывания данных и помогает бороться с потерей или искажением сигнала в условиях шумов или неполадок в канале связи.

Эта техника позволяет повысить устойчивость и надежность приема данных по USART, особенно при работе на высоких скоростях передачи данных или в условиях, где возможны помехи или искажения сигнала.

Всего существует 7 регистров, связанных с настройкой и работой USART: USART_SR (Status register), USART_DR (Data register), USART_BRR (Baud rate register), USART_CR1 (Control register 1), USART_CR2 (Control register 2), USART_CR3 (Control register 3), USART_GTPR (Guard time and prescaler register). Ниже будут описаны все регистры кроме неиспользованных регистров для настройки [7]. Формат регистров представлен на рисунке 10.

Table 182. USART register map and reset values

Offset	Register	31	30	29	28	27	26	25	24	23	22	21	20	19	18	17	16	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
0x00	USART_SR	Reserved																						CTS	LBD	TXE	TC	RXNE	IDLE	ORE	NE	FE	PE
	Reset value																							0	0	1	1	0	0	0	0	0	0
0x04	USART_DR	Reserved																						DR[8:0]									
	Reset value																							0	0	0	0	0	0	0	0	0	
0x08	USART_BRR	Reserved												DIV_Mantissa[15:4]								DIV_Fraction[3:0]											
	Reset value													0	0	0	0	0	0	0	0	0	0	0	0	0	0						
0x0C	USART_CR1	Reserved																		UE	M	WAKE	PCE	PS	PEIE	TXEIE	TCIE	RXNEIE	IDLEIE	TE	RE	RWU	SBK
	Reset value																			0	0	0	0	0	0	0	0	0	0	0	0	0	0
0x10	USART_CR2	Reserved														LINEN	STOP[1:0]	CLKEN	CPOL	CPHA	LBCL	Reserved	LBDIE	LBCL	Reserved	ADD[3:0]							
	Reset value															0	0	0	0	0	0	0	Reserved	0	0	Reserved	0	0	0	0			
0x14	USART_CR3	Reserved																				CTSIE	CTSE	RTSE	DMAT	DMAR	SCEN	NACK	HDSEL	IRLP	IREN	EIE	
	Reset value																					0	0	0	0	0	0	0	0	0	0	0	0
0x18	USART_GTPR	Reserved												GT[7:0]						PSC[7:0]													
	Reset value													0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0				

Рисунок 10 – Формат регистров USART

Начнем с настройки USART. Для этого используются control-регистры и регистр управления скоростью передачи.

Регистр USART_CR1:

– UE: USART enable - включить USART (включается установкой бита в состояние 1).

– M: Word length - длина слова, задаёт количество бит данных в одном фрейме. Бит не должен модифицироваться в процессе обмена данными (это касается как передачи, так и приёма). 0 - 1 старт-бит, 8 бит данных, n стоп-битов; 1 - 1 старт-бит, 9 бит данных, n стоп-битов. Примечание. Бит чётности считается битом данных.

– WAKE: Wakeup method - метод пробуждения USART. 0 - "линия свободна" (Idle line); 1- адресная метка.

– PCE: Parity control enable - включить аппаратный контроль чётности (генерация бита чётности при передаче данных и проверка в принимаемых данных).

– PS: Parity selection - выбор метода контроля чётности. Выбор происходит после завершения передачи/приёма текущего байта. 0 - контроль на чётность; 1 - контроль на нечётность.

– PEIE: PE interrupt enable - разрешение прерывания от PE. 0 – прерывание запрещено; 1 – генерируется прерывание от USART, когда USART_SR.PE==1.

– TXEIE: TXE interrupt enable - разрешение прерывания от TXE. 0 – прерывание запрещено; 1 – генерируется прерывание от USART, когда USART_SR.TXE==1.

– TCIE: Transmission complete interrupt enable - разрешение прерывания после завершения передачи. 0 – прерывание запрещено; 1 – генерируется прерывание от USART, когда USART_SR.TC==1.

– RXNEIE: RXNE interrupt enable - разрешение прерывания от RXNE. 0: прерывание запрещено; 1: генерируется прерывание от USART, когда USART_SR.ORE==1 или USART_SR.RXNE==1.

– IDLEIE: IDLE interrupt enable - разрешение прерывания при обнаружении, что "линия свободна" (Idle line). 0: прерывание запрещено; 1: генерируется прерывание от USART, когда USART_SR.IDLE==1.

– TE: Transmitter enable - включить передатчик USART (включается установкой бита в 1).

– RE: Receiver enable - включить приёмник USART (включается установкой бита в 1). После установки бита, приёмник начинает поиск старт-бита во входном сигнале.

– RWU: Receiver wakeup - переводит USART в тихий режим. Этот бит устанавливается и сбрасывается программно, а также может сбрасываться аппаратно при обнаружении пробуждающей последовательности.

– SBK: Send break - отправить Break послылку. Бит может быть установлен и сброшен программно. Его необходимо программно установить в 1 для формирования Break послылки, он будет сброшен аппаратно во время

формирования stop-бита в Break фрейме. 0: Break-символ не передаётся; 1: Break-символ будет передан.

Теперь опишем регистр BRR, с помощью которого контролируется скорость передачи данных через USART.

– DIV_Mantissa[11:0]: mantissa of USARTDIV - целая часть коэффициента деления делителя частоты.

– DIV_Fraction[3:0]: fraction of USARTDIV - дробная часть коэффициента деления. В режиме с OVER8==1 в битовом поле DIV_Fraction[3:0] старший бит [3] не используется и должен быть сброшен.

С помощью регистра USART_BRR задаётся скорость передачи - одновременно как для приёмника USART, так и для передатчика. На рисунке 11 представлена схема, показывающая, как именно высчитывается скорость передачи.

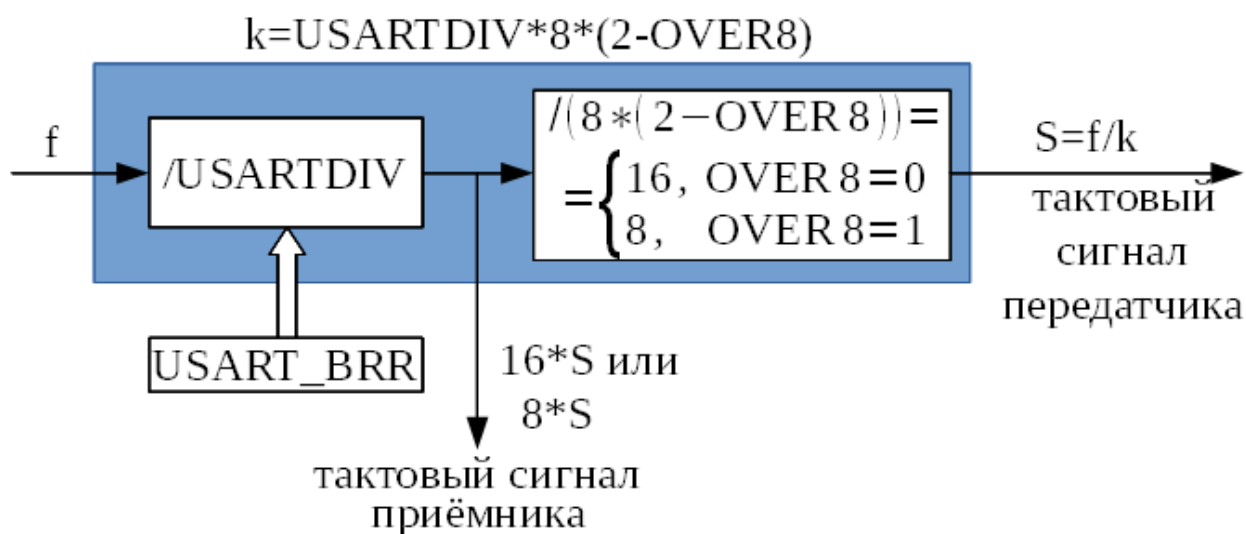


Рисунок 11 – Вычисление скорости приема и передачи

В данной системе было принято решение использовать baud rate = 115200, поэтому был выставлен USART_BRR = 69. Проверим: $8000000 / 69 = 115942 \sim 115200$.

Далее рассмотрим USART_DR – регистр, через который передаются непосредственно данные.

DR[8:0]: Data value - регистр данных. Содержит полученный или передаваемый символ, в зависимости от того, производится чтение из него

или запись в регистр. Регистр выполняет двойную функцию за счёт того, что он является составным, он объединяет в себе два регистра: один для передачи (TDR) и один для приёма (RDR). TDR обеспечивает загрузку данных в выходной сдвигающий регистр, сдвигающий регистр преобразует загруженное в него слово в последовательную форму. Получаемые в последовательной форме данные накапливаются в приёмном сдвигающем регистре, когда фрейм получен полностью, данные из сдвигающего регистра передаются в регистр RDR, который реализует параллельный интерфейс между внутренней шиной микроконтроллера и входным сдвигающим регистром.

Когда осуществляется передача данных с включённым контролем чётности (`USART_CR1.PCE==1`), старший бит, записываемый в регистр `USART_DR` (бит [7] или [8], в зависимости от выбранной длины слова, см. `USART_CR1.M`), не учитывается. Он замещается вычисленным битом чётности.

При получении данных с включённым контролем чётности, при чтении из `USART_DR` будем получать значение, содержащее полученный бит чётности.

Последний рассматриваемый регистр в USART – `USART_SR` (status register).

- CTS: CTS flag - флаг изменения состояния nCTS. Устанавливается аппаратно, когда происходит переключение сигнала на входе nCTS. Если установлен бит `CTSIE` (`USART_CR3.CTSIE==1`), то при установке флага генерируется прерывание. Флаг сбрасывается программно записью 0.

- LBD: LIN break detection flag - флаг приёма посылки Break. Устанавливается аппаратно при обнаружении посылки Break на входе; если установлен бит `LBDIE` (`USART_CR3.LBDIE==1`), то генерируется прерывание. Флаг сбрасывается программно записью 0.

- TXE: Transmit data register empty - флаг устанавливается аппаратно, когда содержимое регистра передаваемых данных TDR пересылается в

сдвигающий регистр (доступ к TDR осуществляется путём записи в регистр USART_DR). Если установлен бит TXEIE (USART_CR1.TXEIE==1), генерируется прерывание. Флаг сбрасывается путём записи в регистр USART_DR.

– TC: Transmission complete - флаг завершения передачи, устанавливается аппаратно, если передача фрейма завершена, и флаг TXE установлен (т.е. регистр передаваемых данных пуст, больше нет данных для передачи). Если USART_CR1.TCIE==1, то при установке флага генерируется прерывание. Флаг сбрасывается программно последовательностью действий: чтение регистра USART_SR, затем запись в USART_DR. Также бит может быть сброшен записью в него 0. Примечание. После сброса этот бит установлен.

– RXNE: Read data register not empty - регистр данных для чтения не пуст. Флаг устанавливается аппаратно, когда содержимое принимающего сдвигающего регистра передаётся в регистр принимаемых данных RDR. Если USART_CR1.RXNEIE==1, при этом генерируется прерывание. Флаг сбрасывается чтением из регистра USART_DR. Также бит может быть сброшен записью в него 0.

– IDLE: IDLE line detected - линия свободна. Флаг устанавливается аппаратно, если обнаружено что линия свободна. Это происходит, если получен целый фрейм единиц. При этом генерируется прерывание, если USART_CR1.IDLEIE==1. Флаг сбрасывается программно последовательностью действий: чтение регистра USART_SR с последующим чтением из регистра USART_DR.

– ORE: Overrun error - ошибка переполнения. Флаг устанавливается аппаратно, когда слово, полученное в сдвигающей регистр готово к перемещению в регистр принимаемых данных RDR, но RXNE==1 (регистр RDR не пуст, содержит ещё не прочитанные из него принятые USART данные). Если USART_CR1.RXNEIE==1, то при установке флага генерируется исключение. Флаг сбрасывается программно

последовательностью действий: чтение из регистра USART_SR с последующим чтением из USART_DR.

– NF: Noise detected flag - флаг устанавливается аппаратно при обнаружении шума в полученном фрейме. Сбрасывается программно последовательностью действий: чтение из регистра USART_SR, затем чтение из регистра USART_DR.

– FE: Framing error - ошибка фрейма. Флаг устанавливается аппаратно в случае нарушения синхронизации, чрезмерного шума в линии, при обнаружении символа Break. Флаг сбрасывается программно последовательностью действий: чтение из регистра USART_SR, затем чтение из регистра USART_DR. Примечание. В отношении генерации прерывания этот флаг полностью аналогичен флагу NF.

– PE: Parity error - ошибка чётности. Флаг устанавливается аппаратно, когда в принятом фрейме обнаружена ошибка чётности (если контроль чётности включён). Если USART_CR1.PEIE==1, то генерируется прерывание. Флаг сбрасывается программно последовательностью действий: чтение из регистра USART_SR, затем чтение либо запись регистра USART_DR. Перед сбросом флага, программа должна дождаться установки флага RXNE (регистр данных для чтения не пуст).

Настройка USART1 представлена в листинге 2.

Листинг 2 – Инициализация USART1 в программе

```
huart1.Instance = USART1;
huart1.Init.BaudRate = 115200;
huart1.Init.WordLength = UART_WORDLENGTH_8B;
huart1.Init.StopBits = UART_STOPBITS_1;
huart1.Init.Parity = UART_PARITY_NONE;
huart1.Init.Mode = UART_MODE_TX_RX;
huart1.Init.HwFlowCtl = UART_HWCONTROL_NONE;
huart1.Init.OverSampling = UART_OVERSAMPLING_16;
if (HAL_UART_Init(&huart1) != HAL_OK)
{
    Error_Handler();
}
```

1.2.9 Использование таймера для генерации ШИМ сигнала

Микроконтроллеры STM32F103xx имеют в своём составе множество таймеров с большим количеством поддерживаемых функций. С помощью любого таймера можно формировать интервалы времени с требуемой длительностью с генерацией прерывания или DMA запроса по окончании интервала.

Кроме того, можно формировать одиночные импульсы заданной длительности или периодические импульсы с заданной длительностью и частотой повторения; подсчитывать количество импульсов внешнего сигнала (счётчик может работать в режиме сложения или вычитания); поддерживается режим широтно-импульсной модуляции.

В данной системе используется только один из каналов одного таймера общего назначения. Он используется для генерации ШИМ сигнала для динамика в случае, если был поставлен новый рекорд по скорости чтения таблицы какого-либо размера. При этом рекорды считаются для таблиц разного размера отдельно. Используется второй канал второго таймера. Конфигурация таймера представлена на рисунке 12.

Slave Mode

Trigger Source

Clock Source

Channel1

Channel2

Configuration

Reset Configuration

☒ NVIC Settings
 ☒ DMA Settings
 ☒ GPIO Settings
 ☒ Parameter Settings
 ☒ User Constants

Configure the below parameters :

Search (Ctrl+F)

☒ Counter Settings

Prescaler (PSC - 16 bits value)	127
Counter Mode	Up
Counter Period (AutoReload Register - 127	
Internal Clock Division (CKD)	No Division
auto-reload preload	Disable

☒ Trigger Output (TRGO) Parameters

Master/Slave Mode (MSM bit)	Disable (Trigger input effect not delayed)
Trigger Event Selection	Reset (UG bit from TIMx_EGR)

☒ PWM Generation Channel 2

Mode	PWM mode 1
Pulse (16 bits value)	63
Output compare preload	Enable
Fast Mode	Disable

Рисунок 12 – Конфигурация таймера TIM2 для работы в режиме ШИП

Таймер непосредственно работает через регистры TIM2_CNT, TIM2_PSC и TIM2_ARR. Они полностью содержат в себе значения текущего счетчика таймера, значение делителя и значение автоматической перезагрузки соответственно, и более подробно их рассматривать смысла нет. делителя и автоматическая перезагрузка были выставлены как 127. Также таймер имеет множество регистров для настройки режима работы. Рассмотрим только те, которые необходимо было настроить вручную.

Регистр TIM2_CR1 представлен на рисунке 13.

Register	31	30	29	28	27	26	25	24	23	22	21	20	19	18	17	16	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
TIMx_CR1	Reserved																						CKD [1:0]	ARPE	CMS [1:0]	DIR	OPM	URS	UDIS	CEN		
Reset value																							0	0	0	0	0	0	0	0	0	

Рисунок 13 – Регистр TIM2_CR1

- CKD: Clock division;
- ARPE: Auto-reload preload enable. Бит для включения режима предзагрузки регистра TIMx_ARR: 0: TIMx_ARR не буферизируется; 1: используется буферизация регистра TIMx_ARR. Когда буферизация включена, новое значение, записанное в регистр, начинает использоваться после очередного события обновления.
- CMS: Center-aligned mode selection;
- DIR: Direction;
- OPM: One-pulse mode;
- URS: Update request source;
- UDIS: Update disable;
- CEN: Counter enable.

Далее рассмотрим TIM2_CCMR1(Compare and capture mode register), который представлен на рисунке 14. Каналы могут быть использованы в режимы захвата(input) и в режиме сравнения(output). При этом одни биты могут иметь разный смысл в зависимости от режима. Для режима ШИМ необходим режим сравнения, поэтому нужно смотреть на верхний ряд битов.

Register	31	30	29	28	27	26	25	24	23	22	21	20	19	18	17	16	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
TIMx_CR2	Reserved																		OIS4	OIS3N	OIS3	OIS2N	OIS2	OIS1N	OIS1	TI1S	MMS[2:0]		CCDS	CCUS	Reserved	CCPC
Reset value																			0	0	0	0	0	0	0	0			0	0		0

Рисунок 14 – Регистр TIM2_CR2

- OC2CE: Output compare 2 clear enable;
- OC2M[2:0]: Output compare 2 mode;
- OC2PE: Output compare 2 preload enable;
- OC2FE: Output compare 2 fast enable;

- CC2S[1:0]: Capture/Compare 2 selection;
- OC1CE: Output compare 1 clear enable;
- OC1M: Output compare 1 mode. Эти биты определяют поведение выходного сигнала. Для режима ШИМ существует два вариант – 110 (PWM Mode 1) и 111 (PWM Mode 2). Был выбран PWM Mode 1, который выдает на пин единицу при возрастающем счетчике и 0 при убывающем (PWM Mode 2 действует наоборот).

- OC1PE: Output compare 1 preload enable. 0 – предзагрузка отключена; 1 – предзагрузка включена. Для режима ШИМ предзагрузка должна быть включена.

- OC1FE: Output compare 1 fast enable;

- CC1S: Capture/Compare 1 selection.

Последний используемый регистр - TIM2_CCR1 (Compare and Capture register). Он содержит в себе 16 бит данных.

Для режима ШИМ была выбрана частота 500Гц, так как это стандартная частота звукового генератора в Proteus 8. Частота работы микроконтроллера – 8МГц. $f = \text{AutoReload} * \text{Prescaler} * \text{Freq}_{\text{PWM}}$, тогда для того, чтобы получить Freq_{PWM} примерно равную 500Гц, можно выставить AutoReload и Prescaler как 127. $8000000 / 127 / 127 \approx 500\text{Гц}$. При этом используется коэффициент заполнения 50% - Для этого возьмем для Pulse примерно половину Prescaler – 63. Именно это значение будет храниться в TIM2_CCR1.

Настройка TIM2 представлена в листинге 3.

Листинг 3 – Инициализация TIM2 в программе

```
TIM_ClockConfigTypeDef sClockSourceConfig = {0};
TIM_MasterConfigTypeDef sMasterConfig = {0};
TIM_OC_InitTypeDef sConfigOC = {0};
htim2.Instance = TIM2;
htim2.Init.Prescaler = 127;
htim2.Init.CounterMode = TIM_COUNTERMODE_UP;
htim2.Init.Period = 127;
htim2.Init.ClockDivision = TIM_CLOCKDIVISION_DIV1;
htim2.Init.AutoReloadPreload = TIM_AUTORELOAD_PRELOAD_DISABLE;
if (HAL_TIM_Base_Init(&htim2) != HAL_OK)
{
```

```

Error_Handler();
}
sClockSourceConfig.ClockSource = TIM_CLOCKSOURCE_INTERNAL;
if (HAL_TIM_ConfigClockSource(&htim2, &sClockSourceConfig) != HAL_OK)
{
Error_Handler();
}
if (HAL_TIM_PWM_Init(&htim2) != HAL_OK)
{
Error_Handler();
}
sMasterConfig.MasterOutputTrigger = TIM_TRGO_RESET;
sMasterConfig.MasterSlaveMode = TIM_MASTERSLAVEMODE_DISABLE;
if (HAL_TIMEx_MasterConfigSynchronization(&htim2, &sMasterConfig) != HAL_OK)
{
Error_Handler();
}
sConfigOC.OCMode = TIM_OCMODE_PWM1;
sConfigOC.Pulse = 63;
sConfigOC.OCpolarity = TIM_OCPOLARITY_HIGH;
sConfigOC.OCFastMode = TIM_OCFAST_DISABLE;
if (HAL_TIM_PWM_ConfigChannel(&htim2, &sConfigOC, TIM_CHANNEL_2) != HAL_OK)
{
Error_Handler();
}
HAL_TIM_MspPostInit(&htim2);

```

1.2.10 Построение функциональной схемы

На основе пунктов 1.2.1 – 1.2.9 была построена функциональная схема устройства измерения скорости чтения. Она представлена на рисунке 14.

портов PA13 и PA14, которые выполняют роль SWDIO и SWCLK соответственно.

Он имеет следующие разъемы для подключения к МК:

- SWCLK – тактовый сигнал;
- SWDIO – для передачи данных;
- RST – сигналом на RST программатор вводит контроллер в режим программирования.

В МК передается бинарный файл с расширением “.elf” с скомпилированной программой. Происходит это следующим образом: подается команда RESET через пин NRST. Это используется для сброса микроконтроллера в состояние, готовое к прошивке. Затем через SWCLK идет тактовый сигнал, по которому идет запись программы в микроконтроллер через SWDIO. Этот процесс осуществляется с использованием специальных последовательностей битов (протокол SWD) для передачи команд и данных между ST-LINK V2 и микроконтроллером, обеспечивая правильную последовательность и синхронизацию для успешной прошивки или отладки микроконтроллера STM32.

1.3.2 Расчет потребляемой мощности

Потребляемая мощность – это мощность, потребляемая интегральной схемой, которая работает в заданном режиме соответствующего источника питания.

Чтобы рассчитать суммарную мощность, рассчитаем мощность каждого элемента. На все микросхемы подается напряжение +3.3В. Мощность, потребляемая одним устройством, в статическом режиме, рассчитывается формулой: $P = U * I$, где U – напряжение питания (В), I – ток потребления микросхемы (мА).

Также в схеме присутствуют резисторы CF-100. Мощность для резисторов рассчитывается по формуле: $P = U^2 / R$, где R – сопротивление резистора, U – напряжение, проходящее через резистор.

Расчет потребляемого напряжения для каждой микросхемы представлен в таблице 5.

Таблица 5 – Расчет потребляемого напряжения

Микросхема	Ток потребления, мА	Потребляемая мощность, мВт	Кол-во	Суммарная потребляемая мощность, мВт
STM32F103C8T6	100	330	1	330
MAX232	10	33	1	33
ST7735	40	132	1	132
CF-100	-	1	6	6

$$P_{\text{суммарная}} = P_{\text{STM32F103C8T6}} + P_{\text{MAX232}} + P_{\text{ST7735}} + P_{\text{CF-100}} = 330 + 33 + 132 + 6 = 506 \text{ мВт}$$

Суммарная потребляемая мощность системы равна $506 \text{ мВт} = 0,5 \text{ Вт}$.

1.3.3 Построение принципиальной схемы

На основе построенной функциональной схемы и выбранных микросхем построена принципиальная схема устройства измерения скорости чтения, представленная на рисунке 15.

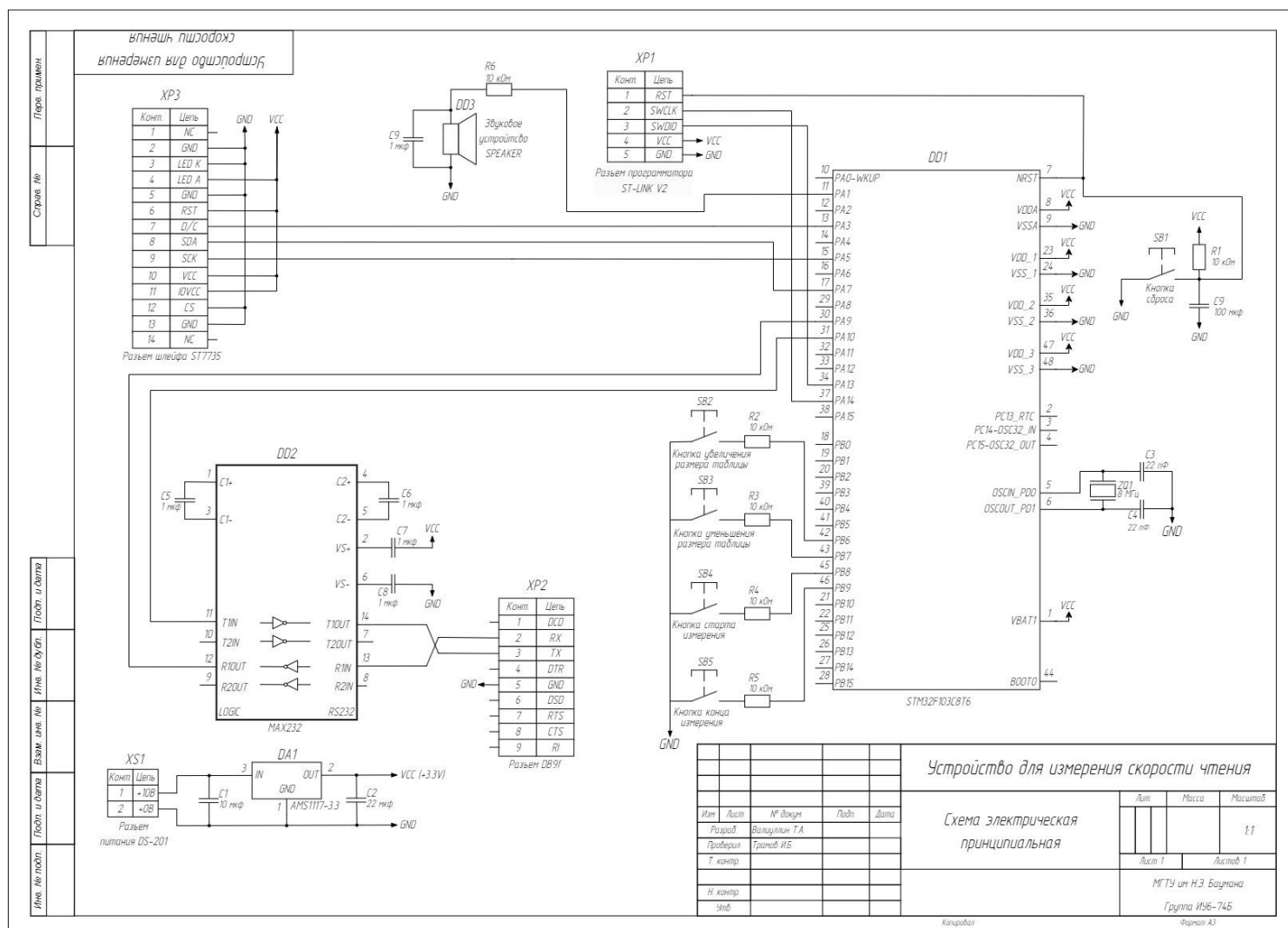


Рисунок 15 – Принципиальная схема устройства

1.4 Алгоритмы работы устройства

1.4.1 Общее описание взаимодействия с устройством

Взаимодействие с устройством происходит при помощи 4 кнопок – «Увеличение размера таблицы», «Уменьшение размера таблицы», «Начало измерения», «Конец измерения». Также присутствует кнопка сброса состояния МК для случая зависания работы программы.

Основной источник вывода информации – дисплей. Вне измерения скорости чтения таблицей Шульте на дисплее имеется надпись о выборе размера от 3 до 7. При нажатии кнопок увеличения и уменьшения размер соответственно меняется, о чем пишется на дисплее.

При нажатии кнопки старт на дисплей выводится сгенерированная таблица Шульте и начинается отсчет времени. При нажатии кнопки стоп измерение заканчивается, результаты измерения посылаются на ПЭВМ (и индивидуальный и средний), а также при установлении рекорда на динамик

отправляется секундный сигнал ШИМ. Алгоритм работы устройства представлен на рисунке 16.

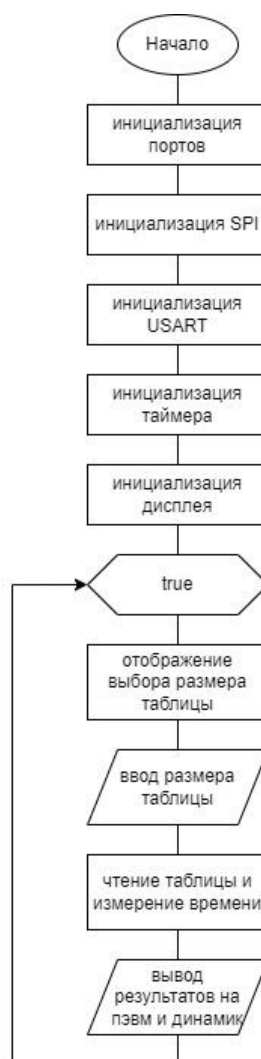


Рисунок 16 – Схема алгоритма работы устройства

1.4.2 Описание алгоритма прерывания кнопок

Кнопки работают на специально включенных для них прерываниях. При вызове функции прерываний проверяется какой из пинов подал сигнал, чтобы понять какая из кнопок была нажата и вызвать соответствующий алгоритм. При определении нажатой кнопки проверяются следующие ошибки: изменение размера таблицы вне границ [3;7] или нажатии кнопки изменения размера во время чтения таблицы. Описание алгоритма функции прерываний представлено на рисунке 17.

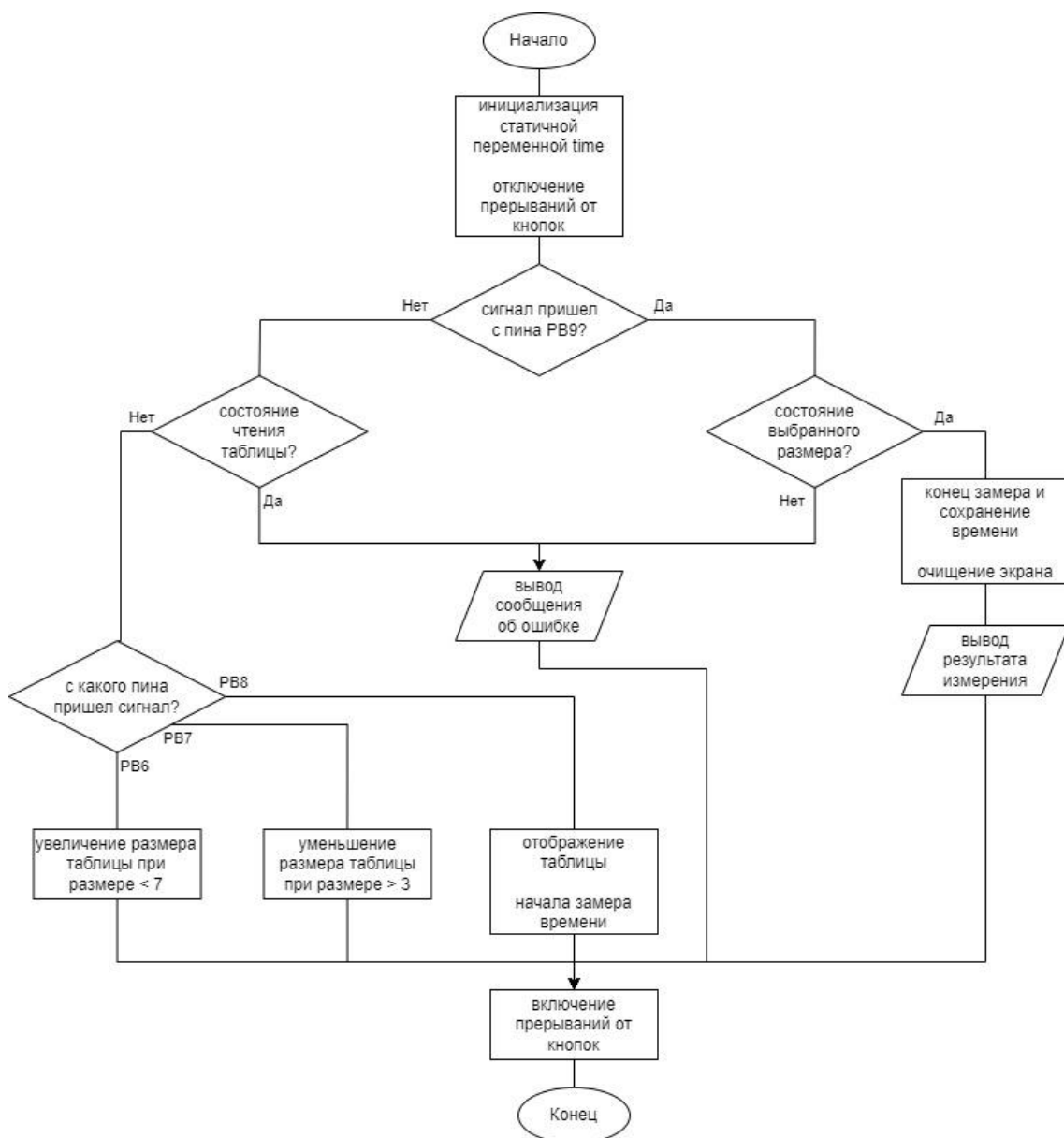


Рисунок 17 – Схема алгоритма прерываний кнопок

1.4.3 Описание и расчет алгоритма генерации таблицы

При нажатии кнопки начала измерения генерируется таблица Шульте выбранного размера. Входным параметром алгоритма является размер таблицы. Алгоритм работает следующим образом: сначала генерируется таблица нужного размера, содержащая значения от 1 до размер * размер включительно в последовательном порядке. Для того, чтобы перемешать таблицу, берутся 2 значения таблицы наугад и меняются местами. Такие случайные перестановки выполняются размер * размер * 10 раз, что в среднем приводит к 20 перестановкам для каждого элемента. Схема алгоритма представлена на рисунке 87.



Рисунок 18 – Схема алгоритма генерации таблицы

Реализованный алгоритм требует $1 + \text{размер} * \text{размер} + 7 * 10 * \text{размер} * \text{размер}$ действий = $1 + 71 * \text{размер} * \text{размер}$ действий. Так как размер от 3 до 7 то получается алгоритм выполняет от 640 до 3480 действий. Для любого размера измерение времени показало, что генерация таблицы занимает менее 100 мс. При этом время измерения не учитывает это время. Поэтому полученное время генерации таблицы допустимо.

1.4.4 Описание и расчет алгоритма отображения таблицы

При нажатии кнопки начала измерения после генерации таблицы выполняется алгоритм вывода таблицы на дисплей. Так как ЖК-дисплей ST7735 является TFT-дисплеем, то данные на нем отображаются попиксельно. Вывод цифр и символов в общем происходит так же. Для

вывода таблицы выводятся строки чисел. В каждой строке столько двузначных чисел сколько выбран размер таблицы. При этом пробелов, стоящих между числами, в строке = размер – 1. Таким образом при максимальном размере 7 строка достигает длины $7 * 2 + 6 = 20$ символов. В алгоритме берется пустая строка из 20 символов и в нее вставляются числа и пробелы на нужные места. Так делается с каждой строкой таблицы. После этого происходит вывод линий таблицы. В таблице линий: размер – 1 вертикальных и столько же горизонтальных. Горизонтальные линии выводятся между строками чисел, а вертикальные – на месте пробелов между числами. Схема алгоритма представлена на рисунке 19.

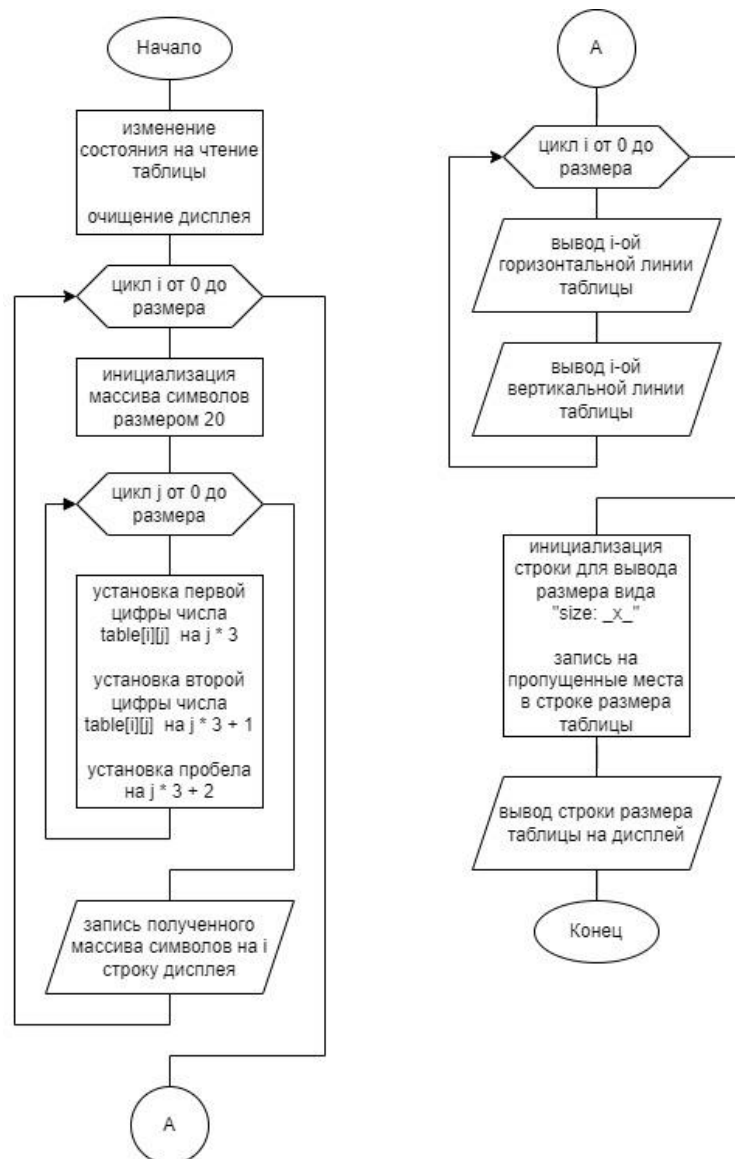


Рисунок 19 – Схема алгоритма отображения таблицы

Расчет операций во время выполнения алгоритма: $(\text{размер} - 1) * 13 + 5 + 10 * \text{размер} + 7 = 23 * \text{размер} - 1$. При разных размерах это значение достигает от 68 до 160 операций, что выполняется очень быстро. Однако сама посылка данных дисплею занимает достаточно длительное время.

2 Технологическая часть

Для реализации работы устройства для измерения скорости чтения была написана программа на языке Си [9] и создан макет устройства в программе Proteus 8.

2.1 Отладка и тестирование программы

Отладка программы происходила в среде разработки Proteus 8. Среда предназначена для выполнения моделирования аналоговых и цифровых устройств. Созданный в ней макет позволяет взаимодействовать с виртуальным терминалом для имитации работы с ПЭВМ, работать с устройством при помощи кнопок и вывода на дисплей.

2.2 Симуляция работы устройства

Созданный макет в среде разработки Proteus 8 представлен на рисунке 20 в незапущенном состоянии.

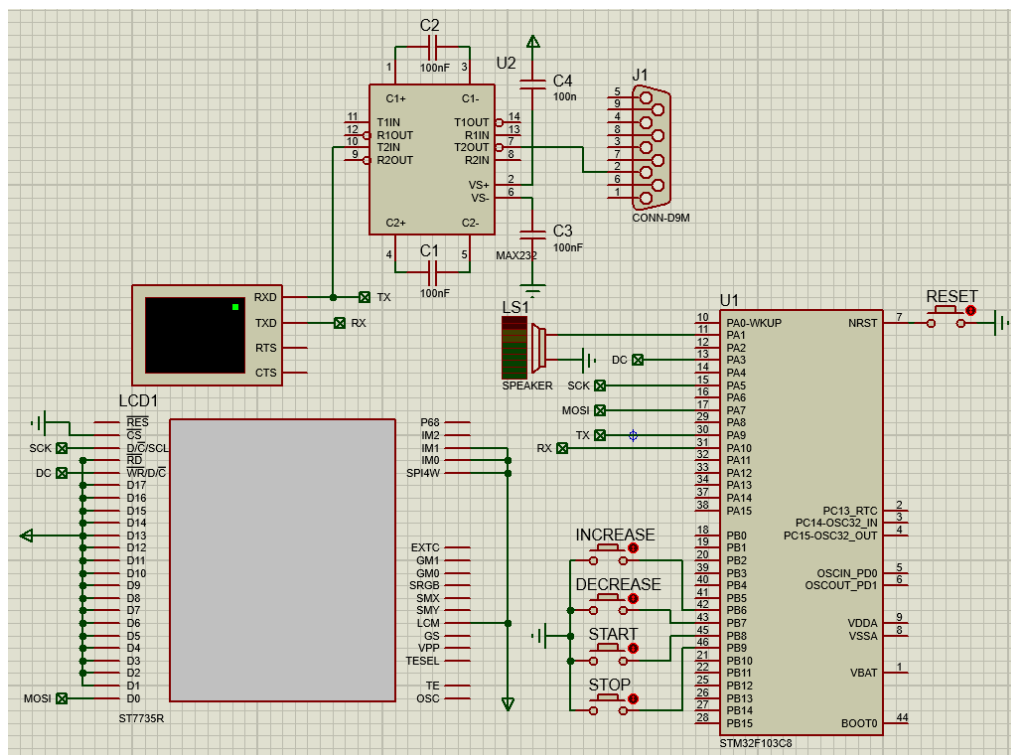


Рисунок 20 – Макет в незапущенном состоянии

Макет в Proteus отличается от принципиальной схемы отсутствием резисторов, так как в симуляции подается стабильные 3.3 вольта и нет необходимости в распределении поступающего от портов тока.

После запуска на дисплее отображается меню выбора размера. Состояние устройства на этот момент представлено на рисунке 21.

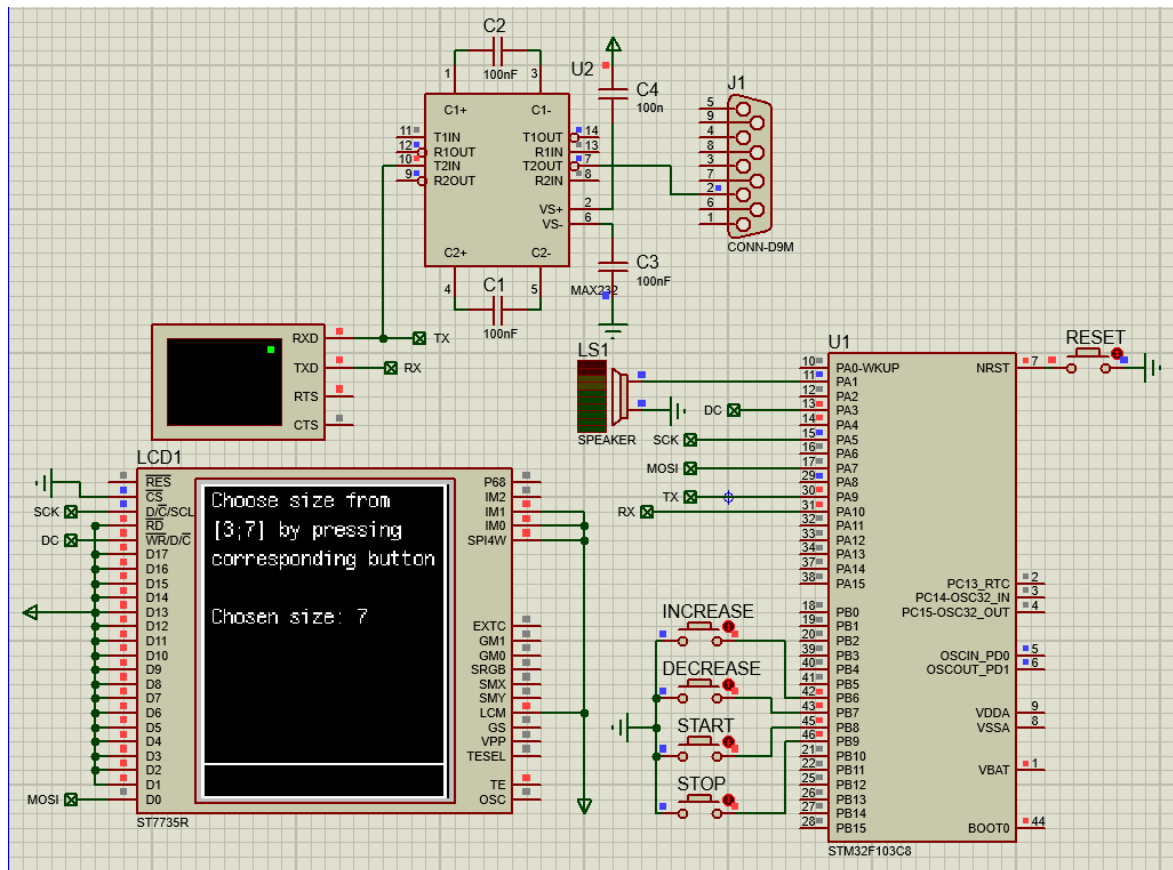


Рисунок 21 – Запущенная программа на этапе выбора размера

При нажатии кнопок изменения размера выбранный размер на экране так же изменится. При попытке выбора размера вне диапазона допустимых значений [3; 7] в ячейке ниже нижней полосы будет выведен текст об ошибке. Пример вывода сообщения об ошибке представлен на рисунке 22.

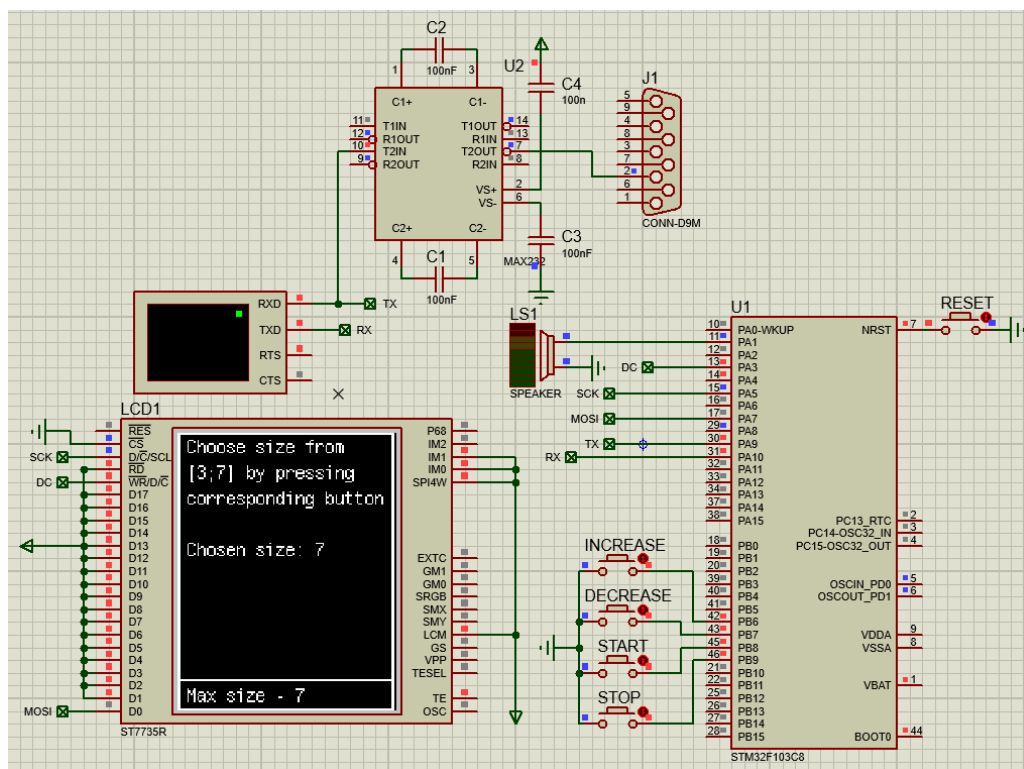


Рисунок 22 – Вывод сообщения о максимальном размере

После выбора размера и начале измерения нажатием соответствующей кнопки на дисплее отобразится таблица. Пример работы устройства во время измерения скорости чтения представлен на рисунке 23.

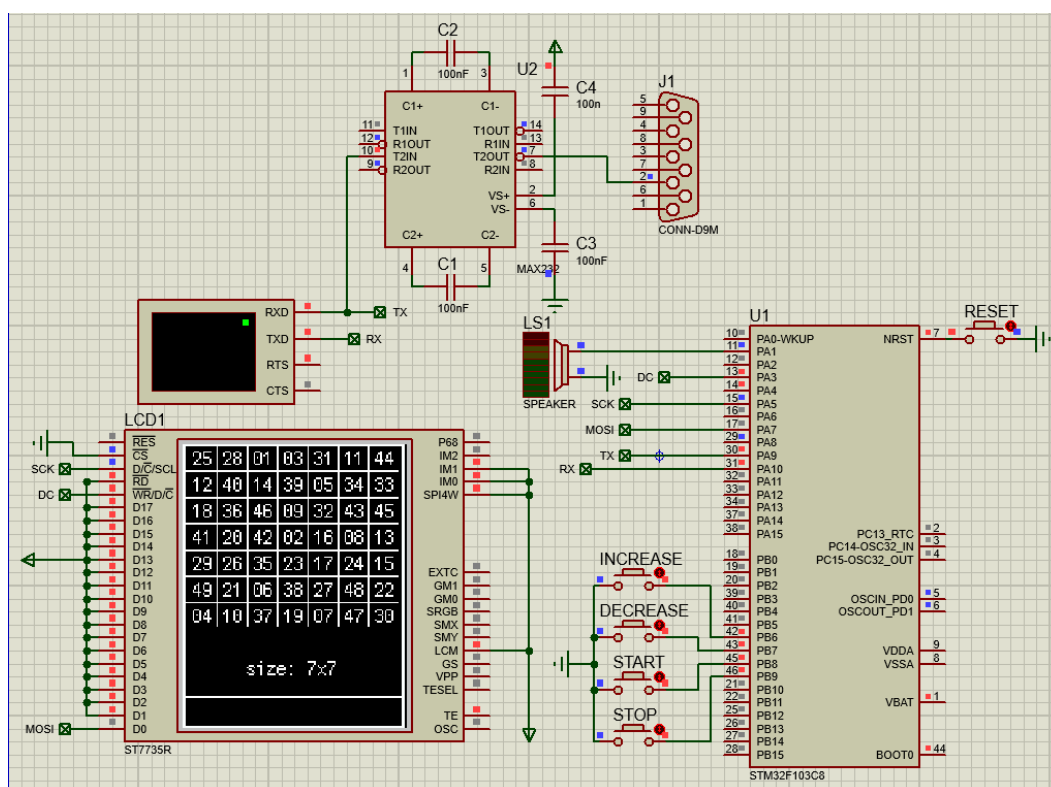


Рисунок 23 – Работа устройства во время чтения таблицы

Для моделирования отправки данных на ПЭВМ используется инструмент системы – Virtual Terminal. Он позволяет эмулировать простейший терминал, который даёт возможность передавать и получать данные по портам RxD и TxD через интерфейс USART. После завершения чтения таблицы нажатием кнопки результат будет выведен на виртуальный терминал. При это среди результата будет полученное время чтения таблицы, среднее время чтения таблицы данного размера и сообщение о новом рекорде чтения таблицы данного размера при его достижении. Пример такого состояния устройства представлен на рисунке 24.

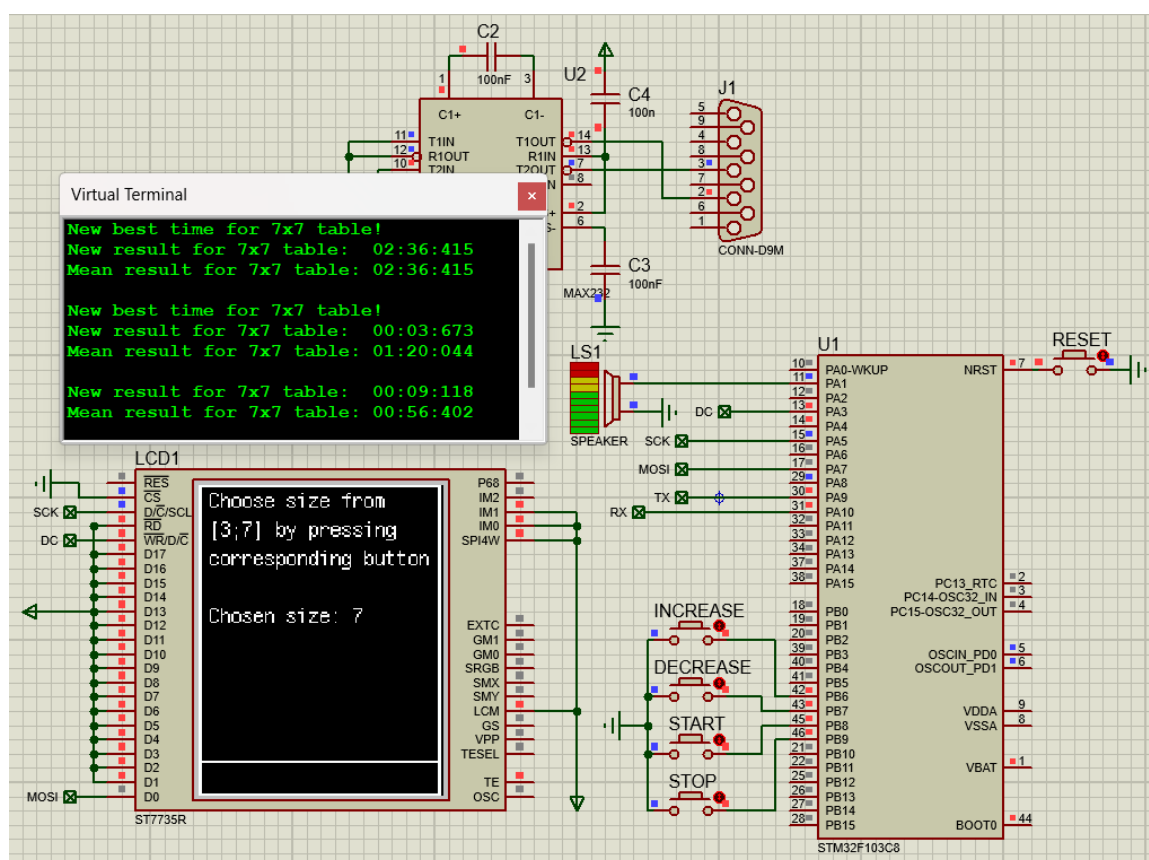


Рисунок 24 – Вывод сообщений на ПЭВМ при множестве измерений

2.2 Тестирование выходных сигналов МК

Для тестирования выходных сигналов МК были выбраны ШИМ сигнал, посылаемый на динамик при установке нового рекорда и сигнал передачи по USART на ПЭВМ. Тестирование происходило при помощи осциллографа. На рисунке 25 видно измерение ШИМ сигнала.

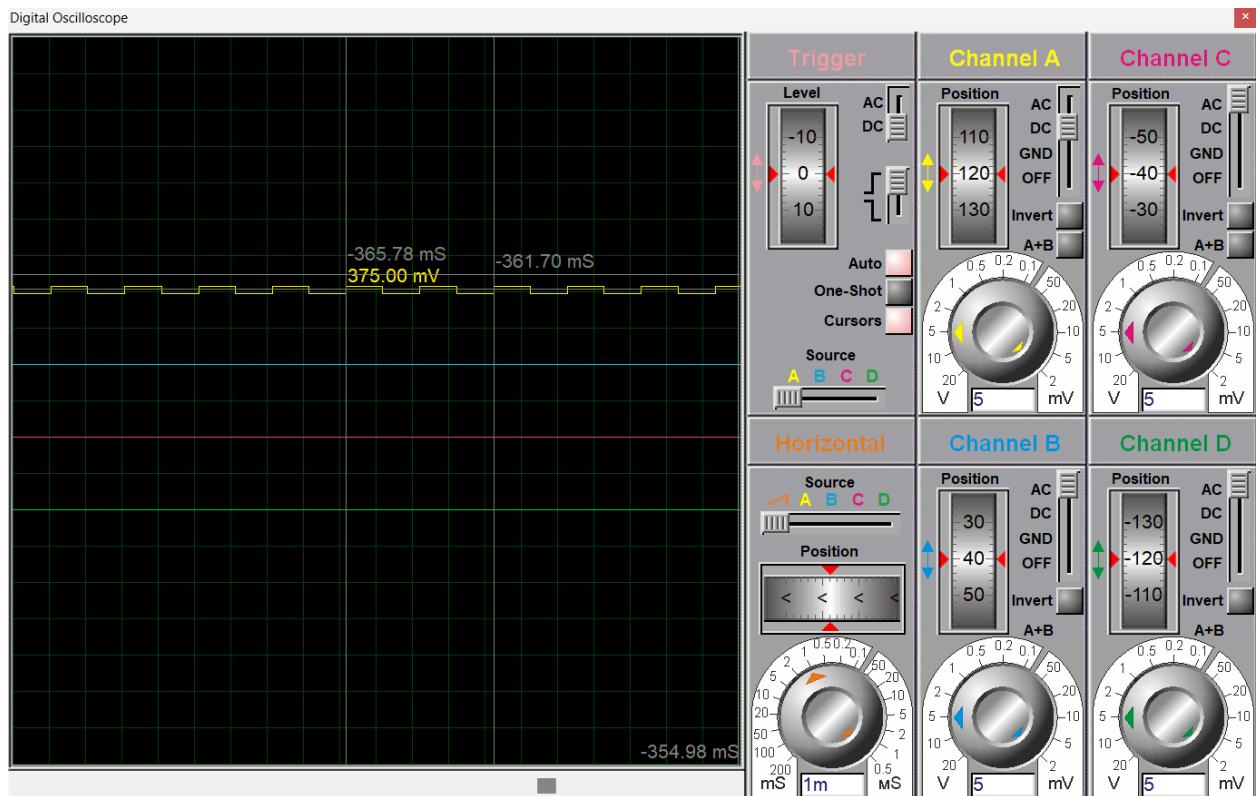


Рисунок 25 – Измерение выходного ШИМ сигнала

Из рисунка видно, что два периода колебаний ШИМ сигнала происходят за примерно 4 мс, то есть период – за 2 мс, а значит частота примерно равна 500 Гц. Получается таймер работает корректно, ШИМ сигнал генерируется с выбранной частотой.

Далее протестирована передача по USART на ПЭВМ. Осциллограф был подключен к входу T2IN на MAX232 и к его выходу T2OUT. По USART была передана буква А, ASCII код которой соответствует 01000001. На рисунке 26 представлена полученная на осциллографе диаграмма.

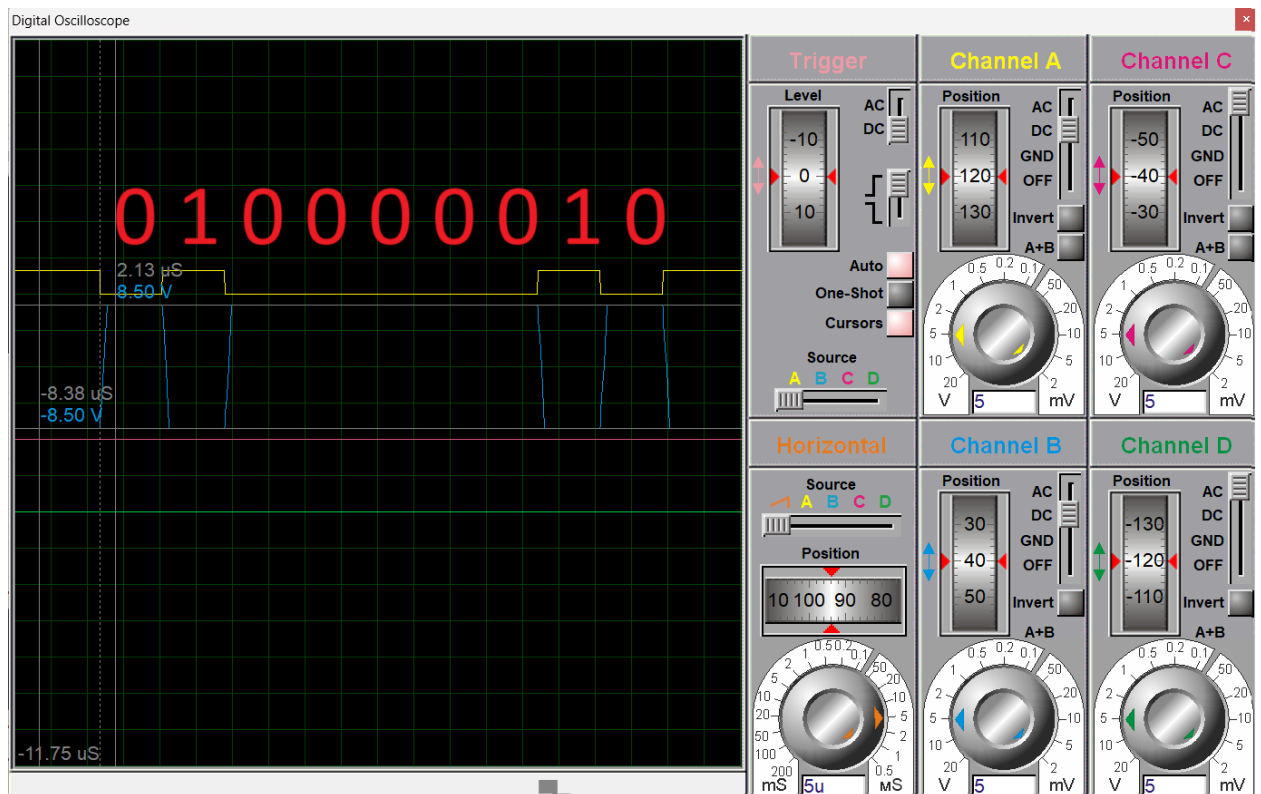


Рисунок 26 – Измерение сигнала USART

Во-первых, из рисунка видно, что код буквы А передан и завершен STOP-битом 0, во-вторых, что MAX232 изменил напряжение до диапазона [-8.5V; 8.5V] и инвертировал сигнал.

ЗАКЛЮЧЕНИЕ

В результате выполнения курсовой работы был разработан макет устройства для измерения скорости, которое измеряет скорость чтения таблиц Шульте разных размеров. Устройство работает на основе МК семейства STM32 – STM32F103C8T6. Устройство разработано в соответствии с ТЗ.

В процессе работы над курсовой работой были разработаны схемы электрическая функциональная и принципиальная, спецификация и документация к устройству. Исходный код программы написан на языке С и программа отлажена и протестирована в среде разработки Proteus.

СПИСОК ИСПОЛЬЗОВАННЫХ ИСТОЧНИКОВ

Информация о тонкопленочных транзисторных дисплеях [Электронный ресурс] – URL: <https://monitor4ik.com/stati/tft/> (Дата обращения – 18.12.2023).

2 Методические указания к лабораторной работе с МК STM32F103C8T6 [Электронный ресурс] – URL: https://e-learning.bmstu.ru/iu6/pluginfile.php/19506/mod_resource/content/2/%D0%9B%D0%A0%20STM32%202023.pdf (Дата обращения – 18.12.2023).

3 Даташит МК STM32F103C8T6 [Электронный ресурс] – URL: <https://www.st.com/resource/en/datasheet/stm32f103c8.pdf> (Дата обращения – 18.12.2023).

4 Даташит дисплея ST7735 [Электронный ресурс] – URL: <https://www.displayfuture.com/Display/datasheet/controller/ST7735.pdf> (Дата обращения – 18.12.2023).

5 Статья про работу интерфейса SPI в МК семейства STM32 [Электронный ресурс] – URL: <https://303421.selcdn.ru/soel-upload/clouds/1/iblock/e84/e84786cd2be538cfb9eb44a3938d1dcc/20140118.pdf> (Дата обращения – 18.12.2023).

6 Информация об используемых SPI регистрах в МК семейства STM32 [Электронный ресурс] – URL: https://www.rotr.info/electronics/mcu/stm32f100/stm32_spi/spi_registers.htm (Дата обращения – 18.12.2023).

7 Информация об используемых SPI регистрах в МК семейства STM32 [Электронный ресурс] – URL: https://www.rotr.info/electronics/mcu/arm_usart_stm32_reg.htm (Дата обращения – 18.12.2023).

8 Руководство по программированию МК семейства STM32 [Электронный ресурс] – URL: <https://portal.tpu.ru/SHARED/t/TORGAEV/academic/Tab4/Posobie3.pdf> (Дата обращения – 18.12.2023).

9 Программирование на Си [Электронный ресурс]. – URL:
http://www.r-5.org/files/books/computers/languages/c/kr/Brian_Kernighan_Dennis_Ritchie-The_C_Programming_Language-RU.pdf (дата обращения 27.10.2023).

10 ГОСТ 2.710-81 Обозначения буквенно-цифровые в электрических схемах.

11 ГОСТ 2.721-74 Обозначения условные графические в схемах. Обозначения общего применения.

12 ГОСТ 2.102-68 ЕСКД. Виды и комплектность конструкторских документов.

13 ГОСТ 2.105-95 ЕСКД. Текстовые документы.

ПРИЛОЖЕНИЕ А. Текст программы

Заголовочные файлы:

Листинг файла control.h

```
#ifndef CONTROL_H_
#define CONTROL_H_

typedef enum {
    CHOSED_SIZE,
    TABLE_SHOWING
} StateEnum;

typedef struct {
    int time_sum;
    int count;
    int best_time;
} TimeResult;

extern StateEnum state;
extern TimeResult results[];

void ShowTable();
void ResetScreen();
void OnStopPressed(int time);
void DecreaseSize();
void IncreaseSize();
void WriteError(char *msg);

#endif // CONTROL_H_
```

Листинг файла table.h

```
#ifndef TABLE_H_
#define TABLE_H_

#define DEFAULT_SIZE 7

typedef struct {
    int size;
    int data[7][7];
} TableContent;

void FillTable(int entropy, int sr);

extern TableContent schulte_table;

#endif // TABLE_H_
```

Листинг файла ST7735.h

```
#ifndef ST7735_H_
#define ST7735_H_

#include <stdbool.h>
#include <stdlib.h>
```

```

#include "main.h"

typedef struct {
    const uint8_t width;
    uint8_t height;
    const uint16_t *data;
} FontDef;

extern FontDef Font_7x10;
extern SPI_HandleTypeDef ST7735_SPI_PORT;

void ST7735_Init();
void ST7735_DrawString(uint16_t x, uint16_t y, const char* str, FontDef font);
void ST7735_FillScreen();
void ST7735_DrawLine(int16_t x0, int16_t y0, int16_t x1, int16_t y1);

/* Color definitions */

#define ST7735_BLACK    0x0000
#define ST7735_BLUE     0x001F
#define ST7735_RED      0xF800
#define ST7735_GREEN    0x07E0
#define ST7735_CYAN     0x07FF
#define ST7735_MAGENTA  0xF81F
#define ST7735_YELLOW   0xFFE0
#define ST7735_WHITE    0xFFFF
#define ST7735_RGB(r, g, b) (((r & 0xF8) << 8) | ((g & 0xFC) << 3) | ((b & 0xF8) >> 3))

/* ONLY CONFIG BELOW */

#define ST7735_SPI_PORT hspi1 //hspi1, hspi2, hspi3...

//Port and pin connected signal 'DC' (data or command) ST7735 display
#define ST7735_DC_Pin      GPIO_PIN_3
#define ST7735_DC_GPIO_Port GPIOA

// WaveShare ST7735S-based 1.8" display, default orientation
#define ST7735_IS_160X128 1
#define ST7735_WIDTH      128
#define ST7735_HEIGHT     160
#define ST7735_XSTART     2
#define ST7735_YSTART     1
#define ST7735_DATA_ROTATION 0

#define ST7735_NOP        0x00
#define ST7735_SWRESET    0x01
#define ST7735_RDDID      0x04
#define ST7735_RDDST      0x09

#define ST7735_SLPIN      0x10
#define ST7735_SLPOUT     0x11
#define ST7735_PTLON      0x12
#define ST7735_NORON      0x13

#define ST7735_INVOFF     0x20
#define ST7735_INVON      0x21
#define ST7735_DISPOFF    0x28
#define ST7735_DISPON     0x29

```

```

#define ST7735_CASET 0x2A
#define ST7735_RASET 0x2B
#define ST7735_RAMWR 0x2C
#define ST7735_RAMRD 0x2E

#define ST7735_PTLAR 0x30
#define ST7735_COLMOD 0x3A
#define ST7735_MADCTL 0x36

#define ST7735_FRMCTR1 0xB1
#define ST7735_FRMCTR2 0xB2
#define ST7735_FRMCTR3 0xB3
#define ST7735_INVCTR 0xB4
#define ST7735_DISSET5 0xB6

#define ST7735_PWCTR1 0xC0
#define ST7735_PWCTR2 0xC1
#define ST7735_PWCTR3 0xC2
#define ST7735_PWCTR4 0xC3
#define ST7735_PWCTR5 0xC4
#define ST7735_VMCTR1 0xC5

#define ST7735_RDID1 0xDA
#define ST7735_RDID2 0xDB
#define ST7735_RDID3 0xDC
#define ST7735_RDID4 0xDD

#define ST7735_PWCTR6 0xFC

#define ST7735_GMCTRP1 0xE0
#define ST7735_GMCTRN1 0xE1

#define DELAY 0x80

/* Ports config */

#define TFT_DC_D() HAL_GPIO_WritePin(ST7735_DC_GPIO_Port, ST7735_DC_Pin,
GPIO_PIN_SET)
#define TFT_DC_C() HAL_GPIO_WritePin(ST7735_DC_GPIO_Port, ST7735_DC_Pin,
GPIO_PIN_RESET)

/* Init comands */

static const uint8_t
init_cmds1[] = {
    15, // Init for 7735R, part 1 (red or green tab)
    ST7735_SWRESET, DELAY, // 15 commands in list:
    150, // 1: Software reset, 0 args, w/delay
    ST7735_SLPOUT, DELAY, // 150 ms delay
    255, // 2: Out of sleep mode, 0 args, w/delay
    ST7735_FRMCTR1, 3, // 500 ms delay
    0x01, 0x2C, 0x2D, // 3: Frame rate ctrl - normal mode, 3 args:
    ST7735_FRMCTR2, 3, // Rate = fosc/(1x2+40) * (LINE+2C+2D)
    0x01, 0x2C, 0x2D, // 4: Frame rate control - idle mode, 3 args:
    ST7735_FRMCTR3, 6, // Rate = fosc/(1x2+40) * (LINE+2C+2D)
    0x01, 0x2C, 0x2D, // 5: Frame rate ctrl - partial mode, 6 args:
    0x01, 0x2C, 0x2D, // Dot inversion mode
    ST7735_INVCTR, 1, // Line inversion mode
    0x07, // 6: Display inversion ctrl, 1 arg, no delay:
    ST7735_PWCTR1, 3, 0xA2, // No inversion
    0x02, // 7: Power control, 3 args, no delay:
    // -4.6V

```

```

    0x84, // AUTO mode
    ST7735_PWCTR2, 1, // 8: Power control, 1 arg, no delay:
    0xC5, // VGH25 = 2.4C VGSEL = -10 VGH = 3 * AVDD
    ST7735_PWCTR3, 2, // 9: Power control, 2 args, no delay:
    0x0A, // Opamp current small
    0x00, // Boost frequency
    ST7735_PWCTR4, 2, // 10: Power control, 2 args, no delay:
    0x8A, 0x2A, // BCLK/2, Opamp current small & Medium low
    ST7735_PWCTR5, 2, 0x8A, 0xEE, // 11: Power control, 2 args, no delay:
    ST7735_VMCTR1, 1, 0x0E, // 12: Power control, 1 arg, no delay:
    ST7735_INVOFF, 0, // 13: Don't invert display, no args, no delay
    ST7735_MADCTL, 1, // 14: Memory access control (directions), 1
arg:
    ST7735_DATA_ROTATION, // row addr/col addr, bottom to top refresh
    ST7735_COLMOD, 1, // 15: set color mode, 1 arg, no delay:
    0x05 // 16-bit color
};

#endif /* ST7735_H_ */

```

Исходные файлы программы:

Листинг файла control.c

```

#include <limits.h>
#include <string.h>
#include <stdio.h>

#include "control.h"
#include "table.h"
#include "main.h"
#include "ST7735.h"

StateEnum state = CHOSSED_SIZE;
TimeResult results[] = {
    {0, 0, INT_MAX}, // 3x3
    {0, 0, INT_MAX}, // 4x4
    {0, 0, INT_MAX}, // 5x5
    {0, 0, INT_MAX}, // 6x6
    {0, 0, INT_MAX}, // 7x7
};

/* Helpers prototypes */

static void PlaySound(int time);
static void IsBestTime(int time);
static void SetSize(int size);

/* Main functions */

void ShowTable()
{
    state = TABLE_SHOWING;
    ST7735_FillScreen();

    for (int i = 0; i < schulte_table.size; ++i) {
        char format_string[20];
        for (int j = 0; j < schulte_table.size; ++j) {
            format_string[j * 3] = schulte_table.data[i][j] / 10 + '0';
            format_string[j * 3 + 1] = schulte_table.data[i][j] % 10 + '0';

```



```

        format_string[j * 3 + 2] = ' ';
    }
    format_string[schulte_table.size * 3 - 1] = '\\0';
    ST7735_DrawString(3, 3 + i * 15, format_string, Font_7x10);
}

for(int i = 1; i < schulte_table.size; ++i) {
    ST7735_DrawLine(i * 18, 0, i * 18, schulte_table.size * 14 + 5);
    ST7735_DrawLine(0, i * 15 - 1, 18 * schulte_table.size, i * 15 - 1);
}

char format_string[] = "size: _x_";
format_string[6] = format_string[8] = schulte_table.size + '\\0';
ST7735_DrawString(35, 3 + (schulte_table.size + 1) * 15, format_string,
Font_7x10);
}

void ResetScreen() {
    ST7735_FillScreen();
    char *text[] = { "Choose size from", "[3;7] by pressing", "corresponding
button", "" };
    for (int i = 0; i < sizeof(text) / sizeof(text[i]); ++i) {
        ST7735_DrawString(3, 3 + i * 15, text[i], Font_7x10);
    }

    SetSize(schulte_table.size);
}

void OnStopPressed(int time) {
    time = HAL_GetTick() - time;
    results[schulte_table.size - 3].time_sum += time;
    ++results[schulte_table.size - 3].count;

    IsBestTime(time);

    char new_record[100], mean_record[100];
    sprintf(new_record, "New result for %dx%d table: %02d:%02d:%03d\\r\\n",
schulte_table.size, schulte_table.size, time / 60000, (time / 1000) % 60, time %
1000);
    int sum_time = results[schulte_table.size - 3].time_sum /
results[schulte_table.size - 3].count;
    sprintf(mean_record, "Mean result for %dx%d table: %02d:%02d:%03d\\r\\n",
schulte_table.size, schulte_table.size, sum_time / 60000, (sum_time / 1000) % 60,
sum_time % 1000);

    HAL_UART_Transmit(&huart1, (uint8_t *)new_record, strlen(new_record), 100);
    HAL_UART_Transmit(&huart1, (uint8_t *)mean_record, strlen(mean_record), 100);
    HAL_UART_Transmit(&huart1, (uint8_t *)"\\r\\n", strlen("\\r\\n"), 100);
}

void WriteError(char *msg) {
    ST7735_DrawString(3, 148, msg, Font_7x10);
}

void DecreaseSize() {
    if (schulte_table.size <= 3) {
        WriteError("Min size - 3");
        return;
    }
    SetSize(schulte_table.size - 1);
}

```

```

void IncreaseSize() {
    if (schulte_table.size >= 7) {
        WriteError("Max size - 7");
        return;
    }
    SetSize(schulte_table.size + 1);
}

/* Helpers */

void SetSize(int size) {
    schulte_table.size = size;
    char format_str[15] = "Chosen size: \0";
    format_str[13] = schulte_table.size + '\0';
    ST7735_DrawString(3, 63, format_str, Font_7x10);
    FillTable(5 * size * size, HAL_GetTick());
    state = CHOSED_SIZE;
}

void PlaySound(int time) {
    HAL_TIM_PWM_Start(&htim2, TIM_CHANNEL_2);
    HAL_Delay(time);
    HAL_TIM_PWM_Stop(&htim2, TIM_CHANNEL_2);
}

void IsBestTime(int time) {
    if (time <= results[schulte_table.size - 3].best_time) {
        char message[40];
        sprintf(message, "New best time for %dx%d table!\r\n",
schulte_table.size, schulte_table.size);
        HAL_UART_Transmit(&huart1, (uint8_t *)message, strlen(message), 100);
        results[schulte_table.size - 3].best_time = time;
        PlaySound(1000);
    }
}

```

Листинг файла ST7735

```

#include "ST7735.h"

uint16_t fcolor = ST7735_WHITE; // Background color definition
uint16_t bcolor = ST7735_BLACK; // Font and lines color definition

/* Helpers prototypes */

static void ST7735_Reset();
static void ST7735_WriteCommand(uint8_t cmd);
static void ST7735_WriteData(uint8_t* buff, size_t buff_size);
static void ST7735_ExecuteCommandList(const uint8_t *addr);
static void ST7735_SetAddressWindow(uint8_t x0, uint8_t y0, uint8_t x1, uint8_t y1);
static void ST7735_WriteChar(uint16_t x, uint16_t y, char ch, FontDef font, uint16_t
color, uint16_t bgcolor);

/* Main functions */

void ST7735_Init()
{
    ST7735_Reset();
    ST7735_ExecuteCommandList(init_cmds1);
}

```

```

}

void ST7735_DrawString(uint16_t x, uint16_t y, const char* str, FontDef font)
{
    while(*str)
    {
        ST7735_WriteChar(x, y, *str++, font, fcolor, bcolor);
        x += font.width;
    }
}

void ST7735_FillScreen()
{
    ST7735_SetAddressWindow(0, 0, ST7735_WIDTH - 1, ST7735_HEIGHT - 1);

    uint8_t data[] = { bcolor >> 8, bcolor & 0xFF };
    TFT_DC_D();
    for (int y = ST7735_HEIGHT; y >= 0; y--) {
        for (int x = ST7735_WIDTH; x >= 0; x--) {
            ST7735_WriteData(data, sizeof(data));
        }
    }
    ST7735_DrawLine(0, 143, 128, 143);
}

void ST7735_DrawLine(int16_t x0, int16_t y0, int16_t x1, int16_t y1)
{
    ST7735_SetAddressWindow(x0, y0, x1, y0);

    uint8_t data[] = { fcolor >> 8, fcolor & 0xFF };
    TFT_DC_D();
    for (int i = x0; i < x1; ++i) {
        ST7735_WriteData(data, sizeof(data));
    }

    ST7735_SetAddressWindow(x0, y0, x0, y1);
    for (int i = y0; i < y1; ++i) {
        ST7735_WriteData(data, sizeof(data));
    }
}

/* Helpers */

static void ST7735_Reset()
{
    HAL_Delay(20);
}

static void ST7735_WriteCommand(uint8_t cmd)
{
    TFT_DC_C();
    HAL_SPI_Transmit(&ST7735_SPI_PORT, &cmd, sizeof(cmd), HAL_MAX_DELAY);
}

static void ST7735_WriteData(uint8_t* buff, size_t buff_size)
{
    TFT_DC_D();
    HAL_SPI_Transmit(&ST7735_SPI_PORT, buff, buff_size, HAL_MAX_DELAY);
}

```

```

static void ST7735_ExecuteCommandList(const uint8_t *addr)
{
    uint8_t numCommands, numArgs;
    uint16_t ms;

    numCommands = *addr++;
    while(numCommands--)
    {
        uint8_t cmd = *addr++;
        ST7735_WriteCommand(cmd);

        numArgs = *addr++;
        // If high bit set, delay follows args
        ms = numArgs & DELAY;
        numArgs &= ~DELAY;
        if(numArgs)
        {
            ST7735_WriteData((uint8_t*)addr, numArgs);
            addr += numArgs;
        }

        if(ms)
        {
            ms = *addr++;
            if(ms == 255) ms = 500;
            HAL_Delay(ms);
        }
    }
}

static void ST7735_SetAddressWindow(uint8_t x0, uint8_t y0, uint8_t x1, uint8_t y1)
{
    // column address set
    ST7735_WriteCommand(ST7735_CASET);
    uint8_t data[] = { 0x00, x0 + ST7735_XSTART, 0x00, x1 + ST7735_XSTART };
    ST7735_WriteData(data, sizeof(data));

    // row address set
    ST7735_WriteCommand(ST7735_RASET);
    data[1] = y0 + ST7735_YSTART;
    data[3] = y1 + ST7735_YSTART;
    ST7735_WriteData(data, sizeof(data));

    // write to RAM
    ST7735_WriteCommand(ST7735_RAMWR);
}

static void ST7735_WriteChar(uint16_t x, uint16_t y, char ch, FontDef font, uint16_t
color, uint16_t bgcolor)
{
    uint32_t i, b, j;

    ST7735_SetAddressWindow(x, y, x+font.width-1, y+font.height-1);

    for(i = 0; i < font.height; i++)
    {
        b = font.data[(ch - 32) * font.height + i];
        for(j = 0; j < font.width; j++)
        {
            if((b << j) & 0x8000)
            {

```

```

        uint8_t data[] = { color >> 8, color & 0xFF };
        ST7735_WriteData(data, sizeof(data));
    }
    else
    {
        uint8_t data[] = { bgcolor >> 8, bgcolor & 0xFF };
        ST7735_WriteData(data, sizeof(data));
    }
}

/* Font definition */

static const uint16_t Font7x10 [] = {
    0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000,
    0x0000, // sp
    0x1000, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000, 0x0000, 0x1000, 0x0000,
    0x0000, // !
    0x2800, 0x2800, 0x2800, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000,
    0x0000, // "
    0x2400, 0x2400, 0x7C00, 0x2400, 0x4800, 0x7C00, 0x4800, 0x4800, 0x0000,
    0x0000, // #
    0x3800, 0x5400, 0x5000, 0x3800, 0x1400, 0x5400, 0x5400, 0x3800, 0x1000,
    0x0000, // $
    0x2000, 0x5400, 0x5800, 0x3000, 0x2800, 0x5400, 0x1400, 0x0800, 0x0000,
    0x0000, // %
    0x1000, 0x2800, 0x2800, 0x1000, 0x3400, 0x4800, 0x4800, 0x3400, 0x0000,
    0x0000, // &
    0x1000, 0x1000, 0x1000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000,
    0x0000, // '
    0x0800, 0x1000, 0x2000, 0x2000, 0x2000, 0x2000, 0x2000, 0x2000, 0x1000,
    0x0800, // (
    0x2000, 0x1000, 0x0800, 0x0800, 0x0800, 0x0800, 0x0800, 0x0800, 0x1000,
    0x2000, // )
    0x1000, 0x3800, 0x1000, 0x2800, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000,
    0x0000, // *
    0x0000, 0x0000, 0x1000, 0x1000, 0x7C00, 0x1000, 0x1000, 0x0000, 0x0000,
    0x0000, // +
    0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x1000, 0x1000,
    0x1000, // ,
    0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x3800, 0x0000, 0x0000, 0x0000,
    0x0000, // -
    0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x1000, 0x0000,
    0x0000, // .
    0x0800, 0x0800, 0x1000, 0x1000, 0x1000, 0x1000, 0x2000, 0x2000, 0x0000,
    0x0000, // /
    0x3800, 0x4400, 0x4400, 0x5400, 0x4400, 0x4400, 0x4400, 0x3800, 0x0000,
    0x0000, // 0
    0x1000, 0x3000, 0x5000, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000, 0x0000,
    0x0000, // 1
    0x3800, 0x4400, 0x4400, 0x0400, 0x0800, 0x1000, 0x2000, 0x7C00, 0x0000,
    0x0000, // 2
    0x3800, 0x4400, 0x0400, 0x1800, 0x0400, 0x0400, 0x4400, 0x3800, 0x0000,
    0x0000, // 3
    0x0800, 0x1800, 0x2800, 0x2800, 0x4800, 0x7C00, 0x0800, 0x0800, 0x0000,
    0x0000, // 4
    0x7C00, 0x4000, 0x4000, 0x7800, 0x0400, 0x0400, 0x4400, 0x3800, 0x0000,
    0x0000, // 5
    0x3800, 0x4400, 0x4000, 0x7800, 0x4400, 0x4400, 0x4400, 0x3800, 0x0000,
    0x0000, // 6

```

```

0x7C00, 0x0400, 0x0800, 0x1000, 0x1000, 0x2000, 0x2000, 0x2000, 0x0000,
0x0000, // 7
0x3800, 0x4400, 0x4400, 0x3800, 0x4400, 0x4400, 0x4400, 0x3800, 0x0000,
0x0000, // 8
0x3800, 0x4400, 0x4400, 0x4400, 0x3C00, 0x0400, 0x4400, 0x3800, 0x0000,
0x0000, // 9
0x0000, 0x0000, 0x1000, 0x0000, 0x0000, 0x0000, 0x0000, 0x1000, 0x0000,
0x0000, // :
0x0000, 0x0000, 0x0000, 0x1000, 0x0000, 0x0000, 0x0000, 0x1000, 0x1000,
0x1000, // ;
0x0000, 0x0000, 0x0C00, 0x3000, 0x4000, 0x3000, 0x0C00, 0x0000, 0x0000,
0x0000, // <
0x0000, 0x0000, 0x0000, 0x7C00, 0x0000, 0x7C00, 0x0000, 0x0000, 0x0000,
0x0000, // =
0x0000, 0x0000, 0x6000, 0x1800, 0x0400, 0x1800, 0x6000, 0x0000, 0x0000,
0x0000, // >
0x3800, 0x4400, 0x0400, 0x0800, 0x1000, 0x1000, 0x0000, 0x1000, 0x0000,
0x0000, // ?
0x3800, 0x4400, 0x4C00, 0x5400, 0x5C00, 0x4000, 0x4000, 0x3800, 0x0000,
0x0000, // @
0x1000, 0x2800, 0x2800, 0x2800, 0x2800, 0x7C00, 0x4400, 0x4400, 0x0000,
0x0000, // A
0x7800, 0x4400, 0x4400, 0x7800, 0x4400, 0x4400, 0x4400, 0x7800, 0x0000,
0x0000, // B
0x3800, 0x4400, 0x4000, 0x4000, 0x4000, 0x4000, 0x4400, 0x3800, 0x0000,
0x0000, // C
0x7000, 0x4800, 0x4400, 0x4400, 0x4400, 0x4400, 0x4800, 0x7000, 0x0000,
0x0000, // D
0x7C00, 0x4000, 0x4000, 0x7C00, 0x4000, 0x4000, 0x4000, 0x7C00, 0x0000,
0x0000, // E
0x7C00, 0x4000, 0x4000, 0x7800, 0x4000, 0x4000, 0x4000, 0x4000, 0x0000,
0x0000, // F
0x3800, 0x4400, 0x4000, 0x4000, 0x5C00, 0x4400, 0x4400, 0x3800, 0x0000,
0x0000, // G
0x4400, 0x4400, 0x4400, 0x7C00, 0x4400, 0x4400, 0x4400, 0x4400, 0x0000,
0x0000, // H
0x3800, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000, 0x3800, 0x0000,
0x0000, // I
0x0400, 0x0400, 0x0400, 0x0400, 0x0400, 0x0400, 0x4400, 0x3800, 0x0000,
0x0000, // J
0x4400, 0x4800, 0x5000, 0x6000, 0x5000, 0x4800, 0x4800, 0x4400, 0x0000,
0x0000, // K
0x4000, 0x4000, 0x4000, 0x4000, 0x4000, 0x4000, 0x4000, 0x7C00, 0x0000,
0x0000, // L
0x4400, 0x6C00, 0x6C00, 0x5400, 0x4400, 0x4400, 0x4400, 0x4400, 0x0000,
0x0000, // M
0x4400, 0x6400, 0x6400, 0x5400, 0x5400, 0x4C00, 0x4C00, 0x4400, 0x0000,
0x0000, // N
0x3800, 0x4400, 0x4400, 0x4400, 0x4400, 0x4400, 0x4400, 0x3800, 0x0000,
0x0000, // O
0x7800, 0x4400, 0x4400, 0x4400, 0x7800, 0x4000, 0x4000, 0x4000, 0x0000,
0x0000, // P
0x3800, 0x4400, 0x4400, 0x4400, 0x4400, 0x4400, 0x5400, 0x3800, 0x0400,
0x0000, // Q
0x7800, 0x4400, 0x4400, 0x4400, 0x7800, 0x4800, 0x4800, 0x4400, 0x0000,
0x0000, // R
0x3800, 0x4400, 0x4000, 0x3000, 0x0800, 0x0400, 0x4400, 0x3800, 0x0000,
0x0000, // S
0x7C00, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000, 0x0000,
0x0000, // T
0x4400, 0x4400, 0x4400, 0x4400, 0x4400, 0x4400, 0x4400, 0x3800, 0x0000,

```

```

0x0000, // U
0x4400, 0x4400, 0x4400, 0x2800, 0x2800, 0x2800, 0x1000, 0x1000, 0x0000,
0x0000, // V
0x4400, 0x4400, 0x5400, 0x5400, 0x5400, 0x6C00, 0x2800, 0x2800, 0x0000,
0x0000, // W
0x4400, 0x2800, 0x2800, 0x1000, 0x1000, 0x2800, 0x2800, 0x4400, 0x0000,
0x0000, // X
0x4400, 0x4400, 0x2800, 0x2800, 0x1000, 0x1000, 0x1000, 0x1000, 0x0000,
0x0000, // Y
0x7C00, 0x0400, 0x0800, 0x1000, 0x1000, 0x2000, 0x4000, 0x7C00, 0x0000,
0x0000, // Z
0x1800, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000,
0x1800, // [
0x2000, 0x2000, 0x1000, 0x1000, 0x1000, 0x1000, 0x0800, 0x0800, 0x0000,
0x0000, // /
0x3000, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000,
0x3000, // ]
0x1000, 0x2800, 0x2800, 0x4400, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000,
0x0000, // ^
0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000,
0xFE00, // _
0x2000, 0x1000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000,
0x0000, // `
0x0000, 0x0000, 0x3800, 0x4400, 0x3C00, 0x4400, 0x4C00, 0x3400, 0x0000,
0x0000, // a
0x4000, 0x4000, 0x5800, 0x6400, 0x4400, 0x4400, 0x6400, 0x5800, 0x0000,
0x0000, // b
0x0000, 0x0000, 0x3800, 0x4400, 0x4000, 0x4000, 0x4400, 0x3800, 0x0000,
0x0000, // c
0x0400, 0x0400, 0x3400, 0x4C00, 0x4400, 0x4400, 0x4C00, 0x3400, 0x0000,
0x0000, // d
0x0000, 0x0000, 0x3800, 0x4400, 0x7C00, 0x4000, 0x4400, 0x3800, 0x0000,
0x0000, // e
0x0C00, 0x1000, 0x7C00, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000, 0x0000,
0x0000, // f
0x0000, 0x0000, 0x3400, 0x4C00, 0x4400, 0x4400, 0x4C00, 0x3400, 0x0400,
0x7800, // g
0x4000, 0x4000, 0x5800, 0x6400, 0x4400, 0x4400, 0x4400, 0x4400, 0x0000,
0x0000, // h
0x1000, 0x0000, 0x7000, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000, 0x0000,
0x0000, // i
0x1000, 0x0000, 0x7000, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000,
0xE000, // j
0x4000, 0x4000, 0x4800, 0x5000, 0x6000, 0x5000, 0x4800, 0x4400, 0x0000,
0x0000, // k
0x7000, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000, 0x0000,
0x0000, // l
0x0000, 0x0000, 0x7800, 0x5400, 0x5400, 0x5400, 0x5400, 0x5400, 0x0000,
0x0000, // m
0x0000, 0x0000, 0x5800, 0x6400, 0x4400, 0x4400, 0x4400, 0x4400, 0x0000,
0x0000, // n
0x0000, 0x0000, 0x3800, 0x4400, 0x4400, 0x4400, 0x4400, 0x3800, 0x0000,
0x0000, // o
0x0000, 0x0000, 0x5800, 0x6400, 0x4400, 0x4400, 0x6400, 0x5800, 0x4000,
0x4000, // p
0x0000, 0x0000, 0x3400, 0x4C00, 0x4400, 0x4400, 0x4C00, 0x3400, 0x0400,
0x0400, // q
0x0000, 0x0000, 0x5800, 0x6400, 0x4000, 0x4000, 0x4000, 0x4000, 0x0000,
0x0000, // r
0x0000, 0x0000, 0x3800, 0x4400, 0x3000, 0x0800, 0x4400, 0x3800, 0x0000,
0x0000, // s

```

```

0x2000, 0x2000, 0x7800, 0x2000, 0x2000, 0x2000, 0x2000, 0x1800, 0x0000,
0x0000, // t
0x0000, 0x0000, 0x4400, 0x4400, 0x4400, 0x4400, 0x4C00, 0x3400, 0x0000,
0x0000, // u
0x0000, 0x0000, 0x4400, 0x4400, 0x2800, 0x2800, 0x2800, 0x1000, 0x0000,
0x0000, // v
0x0000, 0x0000, 0x5400, 0x5400, 0x5400, 0x6C00, 0x2800, 0x2800, 0x0000,
0x0000, // w
0x0000, 0x0000, 0x4400, 0x2800, 0x1000, 0x1000, 0x2800, 0x4400, 0x0000,
0x0000, // x
0x0000, 0x0000, 0x4400, 0x4400, 0x2800, 0x2800, 0x1000, 0x1000, 0x1000,
0x6000, // y
0x0000, 0x0000, 0x7C00, 0x0800, 0x1000, 0x2000, 0x4000, 0x7C00, 0x0000,
0x0000, // z
0x1800, 0x1000, 0x1000, 0x1000, 0x2000, 0x2000, 0x1000, 0x1000, 0x1000,
0x1800, // {
0x1000, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000, 0x1000,
0x1000, // |
0x3000, 0x1000, 0x1000, 0x1000, 0x0800, 0x0800, 0x1000, 0x1000, 0x1000,
0x3000, // }
0x0000, 0x0000, 0x0000, 0x7400, 0x4C00, 0x0000, 0x0000, 0x0000, 0x0000,
0x0000, // ~
};

FontDef Font_7x10 = { 6,10,Font7x10 };

```

Листинг файла table.c

```

#include <stdlib.h>
#include <limits.h>

#include "table.h"

TableContent schulte_table = {DEFAULT_SIZE, {}};

void FillTable(int entropy, int sr) {
    srand(sr);

    int elem = 1;
    for (int i = 0; i < schulte_table.size; ++i) {
        for (int j = 0; j < schulte_table.size; ++j) {
            schulte_table.data[i][j] = elem++;
        }
    }

    for (int i = 0; i < entropy; ++i) {
        int row1 = rand() % schulte_table.size;
        int col1 = rand() % schulte_table.size;
        int row2 = rand() % schulte_table.size;
        int col2 = rand() % schulte_table.size;

        int temp = schulte_table.data[row1][col1];
        schulte_table.data[row1][col1] = schulte_table.data[row2][col2];
        schulte_table.data[row2][col2] = temp;
    }
}

```


Листинг файла main.c

```
/* USER CODE BEGIN Header */
/**
 * *****
 * @file           : main.c
 * @brief          : Main program body
 * *****
 * @attention
 *
 * Copyright (c) 2023 STMicroelectronics.
 * All rights reserved.
 *
 * This software is licensed under terms that can be found in the LICENSE file
 * in the root directory of this software component.
 * If no LICENSE file comes with this software, it is provided AS-IS.
 *
 * *****
 */
/* USER CODE END Header */
/* Includes -----*/
#include "main.h"

/* Private includes -----*/
/* USER CODE BEGIN Includes */
#include "control.h"
#include "ST7735.h"
/* USER CODE END Includes */

/* Private typedef -----*/
/* USER CODE BEGIN PTD */

/* USER CODE END PTD */

/* Private define -----*/
/* USER CODE BEGIN PD */

/* USER CODE END PD */

/* Private macro -----*/
/* USER CODE BEGIN PM */

/* USER CODE END PM */

/* Private variables -----*/
SPI_HandleTypeDef hspi1;

TIM_HandleTypeDef htim2;

UART_HandleTypeDef huart1;

/* USER CODE BEGIN PV */

/* USER CODE END PV */

/* Private function prototypes -----*/
void SystemClock_Config(void);
static void MX_GPIO_Init(void);
static void MX_SPI1_Init(void);
static void MX_USART1_UART_Init(void);
static void MX_TIM2_Init(void);
/* USER CODE BEGIN PFP */
```

```

/* USER CODE END PFP */

/* Private user code -----*/
/* USER CODE BEGIN 0 */

/* USER CODE END 0 */

/**
 * @brief The application entry point.
 * @retval int
 */
int main(void)
{
    /* USER CODE BEGIN 1 */

    /* USER CODE END 1 */

    /* MCU Configuration-----*/

    /* Reset of all peripherals, Initializes the Flash interface and the Systick. */
    HAL_Init();

    /* USER CODE BEGIN Init */

    /* USER CODE END Init */

    /* Configure the system clock */
    SystemClock_Config();

    /* USER CODE BEGIN SysInit */

    /* USER CODE END SysInit */

    /* Initialize all configured peripherals */
    MX_GPIO_Init();
    MX_SPI1_Init();
    MX_USART1_UART_Init();
    MX_TIM2_Init();
    /* USER CODE BEGIN 2 */
    HAL_NVIC_DisableIRQ(EXTI9_5_IRQn);
    NVIC_SetPriority(SysTick_IRQn, 0);
    ST7735_Init();
    ResetScreen();
    HAL_NVIC_EnableIRQ(EXTI9_5_IRQn);
    /* USER CODE END 2 */

    /* Infinite loop */
    /* USER CODE BEGIN WHILE */
    while (1)
    {
        /* USER CODE END WHILE */

        /* USER CODE BEGIN 3 */
    }
    /* USER CODE END 3 */
}

/**
 * @brief System Clock Configuration
 * @retval None

```

```

*/
void SystemClock_Config(void)
{
    RCC_OscInitTypeDef RCC_OscInitStruct = {0};
    RCC_ClkInitTypeDef RCC_ClkInitStruct = {0};

    /** Initializes the RCC Oscillators according to the specified parameters
    * in the RCC_OscInitTypeDef structure.
    */
    RCC_OscInitStruct.OscillatorType = RCC_OSCILLATORTYPE_HSI;
    RCC_OscInitStruct.HSISState = RCC_HSI_ON;
    RCC_OscInitStruct.HSICalibrationValue = RCC_HSICALIBRATION_DEFAULT;
    RCC_OscInitStruct.PLL.PLLState = RCC_PLL_NONE;
    if (HAL_RCC_OscConfig(&RCC_OscInitStruct) != HAL_OK)
    {
        Error_Handler();
    }

    /** Initializes the CPU, AHB and APB buses clocks
    */
    RCC_ClkInitStruct.ClockType = RCC_CLOCKTYPE_HCLK|RCC_CLOCKTYPE_SYSCLK
                                |RCC_CLOCKTYPE_PCLK1|RCC_CLOCKTYPE_PCLK2;
    RCC_ClkInitStruct.SYSClkSource = RCC_SYSCCLKSOURCE_HSI;
    RCC_ClkInitStruct.AHBCLKDivider = RCC_SYSCCLK_DIV1;
    RCC_ClkInitStruct.APB1CLKDivider = RCC_HCLK_DIV2;
    RCC_ClkInitStruct.APB2CLKDivider = RCC_HCLK_DIV1;

    if (HAL_RCC_ClockConfig(&RCC_ClkInitStruct, FLASH_LATENCY_0) != HAL_OK)
    {
        Error_Handler();
    }
}

/**
 * @brief SPI1 Initialization Function
 * @param None
 * @retval None
 */
static void MX_SPI1_Init(void)
{
    /* USER CODE BEGIN SPI1_Init 0 */

    /* USER CODE END SPI1_Init 0 */

    /* USER CODE BEGIN SPI1_Init 1 */

    /* USER CODE END SPI1_Init 1 */
    /* SPI1 parameter configuration*/
    hspi1.Instance = SPI1;
    hspi1.Init.Mode = SPI_MODE_MASTER;
    hspi1.Init.Direction = SPI_DIRECTION_2LINES;
    hspi1.Init.DataSize = SPI_DATASIZE_8BIT;
    hspi1.Init.CLKPolarity = SPI_POLARITY_LOW;
    hspi1.Init.CLKPhase = SPI_PHASE_1EDGE;
    hspi1.Init.NSS = SPI_NSS_SOFT;
    hspi1.Init.BaudRatePrescaler = SPI_BAUDRATEPRESCALER_8;
    hspi1.Init.FirstBit = SPI_FIRSTBIT_MSB;
    hspi1.Init.TIMode = SPI_TIMODE_DISABLE;
    hspi1.Init.CRCCalculation = SPI_CRCCALCULATION_DISABLE;
    hspi1.Init.CRCPolynomial = 10;

```

```

    if (HAL_SPI_Init(&hspi1) != HAL_OK)
    {
        Error_Handler();
    }
    /* USER CODE BEGIN SPI1_Init 2 */

    /* USER CODE END SPI1_Init 2 */

}

/**
 * @brief TIM2 Initialization Function
 * @param None
 * @retval None
 */
static void MX_TIM2_Init(void)
{
    /* USER CODE BEGIN TIM2_Init 0 */

    /* USER CODE END TIM2_Init 0 */

    TIM_ClockConfigTypeDef sClockSourceConfig = {0};
    TIM_MasterConfigTypeDef sMasterConfig = {0};
    TIM_OC_InitTypeDef sConfigOC = {0};

    /* USER CODE BEGIN TIM2_Init 1 */

    /* USER CODE END TIM2_Init 1 */
    htim2.Instance = TIM2;
    htim2.Init.Prescaler = 127;
    htim2.Init.CounterMode = TIM_COUNTERMODE_UP;
    htim2.Init.Period = 127;
    htim2.Init.ClockDivision = TIM_CLOCKDIVISION_DIV1;
    htim2.Init.AutoReloadPreload = TIM_AUTORELOAD_PRELOAD_DISABLE;
    if (HAL_TIM_Base_Init(&htim2) != HAL_OK)
    {
        Error_Handler();
    }
    sClockSourceConfig.ClockSource = TIM_CLOCKSOURCE_INTERNAL;
    if (HAL_TIM_ConfigClockSource(&htim2, &sClockSourceConfig) != HAL_OK)
    {
        Error_Handler();
    }
    if (HAL_TIM_PWM_Init(&htim2) != HAL_OK)
    {
        Error_Handler();
    }
    sMasterConfig.MasterOutputTrigger = TIM_TRGO_RESET;
    sMasterConfig.MasterSlaveMode = TIM_MASTERSLAVEMODE_DISABLE;
    if (HAL_TIMEx_MasterConfigSynchronization(&htim2, &sMasterConfig) != HAL_OK)
    {
        Error_Handler();
    }
    sConfigOC.OCMode = TIM_OCMODE_PWM1;
    sConfigOC.Pulse = 63;
    sConfigOC.OCpolarity = TIM_OCPOLARITY_HIGH;
    sConfigOC.OCFastMode = TIM_OCFAST_DISABLE;
    if (HAL_TIM_PWM_ConfigChannel(&htim2, &sConfigOC, TIM_CHANNEL_2) != HAL_OK)
    {
        Error_Handler();
    }

```

```

}
/* USER CODE BEGIN TIM2_Init 2 */

/* USER CODE END TIM2_Init 2 */
HAL_TIM_MspPostInit(&htim2);

}

/**
 * @brief USART1 Initialization Function
 * @param None
 * @retval None
 */
static void MX_USART1_UART_Init(void)
{
    /* USER CODE BEGIN USART1_Init 0 */

    /* USER CODE END USART1_Init 0 */

    /* USER CODE BEGIN USART1_Init 1 */

    /* USER CODE END USART1_Init 1 */
    huart1.Instance = USART1;
    huart1.Init.BaudRate = 115200;
    huart1.Init.WordLength = UART_WORDLENGTH_8B;
    huart1.Init.StopBits = UART_STOPBITS_1;
    huart1.Init.Parity = UART_PARITY_NONE;
    huart1.Init.Mode = UART_MODE_TX_RX;
    huart1.Init.HwFlowCtl = UART_HWCONTROL_NONE;
    huart1.Init.OverSampling = UART_OVERSAMPLING_16;
    if (HAL_UART_Init(&huart1) != HAL_OK)
    {
        Error_Handler();
    }
    /* USER CODE BEGIN USART1_Init 2 */

    /* USER CODE END USART1_Init 2 */

}

/**
 * @brief GPIO Initialization Function
 * @param None
 * @retval None
 */
static void MX_GPIO_Init(void)
{
    GPIO_InitTypeDef GPIO_InitStruct = {0};

    /* GPIO Ports Clock Enable */
    __HAL_RCC_GPIOD_CLK_ENABLE();
    __HAL_RCC_GPIOA_CLK_ENABLE();
    __HAL_RCC_GPIOB_CLK_ENABLE();

    /*Configure GPIO pin Output Level */
    HAL_GPIO_WritePin(GPIOA, GPIO_PIN_3, GPIO_PIN_RESET);

    /*Configure GPIO pin : PA3 */
    GPIO_InitStruct.Pin = GPIO_PIN_3;
    GPIO_InitStruct.Mode = GPIO_MODE_OUTPUT_PP;

```

```

GPIO_InitStruct.Pull = GPIO_NOPULL;
GPIO_InitStruct.Speed = GPIO_SPEED_FREQ_LOW;
HAL_GPIO_Init(GPIOA, &GPIO_InitStruct);

/*Configure GPIO pins : PB6 PB7 PB8 PB9 */
GPIO_InitStruct.Pin = GPIO_PIN_6|GPIO_PIN_7|GPIO_PIN_8|GPIO_PIN_9;
GPIO_InitStruct.Mode = GPIO_MODE_IT_FALLING;
GPIO_InitStruct.Pull = GPIO_PULLUP;
HAL_GPIO_Init(GPIOB, &GPIO_InitStruct);

/* EXTI interrupt init*/
HAL_NVIC_SetPriority(EXTI9_5_IRQn, 1, 0);
HAL_NVIC_EnableIRQ(EXTI9_5_IRQn);

}

/* USER CODE BEGIN 4 */

void HAL_GPIO_EXTI_Callback(uint16_t GPIO_Pin)
{
    static int time;
    HAL_NVIC_DisableIRQ(EXTI9_5_IRQn);
    if (HAL_GPIO_ReadPin(GPIOB, GPIO_PIN_6) == 0) {
        if (state == TABLE_SHOWING) {
            WriteError("Stop to continue");
        } else {
            IncreaseSize();
        }
    } else if (HAL_GPIO_ReadPin(GPIOB, GPIO_PIN_7) == 0) {
        if (state == TABLE_SHOWING) {
            WriteError("Stop to continue");
        } else {
            DecreaseSize();
        }
    } else if (HAL_GPIO_ReadPin(GPIOB, GPIO_PIN_8) == 0) {
        if (state == TABLE_SHOWING) {
            WriteError("Stop to continue");
        } else {
            ShowTable();
            time = HAL_GetTick();
        }
    } else if (HAL_GPIO_ReadPin(GPIOB, GPIO_PIN_9) == 0) {
        if (state == CHOSED_SIZE) {
            WriteError("Start to continue");
        } else {
            OnStopPressed(time);
            ResetScreen();
        }
    }
    HAL_NVIC_EnableIRQ(EXTI9_5_IRQn);
}

/* USER CODE END 4 */

/**
 * @brief This function is executed in case of error occurrence.
 * @retval None
 */
void Error_Handler(void)
{
    /* USER CODE BEGIN Error_Handler_Debug */

```

```
/* User can add his own implementation to report the HAL error return state */  
__disable_irq();  
while (1)  
{  
}  
/* USER CODE END Error_Handler_Debug */  
}
```

ПРИЛОЖЕНИЕ Б. Спецификация радиоэлементов схемы

Формат	Зона	Поз	Обозначение	Наименование	Кол	Примечание
				<u>Микросхемы</u>		
		1	DD1	STM32F103C8T6	1	
		2	DD2	MAX232	1	
		3	DD3	SPEAKER	1	
				<u>Конденсаторы</u>		
		4	C1	Конденсатор 10мкФ	1	
		5	C2	Конденсатор 22мкФ	1	
		6	C3, C4	Конденсатор 22пФ	2	
		7	C5, C6, C7, C8	Конденсатор 1мкФ	4	
		8	C9	Конденсатор 100мкФ	1	
				<u>Резисторы</u>		
		9	R1, R2, R3, R4, R5, R6	Резистор 10кОм	1	
				<u>Кварцевый резонатор</u>		
		10	ZQ1	KX-K 8МГц	1	
				<u>Стабилизатор напряжения</u>		
		11	DA1	AMS1117-3.3	1	
				<u>Разъемы</u>		
		12	XP1	Разъем программатора ST-LINK V2	1	
		13	XP2	Разъем DB9F розетка	1	
		14	XP3	Разъем шлейфа ST7735	1	
		15	XS1	Разъем питания DS-201	1	
				<u>Коммутационное устройство</u>		
		16	SB1, SB2, SB3, SB4, SB5	ТС-0121	5	
			Устройство для измерения скорости чтения			
Изм	Лист	№ докум	Подпись	Дата		
Разрад	Валиуллин Т.А.					
Пров	Трамов И.Б.					
Исполн						
Утв						
				Спецификация радиоэлементов схемы		
				Литера	Лист	Листов
				Г	1	1
				МГТУ им. Н.Э. Баумана, группа ИУ6-74Б		