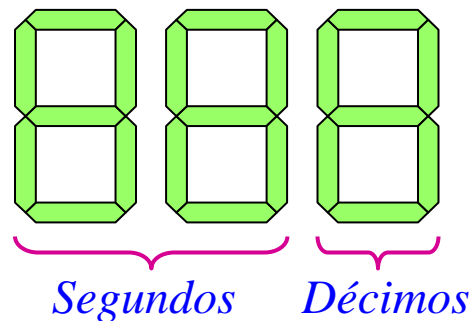


Implementar um contador de 3 dígitos, através de três displays de 7 segmentos.

O incremento do contador deverá ser em décimos de segundo.



A temporização deverá ser feita através do *Timer0_A*.

Frequência do oscilador = 1MHz

Incremento do contador em décimos de segundo:

$$T = 0,1 \text{ s} = 100 \text{ ms}$$

$$f_{\text{osc}} = 1 \text{ MHz}$$

Timer0_A deverá contar 100.000 ciclos

$$\text{Pré-Scaler} = 1:2$$

$$TA0CCR0 = 50.000$$

