JOSÉ EDIL GUIMARÃES DE MEDEIROS

PROFESSOR ADJUNTO

CONTATO

+55 (61) 99963-7114 JOSE.EDIL@GMAIL.COM J.EDIL@ENE.UNB.BR

- orcid.org/0000-0001-6529-0780
- in linkedin.com/in/joseedil/
- youtube.com/profedil

EXPERIÊNCIA PROFISSIONAL RELEVANTE

UNIVERSIDADE DE BRASÍLIA - UNB

Professor Adjunto | Fevereiro 2018 - Atual Professor Assistente | Abril 2011 - Fevereiro 2018

- · Professor no Departamento de Engenharia Elétrica (ENE) da Universidade de Brasília (UnB).
- Disciplinas ministradas: Programação Funcional com Haskell, Sistemas Digitais, Sistemas Microprocessados, Eletrônica 1 e 2 (microeletrônica), Circuitos Elétricos, Filtros Elétricos, Intro. a Engenharia Elétrica, Intro. a Engenharia de Computação.
- Orientação de trabalhos de conclusão de curso (TCC) nas áreas de programação funcional, sistemas web, sistemas embarcados e Internet das Coisas.
- · Supervisor Acadêmico da equipe de competição em robótica autônoma Droid.

Chefe do Departamento de Engenharia Elétrica (ENE) | Julho 2020 - Abril 2022

- Gestão administrativa do departamento que conta com 59 professores do quadro permanente e 18 técnicos. O departamento oferece quatro cursos de engenharia com aproximadamente 1400 estudantes e cursos de mestrado acadêmico e profissional e doutorado acadêmico..
- · Gestão do orçamento anual do departamento.
- · Representante do departamento nos conselhos superiores da Universidade.

Coordenador de Graduação em Eng. de Computação | Julho 2018 - Julho 2020

- Gestão acadêmica do curso oferecido em parceria entre o Departamento de Engenharia Elétrica e o Departamento de Ciência da Computação.
- · Supervisão acadêmica de estágios.
- · Orientação acadêmica e administrativa dos estudantes de graduação.

NDE Engenharia de Computação | Julho 2018 - Atual NDE Engenharia de Redes de Comunicação | Março 2022 - Atual

- · Avaliação contínua dos currículos dos cursos de graduação.
- Preparação para visita in loco de renovação de reconhecimento do curso de graduação em Engenharia de Redes de Comunicação.

INSTITUTO NACIONAL DE ESTUDOS E PESQUISAS EDUCACIONAIS ANÍSIO TEIXEIRA - INEP

Comissão Assessora de Área - Engenharia de Computação | Fevereiro 2019 - Atual

- Preparação do Exame Nacional de Desempenho dos Estudantes (ENADE) nos ciclos 2019 e 2023.
- Revisão, edição e aprovação de questões para o Banco Nacional de Itens (BNI)
- · Elaboração de padrões de resposta para o ENADE.
- · Análise da avaliação e aprovação dos relatórios de área.

DFCHIP SISTEMAS ELETRÔNICOS LTDA

Design house focada em prover módulos de propriedade intelectual de semicondutores analógicos de alta eficiência e baixo consumo.

Co-fundador | Agosto 2014 - Maio 2017

- · Especificação de circuitos eletrônicos avançados.
- · Supervisão do time de engenharia.
- · Relacionamento com clientes e parceiros.

INSTITUTO DE FORMAÇÃO DE LÍDERES - IFL

O Instituto de Formação de Líderes é uma associação civil sem fins lucrativos com a missão de formar jovens lideranças em gestão, empreendedorismo e liberalismo clássico.

Conselheiro - IFL Brasil | Abril 2021 - Atual

- · Aprovação do planejamento estratégico.
- · Supervisão do projeto de expansão para novas localidades em todo o Brasil.

Diretor-Presidente - IFL Brasília | Abril 2020 - Abril 2021

- · Gestão administrativa e financeira do IFL local.
- · Planejamento estratégico anual

Diretor de Comunicação - IFL Brasília | Março 2019 - Março 2020

FORMAÇÃO

Doutor em Sistemas Eletrônicos e de Automação: Microeletrônica

Universidade de Brasília | 2012 - 2017

- Tese: Unscented Transform Framework for Quantization Modeling in Data Conversion Systems.
 Disponível em https://repositorio.unb.br/handle/10482/31542
- Pesquisador visitante (doutorado sanduíche) na KTH Royal Institute of Technology -Stockholm, Sweden, entre Outubro 2016 e Setembro 2017. Projeto CNPq/CISB/Saab CFP 42/2014: Modeling of Heterogeneous Adaptive Systems for Safety-Critical Avionics Applications using an MoC-based Framework.

Mestre em Engenharia Elétrica

Universidade de Brasília | 2008 - 2010

 Dissertação: Modelagem em SystemC de um Sistema em Chip em Ambiente de Redes de Sensores sem Fio

Engenheiro Eletricista

Universidade de Brasília | 2003 - 2007

PUBLICAÇÕES RELEVANTES

- G. Ungureanu, J. E. G. de Medeiros, T. Sundström, I. Söderquist, A. Åhlander, and I. Sander. ForSyDe-Atom: Taming Complexity in Cyber Physical System Design with Layers. ACM Trans. Embed. Comput. Syst. 20, 2, Article 10 (March 2021), 27 pages. doi: https://doi.org/10.1145/3424667
- E. Ramalho, E. Peixoto and E. Medeiros, "Silhouette 4D With Context Selection: Lossless Geometry Compression of Dynamic Point Clouds," in IEEE Signal Processing Letters, vol. 28, pp. 1660-1664, 2021, DOI: 10.1109/LSP.2021.3102525.
- E. Peixoto, E. Medeiros and E. Ramalho, Silhouette 4d: An Inter-Frame Lossless Geometry Coder Of Dynamic Voxelized Point Clouds, 2020 IEEE International Conference on Image Processing (ICIP), 2020, pp. 2691-2695, DOI: 10.1109/ICIP40778.2020.9190648.
 IEEE Signal Processing Society Industry Best Paper Award.
- J. E. G. de Medeiros, G. Ungureanu and I. Sander, An algebra for modeling continuous time systems, 2018 Design, Automation & Test in Europe Conference & Exhibition (DATE), 2018, pp. 861-864, DOI: 10.23919/DATE.2018.8342126.
- G. Ungureanu, J. E. G. de Medeiros and I. Sander, *Bridging discrete and continuous time models with atoms*, 2018 Design, Automation & Test in Europe Conference & Exhibition (DATE), 2018, pp. 277-280, DOI: 10.23919/DATE.2018.8342019.
- A complete list is available at https://orcid.org/0000-0001-6529-0780.

PREMIAÇÕES

 2020 SPS Industry Best Paper Award for the paper Silhouette 4D: An Inter-frame Lossless Geometry Coder of Dynamic Voxelized Point Clouds; https://2020.ieeeicip.org/awards/

ORIENTAÇÕES

- Otho Teixeira Komatsu, Mestrado em Informática (co-orientação). Codificação de nuvens de pontos baseada em decomposição diádica, Em andamento.
- Eduardo Lemos Rocha, Mestrado em Informática (co-orientação). FACT: Functional Algebra for Continuous Time Modeling, Em andamento.
- Luiz Gustavo Soares de Sá, Mestrado em Ciência da Computação (co-orientação), H-calculus: session types for hardware analysis and well-definedness, Junho 2021.
- Reinaldo Gutierrez Pimenta, Mestrado em Engenharia Elétrica (co-orientação), A transformada da incerteza como método para avaliar a variabilidade de circuitos em tecnologias emergentes, Junho 2019.