Documentație

Pentru acest assignment voi proiecta și implementa un fifo. Fifo, este o componentă de circuit care implementează o coada in care putem pune valori prin scriere si le putem citi din registri.

Fifo (First in first out) este o componenta care orimeste o valoare de intrare, sau mai multe, si ia prima din coada.

Fifo are mai multe componente, are doua numaratoare, unul pentru citire, care incrementeaza read pointerul, si celalat pentru scriere care incrementeaza write pointerul. Are un decodificator, care o sa codifice care bit va fi activat pentru a scrie, pe care pozitie. Apoi se calculeaza enable ul pentru a vede pe care registru vom scrie valoarea de intrare. Pentru citire o sa alegem din multiplexor valoarea care se va afla pe pozitia read pointer curent.