Documentație

Pentru acest assignment voi proiecta și implementa un mips multicycle. Mips multicycle este o abordare a mipsului single cycle, cu reducerea ciclurilor de ceasuri si a componentelor pentru a realiza aceaste rezolvare. Toate instructiunile dureaza cat cea mai lenta insrtuctiune, pentru asta vom folosi perioade de ceasuri mai reduse, fiecare pas va decurge intr-un ciclu de ceas. Se vor introduce registri aditionali intenri. In ALU se va mai calcula adresa si se va incrementa pc, iar aceeasi memorie se va folosi pentru instructiuni si pentru date, totodata vom folosi o masina cu stari finite pentru control.

Table

Description automatically generated