

# Taller Apoyo Entrega 4

IIC2343

# Formalidades

- ° La entrega es el lunes 6 de Julio a las **20:00 hrs**
- ° La calificación de esta entrega equivale al 35% de la nota final de proyecto, y no se puede eliminar.
- ° Favor responder la siguiente encuesta: <https://forms.gle/FKHynGVXrspTrENq6>

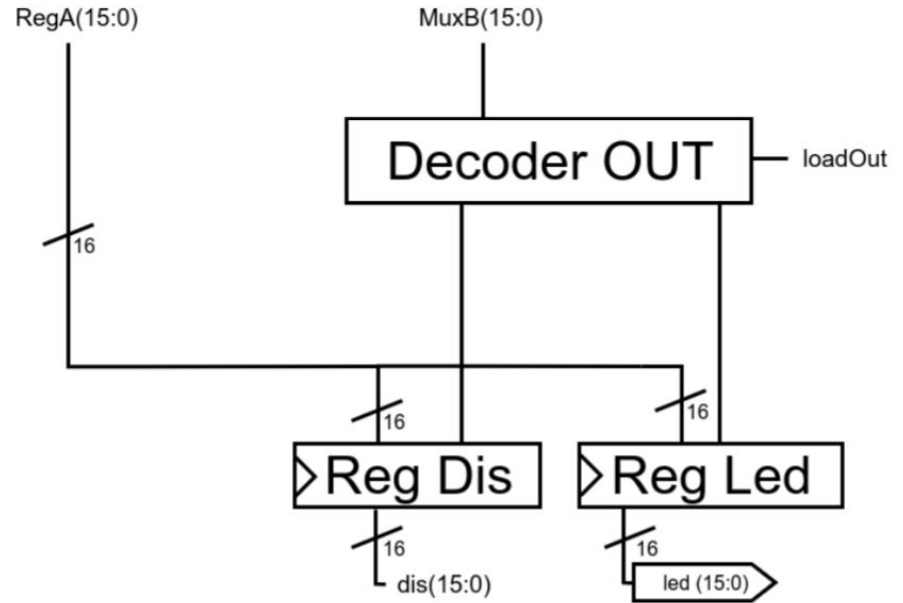
# Contenidos

- ° Revisión de dudas típicas
- ° Responder dudas finales

# Issue 159

## Lógica del Decoder

La lógica detras del Decoder es solo un direccionamiento de una señal de carga según la salida dle Mux B. Si por ejemplo tengo que lo que salga del MUX B es 0 entonces la señal de carga del registro display se activará, si la señal del MUX B es 1 entonces la señal de carga del registro led se activará, en otro caso, no se activa ninguna señal de carga.



# Issue 161

## Conexión Registros y display

En las entregas pasadas existía una conexión directa entre los registros y los displays, esa conexión debe deshacerse para esta entrega, cierto?Tengo la duda, porque me imagino que ahora los displays A, B, C y D deben estar solo conectados al Reg Dis

## Respuesta:

La conexión de los display es a este nuevo registro Dis, no hay conexión directa con los registros A y B a ningún dispositivo de output.

# Issue 163

¿Cuál es el orden de los botones?

**Respuesta:**

```
btn <= "00001"; -- press central button
```

```
btn <= "00010"; -- press up button
```

```
btn <= "00100"; -- press left button
```

```
btn <= "01000"; -- press right button
```

```
btn <= "10000"; -- press down button
```

# Issue 167

... se define como que si la resta es  $a-b$  entonces hay carry cuando  $a \geq b$  pero en el caso que  $a=-1$  y  $b=0$  el modelo de resta enseñado en clase resulta en carry a pesar de que  $a < b$  pero por lo menos con este ejemplo no.

¿Que deberia hacer?

**Respuesta:**

En proyecto, tanto para referirnos a literales, como a direcciones de memoria y datos almacenados, asumimos que serán valores naturales, lo que también pueden asumir en esta entrega.

Todos los inputs que se probarán serán números mayores a cero, por lo que no se compliquen con los casos negativos.

# Ejemplo de input y output

Programa Exponente

Base : 000000000000111 (7 en decimal)

Exponente : 000000000000101 (5 en decimal)

Result: 41A7 (16807 en decimal)



# Ejemplo de input y output

Programa División Entera

Dividendo : 000000001010110 (86 en decimal)

Divisor : 000000000000101

Result: 0011 (17 en decimal)

# Ejemplo de input y output

Programa factorial

Factorial : 000000000001000 (8 en decimal)

Result: B130 (45360 en decimal)

# Ejemplo de input y output

Programa ASCII

Primer número : 000000000110001 (49 en decimal)

Segundo número : 000000000110101 (53 en decimal)

Tercer número : 000000000110000 (48 en decimal)

Result: 0150

**¿Dudas?**