Taller entrega 4

IIC2343

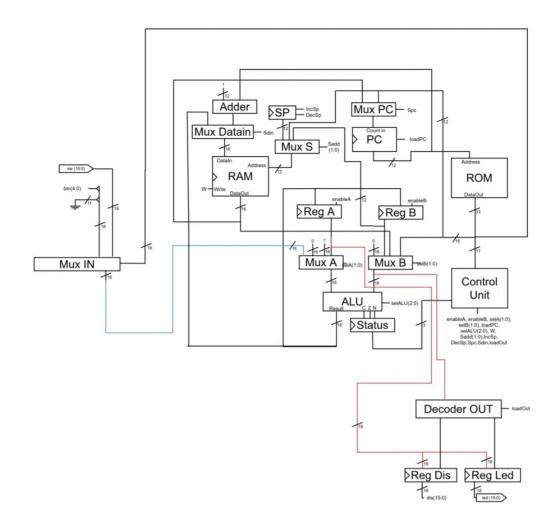
Formalidades

- ° La entrega es el 3 de Julio 20:00 hrs
- ° La calificación de esta entrega equivale al 35% de la nota final de proyecto, y no se puede eliminar.
- ° Esta entrega ocupa como base la entrega 3

Contenidos

- Motivación
- ° Componentes de esta entrega (Decoder OUT)
- ° Pasos de desarrollo
- ° Formato de Evaluación
- ° Evaluación de Pares

Diagrama:



Componentes de esta entrega: Decoder OUT

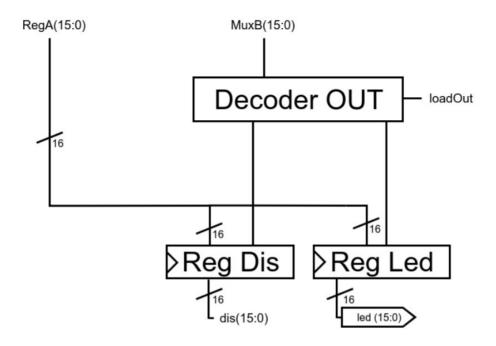


Figura 2: Output detallado.

Pasos de Desarrollo: Tener completada la entrega 3

° Partir de la base que se tiene todos los requerimientos de dicha entrega para poder avanzar correctamente en el desarrollo de esta entrega. En caso de que falte algún componente o instrucción no testeada, el grupo debe asegurarse de completar y testear el computador de la entrega pasada.

° Se recomienda revisar talleres pasados, issues y realizar todos los test de dicha entrega.

Pasos de Desarrollo: Opcodes y Señales

° Analizar y crear la forma como la ROM entrega las instrucciones a la Control Unit. (Cuantos bits ocupar, que significará cada bit, o grupo de bits, ¡ocupen sus bits de forma inteligente!)

° Se recomienda usar tablas que identifica el código de operación y sus respectivas señales asociadas.

INSTRUCCIÓN	SEÑAL 1	SEÑAL 2	***	SEÑAL N
MOV A,B	1	0		1

Pasos de Desarrollo: Opcodes y Señales

° Los nuevos opcodes soportados son los siguientes:

```
OUT A,B (envía A a Output[B])
A,(B) (envía A a Output[Mem[B]])
A,(Dir) (envía A a Output[Mem[Dir]])
A,Lit (envía A a Output[Lit)
```

Evaluación de Pares

- ° Esta evaluación se hará durante el desarrollo de la entrega hasta el miércoles 1 de Julio a las 23:00 horas
- ° El objetivo es poder lograr una comunicación efectiva con todo el equipo, y que si sea necesario una intervención del cuerpo docente sea antes de entregar para evitar perjudicar la nota final
- ° Si presenta alguna complicación no dude en informar lo más pronto posible para poder tomar las medidas pertinentes.

¿Dudas?