



Universidade Estadual do Sudoeste da Bahia – UESB

Departamento de Ciências Exatas – DCE

Disciplina: Sistemas Operacionais

Prof.: Marco Antônio Dantas Ramos

Data: 21 de março de 2018

Aluno: _____

1. Implementar a arquitetura do MIPS para as seguintes instruções: ADD, SUB, AND, OR, BEQ, SW, J e LW. Todas as implementações deverão ser feitas em VHDL ou esquemático, as verificações funcionais deverão ser feitas em forma de onda, no simulador do QUARTUS e, fisicamente utilizando a placa de prototipação.
 - a. I Unidade: implementação da ULA Implementação do Banco de registradores UC. (4/04: testes funcionais em forma de onda).
 - b. II Unidade: implementação da UC, caminho para instruções de fluxo e da memória RAM e dos registradores PC e RI. (25/04 testes funcionais em forma de onda)
 - c. III Unidade: junção de todas as unidades funcionais e execução de uma sequência de instruções. (29/05 testes funcionais em forma de onda)
2. Cada equipe pode ter no máximo dois alunos.
3. O projeto deve ser modular.