

lspci

El comando [lspci](#) muestra un resumen de todos los dispositivos conectados a la máquina a través de los buses PCI del sistema.

Funcionamiento

[lspci](#) utiliza la información que se almacena en los directorios [/proc](#) y [/sys](#) para construir un listado de buses PCI y dispositivos conectados a ellos, de manera que podamos conocer el HW que tenemos disponible.

Para la visualización completa de toda la información que ofrece [lspci](#) debemos ejecutar el comando con privilegios de root.

Opciones

Algunas de las opciones interesantes para utilizar el comando [lspci](#) son las siguientes:

- -d: muestra sólo los dispositivos del fabricante indicado (en hexadecimal)
- -k: muestra los controladores (drivers) que el [kernel](#) está utilizando para cada dispositivo identificado
- -s: muestra sólo el bus indicado [Bus:Device]
- -t: muestra los dispositivos PCI conectados de manera jerárquica
- -v: muestra información detallada de los buses y dispositivos

Ejemplos

Ejemplo 1

Muestra todos los dispositivos conectados al sistema:

```
# lspci
00:00.0 Host bridge: Intel Corporation Xeon E3-1200 v3/4th Gen Core Processor DRAM Controller (rev 06)
00:01.0 PCI bridge: Intel Corporation Xeon E3-1200 v3/4th Gen Core Processor PCI Express x16 Controller (rev 06)
00:02.0 VGA compatible controller: Intel Corporation 4th Gen Core Processor Integrated Graphics Controller (rev 06)
00:03.0 Audio device: Intel Corporation Xeon E3-1200 v3/4th Gen Core Processor HD Audio Controller (rev 06)
00:14.0 USB controller: Intel Corporation 8 Series/C220 Series Chipset Family USB xHCI (rev 05)
00:16.0 Communication controller: Intel Corporation 8 Series/C220 Series Chipset Family MEI Controller #1 (rev 04)
```

```
00:1a.0 USB controller: Intel Corporation 8 Series/C220 Series Chipset
Family USB EHCI #2 (rev 05)
00:1b.0 Audio device: Intel Corporation 8 Series/C220 Series Chipset High
Definition Audio Controller (rev 05)
00:1c.0 PCI bridge: Intel Corporation 8 Series/C220 Series Chipset Family
PCI Express Root Port #1 (rev d5)
00:1c.1 PCI bridge: Intel Corporation 8 Series/C220 Series Chipset Family
PCI Express Root Port #2 (rev d5)
00:1c.2 PCI bridge: Intel Corporation 8 Series/C220 Series Chipset Family
PCI Express Root Port #3 (rev d5)
00:1d.0 USB controller: Intel Corporation 8 Series/C220 Series Chipset
Family USB EHCI #1 (rev 05)
00:1f.0 ISA bridge: Intel Corporation HM86 Express LPC Controller (rev 05)
00:1f.2 SATA controller: Intel Corporation 8 Series/C220 Series Chipset
Family 6-port SATA Controller 1 [AHCI mode] (rev 05)
00:1f.3 SMBus: Intel Corporation 8 Series/C220 Series Chipset Family SMBus
Controller (rev 05)
01:00.0 Display controller: Advanced Micro Devices, Inc. [AMD/ATI] Sun XT
[Radeon HD 8670A/8670M/8690M / R5 M330 / M430 / Radeon 520 Mobile]
07:00.0 Network controller: Realtek Semiconductor Co., Ltd. RTL8188EE
Wireless Network Adapter (rev 01)
08:00.0 Ethernet controller: Realtek Semiconductor Co., Ltd. RTL810xE PCI
Express Fast Ethernet controller (rev 07)
09:00.0 Unassigned class [ff00]: Realtek Semiconductor Co., Ltd. RTS5227 PCI
Express Card Reader (rev 01)
```

Ejemplo 2

Muestra los dispositivos del bus “08:00” y qué controlador está usando el kernel para ellos

```
# lspci -s 08:00 -k
08:00.0 Ethernet controller: Realtek Semiconductor Co., Ltd. RTL810xE PCI
Express Fast Ethernet controller (rev 07)
    DeviceName: Realtek PCIe FE Family Controller
    Subsystem: Hewlett-Packard Company RTL810xE PCI Express Fast Ethernet
controller
    Kernel driver in use: r8169
    Kernel modules: r8169
```

Ejemplo 3

Muestra información detallada de los dispositivos conectados al bus PCI “08:00”

```
# lspci -s 08:00 -v
08:00.0 Ethernet controller: Realtek Semiconductor Co., Ltd. RTL810xE PCI
```

```
Express Fast Ethernet controller (rev 07)
  DeviceName: Realtek PCIe FE Family Controller
  Subsystem: Hewlett-Packard Company RTL810xE PCI Express Fast Ethernet
controller
  Flags: bus master, fast devsel, latency 0, IRQ 17
  I/O ports at 4000 [size=256]
  Memory at c3404000 (64-bit, prefetchable) [size=4K]
  Memory at c3400000 (64-bit, prefetchable) [size=16K]
  Expansion ROM at 9fb00000 [disabled] [size=64K]
  Capabilities: <access denied>
  Kernel driver in use: r8169
  Kernel modules: r8169
```

Ejemplo 4

Muestra más información detallada de los dispositivos conectados al bus PCI "08:00"

```
# lspci -s 08:00 -vv
08:00.0 Ethernet controller: Realtek Semiconductor Co., Ltd. RTL810xE PCI
Express Fast Ethernet controller (rev 07)
  DeviceName: Realtek PCIe FE Family Controller
  Subsystem: Hewlett-Packard Company RTL810xE PCI Express Fast Ethernet
controller
  Control: I/O+ Mem+ BusMaster+ SpecCycle- MemWINV- VGASnoop- ParErr-
Stepping- SERR- FastB2B- DisINTx+
  Status: Cap+ 66MHz- UDF- FastB2B- ParErr- DEVSEL=fast >TAbort- <TAbort-
<MAbort- >SERR- <PERR- INTx-
  Latency: 0, Cache Line Size: 64 bytes
  Interrupt: pin A routed to IRQ 17
  Region 0: I/O ports at 4000 [size=256]
  Region 2: Memory at c3404000 (64-bit, prefetchable) [size=4K]
  Region 4: Memory at c3400000 (64-bit, prefetchable) [size=16K]
  Expansion ROM at 9fb00000 [disabled] [size=64K]
  Capabilities: <access denied>
  Kernel driver in use: r8169
  Kernel modules: r8169
```

From:
<https://wiki.deceroauno.net/> - **DE 0 A 1**

Permanent link:
<https://wiki.deceroauno.net/doku.php?id=glossary:lpsci>

Last update: **2020/12/02 19:26**

