

# EDUARDO HENRIQUE BASILIO DE CARVALHO

25 de Outubro de 2001    Liberdade, Belo Horizonte, Minas Gerais, Brasil

eduardohbc@ufmg.br    eduardohenriquebcarvalho@gmail.com

GitHub: <https://github.com/eduardo-ufmg>

LinkedIn: <https://www.linkedin.com/in/eduardo-carvalho-9233ba37a>

## EDUCAÇÃO

---

### CONCLUÍDO

#### Técnico em Mecatrônica

*Centro Federal de Educação Tecnológica (CEFET-MG)*

2017 a 2019

### EM ANDAMENTO

#### Graduação em Engenharia de Controle e Automação

*Universidade Federal de Minas Gerais (UFMG)*

9º período, previsão de formatura 2027/1

### FOCO FUTURO

Graduação em Engenharia da Computação; Mestrado e Doutorado em Engenharia da Computação

## EXPERIÊNCIA PROFISSIONAL

---

### Estágio Técnico

*Betim Química*

Manutenção de impressoras industriais

2020/1 a 2021/1

### Estágio de Graduação (não obrigatório)

*RSTech*

Manutenção de equipamentos de laboratório

2021/2

### Suporte Técnico

*Eletrogate*

Manutenção e desenvolvimento de kits didáticos de eletrônica, suporte técnico

2022/1 a 2024/1

### Foco Futuro

Desenvolvimento de aceleradores digitais, sistemas embarcados, bibliotecas de aprendizado de máquina

## ATIVIDADES EXTRACURRICULARES

---

### Pesquisa

**Projeto e implementação de aceleradores de hardware periféricos para algoritmos de classificação baseados em grafos**

*UFMG*

2024/1 - em andamento

**Implementação de uma bancada didática para um laboratório de controle**

*UFMG*

2025/1 - em andamento

**Implementação de um conversor Modbus RTU/TCP para um laboratório de ensino**

*UFMG*

concluída 2025/1

## **Ensino**

**Arquitetura e Organização de Computadores — Monitor**

*UFMG*

2024/1 - 2025/2

## **Liderança & Organização**

**Coorganizador das palestras IEEE CASS — Minas Gerais**

*UFMG*

2024

**CEFAST-Drone — Capitão da Divisão de Eletrônica**

*CEFET-MG*

2018/1 - 2019/2

## **Desenvolvimento Profissional**

**SystemVerilog para Projeto e Verificação**

*Cadence Design Systems*

2024/1

**Linguagem e Aplicação de Verilog**

*Cadence Design Systems*

2024/1