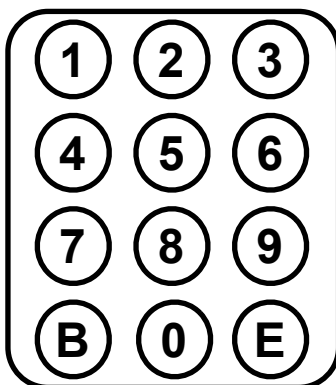




**TAREA #4**  
**LECTURA DE TECLADO MATRICIAL**

Se debe realizar un programa para leer un teclado matricial. El teclado tiene el siguiente formato:





El programa debe ser capaz de leer los valores de las teclas en BCD y crear un arreglo con la secuencia de teclas ingresada. La secuencia de teclas tendrá una longitud definida por medio de una constante y su valor está entre 1 y 6. Es decir, se podrá leer una secuencia de mínimo una y máximo 6 teclas. El usuario podrá digitar una secuencia de teclas en el intervalo definido hasta presionar la tecla E (enter). La secuencia de teclas presionada debe quedar almacenada en un arreglo como se discute más adelante. Durante el ingreso de la secuencia de teclas el usuario puede presionar la tecla B (borrar) en cuyo caso se borrará la última tecla presionada colocada en el arreglo. Luego de alcanzada la longitud máxima de la secuencia el programa solo podrá atender la tecla E o la tecla B. Cualquier otra tecla presionada debe ser ignorada. Si en una secuencia de teclas la primera tecla que se presiona es la tecla E o la tecla B estas deben ser ignoradas. El programa solo podrá leer una tecla a la vez, es decir, no se implementa "Rollover".

**1. Arquitectura de Hardware.**

El teclado se va a implementar con la matriz de botones de la Dragon 12+ conectados al puerto A. Utilizando los primeros 12 botones de izquierda a derecha y de arriba hacia abajo.

**2. Arquitectura de Software.**

El programa utilizará una tabla llamada Teclas= [\$01, \$02,..., \$08, \$09, \$0B, \$0, \$E), en ese orden. El valor \$B es para la tecla B (borrar) y \$E para la tecla E (enter). La tabla

|  |  |   |
|--|--|---|
|                     | <p style="text-align: center;"><b>UNIVERSIDAD DE COSTA RICA</b><br/><b>ESCUELA DE INGENIERÍA ELÉCTRICA</b></p> |  |
| <p style="text-align: center;"><b>IE-623 MICROPROCESADORES</b><br/><b>Prof. Geovanny Delgado</b></p> |  |   |

Teclas deberá ser accesada por direccionamiento indexado por acumulador, donde la dirección base es Teclas y el offset es definido por la tecla presionada. Adjunto encontrará las direcciones de las estructuras de datos definidas en este enunciado.

**Programa Principal:** El programa principal debe declarar e inicializar las estructuras de datos y configurar las interrupciones RTI y PH0. Además deberá llamar de manera recurrente a la Tarea\_Teclado, siempre que la bandera ARRAY\_OK sea cero. Esta bandera es puesta en 1 cuando se finaliza una secuencia de teclas y es borrada por el procedimiento que usa la secuencia de teclas leída. En este caso, para efectos de prueba, esta bandera será borrada por medio de la interrupción PH0.

**Subrutina RTI\_ISR:** La subrutina de servicio a la interrupción RTI únicamente debe descontar el contador de rebotes (Cont\_Reb) solo si este es diferente de cero. Si este contador es cero esta subrutina no ejecuta ninguna acción y retorna. Esta interrupción se debe generar a una razón de 1 mS.

**TAREA\_TECLADO:** Esta subrutina será la encargada de llamar a la subrutina MUX\_TECLADO para que capture una tecla presionada. Además esta subrutina realizará las acciones para suprimir los rebotes y para definir el concepto de tecla retenida, leyendo la tecla hasta que la misma sea liberada. En esta subrutina se carga el Cont\_Reb cuando se detecta una tecla presionada, se valida si la tecla presionada es válida, comparando dos lecturas de la misma luego de la supresión de rebotes. Finalmente la Tarea\_Teclado debe llamar a la subrutina FORMAR\_ARRAY cuando determine que una tecla ha sido leída de manera correcta (TCL\_LISTA =1). Esta subrutina **debe** ser implementada según el diseño visto en clase.

**Subrutina MUX\_TECLADO:** Esta subrutina es la encargada de leer el teclado propiamente. El teclado matricial deberá leerse de manera iterativa enviando uno de los 4 patrones (\$EF, \$DF, \$BF, \$7F) al puerto A. Se tendrá un índice denominado PATRON que terminará el ciclo FOR-NEXT cuando su valor supere 4. Para la lectura del teclado NO lea patrones, en su lugar busque cuál bit de la parte baja del puerto A está en cero para identificar la tecla presionada, de esta manera solo hay 3 posibilidades. El valor de la tecla presionada deberá ser devuelto, al procedimiento que ha llamado esta subrutina, por medio de la variable Tecla. Esta subrutina no recibe ningún parámetro.

**Subrutina FORMAR\_ARRAY:** Esta subrutina recibe el valor de la tecla presionada válida en la variable Tecla\_IN. Además cuenta con el valor de la constante que define cuál es la longitud máxima de la secuencia de teclas almacenado en MAX\_TCL, esta constante podrá tener un valor entre 1 y 6. La subrutina debe colocar de manera ordenada los valores de las teclas recibidas en Tecla\_IN en un arreglo denominado



**IE-623 MICROPROCESADORES**  
**Prof. Geovanny Delgado**

Num\_Array. La subrutina utilizará una variable llamada Cont\_TCL para almacenar el número de tecla en Num\_Array. Este arreglo debe ser accesado por direccionamiento indexado por acumular B (cargando en B el contenido de Cont\_TCL). Cada vez que se ingrese a FORMAR\_ARRAY se debe validar primero si se alcanzó MAX\_TCL; de ser así se valida si la nueva tecla recibida en Tecla\_IN es \$0E (Enter) en cuyo caso se hace ARRAY\_OK =1 indicando que se finalizó el Num\_Array y se repone Cont\_TCL=0, para que quede listo para una nueva secuencia de entrada. Si lo que se recibió en Tecla\_IN es \$0B se deberá poner \$FF en la actual posición de Num\_Array y descontar Cont\_TCL, solo si este no es cero, para que en la próxima iteración (nuevo ingreso de una tecla) esta sea almacenada en la posición anterior (función de borrado). Lo indicado, respecto a recepción en FORMAR\_ARRAY de una tecla E o B, aplica en cualquier momento que se reciba una tecla en Tecla\_IN, excepto con la primera tecla, pues si se recibe como primera tecla \$0B o \$0E estás deben ser ignoradas. Debe recordarse que cuando Cont\_TCL alcance el valor de MAX\_TCL las únicas teclas válidas a procesar son E y B, cualquier otra tecla presionada debe ser ignorada. Finalmente debe notarse que la secuencia ingresada se termina con una tecla E y su longitud puede ser cualquiera entre 1 y MAX\_TCL. Además cuando se termina la secuencia de teclas se pone en 1 la bandera ARRAY\_OK.

**Subrutina PHO\_ISR:** Esta es la subrutina de servicio a la interrupción de PH0. En esta subrutina lo único que se hace es borrar la bandera ARRAY\_OK y borrar Num\_Array poniendo todos sus valores en \$FF, para permitir el ingreso de una nueva secuencia de teclas.

El programa debe estructurarse como es usual, con encabezado de documentación, versión del programa, autor, fecha y comentarios generales. Luego debe aparecer la declaración de las estructuras de datos del programa y relocalización de vectores de interrupción. A continuación debe venir el código de configuración del hardware y después el programa principal. Luego se deben colocar las subrutinas generales y finalmente las subrutinas de servicio de interrupciones.

**PRUEBAS A VALIDARSE.**

- Se definirá un valor para MAX\_TCL.
- Se ingresarán secuencias de teclas de longitud menor que MAX\_TCL y se validará que las mismas queden almacenadas correctamente en Num\_Array.
- Se ingresará una secuencia de teclas de longitud igual que MAX\_TCL y se validará que la misma quede almacenadas correctamente en Num\_Array.
- Se ingresarán secuencias de longitud mayor que MAX\_TCL y luego Enter y se validará que solo las primeras teclas hasta una longitud igual que MAX\_TCL quedaron en Num\_Array.



IE-623 MICROPROCESADORES  
Prof. Geovanny Delgado

- e. Se presiona las teclas B y E como primera tecla y se valida que no se modifica Num\_Array.
- f. Al presionar una única tecla de manera prolongada y luego la tecla E, el valor de la primera queda en Num\_Array. Validación de funcionalidad de tecla retenida.
- g. Al presionar teclas rápidamente, seguidas de la tecla E las mismas quedan en Num\_Array sin ser repetidas. Se suprimen correctamente los rebotes.
- h. Al presionar varias teclas consecutivas y luego una secuencia B-.-B-E, se valida la correcta conformación de Num\_Array. Validación de la función de borrado.

Entregue un informe con todos los detalles de diseño, incluyendo los cálculos realizados. Incluya los diagramas de flujo de todas las subrutinas e incluya las estructuras de datos utilizadas, indicando qué función cumple cada una de ellas. No se deben utilizar más estructuras de datos que las indicadas en la tabla de este enunciado. Estructure adecuadamente el programa. **NO SE REVISARÁN DISEÑOS QUE NO SEAN PRESENTADOS DE MANERA ORDENADA Y CLARA.** Debe enviar el código del programa con el formato SuNombre#4.asm a la dirección del curso a más tardar a las 8:00 a.m. del día en que debe entregar su tarea.

**TABLA DE ESTRUCTURAS DE**

| Nombre    | Dirección     | Valor Inicial |
|-----------|---------------|---------------|
| MAX_TCL   | \$1000        | 1-6           |
| Tecla     | \$1001        | \$FF          |
| Tecla_IN  | \$1002        | \$FF          |
| Cont_Reb  | \$1003        | \$00          |
| Cont_TCL  | \$1004        | \$00          |
| Patron    | \$1005        | \$00          |
| Banderas  | \$1006        | \$00          |
| Num_Array | \$1007-\$100C | \$FF          |
| Teclas    | \$100D-\$1018 | \$01-\$0E     |

BANDERAS: X:X:X:X:X:ARRAY\_OK: TCL\_LEIDA:TCL\_LISTA



**UNIVERSIDAD DE COSTA RICA  
ESCUELA DE INGENIERÍA ELÉCTRICA**



**IE-623 MICROPROCESADORES  
Prof. Geovanny Delgado**