## Práctica 01 Medidas de Rendimiento

Fermin Sola y Eduardo Ezponda

15 de febrero de 2023

## 1. Primer Apartado

c) A continuación se muestran las pantallas de CPU y Caches

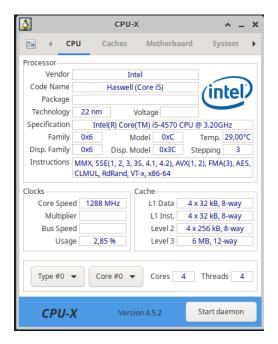


Figura 1: CPU

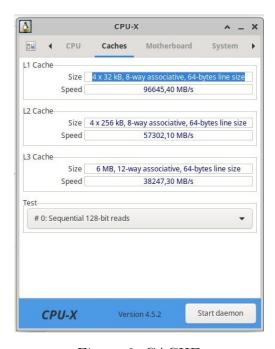


Figura 2: CACHE

## 2. Segundo Apartado

a) Programa SumaMatriz.c

```
/*
    * Program: SumaMatriz
    * Name: Fermin Sola en colaboracion con Eduardo Ezponda
    * Date: 13/02/2023
   */
   #include <stdlib.h>
   #include <stdio.h>
   #include <time.h>
   #include <string.h>
10
11
   #define N 500
12
   #define M 25000
13
14
   double a[N][N],b[N][N],c[N][N];
15
16
   int main(){
17
            for(int i = 0; i < N; i++){
18
                     for(int j = 0; j < N; j++){
19
                             a[i][j] = drand48();
20
                             b[i][j] = drand48();
21
                     }
            }
23
24
            clock_t start = clock();
25
            for(int k = 0; k < M; k++){
26
                     for(int i = 0; i < N; i++){</pre>
27
                             for(int j = 0; j < N; j++){
28
                                      c[i][j] = a[i][j]+b[i][j];
29
                             }
30
                     }
31
            }
32
            clock_t finish = clock();
33
            printf("El tiempo tardado es: %ld\n", (finish-start)/CLOCKS_PER_SEC);
34
35
            return 0;
36
   }
```

```
.text
                           a,2000000,32
             .comm
2
                           b,2000000,32
             .comm
             .comm
                           c,2000000,32
4
                               .rodata
             .section
    .LCO:
6
                              "El tiempo tardado es: %ld\n"
             .string
             .text
8
             .globl
                            main
9
                           main, @function
             .type
10
   main:
11
   .LFB6:
12
             .cfi_startproc
13
            endbr64
14
            pushq
                           %rbp
15
             .cfi_def_cfa_offset 16
16
             .cfi_offset 6, -16
17
                          %rsp, %rbp
            movq
18
             .cfi_def_cfa_register 6
19
            subq
                          $48, %rsp
20
                          $0, -36(%rbp)
            movl
21
                         .L2
            jmp
   .L5:
23
                          $0, -32(\%rbp)
            movl
24
            jmp
                         .L3
25
   .L4:
26
                          drand48@PLT
            call
27
                          %xmm0, %rax
            movq
28
                          -32(\%rbp), \%edx
            movl
29
            movslq
                             %edx, %rdx
30
                          -36(\%rbp), \%ecx
            movl
31
            movslq
                            %ecx, %rcx
32
                           $500, %rcx, %rcx
            imulq
33
                          %rcx, %rdx
            addq
34
                          0(,%rdx,8), %rcx
            leaq
35
                          a(%rip), %rdx
            leaq
36
                          %rax, (%rcx,%rdx)
            movq
37
                          drand48@PLT
            call
38
                          %xmm0, %rax
            movq
39
                          -32(\%rbp), %edx
            movl
40
                             %edx, %rdx
            movslq
41
                          -36(\%rbp), \%ecx
            movl
42
```

```
%ecx, %rcx
             movslq
43
                            $500, %rcx, %rcx
             imulq
44
             addq
                           %rcx, %rdx
45
                           0(,%rdx,8), %rcx
             leaq
46
                           b(%rip), %rdx
             leaq
47
                           %rax, (%rcx,%rdx)
             movq
48
                           $1, -32(%rbp)
             addl
49
    .L3:
50
                           $499, -32(%rbp)
             cmpl
51
             jle
52
                           $1, -36(%rbp)
             addl
53
    .L2:
54
             cmpl
                           $499, -36(%rbp)
55
             jle
                          .L5
56
                           clock@PLT
             call
57
                           \frac{\pi x}{-16}
             movq
58
                           $0, -28(%rbp)
             movl
59
                          .L6
             jmp
60
    .L11:
61
                           $0, -24(\%rbp)
62
             movl
             jmp
                          .L7
63
    .L10:
64
                           $0, -20(%rbp)
             movl
65
                          .L8
             jmp
66
    .L9:
67
                           -20(\%rbp), \%eax
             movl
68
             cltq
69
                           -24(\%rbp), %edx
             movl
70
             movslq
                             %edx, %rdx
71
             imulq
                            $500, %rdx, %rdx
72
                           %rdx, %rax
             addq
73
             leaq
                           0(,%rax,8), %rdx
74
                           a(%rip), %rax
             leaq
75
                            (%rdx, %rax), %xmm1
             movsd
76
                           -20(%rbp), %eax
             movl
77
             cltq
78
                           -24(\%rbp), %edx
             movl
79
             movslq
                             %edx, %rdx
80
             imulq
                            $500, %rdx, %rdx
81
                           %rdx, %rax
             addq
82
                           0(, %rax, 8), %rdx
             leaq
83
                           b(%rip), %rax
             leaq
84
                            (%rdx, %rax), %xmm0
             movsd
85
                            %xmm1, %xmm0
             addsd
86
             movl
                           -20(\%rbp), \%eax
87
```

```
cltq
88
                            -24(\%rbp), %edx
             movl
89
                              %edx, %rdx
             movslq
90
                             $500, %rdx, %rdx
             imulq
91
                            %rdx, %rax
             addq
92
                            0(,%rax,8), %rdx
             leaq
93
                            c(%rip), %rax
             leaq
94
                             %xmm0, (%rdx,%rax)
             movsd
95
                            $1, -20(%rbp)
             addl
96
    .L8:
97
             cmpl
                            $499, -20(%rbp)
98
             jle
                           .L9
99
             addl
                            $1, -24(%rbp)
100
    .L7:
101
                            $499, -24(%rbp)
             cmpl
102
                           .L10
             jle
103
                            $1, -28(%rbp)
             addl
104
    .L6:
105
             cmpl
                            $24999, -28(%rbp)
106
                           .L11
             jle
107
             call
                            clock@PLT
108
                            %rax, -8(%rbp)
             movq
109
                            -8(%rbp), %rax
             movq
110
                            -16(\%rbp), \%rax
             subq
111
             movq
                            %rax, %rcx
112
                               $4835703278458516699, %rdx
             movabsq
113
                            %rcx, %rax
             movq
114
                             %rdx
115
             imulq
                            $18, %rdx
             sarq
116
                            %rcx, %rax
             movq
117
                            $63, %rax
             sarq
118
             subq
                            %rax, %rdx
119
             movq
                            %rdx, %rax
120
                            %rax, %rsi
             movq
121
                            .LCO(%rip), %rdi
             leaq
122
             movl
                            $0, %eax
123
             call
                           printf@PLT
124
             movl
                            $0, %eax
125
             leave
126
              .cfi_def_cfa 7, 8
127
             ret
128
              .cfi_endproc
129
    .LFE6:
130
                             main, .-main
              .size
131
              .ident
                              "GCC: (Ubuntu 9.4.0-1ubuntu1~20.04.1) 9.4.0"
132
```

```
.note.GNU-stack,"", Oprogbits
               .section
133
               .section
                                   .note.gnu.property, "a"
134
               .align 8
135
              .long
                                1f - Of
136
                                4f - 1f
              .long
137
                                5
               .long
138
    0:
139
                                  "GNU"
               .string
140
    1:
141
               .align 8
142
               .long
                                0xc0000002
143
              .long
                                3f - 2f
144
    2:
145
              .long
                                0x3
146
    3:
147
               .align 8
148
    4:
149
```

b) Resultados de la funcion Clock() en nuestro SumaMatriz.c

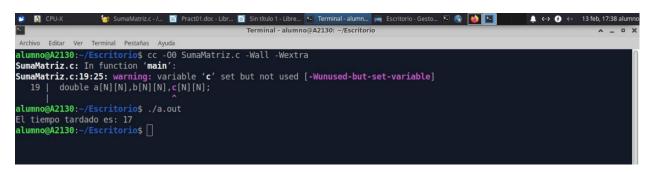


Figura 3: Compilación y ejecución

Figura 4: Compilación y ejecución con time

La sección analizada del programa tarda 17 segundos como se indica en las imágenes. Es posible que los tiempos no sean siempre exactos puesto que esto depende de que la CPU en ese momento esté más o menos libre.

En la imagen con "time", el primer tiempo (real) que aparece es el tiempo de respuesta (que es mayor), que hace referencia al tiempo que tarda el programa completo en terminar. El segundo tiempo (user) es, en cambio el tiempo de CPU.

c) La función Clock() mide el tiempo de CPU. El tiempo de CPU es el tiempo real que tarda la CPU en ejecutar una sección del programa. Es decir, el tiempo que la CPU está haciendo cosas. El tiempo de respuesta sin embargo, es el tiempo que tarda todo el programa en terminar.

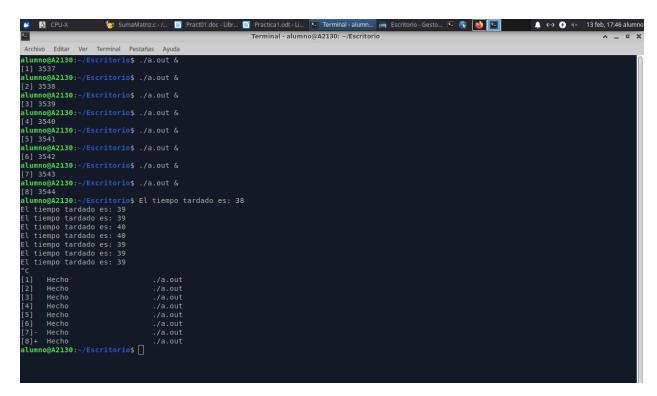


Figura 5: Ejecuciones

Como se puede observar, cuando ejecutamos 8 veces el mismo programa a la vez, el tiempo de ejecución del mismo aumenta consideráblemente puesto que la CPU está más ocupada

## 3. Tercer Apartado

- a) Rendimiento del PC:
  - El tiempo de ejecución de la sección analizada del programa es de 17 segundos. A la hora de la realización de la práctica se nos olvido hacer el casting de la funcion Clock() para obtener el resultado del tiempo más preciso. Es por eso, que hemos tomado el tiempo de ejecución preciso del valor que nos daba la función time, que son 17,798 segundos.
  - Dentro del bucle más interno se encuantran 31 instrucciones de ensamblador, que son las que la CPU ejecuta. Este bucle se repite  $25,000 \times 500 \times 500 = 6,250,000,000$  veces
    - $NI = 31 \times 6,250,000,000 = 193,750,000,000$  instrucciones Se tarda 17,798 segundos en ejecutar 193.750.000.000 instrucciones
    - frecuencia CPU = 3.20 GHz
    - periodo CPU =  $\frac{1}{3,20} \times 10^9 = 3,125 \times 10^{10}$  segundos por ciclo  $CPI = \frac{17,798}{193,750,000,000} \times 3,20 \times 10^9 = 0,29395$  ciclos por instrucción
  - $MIPS = \frac{\frac{193,750,000,000}{17,978}}{10^6} = 10,886,0546$  millones de instrucciones por segundo
  - $MFLOPS = \frac{\frac{1 \times 6,250,000,000}{17,798}}{10^6} = 351,163$  millones de operaciones de puto flotante por segundo