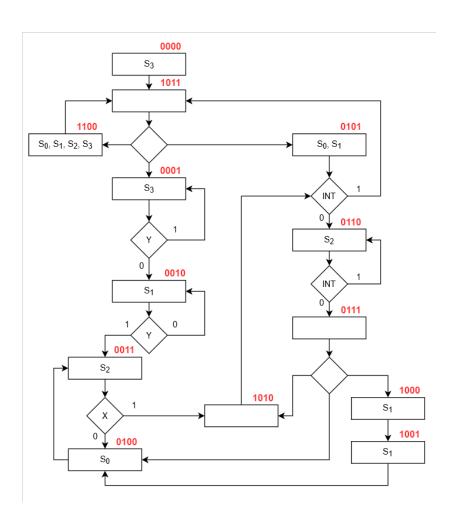
## Tarea 10

## Secuenciador Básico de 4 Micro-instrucciones

Alumno: Alfonso Murrieta Villegas | Asignatura: Organización y Arquitectura de Computadoras

1. Diseñe una carta ASM con hasta 16 estados, 3 entradas (X,Y,Int) Y 4 salidas (S0,S1,S2,S3). La carta ASM debe contar con por lo menos un salto de transformación y de interrupción.



2. Determine la tabla de verdad para un secuenciador básico de cuatro microinstrucciones.

	$\mathbf{K_1}$	$\mathbf{K}_{0}$
Qx	0	0
X	0	1
Y	1	0
INT	1	1

Tabla 1: Asignación de número binario a entrada

$\mathbf{K_1}$	$\mathbf{K}_{0}$	
0	0	Paso Continuo
0	1	Salto Condicional
1	0	Salto de Transformación
1	1	Salto por interrupción

Tabla 2: Microinstrucciones

## A continuación tabla de verdad:

Estado Presente			Liga				Micro Prueba instrucciones		ieba	VF Salidas			idas			
<b>P</b> <sub>3</sub>	$P_2$	$P_1$	$P_0$	$L_3$	$L_2$	$L_1$	$L_0$	$I_1$	$I_0$	$E_1$	$E_0$	VF	$S_3$	$S_2$	$S_1$	$S_0$
0	0	0	0	1	0	1	1	0	1	0	0	0	1	0	0	0
0	0	0	1	0	0	0	1	0	1	1	0	1	1	0	0	0
0	0	1	0	0	0	1	0	0	1	1	0	0	0	0	1	0
0	0	1	1	1	0	1	0	0	1	0	1	1	0	1	0	0
0	1	0	0	0	0	1	1	0	1	0	0	0	0	0	0	1
0	1	0	1	*	*	*	*	1	1	1	1	1	0	0	1	1
0	1	1	0	*	*	*	*	1	1	1	1	1	0	1	0	0
0	1	1	1	*	*	*	*	1	0	*	*	*	0	0	0	0
1	0	0	0	*	*	*	*	0	0	*	*	*	0	0	1	0
1	0	0	1	0	1	0	0	0	1	0	0	0	0	0	1	0
1	0	1	0	*	*	*	*	1	1	1	1	0	0	0	0	0
1	0	1	1	*	*	*	*	1	0	*	*	*	0	0	0	0
1	1	0	0	1	0	1	1	0	1	0	0	0	1	1	1	1
1	1	0	1	0	0	0	0	0	0	0	0	0	0	0	0	0
1	1	1	*	0	0	0	0	0	0	0	0	0	0	0	0	0