

Tarea 8 - 9

Alumno: Alfonso Murrieta Villegas Asignatura: Organización y Arquitectura de Computadoras

Tarea 8: Secuenciador

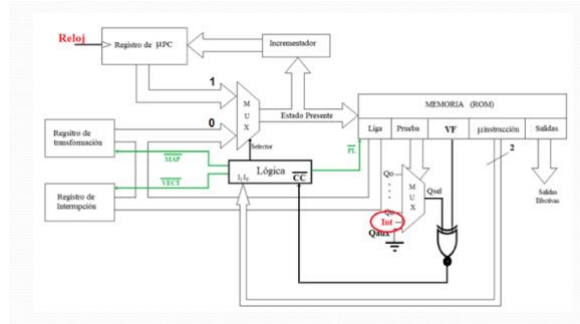


Tabla de verdad

I1	I0	CC	SEL	-PL	-MAP	-VECT	Comentarios
0	0	*	1	1	1	1	Paso continuo
0	1	0	1	1	1	1	Paso continuo
0	1	1	0	0	1	1	Salto Condicional
1	0	*	0	1	0	1	Salto de Transformación
1	1	0	1	1	1	1	Paso Continuo
1	1	1	0	1	1	0	Salto de interrupción

Tarea 9: Secuenciador con TTL

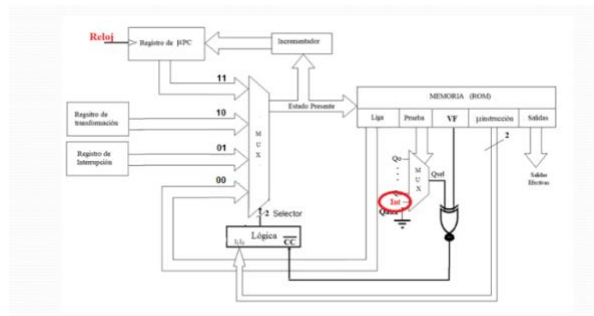


Tabla de verdad

I1	I0	CC	SEL1	SELO	Comentarios
0	0	*	1	1	Paso Continuo
0	1	0	1	1	Paso Continuo
0	1	1	0	0	Salto Condicional
1	0	*	1	0	Salto de transformación
1	1	0	1	1	Paso Continuo
1	1	1	0	1	Salto de interrupción