## Tarea 1: Carta ASM y Tabla de verdad



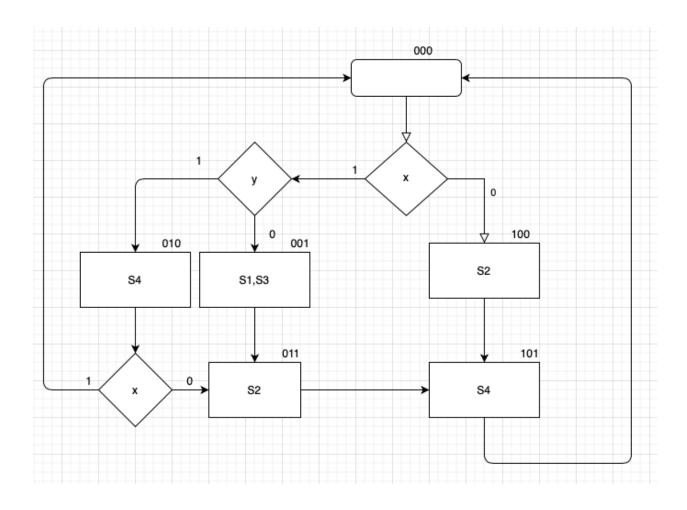
Asignatura: Organización y Arquitectura de Computadoras

Alumno: Alfonso Murrieta Villegas

## **Actividad**

Diseñe una carta ASM que tenga hasta 8 estados, 2 entradas X y Y así como 4 salidas S3,S2,S1,S0 y determine la tabla de verdad correspondiente.

## Carta ASM



## Tabla de verdad

ESTADO ACTUAL			ENTRADAS		ESTADO SIGUIENTE			SALIDAS			
Q3	Q2	Q1	X	Υ	Q3	Q2	Q1	s4	s3	s2	s1
0	0	0	1	1	0	1	0	0	0	0	0
0	0	0	1	0	0	0	1	0	0	0	0
0	0	0	0	*	1	0	0	0	0	0	0
0	1	0	1	*	0	0	0	1	0	0	0
0	1	0	0	*	0	1	1	1	0	0	0
0	0	1	*	*	0	1	1	0	1	0	1
0	1	1	*	*	1	0	1	0	0	1	0
1	0	0	*	*	1	0	1	0	0	1	0
1	0	1	*	*	0	0	0	1	0	0	0
1	1	1	*	*	0	0	0	0	0	0	0