

Tarea 11: Secuenciador Básico de 8 Micro-instrucciones

Alumno: Alfonso Murrieta Villegas | Asignatura: Organización y Arquitectura de Computadoras

- 1 Modifique el diagrama de la arquitectura del secuenciador básico de 8 micro-instrucciones híbrido que se muestra abajo, para que utilice sólo registros convencionales con salidas TTL (sin utilizar ningún registro con salida de tercer estado) y que adicionalmente soporte salidas condicionales.

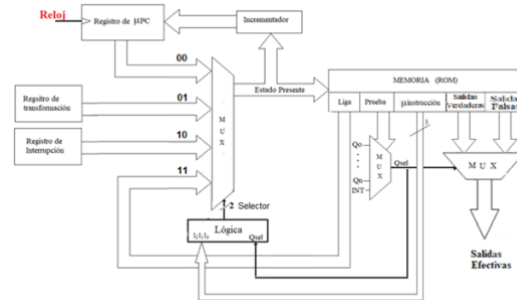


Tabla de verdad del diseño con solo registros TTL:

I ₂	I ₁	I ₀	Q ₂	selector		Comentarios
0	0	0	*	0	0	Paso continuo
0	0	1	0	1	1	Salto Condicional con 0
0	0	1	1	0	0	Paso continuo
0	1	0	0	0	0	Paso continuo
0	1	0	1	1	1	Salto condicional con 1
0	1	1	*	0	1	Salto de Transformación
1	0	0	0	1	0	Salto por Interrupción con 0
1	0	0	1	0	0	Paso continuo
1	0	1	0	0	0	Paso continuo
1	0	1	1	1	0	Salto por Interrupción con 1
1	1	0	*	1	1	Salto forzado
1	1	1	*	*	*	Autodestrucción

- 2 Determine nuevamente la tabla de verdad de la Lógica, considerando que los saltos se hacen con 0 y los pasos continuos con 1, como se muestra en rojo.

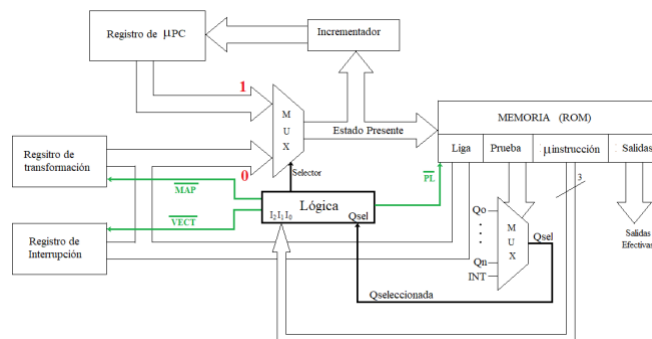


Tabla de verdad

L_2	I_1	I_0	Q_2	selector	\overline{PL}	\overline{MAP}	\overline{VECT}	Comentarios
0	0	0	*	1	1	1	1	Paso continuo
0	0	1	0	0	0	1	1	Salto Condicional con 0
0	0	1	1	1	1	1	1	Paso continuo
0	1	0	0	1	1	1	1	Paso continuo
0	1	0	1	0	0	1	1	Salto condicional con 1
0	1	1	*	0	1	0	1	Salto de Transformación
1	0	0	0	0	1	1	0	Salto por Interrupción con 0
1	0	0	1	1	1	1	1	Paso continuo
1	0	1	0	1	1	1	1	Paso continuo
1	0	1	1	0	1	1	0	Salto por Interrupción con 1
1	1	0	*	0	0	1	1	Salto forzado
1	1	1	*	0	0	0	0	Autodestrucción