

UNIVERSIDAD NACIONAL DE SAN JUAN
FACULTAD DE INGENIERIA
Departamento de Electrónica y Automática



**Universidad Nacional
de San Juan**

Trabajo Final
DESARROLLO E IMPLEMENTACIÓN DE UN
PUERTO USB 2.0 DE ALTA VELOCIDAD PARA
FPGA A TRAVÉS DE UN PUENTE ESPECÍFICO
Informe

Edwin Barragán
Autor

Ing. Cristian Sisterna

Mg. Martín Pérez
Asesores

Dr. Marcelo Segura

Agradecimientos

Acá le agradezco a todos los miembros de la prestigiosa y gloriosa Comisión de Trabajo Final por sus incontables aportes a la causa. Si pongo punto y meto enter no se vé en el documento. Si escribo barra barra hago un salto de línea pero no cambio de párrafo.

Si doy doble enter, coloca sangría, pero no hace el salto de línea para el párrafo.

Este último sí que es un párrafo decente!

Índice general

1. Introducción	3
1.1. Motivación	3
1.2. Objetivos	4
1.2.1. Objetivo General	4
1.2.2. Objetivos Particulares	4
1.3. Estructura del Informe	5
2. USB 2.0	6
2.1. Introducción	6
2.2. Host USB	6
2.3. Interconexion USB	7
2.3.1. Topología USB	7

Capítulo 1

Introducción

1.1. Motivación

En el mes de Noviembre de 1994, un comité conformado por seis de los más grandes fabricantes de computadoras emitieron los primeros lineamientos de un protocolo de comunicación de arquitectura abierta que permitiese la comunicación entre dispositivos de diferentes vendedores.

Sobre finales del mes de Abril del 2000, Compaq, Hewlett-Packard, Intel, Lucent, Microsoft, NEC y Philips lanzaron las especificaciones del Universal Serial Bus 2.0, ampliamente conocido como USB 2.0 con los objetivos específicos de ser una forma de comunicar teléfonos y computadoras personales, fácil de usar, de puerto expansible y que tenga la velocidad suficiente para operar los dispositivos disponibles hasta ese año y que bastó durante mucho tiempo después.

Esta norma fue ampliamente aceptada por el mercado y con el paso de los años se transformó en la forma de comunicación estándar de cualquier producto electrónico de consumo masivo que requiriese interacción con una PC.

La evolución de la computadora personal, así como el desarrollo de lenguajes y software cada vez más potentes, la han posicionado como la herramienta fundamental en cualquier área. Hoy por hoy, es posible encontrar sistemas tan diversos y específicos como uno desee, desde programas que realizan operaciones de cálculo muy básicas hasta sistemas operativos completos dedicados al control de redes de sensores y datos sumamente complejos.

En este sentido, las posibilidades son casi infinitas, y se encuentran en el mercado miles de herramientas de diseño personalizado en la materia que al usuario se le ocurra, ya sea gráfica, audiovisual, mecánica, inmobiliaria, de infraestructura y un sinnúmero de etcéteras.

De esto no han quedado exenta la industria electrónica en general y actualmente se encuentran desde programas que permiten calcular componentes, dibujar circuitos impresos, compilar códigos para memorias, controladores y/o procesadores e incluso permiten diseñar circuitos integrados. También se puede encontrar software que realiza adquisición de señales, gráfica de variables, simulación de sistemas, entre una gama muy amplia que hacen de la informática en general y de la computadora en particular, un equipo indispensable para algún desarrollo específico.

A su vez, el avance tecnológico que ha logrado la industria de los semiconductores sobre el desarrollo de circuitos integrados cada vez más potentes, rápidos y eficientes ha logrado que lleguen a manos de cualquier persona con ánimos de trabajar circuitos integrados programables de bajo costo que permiten avanzar sobre el desarrollo de sistemas a la medida de cualquier cliente que esté disponible. En este sentido, es posible adquirir micro-controladores (μC), dispositivos lógicos programables (PLD's), arreglos de compuertas lógicas (GAL's), arreglos de compuertas programables en campo (FPGA's), entre otros dispositivos, a bajo costo y que posibilita el desarrollo sistemas de baja o alta complejidad a precios competitivos y tiempos de entrega acordes.

Uno de los más interesantes y desarrollados de estos sistemas programables disponibles en el mercado es, sin dudas, el FPGA, dado que brinda la flexibilidad necesaria al desarrollador de diseñar, implementar, probar y depurar sistema digitales a medida de alta velocidad y/o elevada complejidad. Sin embargo, este tipo de chips son relativamente caros, si se los compara con cualquier otro tipo de circuito programable, y se torna de suma importancia aprovechar al máximo su capacidad.

Debido a la versatilidad del FPGA y su creciente adopción es de suma utilidad realizar una comunicación fluida del sistema en desarrollo con un PC a través de un puerto USB. El presente informe da cuenta de lo realizado por el autor de este trabajo por lograr esta tarea.

1.2. Objetivos

1.2.1. Objetivo General

El objetivo del presente trabajo es realizar una correcta comunicación de datos entre un sistema basado en FPGA y una computadora personal a través de un puerto USB.

1.2.2. Objetivos Particulares

Para la concreción del Objetivo General descripto anteriormente, se procedió a lograr los siguientes objetivos específicos.

- Adaptación del framework provisto por Cypress Semiconductors para distribuciones de sistemas operativos Linux basados en Debian.
- Configuración del kit de desarrollo CY3684 de Cypress.
- Configuración de un FPGA de la familia Spartan de Xilinx.
- Interconexion entre las distintas placas de desarrollo y la PC.
- Validación de la conexión

1.3. Estructura del Informe

Capítulo 2

USB 2.0

2.1. Introducción

El Bus Serie Universal, o USB, (acrónimo del inglés *Universal Serial Bus*) es uno de los ejes centrales del presente trabajo. Por este motivo, se hace a continuación una revisión de los aspectos más relevantes de la norma.

Las norma USB está fundada en la revisión 2.0 de las *Especificaciones USB*, publicadas en Abril del año 2000.

Para describir un sistema USB, se abordan tres temáticas diferentes, pero relacionadas una con la otra:

- Interconexión USB
- USB HostUSB
- Dispositivos USB

El objetivo principal de un sistema USB puede resumirse como la correcta comunicación entre el USB HostUSB y los distintos dispositivos USB, a través de la interconexión USB.

Se describen, entonces, a continuación.

2.2. Host USB

Todo sistema de comunicación USB posee un compoennete único, esencial, fundamental. Este componente es el USB Host.

La palabra *Host* viene de la voz inglesa y su traducción tiene muchas acepciones. La traducción más común es la de anfitrión. Sin embargo, también se puede nombrar así a un presentador de televisión o a un portador. Si estamos hablando de redes, un host es cada uno de los dispositivos que se conectan a ella y de los cuales un servidor puede tomar o brindar información o recursos.

No obstante, en un sistema USB, ninguna de estas acepciones cuadra del todo

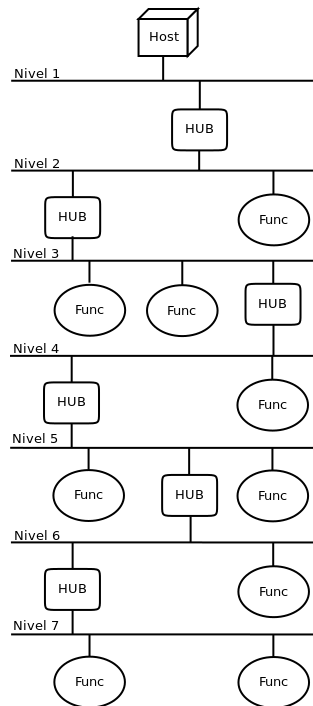


Figura 2.1: Topología USB

2.3. Interconexion USB

Cuando se habla de interconexión, se hace referencia a la forma en la que los distintos componentes se conectan y cómo se comunican entre ellos. Para ello, se detalla a continuación la topología USB, es decir, el modelo de conexión entre el host y los dispositivos; el flujo de datos, o sea, la manera en la que los datos viajan a través del sistema entre las fuentes de información y los consumidores de ella; la lista de trabajo de cada dispositivo y la relación entre las diferentes capas de cada dispositivo.

Se procede a explicar con más detalle algunas de estas cuestiones.

2.3.1. Topología USB

El USB es un sistema centrado en el USB Host. Él es el maestro, el que da las órdenes o los turnos para que cada dispositivos pueda transmitir o recibir información.

La topología es, entonces, en estrella por niveles, dnd el USB HostUSB es el centro y cada dispositivo es una extensión. Los niveles se separa a través de distribuidores, que sirven para ampliar la red y son los centro de cada nuevo nivel.

Debido a las restricciones de tiempo y ancho de banda impuestas por las especificaciones de la norma USB 2.0, no puede existir más que 7 niveles en un sistema USB, incluido el nivel del USB Host, por lo que no puede existir un distribuidor en el último nivel.